

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成21年10月8日(2009.10.8)

【公開番号】特開2007-97153(P2007-97153A)

【公開日】平成19年4月12日(2007.4.12)

【年通号数】公開・登録公報2007-014

【出願番号】特願2006-229479(P2006-229479)

【国際特許分類】

H 0 3 K 17/687 (2006.01)

H 0 2 M 3/28 (2006.01)

【F I】

H 0 3 K 17/687 A

H 0 2 M 3/28 H

【手続補正書】

【提出日】平成21年8月21日(2009.8.21)

【手続補正1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

ハイサイドトランジスタドライバであって

ハイサイドトランジスタの所望の状態を示す埋め込み信号を含む電力入力信号を生成する送信器モジュールと、

前記電力入力信号を受信し、該電力入力信号を変換して前記電力入力信号より高い電圧を有する出力信号を生成する変換器モジュールと、

該ハイサイドトランジスタドライバの高電圧側に設けられた第1の受信器モジュールであって、前記出力信号及び前記電力入力信号を受信し、前記出力信号及び前記電力入力信号に基づいて前記ハイサイドトランジスタをオン状態とオフ状態との間で遷移させ、状態信号を生成する、該第1の受信器モジュールと、

該ハイサイドトランジスタドライバの低電圧側に設けられた第2の受信器モジュールであって、前記状態信号を受信する、該第2の受信器モジュールと、
を備えるハイサイドトランジスタドライバ。

【請求項2】

前記変換器モジュールが前記電力入力信号を受信する変圧器を含む、請求項1に記載のハイサイドトランジスタドライバ。

【請求項3】

前記変換器モジュールが、前記変圧器に繋がり前記出力信号を生成する整流器を含む、請求項2に記載のハイサイドトランジスタドライバ。

【請求項4】

前記受信器モジュールが、前記埋め込み信号を検出し、前記埋め込み信号に基づいて前記ハイサイドトランジスタを遷移させる、請求項1に記載のハイサイドトランジスタドライバ。

【請求項5】

前記電力入力信号が、第1の周波数と、前記第1の周波数より低い第2の周波数とを有し、前記第2の周波数が前記埋め込み信号を示す、請求項1に記載のハイサイドトランジスタドライバ。

【請求項 6】

前記状態信号が、短絡状態、過熱状態、及び前記変換器モジュールに繋がる変圧器の極性のうちの少なくとも一つを示す、請求項1に記載のハイサイドトランジスタドライバ。

【請求項 7】

発振信号を生成する発振器と、

前記発振信号に応答して前記電力入力信号を生成するデジタル状態マシンと、
を更に備える、請求項 1 に記載のハイサイドトランジスタドライバ。

【請求項 8】

デジタル補間器を更に備える、請求項 7 に記載のハイサイドトランジスタドライバ。

【請求項 9】

蛍光灯用のバラストであって、

請求項 1 に記載のハイサイドトランジスタドライバを備え、
該バラストは、前記ハイサイドトランジスタの状態に基づいて電流及びノ又は電圧を蛍光灯に供給する、バラスト。

【請求項 10】

前記送信器モジュールを含むバラスト論理モジュールを更に備える、請求項9に記載のバラスト。

【請求項 11】

前記変換器モジュールが DC / DC 変換器を実装し、前記送信器モジュールが前記 DC / DC 変換器を前記埋め込み信号と同期させる、請求項1に記載のハイサイドトランジスタドライバ。

【請求項 12】

前記電力入力信号が位相符号化成分及び電力供給成分を含む、請求項 1 に記載のハイサイドトランジスタドライバ。

【請求項 13】

前記ハイサイドトランジスタドライバの遅延に対応する遅延をローサイドトランジスタに加える遅延マッチングモジュールを更に備える、請求項 1 に記載のハイサイドトランジスタドライバ。

【請求項 14】

前記送信器モジュールが、前記第 2 の受信器モジュールが前記状態信号を受信するよう動作可能であるときを示す時間割当信号を生成する、請求項1に記載のハイサイドトランジスタドライバ。