

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成20年8月14日(2008.8.14)

【公開番号】特開2002-139683(P2002-139683A)

【公開日】平成14年5月17日(2002.5.17)

【出願番号】特願2001-207413(P2001-207413)

【国際特許分類】

G 02 B	26/08	(2006.01)
G 02 B	27/18	(2006.01)
G 03 B	21/00	(2006.01)
G 03 B	21/14	(2006.01)
G 09 G	3/20	(2006.01)
G 09 G	3/34	(2006.01)
H 04 N	5/74	(2006.01)
B 41 J	2/44	(2006.01)

【F I】

G 02 B	26/08	E
G 02 B	27/18	Z
G 03 B	21/00	F
G 03 B	21/14	Z
G 09 G	3/20	6 2 4 B
G 09 G	3/20	6 3 1 H
G 09 G	3/20	6 4 1 E
G 09 G	3/20	6 8 0 C
G 09 G	3/34	D
H 04 N	5/74	B
B 41 J	3/00	D

【手続補正書】

【提出日】平成20年6月26日(2008.6.26)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】発明の名称

【補正方法】変更

【補正の内容】

【発明の名称】デジタルマイクロミラーデバイス

【手続補正2】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

マイクロミラーと、

前記マイクロミラーの傾きを制御する一対のアドレス電極と、

前記一対のアドレス電極の一方に電気的に接続された入力端子と、前記一対のアドレス電極の他方に電気的に接続された出力端子とを有するSRAMと、

ソース又はドレインの一方が前記入力端子に電気的に接続された第1のスイッチング素子と、

ソース又はドレインの一方が前記出力端子に電気的に接続された第2のスイッチング素子と、を有する画素が複数備えられていることを特徴とするデジタルマイクロミラーデバイス。

【請求項2】

請求項1において、

前記第2のスイッチング素子をオン状態にすることによって、前記画素を黒表示の状態にすることを特徴とするデジタルマイクロミラーデバイス。

【請求項3】

請求項1において、

前記画素のそれぞれにおいて、前記第1のスイッチング素子のオン状態又はオフ状態を順次選択することによって、第1の書き込み期間を開始し、

前記第1の書き込み期間が終了する前に、前記画素のそれぞれにおいて、前記第2のスイッチング素子を順次オン状態にすることによって、消去期間を開始し、

前記消去期間が終了した後に、前記画素のそれぞれにおいて、前記第1のスイッチング素子のオン状態又はオフ状態を順次選択することによって、第2の書き込み期間を開始することを特徴とするデジタルマイクロミラーデバイス。

【請求項4】

請求項1において、

前記画素のそれぞれにおいて、前記第1のスイッチング素子のオン状態又はオフ状態を順次選択することによって、第1の書き込み期間を開始し、

前記第1の書き込み期間が終了する前に、前記画素のそれぞれにおいて、前記第2のスイッチング素子を順次オン状態にすることによって、消去期間を開始し、

前記消去期間が終了する前に、前記第2のスイッチング素子がオン状態になった前記画素から順に、前記第1のスイッチング素子のオン状態又はオフ状態を順次選択することによって、第2の書き込み期間を開始することを特徴とするデジタルマイクロミラーデバイス。

【請求項5】

請求項1乃至請求項4のいずれか一項において、

前記S R A Mは、第1及び第2の第1導電型トランジスタと、前記第1及び第2の第1導電型トランジスタと逆極性である第1及び第2の第2導電型トランジスタと、を有し、

前記入力端子に、前記第1の第1導電型トランジスタのソース又はドレインの一方と、前記第1の第2導電型トランジスタのソース又はドレインの一方と、第2の第1導電型トランジスタのゲートと、第2の第2導電型トランジスタのゲートと、が電気的に接続されており、

前記出力端子に、前記第2の第1導電型トランジスタのソース又はドレインの一方と、前記第2の第2導電型トランジスタのソース又はドレインの一方と、第1の第1導電型トランジスタのゲートと、第1の第2導電型トランジスタのゲートと、が電気的に接続されていることを特徴とするデジタルマイクロミラーデバイス。

【請求項6】

請求項1乃至請求項4のいずれか一項において、

前記S R A Mは、第1及び第2の第1導電型トランジスタと、第1及び第2の抵抗と、を有し、

前記入力端子に、前記第1のトランジスタのソース又はドレインの一方と、前記第1の抵抗の一方の端子と、第2のトランジスタのゲートと、が電気的に接続されており、

前記出力端子に、前記第2のトランジスタのソース又はドレインの一方と、前記第2の抵抗の一方の端子と、第1のトランジスタのゲートと、が電気的に接続されていることを特徴とするデジタルマイクロミラーデバイス。