

(19) 日本国特許庁(JP)

(12) 特 許 公 報(B2)

(11) 特許番号

特許第3639397号
(P3639397)

(45) 発行日 平成17年4月20日(2005.4.20)

(24) 登録日 平成17年1月21日(2005.1.21)

(51) Int.Cl.⁷

F I

H O 4 N 1/405

G O 6 T 5/00

H O 4 N 1/409

H O 4 N 1/52

H O 4 N 1/40 C

G O 6 T 5/00 1 O O

H O 4 N 1/46 B

H O 4 N 1/40 1 O 1 D

請求項の数 7 (全 16 頁)

(21) 出願番号 特願平8-343397
 (22) 出願日 平成8年12月24日(1996.12.24)
 (65) 公開番号 特開平10-191054
 (43) 公開日 平成10年7月21日(1998.7.21)
 審査請求日 平成12年7月27日(2000.7.27)

(73) 特許権者 000005108
 株式会社日立製作所
 東京都千代田区丸の内一丁目6番6号
 (74) 代理人 100084032
 弁理士 三品 岩男
 (72) 発明者 中村 敏明
 茨城県日立市大みか町七丁目1番1号 株
 式会社日立製作所 日立研究所内
 (72) 発明者 城 学
 茨城県日立市大みか町七丁目1番1号 株
 式会社日立製作所 日立研究所内
 (72) 発明者 犬塚 達基
 茨城県日立市大みか町七丁目1番1号 株
 式会社日立製作所 日立研究所内

最終頁に続く

(54) 【発明の名称】 像域別カラー画像処理装置、画像出力装置、画像処理方法および記憶媒体

(57) 【特許請求の範囲】

【請求項1】

画像のエッジ部分に位置する第1の画素と、前記第1の画素に隣接する第2の画素と、
 前記第1の画素および前記第2の画素以外の第3の画素と、を判別する判別部と、

前記第1の画素について、あらかじめ定めたドット分散型の多値ディザマトリクスを用
 いて多値ディザ処理を施して出力し、前記第3の画素について、あらかじめ定めたドット
 集中型の多値ディザマトリクスを用いて多値ディザ処理を施して出力し、前記第2の画素
 について、前記ドット分散型と前記ドット集中型とを混合した、あらかじめ定めた混合型
 の多値ディザマトリクスを用いて多値ディザ処理を施して出力する処理部と、を有するこ
 と

を特徴とする像域別カラー画像処理装置。

【請求項2】

請求項1において、

前記判別部は、

前記画像の画素ごとに、当該画素がエッジであるか否かを判定するエッジ判定手段と、

前記エッジ判定手段によるエッジの判定に従い、当該画素がエッジに隣接するか否かを
 判定するエッジ隣接判定手段と、

前記エッジ判定手段によるエッジの判定と前記エッジ隣接判定手段によるエッジの隣接
 の判定とに従い、当該画素が、前記第1の画素と前記第2の画素と前記第3の画素とのう
 ちいずれの画素であるかを選択する選択手段と、を備えること

を特徴とする像域別カラー画像処理装置。

【請求項 3】

請求項 1 において、

前記処理部は、

前記ドット分散型の多値ディザマトリクスを用いて多値ディザ処理を行う第一の処理手段と、

前記混合型の多値ディザマトリクスを用いて多値ディザ処理を行う第二の処理手段と、

前記ドット集中型の多値ディザマトリクスを用いて多値ディザ処理を行う第三の処理手段と、を備え、

複数種類の色成分により画像処理を行う場合に、前記第二の処理手段と前記第三の処理手段とのうち少なくとも一方は、前記色成分毎に異なる多値ディザマトリクスを用いること

10

を特徴とする像域別カラー画像処理装置。

【請求項 4】

画像のエッジ部分に位置する第 1 の画素と、前記第 1 の画素に隣接する第 2 の画素と、前記第 1 の画素および前記第 2 の画素以外の第 3 の画素とを判別する判別部と、

画像処理の解像度がそれぞれ異なる、第一、第二および第三の画像処理を行う処理部と、を有し、

前記処理部は、前記第 1 の画素に対して、前記解像度がより高い第一の画像処理を行い、前記第 3 の画素に対して、前記解像度がより低い第三の画像処理を行い、前記第 2 の画素に対して、前記第一の画像処理の解像度と第三の画像処理の解像度との間の解像度の第二の画像処理を行うこと

20

を特徴とする像域別カラー画像処理装置。

【請求項 5】

画像を複数種類の色成分のドットにより出力する画像出力装置であって、

前記画像のエッジ部分に位置する第 1 の画素と、前記第 1 の画素以外の第 2 の画素とを判別する判別部と、を有し、

前記第 2 の画素のうち、少なくとも 1 つの同じ濃度値を示す前記色成分の各々のドットを異なる位置に出力する画像処理を行なうこと

を特徴とする画像出力装置。

30

【請求項 6】

画像を複数種類の色成分の、少なくとも 1 つの画素で構成されるドットにより出力する画像出力装置であって、

画像のエッジ部分に位置する第 1 の画素と、前記第 1 の画素に隣接する第 2 の画素と、前記第 1 の画素および前記第 2 の画素以外の第 3 の画素とを判別する判別部と、

前記第 1 の画素を含むドットと、前記第 2 の画素を含むドットまたは前記第 3 の画素を含むドットとで、少なくとも 1 つの同じ濃度の画像に対し、前記ドットの面積を異なる大きさにして出力する出力部と、を有すること

を特徴とする画像出力装置。

40

【請求項 7】

画像処理を行う画像処理装置が実行する画像処理方法であって、

画像のエッジ部分に位置する第 1 の画素と、前記第 1 の画素に隣接する第 2 の画素と、前記第 1 の画素および前記第 2 の画素以外の第 3 の画素とを判別し、

前記第 1 の画素に対して、あらかじめ定めたドット分散型の多値ディザマトリクスを用いて多値ディザ処理を行い、

前記第 3 の画素に対して、あらかじめ定めたドット集中型の多値ディザマトリクスを用いて多値ディザ処理を行い、

前記第 2 の画素に対して、前記ドット分散型と前記ドット集中型とを混合した、あらかじめ定めた混合型の多値ディザマトリクスを用いて多値ディザ処理を行うこと

を特徴とする画像処理方法。

50

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、フルカラー画像処理装置または画像出力装置に係り、特に、画像濃淡情報値を印字ドットの面積に変換して出力するカラーレーザプリンタに関する。

【0002】

【従来の技術】

フルカラー画像をカラーレーザプリンタで印字する方法として、ディザ処理とパルス幅変調とを組み合わせで一画素内の印字面積を画素濃度に応じて変化させる、いわゆる多値ディザ処理にて多階調印字を実現する方法がある。例えば、特開昭59-161977号公報に記載されている画像処理装置では、ディザマトリクスの複数種類のサイズと、パルス幅変調における複数種類のパルス幅の周期信号との組み合わせを用意し、原稿の種類、例えば文字のみの原稿、絵柄のみの原稿、文字と絵柄の混在した原稿等に応じて一ページ毎に上記組み合わせを切り替えることで、一画素内の印字面積の段階数を変え、原稿に応じた最適な印字を実現している。

10

【0003】

【発明が解決しようとする課題】

しかしながら、上述した従来技術では、一ページ単位で組み合わせを切り替えるため、文字絵柄混在画像においては、文字、絵柄各領域の画質は、文字のみの原稿及び絵柄のみの原稿の印字結果に比べ、劣る結果になった。また、利用者が原稿に応じて多値ディザのマトリクスとパルス幅変調数の組み合わせを一ページ単位に切り替える煩わしさがあった。

20

【0004】

また、特開平3-76377号公報においては、入力された画像に対し、各画素ごとにエッジ判定を行い、エッジ領域とエッジに隣接する領域とで、それぞれ異なる2値化処理を行うものが開示されている。

【0005】

また、特開平4-90680号公報においては、各画素ごとにエッジ判定を行い、エッジと判定された場合には、画素の濃度が近傍画素の濃度よりも高い場合には、高く強調された濃度値を選択し、画素の濃度値が近傍画素の濃度値よりも低い場合には、低く強調された濃度値を選択し、エッジでないと判定された場合には、強調されていない濃度値を選択して2値化処理を行うものが開示されている。

30

【0006】

上記特開平3-76377号公報と上記特開平4-90680号公報との従来技術では、2値化処理を行っており多値化処理は行っていない。

【0007】

本発明は、上記問題点を解決すべく、画像処理装置、画像出力装置および画像処理方法において、より画質を向上させることを目的とする。

【0008】

【課題を解決するための手段】

上記問題点を解決するため、像域別カラー画像処理装置は、画像のエッジ部分の第一の領域と、前記第一の領域に隣接する第二の領域と、前記第一の領域および前記第二の領域以外の第三の領域とを判別する判別部と、前記第一の領域について、あらかじめ定めたドット分散型の多値ディザマトリクスを用いて多値ディザ処理を施して出力し、前記第三の領域について、あらかじめ定めたドット集中型の多値ディザマトリクスを用いて多値ディザ処理を施して出力し、前記第二の領域について、前記ドット分散型と前記ドット集中型とを混合した、あらかじめ定めた混合型の多値ディザマトリクスを用いて多値ディザ処理を施して出力する処理部とを有する。

40

【0009】

また、判別部は、前記画像の画素ごとに、当該画素がエッジであるか否かを判定するエッジ判定手段と、前記エッジ判定手段によるエッジの判定に従い、当該画素がエッジに隣接

50

するか否かを判定するエッジ隣接判定手段と、前記エッジ判定手段によるエッジの判定と前記エッジ隣接判定手段によるエッジの隣接の判定とに従い、当該画素が、前記第一の領域と前記第二の領域と前記第三の領域とのうちいずれの領域のものであるかを選択する選択手段とを備える。例えば、エッジ判定手段は、注目する画素の色情報値と、その周辺画素の色情報値から注目画素が画像内のエッジ（輪郭）を形成する画素か否かを判定する。エッジ隣接判定手段では、非エッジと判定された画素に対し、その画素の上下左右及び斜め方向にエッジと判定された画素が隣接するか否かを判定する。選択手段は、その判定結果に応じ、当該画素が、前記第一の領域と前記第二の領域と前記第三の領域とのうちいずれの領域のものであるかを選択する。

【0010】

さらに、前記処理部の第一の処理手段は、エッジと判定された第一の領域の画素に対しては高精細な印字出力となるドット分散型の多値ディザマトリクスを用いて多値ディザ処理を行う。第二の処理手段は、エッジ隣接と判定された第二の領域の画素に対しては高精細と高階調の中間的な印字出力となる混合型の多値ディザマトリクスを用いて多値ディザ処理を行う。第三の処理手段は、平坦領域データある第三の領域の画素に対しては高階調な印字出力となるドット集中型の多値ディザマトリクスを用いて多値ディザ処理を行う。

【0011】

さらに、画像出力装置では、処理部による多値ディザ処理の後に、一律にパルス幅変調を実行して画像出力装置から出力するようにしてもよい。

【0012】

【発明の実施の形態】

以下、本発明の第一の実施の形態を図面を参照して説明する。図1は、本発明の第一の実施の形態における画像処理装置の一例としてコンピュータ等の画像出力装置であるカラーレーザプリンタシステムを示したものである。図1において、PC101は、ホストコンピュータであり、一画素の色情報をR（赤）、G（緑）、B（青）のデータとして出力する。カラーレーザプリンタ102は、PC101から送られた画像情報を記録紙に印字する機構である。画像メモリ103は、印字する画像データ1ページ分の各画素の色情報を記憶するメモリである。色変換部104は、R、G、Bで表現された色情報を記録紙に印字する色材であるC（シアン）、M（マゼンタ）、Y（イエロー）、K（ブラック）の色成分信号の画像データに変換する。色変換部104は、例えば、色変換のために、R、G、Bの色情報をアドレスとし、C、M、Y、Kの色成分信号を画像データとする変換テーブルを半導体メモリに記憶させておき、アドレスにR、G、Bの色情報を入力し、色変換後のC、M、Y、Kの画像データを出力することで実現できる。選択部105は、色成分信号のC、M、Y、Kのうちいずれかを、画素ごとに1ページ分出力し、C、M、Y、Kと順次切り替えて出力する機能であり、論理回路のセレクトで実現できる。エッジ判定部106は、一画素ごとの各色成分の画像データを入力し、入力した画素（注目画素）がエッジであるか否かを判定し、エッジであるか否かを示すエッジ判定信号415を出力する機能を備える。エッジ判定部106の具体的な構成は図2に示す。また、エッジ隣接判定部107は、エッジ判定部106において注目画素がエッジと判定されなかった画素であり、かつ、この注目画素の縦、横または斜め方向に隣接する画素（周囲8画素のいずれか）がエッジと判定された画素であるとされている場合に、エッジに隣接する画素であると判定し、それ以外の場合にエッジに隣接する画素でないと判定し、エッジに隣接する画素であるか否かを示すエッジ隣接判定信号410を出力する機能を備える。具体的な構成は図3に示す。また、ラインメモリ108a、108bは、それぞれ入力された色成分ごとの画像データを主走査線1ライン分遅延させる機能を備え、例えば、半導体メモリで実現できる。

【0013】

また、エッジ多値ディザ処理部109は、高精細な印字出力となる、あらかじめ定めたドット分散型のディザマトリクスを用いた多値ディザ処理を行う機能を備える。具体的な構成は図4で説明する。エッジ隣接多値ディザ110は、高精細と高階調の中間的な印字出

10

20

30

40

50

力となるドット集中型とドット分散型とを混合した（ドット集中型とドット分散型との中間的な）、あらかじめ定めた混合型のディザマトリクスを用いた多値ディザ処理を行う機能を備える。具体的な構成は図5に示す。さらに、平坦多値ディザ111は、高階調な印字出力となる、あらかじめ定めたドット集中型のディザマトリクスを用いた多値ディザ処理を行う機能を備える。具体的な構成は図6に示す。エッジ多値ディザ処理部109と、エッジ隣接多値ディザ110と、平坦多値ディザ111とで、第一の領域について、あらかじめ定めたドット分散型の多値ディザマトリクスを用いて多値ディザ処理を施して出力し、前記第三の領域について、あらかじめ定めたドット集中型の多値ディザマトリクスを用いて多値ディザ処理を施して出力し、前記第二の領域について、前記ドット分散型と前記ドット集中型とを混合した、あらかじめ定めた混合型の多値ディザマトリクスを用いて多値ディザ処理を施して出力する処理部を構成する。

10

【0014】

選択部112は、エッジ隣接判定部107から出力されるエッジ判定信号415とエッジ隣接判定信号410とにより、入力する3つの画像処理出力のうち一つを選択して出力する機能を備える。選択部112は、論理回路であるセレクタで実現できる。エッジ判定部106とエッジ隣接判定部107と選択部112とで、画像のエッジ部分の第一の領域と、前記第一の領域に隣接する第二の領域と、前記第一の領域および前記第二の領域以外の第三の領域とを判別する判別部を構成する。パルス幅変調部113は、一画素毎の画像信号をその信号値に対応したパルス幅をもつ一つのパルスに変換する機能を備える。具体的な構成は図8に示す。プリンタエンジン114は、パルス幅に従って、記録紙に各色成分の画像データに対応した色素を付着させる手段である。プリンタエンジン114は、例えば、レーザプリンタの印字機構で実現でき、パルス幅変調部113の出力パルス幅に応じて印字ドットの大きさを变化させて印字することで濃淡を表現する。すなわちPWM出力のパルス幅に応じて一画素の印字領域内に付着される色材の量を変化させることで色の濃淡を表現する。

20

【0015】

次に、図1に示す本発明の第一の実施の形態における構成の動作について説明する。PC101からプリンタエンジン114で印字出力すべきページ分のR、G、Bに色分解された色情報を画像メモリ103に転送する。つぎに画像メモリ103から一画素ずつ色変換部104へR、G、Bの色情報が入力され、ここでC、M、Y、Kの色成分信号の画像データに変換される。選択部105では、C、M、Y、Kの中から一色の信号を選択し、一ページ分の各画素の色成分信号の画像データをエッジ判定部106へ出力し、順次、C、M、Y、Kと切り替えて出力する。色成分信号の画像データは、例えば、8ビットの符号データで表すことができる。つぎに、選択部105の出力がエッジ判定部106に送られ、エッジ判定部106において、注目する画素がエッジ部に属するか否かが判定され、また、エッジ隣接判定部107において、エッジの隣接部に属するか、または平坦部に属するかを判別する。エッジ判定部106とエッジ隣接判定部107との出力に応じて選択部112では、エッジ多値ディザ処理部109、エッジ隣接多値ディザ110、平坦多値ディザ111の出力のうち一つを選択して出力する。パルス幅変調部113では画像信号を対応するパルス幅に変換し、プリンタエンジン108に信号を送る。プリンタエンジン108ではパルス幅に応じて一画素の色材の量を変化させ記録紙に印字する。上記処理を一ページ単位で、選択部105においてそれぞれの色成分信号の画像データを切り替えることにより、C、M、Y、Kの4色分それぞれ処理を行い、最後に印字結果を出力する。

30

40

【0016】

また、図1に示す構成では、エッジ多値ディザ処理部109と、エッジ隣接多値ディザ110と、平坦多値ディザ111とにおける画像処理後に、選択部112において、3つの画像処理出力のうち一つを選択して出力しているが、選択部112において、エッジ隣接判定部107から出力されるエッジ判定信号415とエッジ隣接判定信号410とにより画像のエッジ部分であるかエッジに隣接する部分であるかそれ以外の平坦部であるかを判定し、画像のエッジ部分については、エッジ多値ディザ処理部109において画像処理を

50

行わせるように指示し、エッジに隣接する部分についてはエッジ隣接多値ディザ 1 1 0 において画像処理を行わせるように指示し、それ以外の平坦部については、平坦多値ディザ 1 1 1 において画像処理を行わせるように指示するようにしてもよい。

【0017】

つぎに、各ブロックの処理について詳細に説明する。

【0018】

図2に、図1におけるエッジ判定部106の構成を示す。図2において、ラッチ303a~hは、1画素単位の色成分信号の画像データを記憶する手段であり、ラッチ303a~cと、303f~hとでそれぞれ主走査方向の3画素分のシフトレジスタを構成する。また、ラッチ303dおよびeで主走査方向の2画素分のシフトレジスタを構成する。ラッチ303a~hは、論理素子であるフリップフロップで実現できる。ラッチ303eには、エッジ判定の対象となる注目画素が保持される。乗算器304a~eは、乗算器で、各ラッチの出力と、乗算器の予め定められた係数とを乗算する。乗算器304a~eは、論理回路である加算器の組み合わせで実現できる。加算器305は、乗算器304a~eの出力の合計を求める。しきい値306は、エッジと判定すべき基準値を設定する手段である。しきい値306は、論理回路で構成するレジスタに、あらかじめ基準値を記憶させることで実現する。比較器307は、加算器305の加算出力と、しきい値306とを比較し、加算器305の加算出力が大きい場合にエッジであるとして「1」を出力し、それ以外の場合はエッジでないとして「0」を出力する。

【0019】

次に、エッジ判定201の動作を説明する。ラッチ303a、c、fおよびhには、ラッチ303eに保持されている、エッジ判定の対象となる注目画素の斜め方向に隣接する4画素の色成分信号の画像データが入っている。これら5画素の色成分信号の画像データについて、乗算器304a~eと加算器305とで構成されるデジタルフィルタであらかじめ定められた演算を実行する。このデジタルフィルタは、中心の値と周辺の値との微分値を検出するのに用いる一般的なラプラシアンフィルタを利用している。この場合、周辺に値には-1を乗じ、中心の値には4を乗じる。従って、注目画素の値と周辺画素の値の差が大きいほど大きな値を出力する。一般に画像のエッジ部（輪郭部）では、この出力は大きな値を示す。そしてこのフィルタ出力と、エッジ判定の基準値であるしきい値306とを比較して、しきい値306より大きな値であればエッジであると判定し、エッジ判定信号として「1」を出力し、しきい値306以下であればエッジでないと判定し、エッジ判定信号として「0」を出力する。

【0020】

図3に、図1におけるエッジ隣接判定部107の構成を示す。図3において、ラインメモリ401aおよびbは、主走査1ライン分のエッジ判定信号を記憶する手段であり、半導体メモリで実現できる。ラッチ402a~iは、1画素単位のエッジ判定信号を記憶する手段であり、ラッチ402a~c、402d~fおよび402g~iで、それぞれ主走査方向の3画素分のシフトレジスタを構成する。ラッチ402a~iは、論理素子であるフリップフロップで実現できる。NOT403は、入力信号値の反転信号を出力する手段である。入力が1の場合は0を、入力が0の場合は1を出力する。NOT403は、論理素子であるインバータで実現できる。OR404は、8つの入力信号の論理和を出力する手段である。OR404は、論理素子のOR回路で実現できる。AND405は、2つの入力信号の論理積を出力する手段であり、論理素子のAND回路で実現できる。

【0021】

次に、エッジ隣接判定部107の動作について説明する。ラッチ402a~iには、主走査方向3画素および副走査方向3画素の計9画素のエッジ判定結果が入っている。ここで注目画素のエッジ判定結果は、中心のラッチ402eに入っている。OR404では、注目画素の周囲8画素にエッジと判定された画素があるか否かを検出する。OR404の出力が1であれば8画素中の少なくとも1画素がエッジと判定された画素であることを示し、OR404の出力が0であれば8画素中のいずれもエッジと判定された画素がないこと

を示す。そしてAND 405では、注目画素がエッジではなく、つまりNOT 403の出力が1で、かつ、周囲8画素内にエッジ画素がある場合、つまりOR 404の出力が1の場合に、注目画素をエッジ隣接画素であると判定し、エッジ隣接判定信号410として「1」を出力し、それ以外の場合にはエッジ隣接判定信号410として「0」を出力する。また、ラッチ402eの注目画素のエッジ判定結果は、そのままエッジ判定信号415として出力する。

【0022】

図4に、図1におけるエッジ多値ディザ処理部109の構成を示す。本実施の形態においては、多値ディザ処理として、複数の画素で濃淡を表現する面積変調を行う。また、エッジ多値ディザ処理部109のディザマトリクスとしてドット分散型（例えば、ベイヤーディザパターン）を使用し、ディザ処理結果の1出力が16画素内の一箇所に集中することなく分散され、16画素の領域が一様な色として表現される。また、エッジ多値ディザ処理部109は、8ビットの画像データを、画像処理して4ビットの画像データにして出力する。

10

【0023】

図4において、ガンマ補正部A501は、C、M、Y、Kの各色成分信号の画像データと実際の記録時の色材の色の違いを補正する機能を備える。ガンマ補正部A501は、例えば、色成分信号の画像データをアドレスに入力し、ガンマ補正後の色成分信号の画像データをデータとする補正テーブルを半導体メモリに記憶させておき、アドレスに色成分信号の画像データを入力し、ガンマ補正後の色成分信号の画像データをデータとして出力することで実現できる。副走査カウンタ502は、2ビットカウンタであり、主走査線1ラインの画像処理開始時に1カウントアップし、0から3までの4ラインの周期でカウント動作を行う。副走査カウンタ502は、2つのフリップフロップの組み合わせで実現できる。主走査カウンタ503は、2ビットカウンタであり、1画素の画像処理開始時に1カウントアップし、0から3までの4画素の周期でカウント動作を行う。主走査カウンタ503は、2つのフリップフロップの組み合わせで実現できる。エッジ用ディザマトリクス504は、主走査方向に4個、副走査方向に4個の計16個のマトリクスに0から15までの値が入っている。エッジ用ディザマトリクス504は、論理回路であるレジスタファイルで実現できる。このエッジ用ディザマトリクス504は、副走査カウンタ502と主走査カウンタ503とから出力されたカウント値をアドレスとして入力する。例えば、図7(a)に、各カウンタの出力値とそれに対応したエッジ用ディザマトリクス504の出力値とを示す。図7(a)において、主走査カウンタ503のカウント値が2、副走査カウンタ502のカウント値が3の場合は、エッジ用ディザマトリクス504は13を出力する。

20

30

【0024】

また、図4において、比較器505は、ガンマ補正部A501の出力値である、ガンマ補正後の7ビットの画素信号の下位4ビットの値と、エッジ用ディザマトリクス504の出力値とを比較し、ガンマ補正部A501の出力値の下位4ビットの値がエッジ用ディザマトリクス504の出力値より大であれば1を出力する。それ以外であれば0を出力する。比較器505は、論理回路である比較器で実現できる。

40

【0025】

次に、エッジ多値ディザ処理部109の動作について説明する。エッジ多値ディザ処理部109は、ガンマ補正後の7ビットの画素信号を4ビットに丸める動作をおこなう。単純に7ビット内の下位3ビットを切り捨ててしまってもは128階調で表現される濃淡変化が16階調の表現になってしまい微妙な濃淡表現が実現できない。そこで下位4ビットを、多値エッジ用ディザマトリクス504の出力と一画素毎に順次比較してその結果を4ビット出力の最下位ビットとして割り付ける。例えば、16画素の7ビット出力が全て86H（以下、Hは、HEX表示を意味する）という値であった場合、下位4ビットの6Hを各画素位置のディザマトリクス値と比較し、ディザ値が5以下の画素位置の場合には、下位4ビットの値（6H）が大きいので1が出力される。その結果、図7(a)に示すディザ

50

マトリクスによれば、比較器 505 の出力は、16 画素中 10 画素が「0」、6 画素が「1」となる。このため、4 ビット画像データは、上位 3 ビットが 8 H であるので、16 画素中 10 画素が 8 H、6 画素が 9 H となり、16 画素を一つの画素と見做すと 86 H 同等に見える。

【0026】

この処理の出力結果の概念図の例を、図 9 (a) に示す。図 9 (a) において、一つの長方形が一画素を表す。図 9 (a) の各ブロックの上の数字は、図 4 に示すガンマ補正部 A501 の出力データ (7 ビットデータ) の値を 10 進数で示し、ブロック内の 16 画素が全て均一に上記数値である場合を示す。また、白の四角はその画素値が 0 であることを示す。また部分的に黒になっている四角は 4 ビット出力が 1 ~ 15 の間にあることを示し、値が大きいほど黒の領域 (面積) の割合が多くなる。例えば、図 9 (a) において、ガンマ補正部 A501 の出力データが、1 ブロック内の 16 画素すべて「8」の場合、図 7 (a) に示すエッジ画素用ディザマトリクスで多値ディザ処理を行うと、16 画素中 10 画素が 8 H、6 画素が 9 H となる。図 9 (a) のように、図 7 (a) に示すエッジ画素用ディザマトリクスで多値ディザ処理を行うと、1 画素単位でドット変調処理を行うことができる。

【0027】

また、図 5 に、図 1 におけるエッジ隣接画素処理 110 の構成を示す。図 5 において、ガンマ補正部 B601 は、C、M、Y、K の各色成分信号の画像データと実際の記録時の色材の色の違いを補正する機能を備える。ガンマ補正部 B601 は、例えば、色成分信号の画像データをアドレスに入力し、ガンマ補正後の色成分信号の画像データをデータとする補正テーブルを半導体メモリに記憶させておき、アドレスに色成分信号の画像データを入力し、ガンマ補正後の色成分信号の画像データをデータとして出力することで実現できる。色別初期値 602 a および b は、C、M、Y、K の各色成分信号の画像データに対応して異なる値を出力する機能を備え、論理回路であるラッチ回路で構成される。副走査カウンタ 603 は、3 ビットカウンタであり、主走査線 1 ラインの画像処理開始時に 1 カウントアップする。0 から 9 までの 10 ラインの周期でカウント動作を行う。副走査カウンタ 603 は、論理回路であるカウンタで実現できる。主走査カウンタ 603 は、3 ビットカウンタであり、1 画素の画像処理開始時に 1 カウントアップする。0 から 4 までの 5 画素の周期でカウント動作を行う。主走査カウンタ 603 は、論理回路であるカウンタで実現できる。エッジ隣接画素用ディザマトリクス 605 は、主走査方向に 5 個、副走査方向に 10 個の計 50 個の値が入っている。例えば、図 7 (b) に、各カウンタ出力値とそれに対応したエッジ隣接画素用ディザマトリクス 605 のディザ値とを示す。太線で囲まれた 10 画素分を一ブロックとし、この組み合わせでディザマトリクスを構成する。図 7 (b) において、10 画素に満たないブロックは、ディザマトリクスを隣接してさらに設けたとした場合の、その隣接するディザマトリクスのブロックの画素あわせて 10 画素分のブロックを構成する。例えば、図 7 (b) において、主走査カウンタ値が 2、副走査カウンタ値が 0 および 1 の位置の 2 画素と、そのディザマトリクスの上部に隣接するディザマトリクスの主走査カウンタ値が 1 で、副走査カウンタ値が 6、7、8 および 9 と、主走査カウンタ値が 2 で、副走査カウンタ値が 6、7、8 および 9 との位置の 8 画素とにより 1 ブロックを構成する。エッジ隣接画素用ディザマトリクス 605 は、論理回路であるレジスタファイルで実現できる。図 7 (b) において、副走査カウンタ 603 と主走査カウンタ 604 との出力をこのエッジ隣接画素用ディザマトリクスのアドレスとして入力する。動作時は、色別初期値 602 a と 602 b との値を C、M、Y、K の 4 色で異なるようにして各色の印字が重ならないように制御することで色の再現性と色ズレによる画質劣化を抑える。また、図 5 において、減算器 606 は、ガンマ補正部 B601 の出力値から、エッジ隣接画素用ディザマトリクス 605 の出力値を減算する機能を備える。減算器 606 は、論理回路である減算器で実現できる。オーバフローアンダフロー制御部 607 は、減算器 606 の出力が 10 進数で 13 を越えた場合は値を 13 とし、また 0 以下になった場合は 0 にし、それ以外の値はそのまま出力する機能を備える。

10

20

30

40

50

【 0 0 2 8 】

つぎに、エッジ隣接多値ディザ処理部 1 1 0 の動作について説明する。図 5 において、入力される 8 ビット / 画素の画像データ 1 2 5 を、ガンマ補正部 B 6 0 1 で 7 ビット / 画素の画像データに変換し、その画素の位置に対応したディザマトリクス 6 0 5 の値を減算器 6 0 6 で減算する。また、画素の位置に対応したディザマトリクス 6 0 5 の位置は、各色毎に色別初期値 6 0 2 a および b に異なる値を設定しておくことにより、色毎に異なる位置に対応させることができる。これにより、各色の印字位置をずらすことができる。また、オーバフロー・アンダーフロー制御部 6 0 7 において、減算器 6 0 6 の出力が 1 3 以上であれば 1 3 とし、また 0 以下であれば 0 とする。0 から 1 3 の間の値はそのまま 4 ビット画像データ 4 2 0 として出力する。

10

【 0 0 2 9 】

この処理の出力結果の概念図の例を、図 9 (b) に示す。図 9 (b) は、図 7 (b) に示すディザマトリクスのハッチングを施した 1 0 画素分についての処理結果を示したものである。一つの長方形が一画素を表す。図 9 (b) の各ブロックの上の数字は、図 5 に示すガンマ補正部 B 6 0 1 の出力データ (7 ビットデータ) の値を 1 0 進数で示し、ブロック内の 1 0 画素が全て均一に上記数値である場合を示す。また、白の四角はその画素値が 0 であることを示す。黒の四角はその画素値が 1 3 であることを示す。また部分的に黒になっている四角は 4 ビット出力が 1 ~ 1 2 の間にあることを示し、値が大きいほど黒の領域 (面積) の割合が多くなる。例えば、図 9 (b) において、ガンマ補正部 B 6 0 1 の出力データが、1 ブロック内の 1 0 画素すべて「 8 」の場合、図 7 (b) に示すエッジ隣接画素用ディザマトリクスで多値ディザ処理を行うと、主走査のカウント値が 1 で副走査のカウント値が 0 の位置の画素の値のみが 8 となり、その他の画素の値は「 0 」となる。図 9 (b) のように、図 7 (b) に示すエッジ隣接画素用ディザマトリクスで多値ディザ処理を行うと、入力画素値が大きくなるにつれて、黒の領域が一箇所に集中せず分散しながら増えていくことがわかる。また、一画素分の領域では、4 ビット / 画素で 0 から 1 3 までの 1 4 段階の濃淡あるいは階調しか表現できないが、このように隣接 1 0 画素の固まりを一画素と見做せば 0 から 1 2 7 間での 1 2 8 段階の濃淡を表現できる。

20

【 0 0 3 0 】

また、図 6 に、図 1 における平坦多値ディザ処理部 1 1 1 の構成を示す。図 6 において、構成および動作は、図 5 で説明したエッジ隣接画素多値ディザ処理部 1 1 0 と同一である。異なる箇所は、ディザマトリクス 7 0 5 のディザ値が異なる。エッジ隣接ディザマトリクスと異なるのは、濃淡値が大きくなるにつれて黒の四角が分散せずに集中して増加するディザマトリクスのパターン (一般に、ドット集中型ディザパターンと呼ばれている) を使う点である。図 7 (c) に、各カウンタ出力値と、それに対応したディザマトリクス 7 0 5 のディザ値の一例を示す。太線で囲まれた 1 0 画素分を一ブロックとし、この組み合わせでディザマトリクスを構成する。

30

【 0 0 3 1 】

つぎに、平坦多値ディザ処理部 1 1 1 の動作について説明する。入力される 8 ビット / 画素の画像データを、ガンマ補正部 B 6 0 1 で 7 ビット / 画素の画像データに変換し、その画素の位置に対応したディザマトリクス 6 0 5 の値を減算器 6 0 6 で減算する。その出力が 1 3 以上であれば 1 3 とし、また 0 以下であれば 0 とする。0 から 1 3 の間の値はそのまま出力する。

40

【 0 0 3 2 】

この処理の出力結果の概念図の例を、図 9 (c) に示す。図 9 (c) は図 7 (c) に示すディザマトリクスのハッチングを施した 1 0 画素分についての処理結果を示したものである。一つの長方形が一画素を表す。図 9 (c) の各ブロックの上の数字は、図 6 に示すガンマ補正部 B 7 0 1 の出力データ (7 ビットデータ) の値を 1 0 進数で示し、ブロック内の 1 0 画素が全て均一に上記数値である場合を示す。また、白の四角はその画素値が 0 であることを示す。黒の四角はその画素値が 1 3 であることを示す。また部分的に黒になっている四角は 4 ビット出力が 1 ~ 1 2 の間にあることを示し、値が大きいほど黒の領域

50

(面積)の割合が多くなる。例えば、図9(c)において、ガンマ補正部B701の出力データが、1ブロック内の10画素すべて「8」の場合、図7(c)に示す平坦画素用ディザマトリクスで多値ディザ処理を行うと、主走査のカウント値が0で副走査のカウント値が0の位置の画素の値のみが8となり、その他の画素の値は「0」となる。図9(c)のように、図7(c)に示す平坦画素用ディザマトリクスで多値ディザ処理を行うと入力画素値が大きくなるにつれて、黒の領域が一箇所に集中しながら増えていくことがわかる。また、一画素分の領域では、4ビット/画素で0から13までの14段階の濃淡あるいは階調しか表現できないが、このように隣接10画素の固まりを一画素と見做せば0から127間での128段階の濃淡を表現できる。

【0033】

図8(a)に、パルス幅変調部113の構成図を示す。D/A変換器801は、入力される4ビットのデジタル信号をアナログ信号の電圧値に変換して出力する機能を備える。D/A変換器801は、一般のD/A変換器で実現できる。ノコギリ波発生器802は、画素クロックが1の期間は電圧が時間の経過に比例して上昇し、画素クロックが0の期間は電圧がグランドレベルにリセットするように電圧を発生させる機能を備える。ノコギリ波発生器802は、コンデンサと抵抗とオペアンプとの組み合わせで実現できる。比較器803は、D/A変換器801の出力電圧がノコギリ波発生器802の出力電圧より大きい場合に1を出力し、それ以外の場合に0を出力する。比較器803は、オペアンプで実現できる。

【0034】

次に、パルス幅変調部113の動作について説明する。図8(b)は、パルス幅変調部113の動作波形を示したものである。図8(a)において、最初に、4ビットデータ420をD/A変換器801においてアナログ信号に変換し、比較器1103でノコギリ波電圧と比較する。比較器803は、D/A変換器801の出力とノコギリ波電圧とを比較し、D/A変換器801の出力がノコギリ波電圧より大きいときに1を出力する。それ以外の場合には0を出力する。その結果、入力した4ビット画像データに比例してパルス幅が変化する出力が得られる。

【0035】

図10に、像域別多値ディザおよびパルス幅変調後に、プリンタエンジン108で印字した結果を拡大して示したものである。図10(a)に、エッジ画素処理部106の印字結果を示す。エッジ画素処理部106の処理は、一画素単位でドット変調処理が行われ、文字、細線等の高解像度が要求される画像に最適な処理を行うことができる。また、図10(b)に、エッジ隣接画素処理部205の印字結果を示す。エッジ隣接画素処理部205では、分散型の面積変調と、ドット変調との組み合わせとで濃淡を表現している。さらに、図10(c)に、平坦画素処理部206の印字結果を示す。平坦画素処理部206では、ドット集中型の面積変調とドット変調との組み合わせで濃淡を表現している。この処理は解像度は落ちるが複数のドットが互いにオーバーラップしているためプリンタエンジンの変動に起因する一画素単位の印字面積変動による色ムラが抑圧できる。さらに、図10(d)に、本発明の実施の形態におけるエッジ画素処理部106とエッジ隣接画素処理部205と平坦画素処理部206とを各々の領域毎に行った場合の印字結果を示す。図10(d)において、画像のエッジ領域はエッジ画素処理部106により処理されるので、高解像度で滑らかな輪郭を表現することができる。また、平坦領域は、平坦画素処理部206により処理されるので、各色の印字位置をずらすことができ、色の再現範囲を広くすることができる。また、ドットが集中するため、プリンタエンジンの変動にする一画素単位の印字面積変動による色ムラが抑圧できる。さらに、エッジ隣接領域では、エッジ隣接画素処理部205より処理される。エッジ画素処理部106と平坦画素処理部206との処理による両極端な印字結果に、エッジ隣接画素処理部205より処理されるエッジ隣接領域を間に挟むことで両者の間に生じる隙間を目立たなくすることができる。

【0036】

また、本発明の実施の形態における画像出力装置を利用して印字した場合には、図10(c)

10

20

30

40

50

d) に示すように印字されるので、印字結果を拡大して確認することにより、本発明の実施の形態における画像出力装置を利用したか否かを判断することができる。すなわち、エッジ領域とエッジ隣接領域と平坦領域とで、それぞれ異なる処理を行い、結果としてドットの面積が異なるので、各々の領域においてドットの面積を確認することにより、本実施の形態における処理を施していることを確認することができる。

【0037】

以上説明したように、本実施の形態によれば、画像のエッジ領域とエッジ隣接領域とそれ以外の平坦な領域とで各々の対応する画像処理を行うことができ、文字・細線領域の高精細化と絵柄領域の高階調化を実現できる。さらに、エッジ隣接領域を設けることで、エッジ領域とそれ以外の領域との境界部分の画質劣化を抑圧し、滑らかな画像を出力することができる。また、本実施の形態において、画像のエッジ領域とエッジ隣接領域とそれ以外の平坦な領域とで各々の対応する画像処理を、エッジ領域に対して、解像度がより高い第一の画像処理を行い、平坦領域に対して、解像度がより低い第三の画像処理を行い、エッジ隣接領域に対して、第一の画像処理の解像度と第三の画像処理の解像度との間の解像度の第二の画像処理を行うようにしてもよい。また、上述した実施の形態においては、図1に示すようなハードウェア構成を示したが、上述したような画像処理方法をコンピュータにより実現するプログラムを、CD-ROM等の記憶媒体に記憶させておくようにしてもよい。この場合、CPUと、画像データを記憶するVRAM等のメモリと、上述したような画像処理方法を実現するためのプログラムを記憶する記憶媒体とを備えるコンピュータにより、画像処理装置を構成することができる。

【0038】

また、エッジ隣接画素処理部205と平坦画素処理部206とで利用する画素とディザマトリクスとの位置関係を色毎に異ならせる方法として、前述した実施の形態においては、1つのディザマトリクステーブルを利用し、副走査カウンタと主走査カウンタとへロードする初期値を色毎に異ならせていたが、図11に示すように、色毎のディザマトリクステーブルを用意するようにしてもよい。図11に、エッジ隣接画素処理部205と平坦画素処理部206とで利用する色ごとのディザマトリクステーブルを示す。図11においては、Y、M、C、Kの色毎に対応する、ディザマトリクステーブル901、902、903、904をそれぞれ示し、各ディザマトリクステーブルは、10画素のブロックの位置が異なる。また、エッジ隣接画素処理部205と平坦画素処理部206とのディザマトリクスの値は、図7(b)と(c)とに示す値を利用する。この場合には、図5または図6に示す、色別初期値602aおよびb、または、色別初期値702aおよびbは不要となり、代わりに、Y、M、C、Kの色毎に対応する、ディザマトリクステーブル901、902、903、904を選択するようにする。

【0039】

本実施の形態においては、エッジ隣接領域および平坦領域においては、色成分の各々のドットを異なる位置に出力することになる。各色が同じ位置に重なって印字されると彩度が低くなり、くすんだ印字結果となるが、本実施の形態によれば、各色で印字位置をあらかじめずらしておくことで、彩度が高くあざやかな印字結果を得ることができる。また、各色が同じ位置に重なって印字されるとプリンタエンジンの機構の変動が生じた場合に、各色の印字位置が微妙にずれて、ずれていない部分との色差が大きくなり、印字ムラを生じることがあるが、本実施の形態によれば、各色の印字位置はあらかじめずらしておくため、印字ムラを生じにくくすることができる。

【0040】

【発明の効果】

本発明によれば、画像のエッジ領域とエッジ隣接領域とそれ以外の平坦な領域とで各々の対応する画像処理を行うことができ、文字・細線領域の高精細化と絵柄領域の高階調化を実現できる。さらに、エッジ隣接領域を設けることで、エッジ領域とそれ以外の領域との境界部分の画質劣化を抑圧し、滑らかな画像を出力することができる。

【図面の簡単な説明】

10

20

30

40

50

【図 1】本発明の第一の実施の形態におけるシステム構成図。

【図 2】本発明の第一の実施の形態におけるエッジ判定部の構成図。

【図 3】本発明の第一の実施の形態におけるエッジ隣接判定部の構成図。

【図 4】本発明の第一の実施の形態におけるエッジ多値ディザ処理部の構成図。

【図 5】本発明の第一の実施の形態におけるエッジ隣接多値ディザ処理部の構成図。

【図 6】本発明の第一の実施の形態における平坦多値ディザ処理部の構成図。

【図 7】本発明の第一の実施の形態における多値ディザマトリクスの説明図。

【図 8】本発明の第一の実施の形態におけるパルス幅変調の構成図。

【図 9】本発明の第一の実施の形態における本発明の印字出力の概念例を示す説明図。

【図 10】本発明の第一の実施の形態における本発明の印字出力の結果を示す説明図。

10

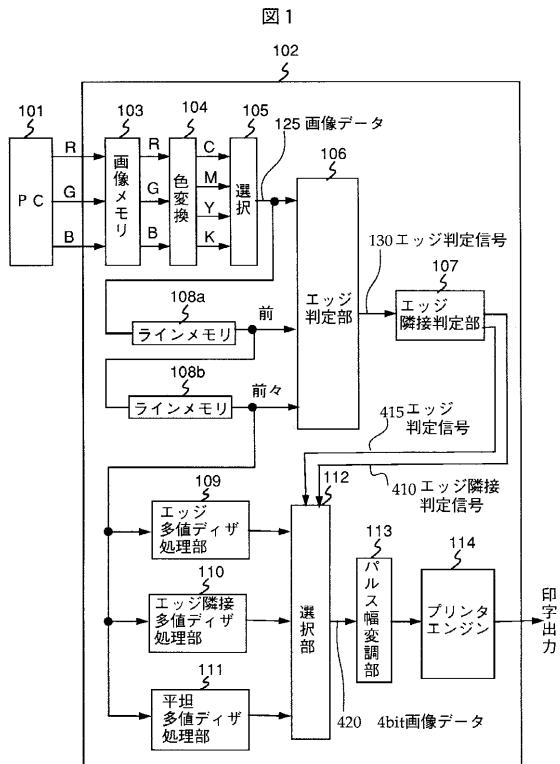
【図 11】本発明の第一の実施の形態における多値ディザマトリクスの説明図。

【符号の説明】

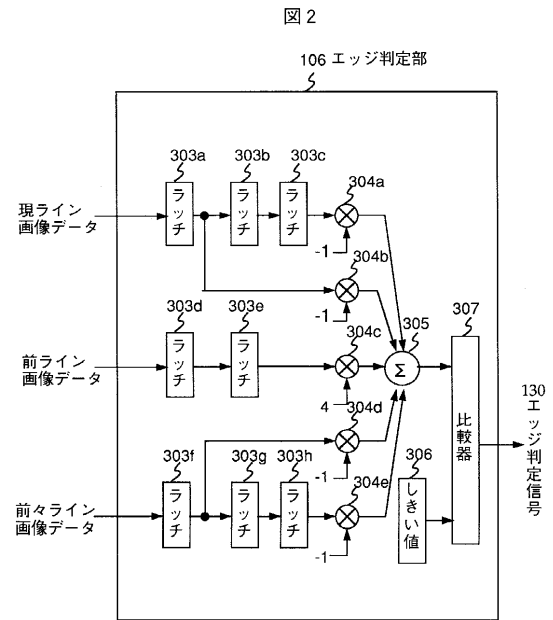
101・・・パーソナルコンピュータ、102・・・カラーレーザプリンタ、103・・・画像メモリ、104・・・色変換部、105・・・選択部、106・・・エッジ判定部、107・・・エッジ隣接判定部、108a、b・・・ラインメモリ、109・・・エッジ多値ディザ処理部、110・・・エッジ隣接多値ディザ処理部、111・・・平坦多値ディザ処理部、112・・・選択部、113・・・パルス幅変調部、114・・・プリンタエンジン、303a～h・・・ラッチ、304a～e・・・乗算器、305・・・加算器、306・・・しきい値、307・・・比較器、401a、b・・・ラインメモリ、402a～i・・・ラッチ、403・・・反転、404・・・論理和、405・・・論理積、501・・・ガンマ補正部A、502・・・副走査カウンタ、503・・・主走査カウンタ、504・・・エッジ用ディザマトリクス、505・・・比較器、601・・・ガンマ補正部B、602a、b・・・色別初期値、603・・・副走査カウンタ、604・・・主走査カウンタ、605・・・エッジ隣接画素用ディザマトリクス、606・・・減算器、607・・・オーバフローアンダフロー制御部、701・・・ガンマ補正部B、702a、b・・・色別初期値、703・・・副走査カウンタ、704・・・主走査カウンタ、705・・・平坦画素用ディザマトリクス、801・・・D/A変換器、802・・・ノコギリ波発生器、803・・・比較器。

20

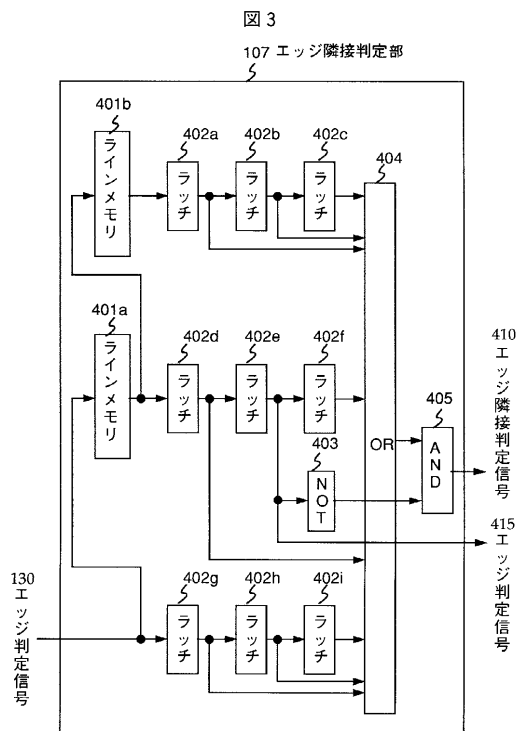
【図 1】



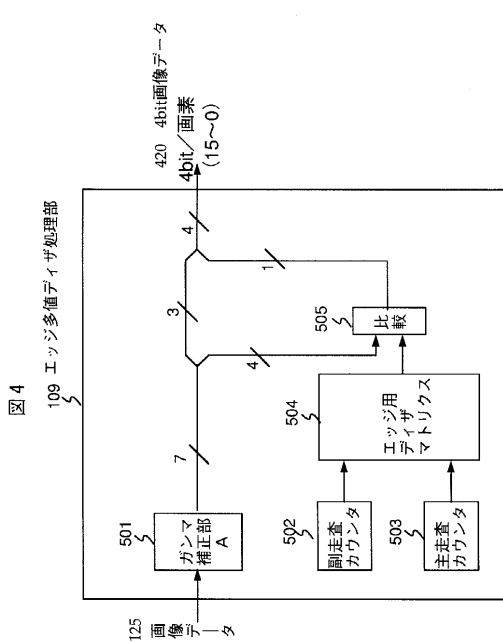
【図 2】



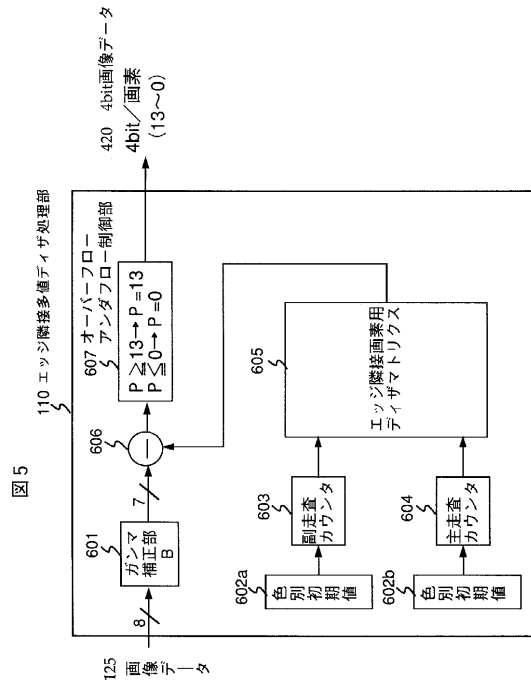
【図 3】



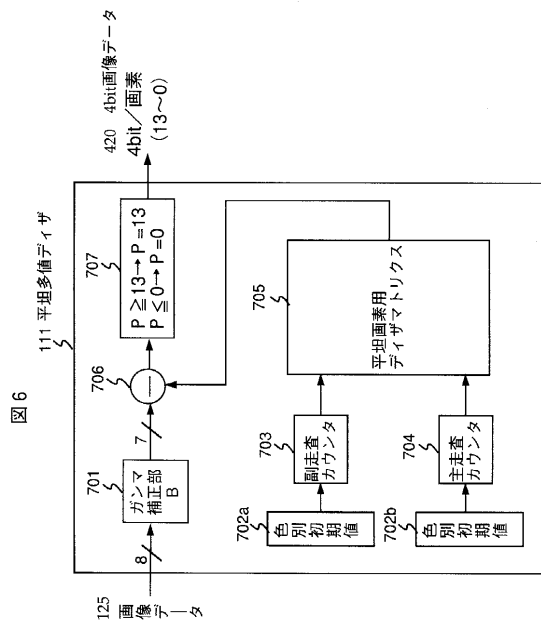
【図 4】



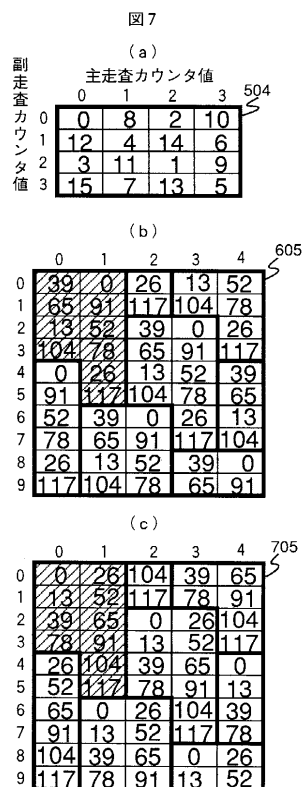
【図 5】



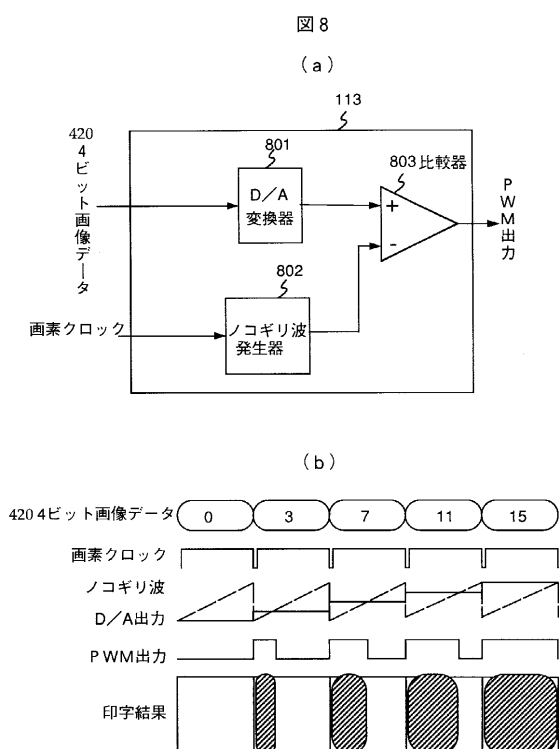
【図 6】



【図 7】

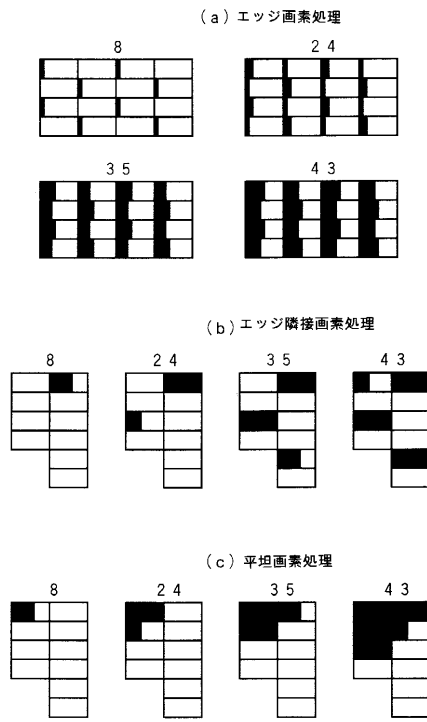


【図 8】



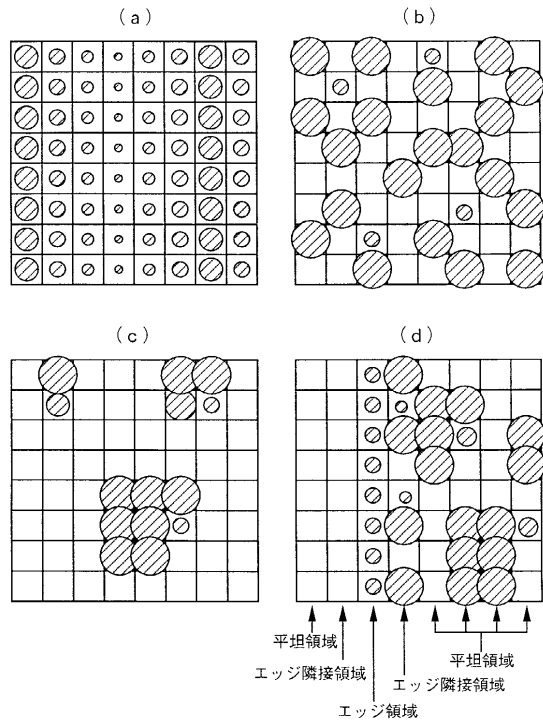
【図 9】

図 9



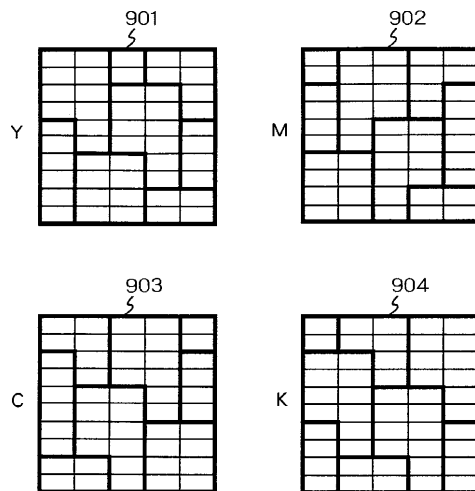
【図 10】

図 10



【図 11】

図 11



フロントページの続き

審査官 加内 慎也

- (56)参考文献 特開平03-119861(JP,A)
特開平08-214159(JP,A)
特開平05-300364(JP,A)
特開平7-154558(JP,A)
特開昭62-53072(JP,A)
特開昭63-132571(JP,A)
特開昭61-82577(JP,A)

- (58)調査した分野(Int.Cl.⁷, DB名)

H04N1/40-1/409

H04N1/46

H04N1/60