

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第2区分

【発行日】令和6年11月6日(2024.11.6)

【公開番号】特開2024-58234(P2024-58234A)

【公開日】令和6年4月25日(2024.4.25)

【年通号数】公開公報(特許)2024-077

【出願番号】特願2022-165466(P2022-165466)

【国際特許分類】

H 0 1 L 2 5 / 0 7 (2 0 0 6 . 0 1)

H 0 1 L 2 1 / 6 0 (2 0 0 6 . 0 1)

H 0 1 L 2 3 / 2 8 (2 0 0 6 . 0 1)

H 0 1 L 2 3 / 4 8 (2 0 0 6 . 0 1)

10

【F I】

H 0 1 L 2 5 / 0 4 C

H 0 1 L 2 1 / 6 0 3 0 1 B

H 0 1 L 2 3 / 2 8 A

H 0 1 L 2 3 / 4 8 G

H 0 1 L 2 3 / 4 8 P

20

【手続補正書】

【提出日】令和6年10月28日(2024.10.28)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0053

【補正方法】変更

【補正の内容】

【0053】

実施の形態4 .

図9は実施の形態4にかかる半導体装置4の構成を例示する断面図である。実施の形態4にかかる半導体装置4においては、実施の形態2にかかる半導体装置4で採用される端子91に代えて端子92が採用される。

30

40

50