

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 2 区分

【発行日】平成28年10月27日 (2016.10.27)

【公開番号】特開2015-15401 (P2015-15401A)

【公開日】平成27年1月22日 (2015.1.22)

【年通号数】公開・登録公報2015-005

【出願番号】特願2013-142151 (P2013-142151)

【国際特許分類】

H 0 1 L 21/02 (2006.01)

H 0 1 L 21/20 (2006.01)

B 2 3 K 20/00 (2006.01)

B 2 3 K 20/24 (2006.01)

【F I】

H 0 1 L 21/02 B

H 0 1 L 21/20

B 2 3 K 20/00 3 1 0 L

B 2 3 K 20/24

B 2 3 K 20/00 3 1 0 P

【手続補正書】

【提出日】平成28年8月26日 (2016.8.26)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

半導体基板の製造方法であって、

支持基板の表面の結晶構造に損傷を与えて第 1 の非晶質層を形成するとともに、半導体の単結晶層の表面の結晶構造に損傷を与えて第 2 の非晶質層を形成する非晶質層形成工程と、

前記第 1 の非晶質層と前記第 2 の非晶質層とを接触させる接触工程と、

前記第 1 の非晶質層と前記第 2 の非晶質層とが接触している状態の前記支持基板および前記単結晶層を熱処理する熱処理工程と、

を備え、

前記非晶質層形成工程は、前記支持基板の表面粗さおよび前記単結晶層の表面粗さが大きくなることに応じて前記第 1 の非晶質層および前記第 2 の非晶質層の厚さが厚くなるように、前記第 1 の非晶質層および前記第 2 の非晶質層を形成することを特徴とする半導体基板の製造方法。

【請求項 2】

前記支持基板の表面粗さおよび前記単結晶層の表面粗さに応じて、前記第 1 の非晶質層および前記第 2 の非晶質層の厚さを決定する非晶質層厚さ決定工程をさらに備え、

前記非晶質層形成工程は、前記厚さ決定工程で決定された厚さを有する前記第 1 の非晶質層および前記第 2 の非晶質層を形成することを特徴とする請求項 1 に記載の半導体基板の製造方法。

【請求項 3】

前記第 1 の非晶質層の厚さは、前記支持基板の表面の算術平均粗さの 1 倍～20 倍の範囲内であり、

前記第 2 の非晶質層の厚さは、前記単結晶層の表面の算術平均粗さの 1 倍～20 倍の範囲内であることを特徴とする請求項 1 または 2 に記載の半導体基板の製造方法。

【請求項 4】

前記第 1 の非晶質層の厚さは、前記支持基板の表面の粗さを示す Peak to Valley 値の 1 倍～2 倍の範囲内であり、

前記第 2 の非晶質層の厚さは、前記単結晶層の表面の粗さを示す Peak to Valley 値の 1 倍～2 倍の範囲内であることを特徴とする請求項 1～3 の何れか 1 項に記載の半導体基板の製造方法。

【請求項 5】

前記非晶質層形成工程は、真空中で原子レベルの粒子を照射することによって行われ、前記非晶質層形成工程が行われた真空中において、前記接触工程が引き続き行われることを特徴とする請求項 1～4 の何れか 1 項に記載の半導体基板の製造方法。

【請求項 6】

前記原子レベルの粒子の照射量および入射エネルギーは、前記支持基板の表面粗さおよび前記単結晶層の表面粗さが大きくなることに応じて大きくされることを特徴とする請求項 5 に記載の半導体基板の製造方法。

【請求項 7】

前記原子レベルの粒子は、アルゴンの中性原子であることを特徴とする請求項 5 または 6 に記載の半導体基板の製造方法。

【請求項 8】

前記熱処理工程の最高温度は 950 以上であることを特徴とする請求項 1～7 の何れか 1 項に記載の半導体基板の製造方法。

【請求項 9】

前記単結晶層は単結晶 SiC であり、

前記支持基板は、多結晶 SiC であることを特徴とする請求項 1～8 の何れか 1 項に記載の半導体基板の製造方法。

【請求項 10】

前記第 1 の非晶質層および前記第 2 の非晶質層は、Si と C を含有していることを特徴とする請求項 9 に記載の半導体基板の製造方法。

【請求項 11】

前記支持基板の表面から微少量の切りくずを機械的に除去することにより、前記支持基板の表面を平坦化する平坦化工程をさらに備え、

前記非晶質層形成工程は、前記平坦化工程によって平坦化された表面の結晶構造に損傷を与えて前記第 1 の非晶質層を形成することを特徴とする請求項 1～6 の何れか 1 項に記載の半導体基板の製造方法。