

(19) 日本国特許庁(JP)

(12) 公開特許公報(A)

(11) 特許出願公開番号

特開2012-108169

(P2012-108169A)

(43) 公開日 平成24年6月7日(2012.6.7)

(51) Int.Cl.			F I	テーマコード (参考)
G02F	1/1343	(2006.01)	G02F 1/1343	2H090
G02F	1/1337	(2006.01)	G02F 1/1337 515	2H092
G09F	9/30	(2006.01)	G09F 9/30 349Z	2K103
G03B	21/00	(2006.01)	G03B 21/00 E	3K107
G03B	21/14	(2006.01)	G03B 21/14 Z	5C094
			審査請求 未請求 請求項の数 10 O L	(全 21 頁) 最終頁に続く

(21) 出願番号 特願2010-254587 (P2010-254587)
 (22) 出願日 平成22年11月15日 (2010.11.15)

(71) 出願人 000002369
 セイコーエプソン株式会社
 東京都新宿区西新宿2丁目4番1号
 (74) 代理人 100095728
 弁理士 上柳 雅誉
 (74) 代理人 100107261
 弁理士 須澤 修
 (74) 代理人 100127661
 弁理士 宮坂 一彦
 (72) 発明者 次六 寛明
 長野県諏訪市大和3丁目3番5号 セイコーエプソン株式会社内
 Fターム(参考) 2H090 HB03Y HB08Y JB02 JB04 MB06

最終頁に続く

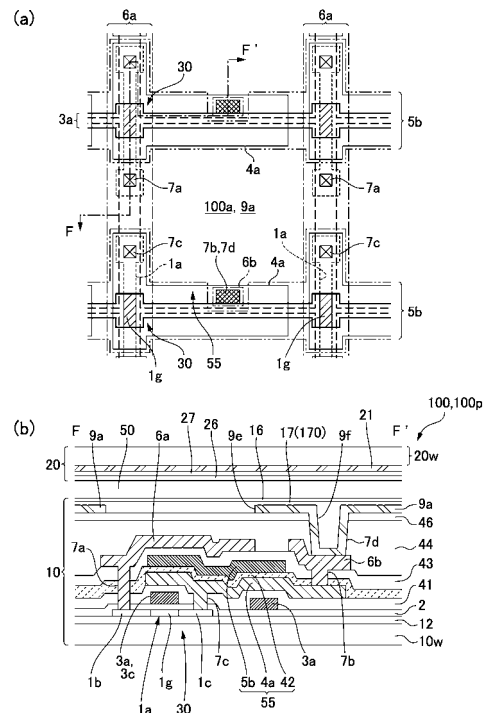
(54) 【発明の名称】 電気光学装置および投射型表示装置

(57) 【要約】 (修正有)

【課題】熱応力に起因するヒロック等の欠陥が画素電極の表面に発生することを防止することができる電気光学装置、および該電気光学装置を用いた投射型表示装置を提供する。

【解決手段】電気光学装置100の素子基板10において、ノンドーパシリコン酸化膜からなる第3層間絶縁膜44と、アルミニウム膜等からなる画素電極9aとの間にはドーパトシリコン酸化膜からなる応力緩和膜46が形成されている。応力緩和膜46は、ドーパトシリコン酸化膜からなり、第3層間絶縁膜44と異なる熱膨張係数をもって第3層間絶縁膜44に接するとともに、画素電極9aと異なる熱膨張係数をもって画素電極9aに接している。また、各層の熱膨張係数は以下の関係第3層間絶縁膜44 < 応力緩和膜46 < 画素電極9aにある。このため、応力緩和膜46は、第3層間絶縁膜44と画素電極9aとの間において熱膨張係数の差を緩和する。

【選択図】 図3



【特許請求の範囲】

【請求項 1】

素子基板用の基板本体の一方面側に設けられた画素トランジスターと、
 該画素トランジスターを前記基板本体が位置する側とは反対側で覆う層間絶縁膜と、
 前記画素トランジスターに対応して前記層間絶縁膜に対して前記基板本体が位置する側
 とは反対側に設けられ、当該層間絶縁膜と異なる熱膨張係数を有する反射性の画素電極と

、
 該画素電極を前記基板本体が位置する側とは反対側で覆う透光性の絶縁膜と、
 前記層間絶縁膜と前記画素電極との層間に設けられ、当該層間絶縁膜に接する部分が当
 該層間絶縁膜と異なる熱膨張係数を有するとともに、前記画素電極と接する部分が当該画
 素電極と異なる熱膨張係数を有する絶縁性の応力緩和膜と、
 を有していることを特徴とする電気光学装置。

10

【請求項 2】

前記画素電極は、最表層がアルミニウム膜からなることを特徴とする請求項 1 に記載の
 電気光学装置。

【請求項 3】

前記応力緩和膜は、前記層間絶縁膜の熱膨張係数と前記画素電極の熱膨張係数との間の
 熱膨張係数を有する単層膜であることを特徴とする請求項 1 または 2 に記載の電気光学装
 置。

【請求項 4】

前記応力緩和膜は、前記層間絶縁膜の熱膨張係数、および前記画素電極の熱膨張係数よ
 りも小さな熱膨張係数を有する単層膜であることを特徴とする請求項 1 または 2 に記載の
 電気光学装置。

20

【請求項 5】

前記応力緩和膜は、前記層間絶縁膜と異なる熱膨張係数をもって当該層間絶縁膜に接す
 る第 1 応力緩和膜と、該第 1 応力緩和膜および前記画素電極と異なる熱膨張係数をもつて
 前記第 1 応力緩和膜および前記画素電極に接する第 2 応力緩和膜と、を備えていることを
 特徴とする請求項 1 または 2 に記載の電気光学装置。

【請求項 6】

前記第 1 応力緩和膜は、前記層間絶縁膜に比して大きな熱膨張係数を有し、
 前記第 2 応力緩和膜は、前記第 1 応力緩和膜および前記画素電極に比して小さな熱膨張
 係数を有していることを特徴とする請求項 5 に記載の電気光学装置。

30

【請求項 7】

前記絶縁膜において少なくとも前記画素電極に接する部分が、リンおよびボロンのうち
 の少なくとも一方がドーブされたドーブシリコン酸化膜からなることを特徴とする請求
 項 1 乃至 6 の何れか一項に記載の電気光学装置。

【請求項 8】

前記素子基板の一方面側に対向配置された対向基板と、
 前記素子基板と前記対向基板との間に保持された液晶層と、
 を有し、
 前記素子基板の最表面には配向膜が設けられていることを特徴とする請求項 1 乃至 6 の
 何れか一項に記載の電気光学装置。

40

【請求項 9】

前記配向膜は無機配向膜からなることを特徴とする請求項 8 に記載の電気光学装置。

【請求項 10】

請求項 8 または 9 に記載の電気光学装置を備えた投射型表示装置であって、
 前記電気光学装置に供給される光を出射する光源部と、
 前記電気光学装置によって変調された光を投射する投射光学系と、
 を有していることを特徴とする投射型表示装置。

【発明の詳細な説明】

50

【技術分野】

【0001】

本発明は、反射性画素電極が形成された素子基板を備えた電気光学装置、および当該電気光学装置を備えた投射型表示装置に関するものである。

【背景技術】

【0002】

液晶装置、有機エレクトロルミネッセンス表示装置、プラズマ表示装置等の電気光学装置では、基板本体の一方面側に画素トランジスター、層間絶縁膜、画素電極がこの順に設けられた素子基板が用いられている。例えば、電気光学装置のうち、反射型の液晶装置に用いられる素子基板は、基板本体の一方面側に画素トランジスター、層間絶縁膜、アルミニウム膜等の反射性の画素電極、配向膜がこの順に設けられた構成になっている（特許文献1参照）。

10

【0003】

また、液晶装置において、反射性の画素電極の表面にシリコン酸化膜やシリコン窒化膜等からなる絶縁膜が形成されることがある。例えば、配向膜としてシリコン酸化膜等の斜方蒸着膜が用いられる場合、反射性の画素電極の表面に、絶縁膜として、シリコン酸化膜やシリコン窒化膜等からなる平坦化絶縁膜が形成される。

【先行技術文献】

【特許文献】

【0004】

20

【特許文献1】特開2010-139862号公報

【発明の概要】

【発明が解決しようとする課題】

【0005】

しかしながら、反射性の画素電極を形成した後、画素電極の上層側に絶縁膜を形成すると、絶縁膜を成膜する際の熱が原因で画素電極に大きな熱応力が発生し、かかる熱応力は、画素電極の表面にヒロック等の欠陥を低下させるという問題点がある。例えば、ノンドーパシリコン酸化膜からなる層間絶縁膜の上層にアルミニウム膜からなる画素電極を形成した状態で絶縁膜を形成すると、アルミニウム膜の熱膨張係数（ $23.1 \times 10^{-6} /$ ）と、ノンドーパシリコン酸化膜の熱膨張係数（ $0.5 \times 10^{-6} /$ ）との差が大きいため、画素電極に大きな熱応力が発生する。その結果、熱応力によって、画素電極の表面にヒロック等の欠陥が発生して画素電極表面の平滑度が低下し、画素電極の反射率が低下してしまう。

30

【0006】

以上の問題点に鑑みて、本発明の課題は、熱応力に起因するヒロック等の欠陥が画素電極の表面に発生することを防止することができる電気光学装置、および当該電気光学装置を用いた投射型表示装置提供することにある。

【課題を解決するための手段】

【0007】

40

上記課題を解決するために、本発明に係る電気光学装置は、素子基板用の基板本体の一方面側に設けられた画素トランジスターと、該画素トランジスターを前記基板本体が位置する側とは反対側で覆う層間絶縁膜と、前記画素トランジスターに対応して前記層間絶縁膜に対して前記基板本体が位置する側とは反対側に設けられ、当該層間絶縁膜と異なる熱膨張係数を有する反射性の画素電極と、該画素電極を前記基板本体が位置する側とは反対側で覆う透光性の絶縁膜と、前記層間絶縁膜と前記画素電極との層間に設けられ、当該層間絶縁膜に接する部分が当該層間絶縁膜と異なる熱膨張係数を有するとともに、前記画素電極と接する部分が当該画素電極と異なる熱膨張係数を有する絶縁性の応力緩和膜と、を有していることを特徴とする。

【0008】

本発明において、「層間絶縁膜に接する部分が層間絶縁膜と異なる熱膨張係数を有する

50

とともに、画素電極と接する部分が画素電極と異なる熱膨張係数を有する絶縁性の応力緩和膜」とは、応力緩和膜が単層膜である場合、かかる単層膜が層間絶縁膜および画素電極と異なる熱膨張係数を有していることを意味する。また、応力緩和膜が多層膜である場合、応力緩和膜において、層間絶縁膜に接する層が層間絶縁膜と異なる熱膨張係数を有しており、画素電極に接する層が画素電極と異なる熱膨張係数を有していることを意味する。

【0009】

本発明では、層間絶縁膜と画素電極との間には応力緩和膜が介在しており、かかる応力緩和膜は、層間絶縁膜と異なる熱膨張係数をもって層間絶縁膜に接するとともに、画素電極と異なる熱膨張係数をもって画素電極に接している。このため、絶縁膜を形成する際、層間絶縁膜の熱膨張係数と画素電極の熱膨張係数との差に起因する熱応力が画素電極に発生する場合でも、層間絶縁膜と画素電極とが直接、接している場合と比較して、熱応力の発生を軽減することができる。従って、熱応力に起因するヒロック等の欠陥が画素電極の表面に発生するのを防止することができるので、画素電極表面の平滑度が低下して画素電極の反射率が低下するのを回避することができる。

10

【0010】

本発明は、前記画素電極の最表層がアルミニウム膜（アルミニウム合金膜も含む）からなる場合に適用すると、効果的である。アルミニウム膜（熱膨張係数 = 23.1×10^{-6} / ）は、ノドープシリコン酸化膜（熱膨張係数 = 0.5×10^{-6} / ）等との熱膨張係数の差が大きいので、大きな熱応力が発生しやすく、ヒロック等の欠陥が発生しやすい。従って、画素電極の最表層がアルミニウム膜からなる場合に本発明を適用すると、画素電極の表面にヒロック等の欠陥が発生するのを効果的に防止することができる。

20

【0011】

本発明においては、例えば、前記応力緩和膜が、前記層間絶縁膜の熱膨張係数と前記画素電極の熱膨張係数との間の熱膨張係数を有する単層膜である構成を採用することができる。かかる構成によれば、応力緩和膜が層間絶縁膜と画素電極との間において熱膨張係数の差を緩和するので、画素電極に熱応力が発生するのを防止することができる。

【0012】

本発明において、前記応力緩和膜は、前記層間絶縁膜の熱膨張係数、および前記画素電極の熱膨張係数よりも小さな熱膨張係数を有する単層膜である構成を採用してもよい。かかる構成によれば、応力緩和膜を上下から熱膨張係数が必要な層（層間絶縁膜および画素電極）で挟んだ構造となる。従って、層間絶縁膜と応力緩和膜との熱膨張係数の差に起因する熱応力と、応力緩和膜と画素電極との熱膨張係数の差に起因する熱応力が打ち消されるので、熱応力に起因するヒロック等の欠陥が画素電極の表面に発生するのを防止することができる。

30

【0013】

本発明において、前記応力緩和膜は、前記層間絶縁膜と異なる熱膨張係数をもって当該層間絶縁膜に接する第1応力緩和膜と、該第1応力緩和膜および前記画素電極と異なる熱膨張係数をもって前記第1応力緩和膜および前記画素電極に接する第2応力緩和膜と、を備えている構成を採用してもよい。かかる構成によれば、第1応力緩和膜を上下から層間絶縁膜および第2応力緩和膜で挟み、第2応力緩和膜を上下から第1応力緩和膜および画素電極で挟んだ構造となる。従って、層間絶縁膜と第1応力緩和膜との熱膨張係数の差に起因する熱応力と、第1応力緩和膜と第2応力緩和膜との熱膨張係数の差に起因する熱応力と、第2応力緩和膜と画素電極との熱膨張係数の差に起因する熱応力が互いに打ち消されるので、熱応力に起因するヒロック等の欠陥が画素電極の表面に発生するのを防止することができる。

40

【0014】

この場合、前記第1応力緩和膜は、前記層間絶縁膜に比して大きな熱膨張係数を有し、前記第2応力緩和膜は、前記第1応力緩和膜および前記画素電極に比して小さな熱膨張係数を有していることが好ましい。

【0015】

50

本発明においては、前記絶縁膜において少なくとも前記画素電極に接する部分が、リンおよびボロンのうちの少なくとも一方がドーパされたドーパトシリコン酸化膜からなることが好ましい。かかる構成によれば、ドーパトシリコン酸化膜の熱膨張係数 ($2 \sim 4 \times 10^{-6} /$) は、ノンドープシリコン酸化膜の熱膨張係数 ($0.5 \times 10^{-6} /$) 等に比して、画素電極を構成するアルミニウム膜の熱膨張係数 ($23.1 \times 10^{-6} /$) や他の金属材料の熱膨張係数との差が小さい。このため、加熱した状態でドーパトシリコン酸化膜を成膜しても、画素電極および絶縁膜に大きな熱応力が発生しないので、画素電極の表面にヒロック等の欠陥が発生しにくい。

【0016】

本発明において電気光学装置を液晶装置として構成する場合、前記素子基板の一方面側に対向配置された対向基板と、前記素子基板と前記対向基板との間に保持された液晶層と、が設けられ、前記素子基板の最表面には配向膜が設けられることになる。

10

【0017】

本発明において、前記配向膜は無機配向膜であることが好ましい。かかる構成によれば、有機配向膜と違ってラビング処理を行う必要がないので、ラビング処理に起因するコストの増大や配向特性のばらつき等が発生しない。

【0018】

本発明に係る電気光学装置が液晶装置であって、かかる液晶装置をライトバルブとして投射型表示装置では、前記電気光学装置に供給される光を出射する光源部と、前記電気光学装置によって変調された光を投射する投射光学系と、が設けられることになる。

20

【図面の簡単な説明】

【0019】

【図1】本発明を適用した電気光学装置の電氣的構成を示すブロック図である。

【図2】本発明を適用した電気光学装置に用いた液晶パネルの説明図である。

【図3】本発明の実施の形態1に係る電気光学装置の画素の説明図である。

【図4】本発明の実施の形態1に係る電気光学装置の製造方法の要部を示す工程断面図である。

【図5】本発明の実施の形態1に係る電気光学装置の製造方法の要部を示す工程断面図である。

【図6】本発明の実施の形態2に係る電気光学装置で用いた応力緩和膜の説明図である。

30

【図7】本発明の実施の形態3に係る電気光学装置の画素の断面図である。

【図8】本発明の実施の形態3に係る電気光学装置で用いた応力緩和膜の説明図である。

【図9】本発明の実施の形態5に係る電気光学装置の画素の断面図である。

【図10】本発明の実施の形態6に係る電気光学装置の画素の断面図である。

【図11】本発明を適用した電気光学装置（反射型液晶装置）を用いた投射型表示装置の概略構成図である。

【発明を実施するための形態】

【0020】

図面を参照して、本発明の実施の形態を説明する。なお、以下の説明で参照する図においては、各層や各部材を図面上で認識可能な程度の大きさとするため、各層や各部材毎に縮尺を異ならしめてある。また、画素トランジスタとして用いた電界効果型トランジスタは、流れる電流の方向が反転するに伴ってソースとドレインとが入れ替わるが、以下の説明では、便宜上、画素電極が接続されている側をドレインとし、データ線が接続されている側をソースとして説明する。また、素子基板の構成を説明するにあたって、素子基板の基板本体が位置する側を下層側とし、素子基板の基板本体が位置する側とは反対側を上層側として説明する。また、素子基板に形成された層において、表面および表層とは、基板本体が位置する側とは反対側の面や層を意味する。

40

【0021】

[実施の形態1]

(全体構成)

50

図1は、本発明を適用した電気光学装置の電気的構成を示すブロック図である。図1において、本形態の電気光学装置100は、反射型の液晶装置であり、TN (Twisted Nematic) モードやVA (Vertical Alignment) モードの反射型の液晶パネル100pを有している。液晶パネル100pは、その中央領域に複数の画素100aがマトリクス状に配列された画素領域10a (画像表示領域) を備えている。液晶パネル100pにおいて、後述する素子基板10 (図2等を参照) では、画素領域10aの内側で複数本のデータ線6aおよび複数本の走査線3aが縦横に延びており、それらの交点に対応する位置に画素100aが構成されている。複数の画素100aの各々には、電界効果型トランジスタからなる画素トランジスタ30、および後述する画素電極9aが形成されている。画素トランジスタ30のソースにはデータ線6aが電気的に接続され、画素トランジスタ30のゲートには走査線3aが電気的に接続され、画素トランジスタ30のドレインには、画素電極9aが電気的に接続されている。

10

【0022】

素子基板10において、画素領域10aより外周側には走査線駆動回路104やデータ線駆動回路101が設けられている。データ線駆動回路101は各データ線6aに電気的に接続しており、画像処理回路から供給される画像信号を各データ線6aに順次供給する。走査線駆動回路104は、各走査線3aに電気的に接続しており、走査信号を各走査線3aに順次供給する。

【0023】

各画素100aにおいて、画素電極9aは、後述する対向基板20 (図2等を参照) に形成された共通電極と液晶層を介して対向し、液晶容量50aを構成している。また、各画素100aには、液晶容量50aで保持される画像信号の変動を防ぐために、液晶容量50aと並列に保持容量55が付加されている。本形態では、保持容量55を構成するために、複数の画素100aに跨って走査線3aと並行して延びた容量線5bが形成されている。本形態において、容量線5bは、共通電位Vcomが印加された共通電位線5cに導通している。

20

【0024】

(液晶パネル100pおよび素子基板10の構成)

図2は、本発明を適用した電気光学装置100に用いた液晶パネル100pの説明図であり、図2(a)、(b)は各々、本発明を適用した電気光学装置100の液晶パネル100pを各構成要素と共に対向基板の側から見た平面図、およびそのH-H断面図である。図2(a)、(b)に示すように、液晶パネル100pでは、素子基板10と対向基板20とが所定の隙間を介してシール材107によって貼り合わされており、シール材107は対向基板20の外縁に沿うように枠状に設けられている。シール材107は、光硬化樹脂や熱硬化性樹脂等からなる接着剤であり、両基板間の距離を所定値とするためのガラスファイバー、あるいはガラスビーズ等のギャップ材が配合されている。

30

【0025】

かかる構成の液晶パネル100pにおいて、素子基板10および対向基板20はいずれも四角形であり、液晶パネル100pの略中央には、図1を参照して説明した画素領域10aが四角形の領域として設けられている。かかる形状に対応して、シール材107も略四角形に設けられ、シール材107の内周縁と画素領域10aの外周縁との間には、略四角形の周辺領域10bが額縁状に設けられている。素子基板10において、画素領域10aの外側では、素子基板10の一辺に沿ってデータ線駆動回路101および複数の端子102が形成されており、この一辺に隣接する他の辺に沿って走査線駆動回路104が形成されている。なお、端子102には、フレキシブル配線基板 (図示せず) が接続されており、素子基板10には、フレキシブル配線基板を介して各種電位や各種信号が入力される。

40

【0026】

詳しくは後述するが、素子基板10の一方面側において、画素領域10aには、図1を参照して説明した画素トランジスタ30、および画素トランジスタ30に対応して設

50

けられた画素電極 9 a がマトリクス状に形成されており、かかる画素電極 9 a の上層側には配向膜 1 6 が形成されている。なお、素子基板 1 0 の一方面側において、周辺領域 1 0 b には、画素電極 9 a と同時形成されたダミー画素電極 9 b が形成されている。ダミー画素電極 9 b については、ダミーの画素トランジスターと電氣的に接続された構成、ダミーの画素トランジスターが設けられずに配線に直接、電氣的に接続された構成、あるいは電位が印加されていないフロート状態にある構成が採用される。かかるダミー画素電極 9 b は、素子基板 1 0 において配向膜 1 6 が形成される面を研磨により平坦化する際、画素領域 1 0 a と周辺領域 1 0 b との高さ位置を揃え、配向膜 1 6 が形成される面を平坦面にするのに寄与する。また、ダミー画素電極 9 b を所定の電位に設定すれば、画素領域 1 0 a の外周側端部での液晶分子の配向の乱れを防止することができる。

10

【0027】

対向基板 2 0 において素子基板 1 0 と対向する一方面側には共通電極 2 1 が形成されており、共通電極 2 1 の上層には配向膜 2 6 が形成されている。共通電極 2 1 は、対向基板 2 0 の略全面あるいは複数の帯状電極として複数の画素 1 0 0 a に跨って形成されている。また、対向基板 2 0 において素子基板 1 0 と対向する一方面側には、共通電極 2 1 の下層側に遮光層 1 0 8 が形成されている。本形態において、遮光層 1 0 8 は、画素領域 1 0 a の外周縁に沿って延在する額縁状に形成されている。ここで、遮光層 1 0 8 の外周縁は、シール材 1 0 7 の内周縁との間に隙間を隔てた位置にあり、遮光層 1 0 8 とシール材 1 0 7 とは重なっていない。なお、対向基板 2 0 において、遮光層 1 0 8 は、隣り合う画素電極 9 a により挟まれた領域と重なる領域等にも形成されることがある。

20

【0028】

このように構成した液晶パネル 1 0 0 p において、素子基板 1 0 には、シール材 1 0 7 より外側において対向基板 2 0 の角部分と重なる領域に、素子基板 1 0 と対向基板 2 0 との間で電氣的導通をとるための基板間導通部 1 0 9 が形成されている。かかる基板間導通部 1 0 9 には、導電粒子を含んだ基板間導通材 1 0 9 a が配置されており、対向基板 2 0 の共通電極 2 1 は、基板間導通材 1 0 9 a を介して素子基板 1 0 側に電氣的に接続されている。このため、共通電極 2 1 は、素子基板 1 0 の側から共通電位 V_{com} が印加されている。シール材 1 0 7 は、略同一の幅寸法をもって対向基板 2 0 の外周縁に沿って設けられている。このため、シール材 1 0 7 は、略四角形である。但し、シール材 1 0 7 は、対向基板 2 0 の角部分と重なる領域では基板間導通部 1 0 9 を避けて内側を通るように設けられており、シール材 1 0 7 の角部分は略円弧状である。

30

【0029】

かかる構成の電気光学装置 1 0 0 において、本形態では、共通電極 2 1 を透光性導電膜により形成し、画素電極 9 a を反射性導電膜により形成してある。このため、本形態の電気光学装置 1 0 0 では、対向基板 2 0 側から入射した光は、素子基板 1 0 側で反射して対向基板 2 0 側から出射される間に変調されて画像を表示する。

【0030】

電気光学装置 1 0 0 は、モバイルコンピューター、携帯電話機等といった電子機器のカラー表示装置として用いることができ、この場合、対向基板 2 0 には、カラーフィルター（図示せず）や保護膜が形成される。また、電気光学装置 1 0 0 では、使用する液晶層 5 0 の種類や、ノーマリホワイトモード/ノーマリブラックモードの別に応じて、偏光フィルム、位相差フィルム、偏光板等が液晶パネル 1 0 0 p に対して所定の向きに配置される。さらに、電気光学装置 1 0 0 は、後述する投射型表示装置（液晶プロジェクター）において、RGB用のライトバルブとして用いることができる。この場合、RGB用の各電気光学装置 1 0 0 の各々には、RGB色分解用のダイクロイックミラーを介して分解された各色の光が投射光として各々入射されることになるので、カラーフィルターは形成されない。

40

【0031】

以下、本形態の電気光学装置 1 0 0 では、液晶層 5 0 として、誘電異方性が負のネマチック液晶化合物を用いられ、液晶パネル 1 0 0 p がVAモード用に構成されている場合

50

を中心に説明する。

【0032】

(画素の具体的構成)

図3は、本発明の実施の形態1に係る電気光学装置100の画素の説明図であり、図3(a)、(b)は各々、本発明を適用した電気光学装置100に用いた素子基板10において隣り合う画素の平面図、および図3(a)のF-F線に相当する位置で電気光学装置100を切断したときの断面図である。なお、図3(a)では、半導体層1aは細くて短い点線で示し、走査線3aは太い実線で示し、データ線6aおよびそれと同時形成された薄膜は一点鎖線で示し、容量線5bは二点鎖線で示し、画素電極9aは太くて長い破線で示し、下電極層4aは細い実線で示してある。

10

【0033】

図3(a)に示すように、素子基板10上には、複数の画素100aの各々に矩形状の画素電極9aが形成されており、各画素電極9aの縦横の境界に各々沿ってデータ線6aおよび走査線3aが形成されている。データ線6aおよび走査線3aは各々、直線的に延びており、データ線6aと走査線3aとが交差する領域に画素トランジスタ30が形成されている。素子基板10上には、走査線3aと重なるように容量線5bが形成されている。本形態において、容量線5bは、走査線3aと重なるように直線的に延びた主線部分と、データ線6aと走査線3aとの交差部分でデータ線6aに重なるように延びた副線部分を備えている。

20

【0034】

図3(a)、(b)に示すように、素子基板10は、石英基板、ガラス基板、シリコン基板等の基板本体10wの液晶層50側の表面(一方向側)に形成された画素電極9a、画素スイッチング用の画素トランジスタ30、および配向膜16を主体として構成されており、対向基板20は、石英基板やガラス基板等の透光性の基板本体20w、その液晶層50側の表面(一方向側)に形成された共通電極21、および配向膜26を主体として構成されている。

【0035】

素子基板10において、複数の画素100aの各々には、半導体層1aを備えた画素トランジスタ30が形成されている。半導体層1aは、走査線3aの一部からなるゲート電極3cに対してゲート絶縁層2を介して対向するチャネル領域1gと、ソース領域1bと、ドレイン領域1cとを備えており、ソース領域1bおよびドレイン領域1cは各々、低濃度領域および高濃度領域を備えている。半導体層1aは、例えば、基板本体10w上に、シリコン酸化膜等からなる下地絶縁膜12上に形成された多結晶シリコン膜等によって構成され、ゲート絶縁層2は、CVD法等により形成されたシリコン酸化膜やシリコン窒化膜からなる。また、ゲート絶縁層2は、半導体層1aを熱酸化してなるシリコン酸化膜と、CVD法等により形成されたシリコン酸化膜やシリコン窒化膜との2層構造を有する場合もある。走査線3aには、導電性のポリシリコン膜、金属シリサイド膜、あるいは金属膜が用いられる。

30

【0036】

走査線3aの上層側にはシリコン酸化膜等からなる第1層間絶縁膜41が形成されており、第1層間絶縁膜41の上層には下電極層4aが形成されている。下電極層4aは、走査線3aとデータ線6aとの交差する位置を基点として走査線3aおよびデータ線6aに沿って延出する略L字型に形成されている。下電極層4aは、導電性のポリシリコン膜、金属シリサイド膜、あるいは金属膜等からなり、コンタクトホール7cを介してドレイン領域1cに電氣的に接続されている。

40

【0037】

下電極層4aの上層側には、シリコン窒化膜等からなる誘電体層42が形成されている。誘電体層42の上層側には、誘電体層42を介して下電極層4aと対向するように容量線5b(上電極層)が形成され、かかる容量線5b、誘電体層42および下電極層4aによって、保持容量55が形成されている。容量線5bは、導電性のポリシリコン膜、金属

50

シリサイド膜、あるいは金属膜等からなる。ここで、下電極層 4 a、誘電体層 4 2 および容量線 5 b (上電極層) は、画素トランジスタ 3 0 の上層側に形成され、画素トランジスタ 3 0 に対して平面視で重なっている。このため、保持容量 5 5 は、画素トランジスタ 3 0 の上層側に形成され、少なくとも画素トランジスタ 3 0 に対して平面視で重なっている。

【0038】

容量線 5 b の上層側には、シリコン酸化膜等からなる第 2 層間絶縁膜 4 3 が形成され、第 2 層間絶縁膜 4 3 の上層にはデータ線 6 a およびドレイン電極 6 b が形成されている。データ線 6 a はコンタクトホール 7 a を介してソース領域 1 b に電氣的に接続している。ドレイン電極 6 b はコンタクトホール 7 b を介して下電極層 4 a に電氣的に接続し、下電極層 4 a を介してドレイン領域 1 c に電氣的に接続している。データ線 6 a およびドレイン電極 6 b は、導電性のポリシリコン膜、金属シリサイド膜、あるいは金属膜等からなる。

10

【0039】

(画素電極 9 a 周辺の構成)

データ線 6 a およびドレイン電極 6 b の上層側には、厚さが 600 nm 程度のシリコン酸化膜等からなる第 3 層間絶縁膜 4 4 が形成されており、かかる第 3 層間絶縁膜 4 4 の上層側には、アルミニウム膜等の反射性導電膜からなる画素電極 9 a が形成されている。画素電極 9 a の厚さは 200 nm 程度である。

20

【0040】

本形態では、第 3 層間絶縁膜 4 4 の上層に、後述する絶縁性の応力緩和膜 4 6 が積層されており、かかる応力緩和膜 4 6 の上層に画素電極 9 a が積層されている。応力緩和膜 4 6 の厚さは例えば、第 3 層間絶縁膜 4 4 の厚さの 1 / 10 程度であり、本形態において、応力緩和膜 4 6 の厚さは 50 nm 程度である。第 3 層間絶縁膜 4 4 および応力緩和膜 4 6 には、ドレイン電極 6 b へ通じるコンタクトホール 7 d が形成されており、画素電極 9 a は、コンタクトホール 7 d を介してドレイン電極 6 b に電氣的に接続されている。本形態において、応力緩和膜 4 6 の表面は連続した平坦面になっており、かかる平坦面上に画素電極 9 a が形成されている。かかる平坦面は、後述する製造方法のように、第 3 層間絶縁膜 4 4 の表面および応力緩和膜 4 6 の表面のうち少なくとも一方を研磨により平坦化することにより構成することができる。なお、応力緩和膜 4 6 の表面には、図 2 (b) を参照して説明したダミー画素電極 9 b (図 3 には図示せず) が形成されており、かかるダミー画素電極 9 b は、画素電極 9 a と同時形成された反射性導電膜からなる。

30

【0041】

本形態において、画素電極 9 a としては、アルミニウム膜の単層膜、チタン窒化膜 (下層側) およびアルミニウム膜 (上層側) が積層された積層膜、チタン膜 (下層側) およびアルミニウム膜 (上層側) が積層された積層膜等が用いられている。かかる画素電極 9 a のうち、アルミニウム膜の下層側にチタン窒化膜やチタン膜を形成すれば、画素電極 9 a の下面側での反射を防止でき、迷光の発生を防止できるという利点や、アルミニウム膜表面が平滑となり、アルミニウム膜の反射率が向上するという利点がある。

【0042】

画素電極 9 a の表面には配向膜 1 6 が形成されている。配向膜 1 6 は、ポリイミド等の樹脂膜、あるいはシリコン酸化膜等の斜方蒸着膜からなる。本形態において、配向膜 1 6 は、 SiO_x ($x < 2$)、 SiO_2 、 TiO_2 、 MgO 、 Al_2O_3 、 In_2O_3 、 Sb_2O_3 、 Ta_2O_5 等の斜方蒸着膜からなる無機配向膜 (垂直配向膜) である。配向膜 1 6 と画素電極 9 a との層間には、シリコン酸化膜やシリコン窒化膜等からなる平坦化絶縁膜 1 7 が透光性の絶縁膜として形成されており、画素電極 9 a は平坦化絶縁膜 1 7 によって覆われている。かかる平坦化絶縁膜 1 7 は、隣り合う画素電極 9 a の間に形成された凹部 9 e や、画素電極 9 a においてコンタクトホール 7 d に起因して形成された凹部 9 f を埋めている。また、平坦化絶縁膜 1 7 の表面は平坦面になっており、隣り合う画素電極 9 a の間 (凹部 9 e) と重なる部分の表面と、画素電極 9 a と重なる部分の表面とは連続した平坦面を

40

50

形成している。このため、平坦面上に斜方蒸着を行って配向膜 16 を形成することができるので、配向膜 16 を構成する斜方蒸着膜を好適に形成することができる。

【0043】

(第3層間絶縁膜 44 および応力緩和膜 46 の膜構成)

本形態の電気光学装置 100 において、応力緩和膜 46 は、第3層間絶縁膜 44 と異なる熱膨張係数をもって第3層間絶縁膜 44 に接しているとともに、画素電極 9a と異なる熱膨張係数をもって画素電極 9a に接している。また、第3層間絶縁膜 44、応力緩和膜 46、および画素電極 9a の熱膨張係数は以下の関係

熱膨張係数

第3層間絶縁膜 44 < 応力緩和膜 46 < 画素電極 9a

を有しており、応力緩和膜 46 は、第3層間絶縁膜 44 の熱膨張係数と画素電極 9a の熱膨張係数との間の熱膨張係数を有する単層膜である。

10

【0044】

より具体的には、第3層間絶縁膜 44 は、リンおよびボロンのいずれもがドーブされていないノンドープシリコン酸化膜 (NSG 膜) からなる。応力緩和膜 46 は、リンがドーブされたリンドープトシリコン酸化膜 (PSG 膜)、ボロンがドーブされたボロンドープトシリコン酸化膜 (BSG 膜)、ボロンおよびリンがドーブされたボロン・リンドープトシリコン酸化膜 (BPSG 膜) 等、リンおよびボロンのうちの少なくとも一方がドーブされたドーブトシリコン酸化膜からなる。従って、応力緩和膜 46 は、第3層間絶縁膜 44 に比して、画素電極 9a を構成する材料との熱膨張係数の差が小さい。

20

【0045】

すなわち、画素電極 9a を構成する材料の熱膨張係数は以下のレベル

アルミニウム膜の熱膨張係数 = $23.1 \times 10^{-6} /$

チタン窒化膜の熱膨張係数 = $9.3 \times 10^{-6} /$

チタン膜の熱膨張係数 = $11.0 \times 10^{-6} /$

である。これに対して、応力緩和膜 46 および第3層間絶縁膜 44 の熱膨張係数は以下のレベル

応力緩和膜 46 (ドーブトシリコン酸化膜) の熱膨張係数 = $2 \sim 4 \times 10^{-6} /$

第3層間絶縁膜 44 (ノンドープシリコン酸化膜) の熱膨張係数 = $0.5 \times 10^{-6} /$

30

である。

【0046】

(対向基板 20 等の構成)

対向基板 20 では、石英基板やガラス基板等の透光性の基板本体 20w の液晶層 50 側の表面 (素子基板 10 に対向する側の面) に、ITO 膜等の透光性導電膜からなる共通電極 21 が形成されており、かかる共通電極 21 を覆うように配向膜 26 が形成されている。配向膜 26 は、配向膜 16 と同様、ポリイミド等の樹脂膜、あるいはシリコン酸化膜等の斜方蒸着膜からなる。本形態において、配向膜 26 は、 SiO_x ($x < 2$)、 SiO_2 、 TiO_2 、 MgO 、 Al_2O_3 、 In_2O_3 、 Sb_2O_3 、 Ta_2O_5 等の斜方蒸着膜からなる無機配向膜 (垂直配向膜) であり、配向膜 26 と共通電極 21 との層間にシリコン酸化膜やシリコン窒化膜等の保護膜 27 が形成されている。保護膜 27 は、表面が平坦面になっており、かかる平坦面上に配向膜 26 が形成されている。かかる配向膜 16、26 は、液晶層 50 に用いた誘電異方性が負のネマチック液晶化合物を垂直配向させ、液晶パネル 100p は、ノーマリブラックの VA モードとして動作する。

40

【0047】

なお、図 1 および図 2 を参照して説明したデータ線駆動回路 101 および走査線駆動回路 104 には、N チャネル型の駆動用トランジスターと P チャネル型の駆動用トランジスターとを備えた相補型トランジスター回路等が構成されている。ここで、駆動用トランジスターは、画素トランジスター 30 の製造工程の一部を利用して形成されたものである。このため、素子基板 10 においてデータ線駆動回路 101 および走査線駆動回路 104 が

50

形成されている領域も、図3(b)に示す断面構成と略同様な断面構成を有している。

【0048】

(電気光学装置100の製造方法)

図4および図5は、本発明の実施の形態1に係る電気光学装置100の製造方法の要部を示す工程断面図である。本形態の電気光学装置100を製造するにあたって、素子基板10の製造方法では、図4(a)に示すように、画素トランジスタ30、保持容量55、データ線6aを形成した後、第3層間絶縁膜44を形成するためのシリコン酸化膜(ノンドープシリコン酸化膜)を減圧CVD法やプラズマCVD法等により形成する(層間絶縁膜形成工程)。かかるノンドープシリコン酸化膜を形成する際に減圧CVD法を採用する場合、成膜温度は、例えば650~750であり、使用する原料ガスはSi(O₂H₅)₄等である。また、ノンドープシリコン酸化膜を形成する際にプラズマCVD法を採用する場合、成膜温度は、例えば250~450であり、使用する原料ガスはSiH₄、N₂O等である。また、ノンドープシリコン酸化膜をプラズマCVD法により形成する際、使用する原料ガスがSi(O₂H₅)₄、O₂等である場合、成膜温度は、例えば350~450である。

10

20

30

40

50

【0049】

次に、図4(b)に示す平坦化工程では、第3層間絶縁膜44の表面を研磨し、その表面を平坦化する。かかる平坦化工程では、化学機械研磨を利用でき、化学機械研磨では、研磨液に含まれる化学成分の作用と、研磨剤と素子基板10との相対移動によって、高速で平滑な研磨面を得ることができる。より具体的には、研磨装置において、不織布、発泡ポリウレタン、多孔質フッ素樹脂等からなる研磨布(パッド)を貼り付けた定盤と、素子基板10を保持するホルダーとを相対回転させながら、研磨を行なう。その際、例えば、平均粒径が0.01~20μmの酸化セリウム粒子、分散剤としてのアクリル酸エステル誘導体、および水を含む研磨剤を研磨布と素子基板10との間に供給する。

【0050】

次に、図4(c)に示す応力緩和膜形成工程では、第3層間絶縁膜44の上層に常圧CVD法等によりドープトシリコン酸化膜からなる応力緩和膜46を形成する。かかる応力緩和膜46を形成した際、第3層間絶縁膜44の表面が連続した平坦面になっているので、応力緩和膜46の表面も連続した平坦面となる。応力緩和膜46を形成する際の成膜温度は、例えば350~450である。また、応力緩和膜46(ドープトシリコン酸化膜)として、リンドープトシリコン酸化膜(PSG膜)を形成する場合、使用する原料ガスはSiH₄、PH₃、O₃等であり、ボロンドープトシリコン酸化膜(BSG膜)を形成する場合、使用する原料ガスはSiH₄、B₂H₆、O₃等であり、ボロン・リンドープトシリコン酸化膜(BPSG膜)を形成する場合、使用する原料ガスはSiH₄、B₂H₆、PH₃、O₃等である。

【0051】

次に、図4(d)に示すコンタクトホール形成工程では、応力緩和膜46および第3層間絶縁膜44を貫通してドレイン電極6bに到達するコンタクトホール7dを形成する。

【0052】

次に、図5(a)に示す画素電極形成工程では、応力緩和膜46の上層に画素電極9aを形成するための反射性導電膜を形成した後、反射性導電膜をパターニングし、画素電極9aを形成する。

【0053】

次に、図5(b)に示す平坦化膜形成工程では、減圧CVD法やプラズマCVD法等により、ノンドープシリコン酸化膜やシリコン窒化膜等からなる透光性の平坦化絶縁膜17を厚く形成した後、図5(c)に示す平坦化工程において、平坦化絶縁膜17の表面に化学機械研磨を行って、平坦化絶縁膜17の表面を平坦化する。その際、画素電極9aの表面が露出しない程度に平坦化絶縁膜17を残す。その結果、平坦化絶縁膜17では、隣り合う画素電極9aの間(凹部9e)と重なる部分の表面と、画素電極9aと重なる部分の表面とは連続した平坦面を形成することになる。なお、平坦化絶縁膜17をノンドープシ

リコン酸化膜により形成する方法は上記の通りである。また、平坦化絶縁膜 17 をシリコン窒化膜により形成するにあたって、減圧 CVD 法を採用する場合、成膜温度は、例えば、650 ~ 850 であり、使用する原料ガスは SiH_2Cl_2 、 NH_3 等である。また、シリコン窒化膜を形成する際にプラズマ CVD 法を採用する場合、成膜温度は、例えば、250 ~ 400 であり、使用する原料ガスは SiH_4 、 NH_3 等である。

【0054】

このようにして平坦化絶縁膜 17 を形成した後は、図 5 (c) には図示しない外部接続端子等を形成したのち、平坦化絶縁膜 17 の表面に斜方蒸着を行い、図 3 に示すように配向膜 16 を形成する。

【0055】

(本形態の主な効果)

以上説明したように、本形態の電気光学装置 100 においては、第 3 層間絶縁膜 44 と画素電極 9a との間には応力緩和膜 46 が介在しており、かかる応力緩和膜 46 は、第 3 層間絶縁膜 44 と異なる熱膨張係数をもって第 3 層間絶縁膜 44 に接するとともに、画素電極 9a と異なる熱膨張係数をもって画素電極 9a に接している。このため、平坦化絶縁膜 17 (絶縁膜) を形成する際、第 3 層間絶縁膜 44 の熱膨張係数と画素電極 9a の熱膨張係数との差に起因する熱応力が画素電極 9a に発生する場合でも、第 3 層間絶縁膜 44 と画素電極 9a とが直に接している場合と比較して、熱応力の発生を軽減することができる。すなわち、本形態では、応力緩和膜 46 が、第 3 層間絶縁膜 44 (ノンドープシリコン酸化膜) の熱膨張係数と画素電極 9a (アルミニウム膜等) の熱膨張係数との間の熱膨張係数を有する単層膜 (ドープトシリコン酸化膜) であるため、応力緩和膜 46 は、第 3 層間絶縁膜 44 と画素電極 9a との間において熱膨張係数の差を緩和する。従って、熱膨張係数の差に起因する熱応力が画素電極 9a に発生するのを防止することができる。それ故、本形態によれば、熱応力に起因するヒロック等の欠陥が画素電極 9a の表面に発生するのを防止することができるので、画素電極 9a 表面の平滑度が低下して画素電極 9a の反射率が低下するのを回避することができる。

【0056】

また、本形態では、配向膜 16、26 が無機配向膜であるため、有機配向膜と違ってラビング処理を行う必要がない。それ故、ラビング処理に起因するコストの増大や配向特性のばらつき等が発生しない。

【0057】

なお、図 4 および図 5 に示す製造方法では、第 3 層間絶縁膜 44 の表面を平坦化したが、応力緩和膜 46 の表面を平坦化してもよく、第 3 層間絶縁膜 44 の表面および応力緩和膜 46 の表面の双方を平坦化してもよい。

【0058】

[実施の形態 2]

図 6 は、本発明の実施の形態 2 に係る電気光学装置 100 で用いた応力緩和膜 46 の説明図である。なお、本形態の基本的な構成は、実施の形態 1 と同様であるため、共通する部分には、同一の符号を付してそれらの説明を省略する。また、本形態の基本的な構成の説明にあたっては、図 3 (b) を参照する。

【0059】

図 3 (b) に示すように、本形態の電気光学装置 100 においても、実施の形態 1 と同様、第 3 層間絶縁膜 44 と画素電極 9a との間には応力緩和膜 46 が形成されており、応力緩和膜 46 は、第 3 層間絶縁膜 44 と異なる熱膨張係数をもって第 3 層間絶縁膜 44 に接しているとともに、画素電極 9a と異なる熱膨張係数をもって画素電極 9a に接している。

【0060】

本形態では、第 3 層間絶縁膜 44、応力緩和膜 46、および画素電極 9a の熱膨張係数は以下の関係

熱膨張係数

10

20

30

40

50

第3層間絶縁膜44 > 応力緩和膜46 < 画素電極9a
を有している。

【0061】

より具体的には、第3層間絶縁膜44は、リンドープトシリコン酸化膜（PSG膜）、ボロンドープトシリコン酸化膜（BSG膜）、ボロン・リンドープトシリコン酸化膜（BPSG膜）等のドープトシリコン酸化膜からなり、応力緩和膜46はノンドープシリコン酸化膜（NSG膜）からなる。従って、応力緩和膜46は、第3層間絶縁膜44および画素電極9aより熱膨張係数が小さい単層膜からなる。

【0062】

すなわち、画素電極9aを構成する材料の熱膨張係数は以下のレベル

アルミニウム膜の熱膨張係数 = $23.1 \times 10^{-6} /$

チタン窒化膜の熱膨張係数 = $9.3 \times 10^{-6} /$

チタン膜の熱膨張係数 = $11.0 \times 10^{-6} /$

である。これに対して、応力緩和膜46および第3層間絶縁膜44の熱膨張係数は以下のレベル

応力緩和膜46（ノンドープシリコン酸化膜）の熱膨張係数 = $0.5 \times 10^{-6} /$

第3層間絶縁膜44（ドープトシリコン酸化膜）の熱膨張係数 = $2 \sim 4 \times 10^{-6} /$

であり、応力緩和膜46を上下から熱膨張係数が大きな層（第3層間絶縁膜44および画素電極9a）で挟んだ構造になっている。

【0063】

従って、本形態では、図6（a）に示すように、応力緩和膜46と画素電極9aとの間では、画素電極9aの方が応力緩和膜46に比して熱膨張係数が大きいので、高温雰囲気では上方に反るような応力が発生する。これに対して、図6（b）に示すように、第3層間絶縁膜44と応力緩和膜46の間では、第3層間絶縁膜44の方が応力緩和膜46に比して熱膨張係数が大きいので、高温雰囲気では下方に反るような応力が発生する。このため、第3層間絶縁膜44と応力緩和膜46との熱膨張係数の差に起因する熱応力と、応力緩和膜46と画素電極9aとの熱膨張係数の差に起因する熱応力が打ち消されるので、画素電極9aに発生する熱応力が緩和される。それ故、熱応力に起因するヒロック等の欠陥が画素電極9aの表面に発生するのを防止することができる等、実施の形態1と同様な効果を奏する。

【0064】

[実施の形態3]

図7は、本発明の実施の形態3に係る電気光学装置100の画素の断面図である。図8は、本発明の実施の形態3に係る電気光学装置100で用いた応力緩和膜46の説明図である。なお、本形態の基本的な構成は、実施の形態1と同様であるため、共通する部分には、同一の符号を付してそれらの説明を省略する。図7に示すように、本形態の電気光学装置100においても、実施の形態1と同様、第3層間絶縁膜44と画素電極9aの間には応力緩和膜46が形成されている。

【0065】

本形態において、応力緩和膜46は、第3層間絶縁膜44と異なる熱膨張係数をもって第3層間絶縁膜44に接する下層側の第1応力緩和膜461と、第1応力緩和膜461および画素電極9aと異なる熱膨張係数をもって第1応力緩和膜461および画素電極9aに接する上層側の第2応力緩和膜462とを備えている。このため、応力緩和膜46は、第3層間絶縁膜44と異なる熱膨張係数をもって第3層間絶縁膜44に接しているとともに、画素電極9aと異なる熱膨張係数をもって画素電極9aに接している。本形態において、応力緩和膜46の厚さは50nm程度であり、第1応力緩和膜461および第2応力緩和膜462の厚さは各々、25nm程度である。

【0066】

また、本形態では、第3層間絶縁膜44、応力緩和膜46（第1応力緩和膜461および第2応力緩和膜462）の熱膨張係数は以下の関係

10

20

30

40

50

熱膨張係数

第3層間絶縁膜44 < 第1応力緩和膜461 > 第2応力緩和膜462 < 画素電極9aを有している。

【0067】

より具体的には、第3層間絶縁膜44はノンドープシリコン酸化膜（NSG膜）からなり、第1応力緩和膜461は、リンドープトシリコン酸化膜（PSG膜）、ボロンドープトシリコン酸化膜（BSG膜）、ボロン・リンドープトシリコン酸化膜（BPSG膜）等のドープトシリコン酸化膜からなり、第2応力緩和膜462はノンドープシリコン酸化膜（NSG膜）からなる。従って、第1応力緩和膜461は、第3層間絶縁膜44に比して大きな熱膨張係数を有し、第2応力緩和膜462は、第1応力緩和膜461および画素電極9aに比して小さな熱膨張係数を有している。

10

【0068】

すなわち、画素電極9aを構成する材料の熱膨張係数は以下のレベル

アルミニウム膜の熱膨張係数 = $23.1 \times 10^{-6} /$

チタン窒化膜の熱膨張係数 = $9.3 \times 10^{-6} /$

チタン膜の熱膨張係数 = $11.0 \times 10^{-6} /$

である。これに対して、応力緩和膜46（第1応力緩和膜461および第2応力緩和膜462）および第3層間絶縁膜44の熱膨張係数は以下のレベル

第2応力緩和膜462（ノンドープシリコン酸化膜）の熱膨張係数 = $0.5 \times 10^{-6} /$

20

第1応力緩和膜461（ドープトシリコン酸化膜）の熱膨張係数 = $2 \sim 4 \times 10^{-6} /$

第3層間絶縁膜44（ノンドープシリコン酸化膜）の熱膨張係数 = $0.5 \times 10^{-6} /$

であり、第1応力緩和膜461を上下から第3層間絶縁膜44および第2応力緩和膜462で挟み、第2応力緩和膜462を上下から第1応力緩和膜461および画素電極9aで挟んだ構造になっている。

【0069】

従って、本形態では、図8(a)に示すように、第2応力緩和膜462と画素電極9aとの間では、画素電極9aの方が第2応力緩和膜462に比して熱膨張係数が大きいため、高温雰囲気では上方に反るような応力が発生する。また、図8(b)に示すように、第1応力緩和膜461と第2応力緩和膜462の間では、第1応力緩和膜461の方が第2応力緩和膜462に比して熱膨張係数が大きいため、高温雰囲気では下方に反るような応力が発生する。また、図8(c)に示すように、第3層間絶縁膜44と第1応力緩和膜461の間では、第1応力緩和膜461の方が第3層間絶縁膜44に比して熱膨張係数が大きいため、高温雰囲気では上方に反るような応力が発生する。このため、第3層間絶縁膜44と第1応力緩和膜461との熱膨張係数の差に起因する熱応力と、第1応力緩和膜461と第2応力緩和膜462との熱膨張係数の差に起因する熱応力と、第2応力緩和膜462と画素電極9aとの熱膨張係数の差に起因する熱応力とが打ち消されるので、画素電極9aに発生する熱応力が緩和される。それ故、熱応力に起因するヒロック等の欠陥が画素電極9aの表面に発生するのを防止することができる等、実施の形態1、2と同様な効果を奏する。

30

40

【0070】

[実施の形態4]

本形態の基本的な構成は、実施の形態1と同様であるため、共通する部分には、同一の符号を付してそれらの説明を省略する。また、本形態の基本的な構成の説明にあたっては、図3(b)を参照する。

【0071】

図3(b)に示すように、本形態の電気光学装置100においても、実施の形態1と同様、第3層間絶縁膜44と画素電極9aの間には応力緩和膜46が形成されており、応

50

力緩和膜 46 は、第 3 層間絶縁膜 44 と異なる熱膨張係数をもって第 3 層間絶縁膜 44 に接しているとともに、画素電極 9a と異なる熱膨張係数をもって画素電極 9a に接している。

【0072】

本形態において、平坦化絶縁膜 17 (絶縁膜) は、リンドーフトシリコン酸化膜 (PSG 膜)、ボロドーフトシリコン酸化膜 (BSG 膜)、ボロン・リンドーフトシリコン酸化膜 (BPSG 膜) 等のドーフトシリコン酸化膜からなる。かかるドーフトシリコン酸化膜は、リンおよびボロンのいずれもがドーブされていないノンドーフトシリコン酸化膜に比して、画素電極 9a を構成する材料との熱膨張係数の差が小さい。

【0073】

すなわち、画素電極 9a を構成する材料の熱膨張係数は以下のレベル

アルミニウム膜の熱膨張係数 = $23.1 \times 10^{-6} /$

チタン窒化膜の熱膨張係数 = $9.3 \times 10^{-6} /$

チタン膜の熱膨張係数 = $11.0 \times 10^{-6} /$

である。これに対して、ドーフトシリコン酸化膜およびノンドーフトシリコン酸化膜の熱膨張係数は以下のレベル

ドーフトシリコン酸化膜 170 = $2 \sim 4 \times 10^{-6} /$

ノンドーフトシリコン酸化膜の熱膨張係数 = $0.5 \times 10^{-6} /$

である。

【0074】

このため、本形態によれば、実施の形態 1 と同様な効果に加えて、平坦化絶縁膜 17 と画素電極 9a を構成する材料との熱膨張係数の差が小さいので、加熱した状態で平坦化絶縁膜 17 を成膜しても、画素電極 9a および平坦化絶縁膜 17 に大きな熱応力が発生せず、画素電極 9a の表面にヒロック等の欠陥が発生しにくいという効果を奏する。従って、ヒロック等の欠陥が原因で画素電極 9a の表面の平滑度が低下して画素電極 9a の反射率が低下するのを回避することができる。また、ドーフトシリコン酸化膜 170 は、段差被覆性に優れているため、画素電極 9a の表面にコンタクトホール 7d に起因する凹部 9f が形成されている場合でも、ドーフトシリコン酸化膜 170 において凹部 9f を埋める部分に空洞が発生しにくい。それ故、空洞が平坦化絶縁膜 17 の表面で露出することが原因で画素電極 9a での反射方向が乱れて表示画像のコントラストが低下するのを防止することができる。なお、本形態では、画素電極 9a の下層側は実施の形態 1 で説明した構造を採用したが、画素電極 9a の下層側については実施の形態 2、3 で説明した構造を採用してもよい。

【0075】

[実施の形態 5]

図 9 は、本発明の実施の形態 5 に係る電気光学装置 100 の画素の断面図である。なお、本形態の基本的な構成は、実施の形態 1 と同様であるため、共通する部分には、同一の符号を付してそれらの説明を省略する。

【0076】

図 9 に示すように、本形態の電気光学装置 100 に用いた素子基板 10 でも、実施の形態 1 と同様、第 3 層間絶縁膜 44 と画素電極 9a との間には応力緩和膜 46 が形成されており、応力緩和膜 46 は、第 3 層間絶縁膜 44 と異なる熱膨張係数をもって第 3 層間絶縁膜 44 に接しているとともに、画素電極 9a と異なる熱膨張係数をもって画素電極 9a に接している。

【0077】

また、本形態では、実施の形態 4 と同様、平坦化絶縁膜 17 (絶縁膜) は、リンドーフトシリコン酸化膜 (PSG 膜)、ボロドーフトシリコン酸化膜 (BSG 膜)、ボロン・リンドーフトシリコン酸化膜 (BPSG 膜) 等のドーフトシリコン酸化膜からなる。かかるドーフトシリコン酸化膜は、リンおよびボロンのいずれもがドーブされていないノンドーフトシリコン酸化膜に比して、画素電極 9a を構成する材料との熱膨張係数の差が小さい

10

20

30

40

50

。

【0078】

また、本形態では、平坦化絶縁膜17の上層にノドープシリコン酸化膜からなる保護膜18が積層されており、かかる保護膜18の上層に配向膜16（無機配向膜/斜方蒸着膜）が積層されている。かかる構成では、平坦化絶縁膜17では、隣り合う画素電極9aの間（凹部9e）と重なる部分の表面と、画素電極9aと重なる部分の表面とは連続した平坦面を形成しているため、保護膜18の表面は研磨処理を行わなくても平坦面になっている。

【0079】

このような構成によれば、実施の形態1や実施の形態4で説明した効果に加えて、ドーフトシリコン酸化膜からなる平坦化絶縁膜17の上層にノドープシリコン酸化膜からなる保護膜18が形成されているため、電気光学装置100の信頼性が高い。すなわち、ドーフトシリコン酸化膜は、画素電極9aでのヒロックの発生防止や空洞の発生防止という点では優れているが、水分を吸着しやすい。このため、ドーフトシリコン酸化膜から水分が放出されると、かかる水分が液晶層50に侵入する可能性があるが、平坦化絶縁膜17（ドーフトシリコン酸化膜）の表面にノドープシリコン酸化膜（保護膜18）を積層すれば、かかる水分の液晶層への進入をノドープシリコン酸化膜（保護膜18）によって防止できるという利点がある。なお、本形態では、画素電極9aの下層側は実施の形態1で説明した構造を採用したが、画素電極9aの下層側については実施の形態2、3で説明した構造を採用してもよい。

10

20

【0080】

[実施の形態6]

図10は、本発明の実施の形態6に係る電気光学装置100の画素の断面図である。なお、本形態の基本的な構成は、実施の形態1と同様であるため、共通する部分には、同一の符号を付してそれらの説明を省略する。

【0081】

図10に示すように、本形態の電気光学装置100に用いた素子基板10でも、実施の形態1と同様、第3層間絶縁膜44と画素電極9aとの間には応力緩和膜46が形成されており、応力緩和膜46は、第3層間絶縁膜44と異なる熱膨張係数をもって第3層間絶縁膜44に接しているとともに、画素電極9aと異なる熱膨張係数をもって画素電極9aに接している。

30

【0082】

本形態において、平坦化絶縁膜17（絶縁膜）は、画素電極9a上に積層された第1絶縁膜17aと、第1絶縁膜17a上に積層された第2絶縁膜17bとを備えており、第1絶縁膜17aはドーフトシリコン酸化膜である。ここで、第2絶縁膜17bはノドープシリコン酸化膜からなる。かかる平坦化絶縁膜17では、第1絶縁膜17a（ドーフトシリコン酸化膜）と第2絶縁膜17b（ドーフトシリコン酸化膜）の2層構造になっているが、平坦化絶縁膜17において少なくとも画素電極9aに接する最下層が、ドーフトシリコン酸化膜からなる。

【0083】

ここで、第1絶縁膜17aは、隣り合う画素電極9aの間に形成された凹部9eや、画素電極9aにおいてコンタクトホール7dに起因して形成された凹部9fを概ね埋めている。但し、第1絶縁膜17aの表面には、下層側の凹凸に起因する凹凸が形成されている。これに対して、第2絶縁膜17bは、ノドープシリコン酸化膜であって、第2絶縁膜17bは、画素電極9aに重なる部分の表面と、隣り合う画素電極9aの間に重なる部分の表面とが連続した平坦面を形成している。かかる構成は、第1絶縁膜17aおよび第2絶縁膜17bをこの順に成膜した後、第2絶縁膜17bの表面を化学機械研磨により平坦化することにより実現することができる。

40

【0084】

このような構成によれば、実施の形態1や実施の形態4で説明した効果に加えて、ドー

50

プトシリコン酸化膜（第1絶縁膜17a）の上層にノンドープシリコン酸化膜（第2絶縁膜17b）が形成されているため、実施の形態5と同様、第1絶縁膜17a（ドープトシリコン酸化膜）からの水分の放出を第2絶縁膜17b（ノンドープシリコン酸化膜）によって防止できるという利点がある。

【0085】

また、本形態では、第2絶縁膜17b（ノンドープシリコン酸化膜）の表面を研磨するが、第1絶縁膜17a（ドープトシリコン酸化膜）の表面は研磨しない。このため、研磨装置がリンやボロンで汚染されることを防止することができる。なお、本形態では、画素電極9aの下層側は実施の形態1で説明した構造を採用したが、画素電極9aの下層側については実施の形態2、3で説明した構造を採用してもよい。

10

【0086】

[実施の形態6の変形例]

上記実施の形態6では、第1絶縁膜17a（ドープトシリコン酸化膜）の表面については研磨せずに、第2絶縁膜17b（ノンドープシリコン酸化膜）の表面のみを研磨したが、第1絶縁膜17a（ドープトシリコン酸化膜）の表面および第2絶縁膜17b（ノンドープシリコン酸化膜）の表面の双方を研磨してもよい。

【0087】

[他の電気光学装置への適用例]

上記実施の形態では、電気光学装置100の素子基板10として、反射型の液晶装置の素子基板10に本発明を適用したが、有機エレクトロルミネッセンス表示装置やプラズマ表示装置等、他の電気光学装置の素子基板に本発明を適用してもよい。

20

【0088】

[電子機器への搭載例]

上述した実施形態に係る電気光学装置100を適用した電子機器について説明する。図11は、本発明を適用した電気光学装置100（反射型液晶装置）を用いた投射型表示装置の概略構成図である。

【0089】

図11に示す投射型表示装置1000において、光源部890は、システム光軸Lに沿って光源810、インテグレータレンズ820および偏光変換素子830が配置された偏光照明装置800を有している。また、光源部890は、システム光軸Lに沿って、偏光照明装置800から出射されたS偏光光束をS偏光光束反射面841により反射させる偏光ビームスプリッター840と、偏光ビームスプリッター840のS偏光光束反射面841から反射された光のうち、青色光（B）の成分を分離するダイクロイックミラー842と、青色光が分離された後の光束のうち、赤色光（R）の成分を反射させて分離するダイクロイックミラー843とを有している。

30

【0090】

また、投射型表示装置1000は、各色光が入射する3つの反射型の電気光学装置100（反射型の液晶装置100R、100G、100B）を備えており、光源部890は、3つの電気光学装置100（液晶装置100R、100G、100B）に所定の色光を供給する。

40

【0091】

かかる投射型表示装置1000においては、3つの液晶装置100R、100G、100Bにて変調された光をダイクロイックミラー842、843、および偏光ビームスプリッター840にて合成した後、この合成光を投射光学系850によってスクリーン860等の被投射部材に投射する。

【0092】

[他の投射型表示装置]

なお、投射型表示装置については、光源部として、各色の光を出射するLED光源等を用い、かかるLED光源から出射された色光を各々、別の液晶装置に供給するように構成してもよい。

50

【 0 0 9 3 】

(他の電子機器)

本発明を適用した電気光学装置 1 0 0 については、上記の電子機器の他にも、携帯電話機、情報携帯端末 (P D A : Personal Digital Assistants)、デジタルカメラ、液晶テレビ、カーナビゲーション装置、テレビ電話、 P O S 端末、タッチパネルを備えた機器等の電子機器において直視型表示装置として用いてもよい。

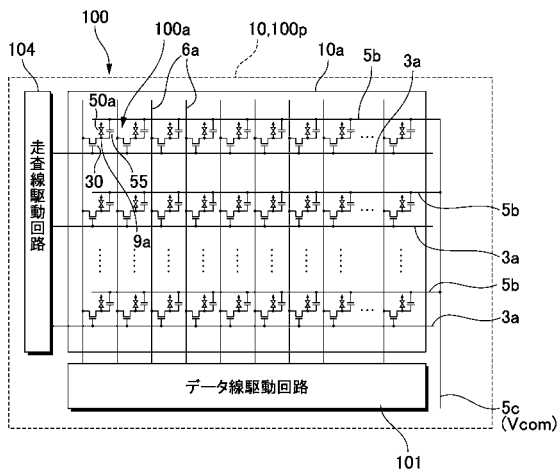
【 符号の説明 】

【 0 0 9 4 】

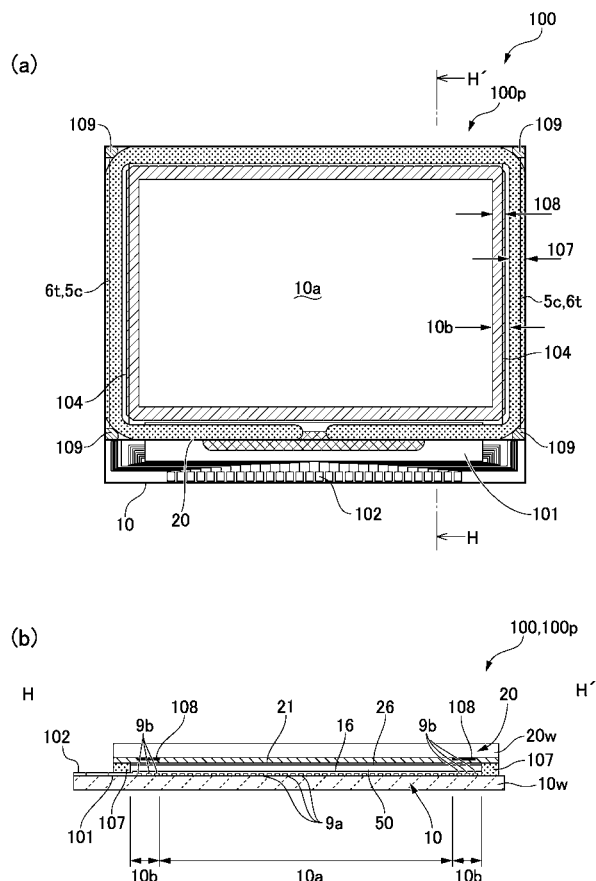
9 a ・ ・ 画素電極、 1 0 ・ ・ 素子基板、 1 6 ・ ・ 配向膜、 1 7 ・ ・ 平坦化絶縁膜 (絶縁膜)、 2 0 ・ ・ 対向基板、 2 1 ・ ・ 共通電極、 4 4 ・ ・ 第 3 層間絶縁膜 (層間絶縁膜)、 4 6 ・ ・ 応力緩和膜、 5 0 ・ ・ 液晶層、 1 0 0 ・ ・ 電気光学装置、 4 6 1 ・ ・ 第 1 応力緩和膜、 4 6 2 ・ ・ 第 2 応力緩和膜、 1 0 0 0 ・ ・ 投射型表示装置

10

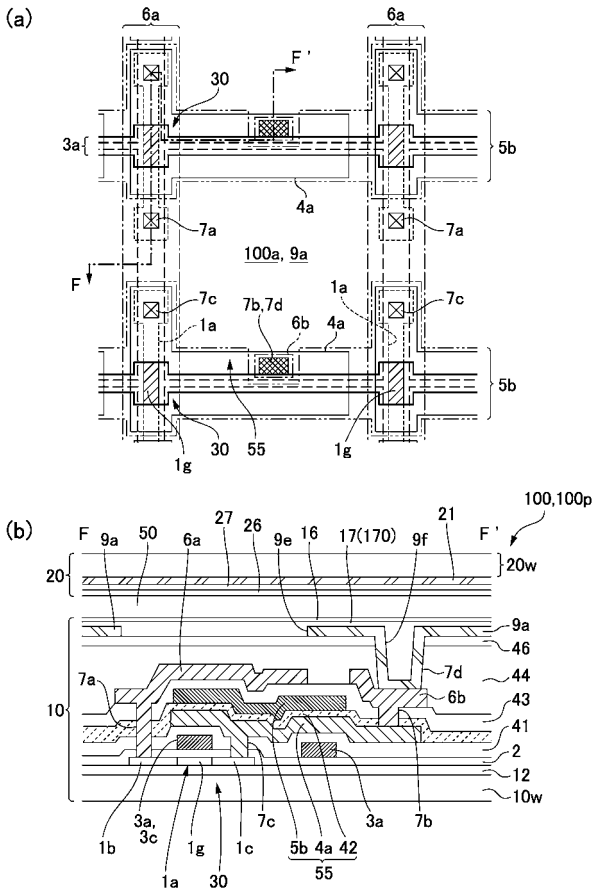
【 図 1 】



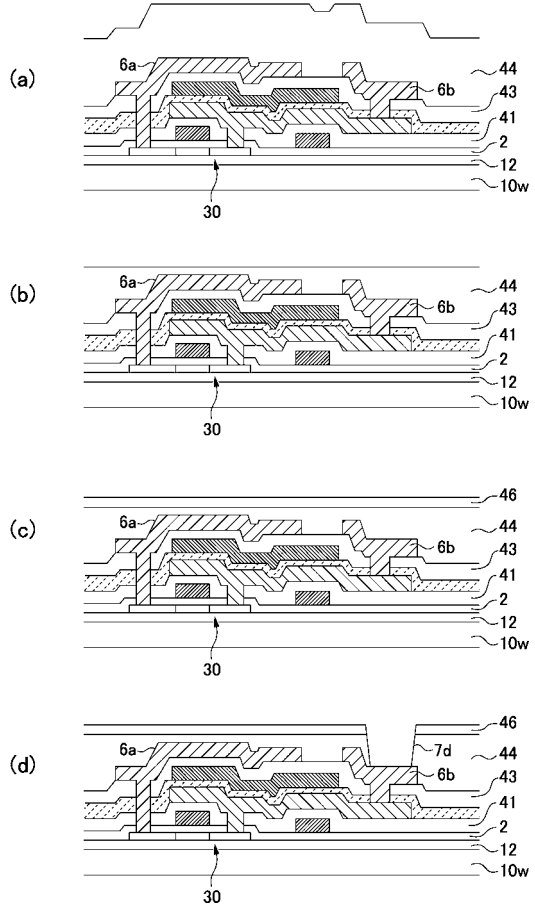
【 図 2 】



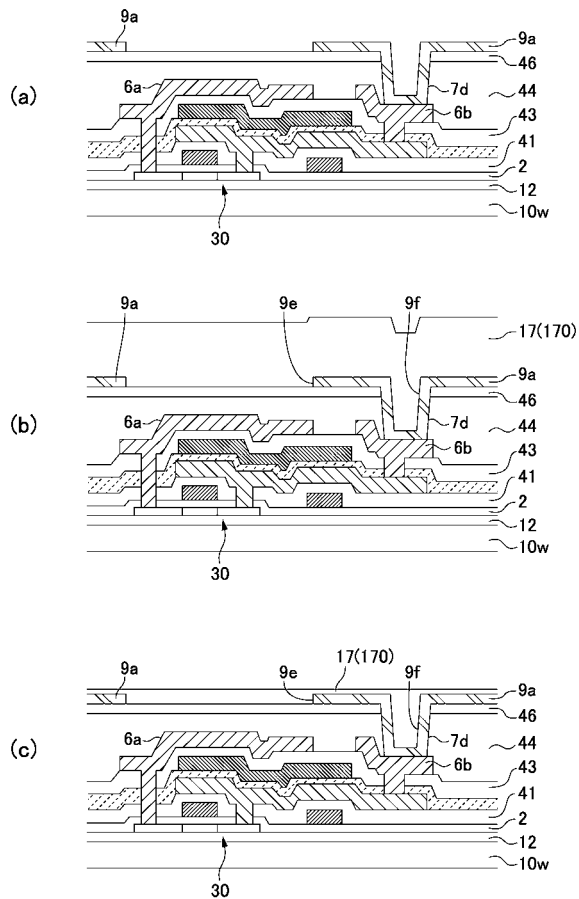
【 図 3 】



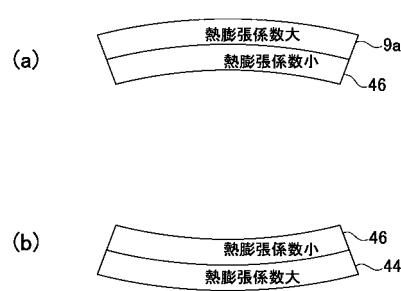
【 図 4 】



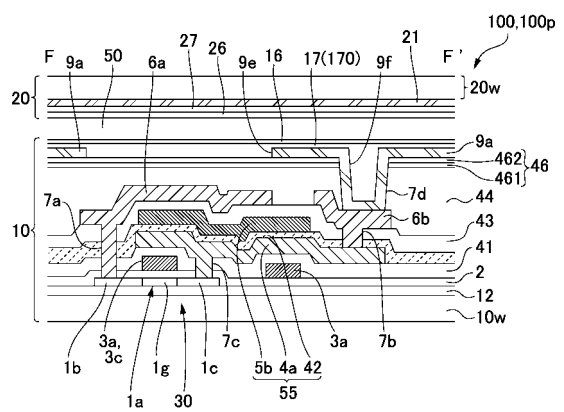
【 図 5 】



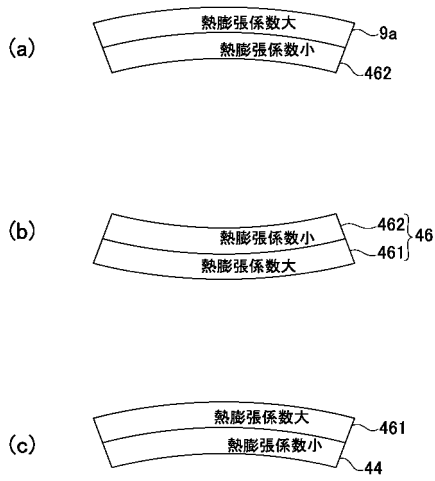
【 図 6 】



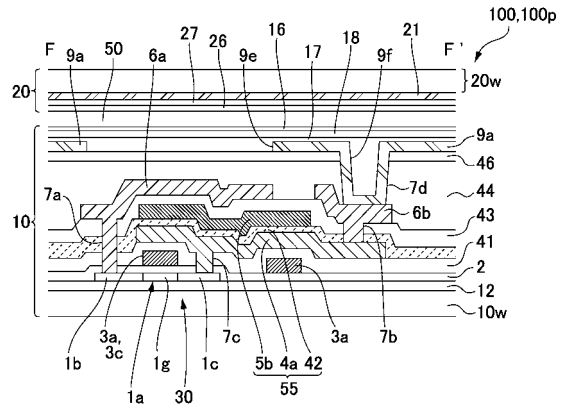
【 図 7 】



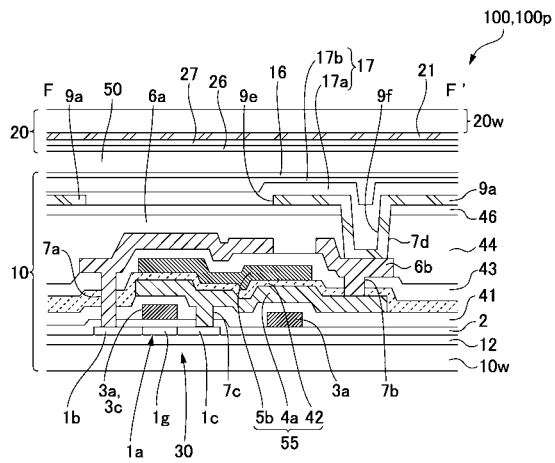
【 図 8 】



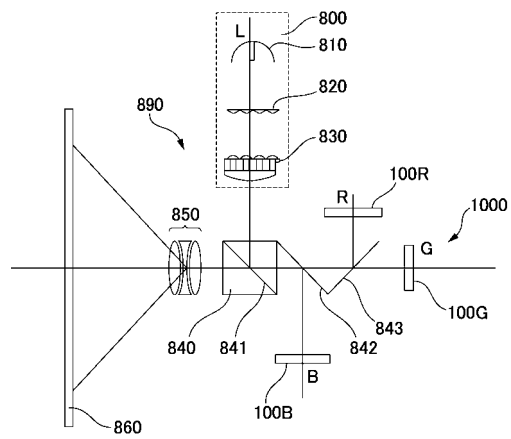
【 図 9 】



【 図 1 0 】



【 図 1 1 】



フロントページの続き

(51)Int.Cl. F I テーマコード(参考)
H 0 1 L 51/50 (2006.01) H 0 5 B 33/14 A

Fターム(参考) 2H092 GA13 GA17 GA50 HA02 HA05 JA26 JA28 JA34 JA37 JA41
 JA47 JB56 JB58 KA07 KA10 KA18 KA24 KB22 KB25 MA07
 MA27 NA11 QA06 RA05
 2K103 AA01 AA05 AA14 AB05 BB03 BC03 CA25 CA32 CA75
 3K107 AA01 BB01 CC21 CC24 DD03 DD23 DD28 DD44X DD44Y EE03
 HH05
 5C094 AA07 AA36 BA03 BA27 BA31 BA43 CA19 DA13 EA04 ED01
 ED11 FA02 FB12 FB15 HA05 HA08