

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第2区分

【発行日】平成17年3月10日(2005.3.10)

【公開番号】特開2003-131401(P2003-131401A)

【公開日】平成15年5月9日(2003.5.9)

【出願番号】特願2001-328514(P2001-328514)

【国際特許分類第7版】

G 03 F 9/00

H 05 K 3/00

H 05 K 3/46

【F I】

G 03 F 9/00 A

H 05 K 3/00 H

H 05 K 3/46 B

H 05 K 3/46 Y

【手続補正書】

【提出日】平成16年4月6日(2004.4.6)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0001

【補正方法】変更

【補正の内容】

【0001】

【発明の属する技術分野】

この発明は、多層回路基板製造におけるマーキング装置に関する。