

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 6 部門第 2 区分

【発行日】平成 17 年 3 月 10 日 (2005.3.10)

【公開番号】特開 2003-131401 (P2003-131401A)

【公開日】平成 15 年 5 月 9 日 (2003.5.9)

【出願番号】特願 2001-328514 (P2001-328514)

【国際特許分類第 7 版】

G 0 3 F 9/00

H 0 5 K 3/00

H 0 5 K 3/46

【F I】

G 0 3 F 9/00 A

H 0 5 K 3/00 H

H 0 5 K 3/46 B

H 0 5 K 3/46 Y

【手続補正書】

【提出日】平成 16 年 4 月 6 日 (2004.4.6)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】0 0 0 1

【補正方法】変更

【補正の内容】

【0 0 0 1】

【発明の属する技術分野】

この発明は、多層回路基板製造におけるマーキング装置に関する。