

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2018年6月21日(21.06.2018)



(10) 国際公開番号

WO 2018/110071 A1

(51) 国際特許分類:
H02M 7/48 (2007.01)

なか市高場 2 5 2 0 番地 日立オートモティブシステムズ株式会社内 Ibaraki (JP).

(21) 国際出願番号: PCT/JP2017/037542

(22) 国際出願日: 2017年10月17日(17.10.2017)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願 2016-240845 2016年12月13日(13.12.2016) JP

(71) 出願人: 日立オートモティブシステムズ株式会社(HITACHI AUTOMOTIVE SYSTEMS, LTD.) [JP/JP]; 〒3128503 茨城県ひたちなか市高場 2 5 2 0 番地 Ibaraki (JP).

(72) 発明者: 李 ジャア(LI, Jia); 〒1008280 東京都千代田区丸の内一丁目 6 番 6 号 株式会社日立製作所内 Tokyo (JP). 方田 勲(HODA, Isao); 〒1008280 東京都千代田区丸の内一丁目 6 番 6 号 株式会社日立製作所内 Tokyo (JP). 曾部 裕二(SOBU, Yuji); 〒3128503 茨城県ひたち

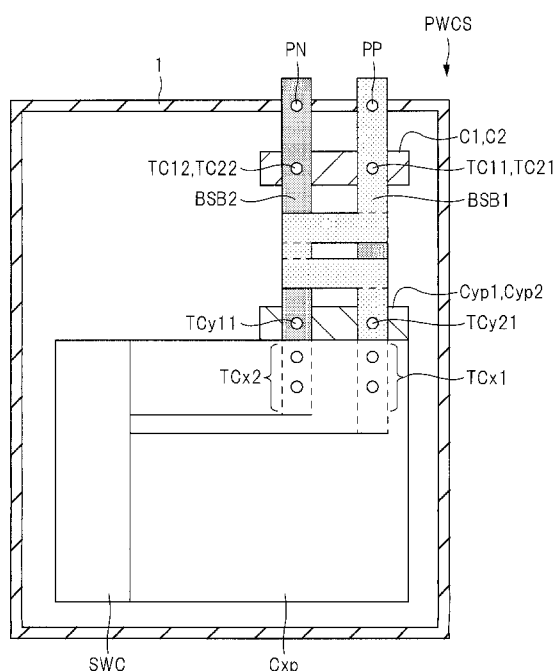
(74) 代理人: 特許業務法人筒井国際特許事務所(TSUTSUI & ASSOCIATES); 〒1600022 東京都新宿区新宿 2 丁目 3 番 1 0 号 新宿御苑ビル 3 階 Tokyo (JP).

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JO, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

(54) Title: BUSBAR STRUCTURE AND POWER CONVERSION DEVICE USING SAME

(54) 発明の名称: バスバ構造およびそれを用いた電力変換装置

図 2



(57) Abstract: This power conversion device PWCS is provided with: a smoothing capacitive element Cxp which is connected between a positive electrode terminal and a negative electrode terminal of a power supply and smoothes a change in a voltage superimposed on a direct current voltage; a switching circuit SWC which converts a direct current voltage into an alternating current voltage; a first busbar BSB1 which electrically connects the positive electrode terminal of the power supply and a terminal TCx1 of the smoothing capacitive element Cxp; a second busbar BSB2 which electrically connects the negative electrode terminal of the power supply and a terminal TCx2 of the smoothing capacitive element Cxp; and filtering capacitive elements C1, C2 which are electrically connected between the first busbar BSB1 and the second busbar BSB2. The first busbar BSB1 and the second busbar BSB2 have portions facing each other, and are disposed such that the direction of the currents flowing in the facing portions is the same.

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告 (条約第21条(3))

(57) 要約: 電力変換装置 P W C S は、電源の陽極端子と陰極端子との間に接続され、直流電圧に重畳する電圧変化を平滑化する平滑用容量素子 $C \times p$ と、直流電圧を交流電圧に変換するスイッチング回路 S W C と、電源の陽極端子と平滑用容量素子 $C \times p$ の端子 T C $\times$ 1 との間を電氣的に接続する第1バスバ B S B 1 と、電源の陰極端子と平滑用容量素子 $C \times p$ の端子 T C $\times$ 2 との間を電氣的に接続する第2バスバ B S B 2 と、第1バスバ B S B 1 と第2バスバ B S B 2 との間に電氣的に接続されたフィルタ用容量素子 C 1、C 2 とを備える。第1バスバ B S B 1 と第2バスバ B S B 2 は、互いに対向する部分を有し、対向部において流れる電流の方向が同じとなるように配置されている。

明 細 書

発明の名称： バスバ構造およびそれを用いた電力変換装置

技術分野

[0001] 本発明は、バスバ構造およびそれを用いた電力変換装置に関し、例えば電気自動車に搭載される電力変換装置およびそれに用いられるバスバ構造に関する。

背景技術

[0002] 例えば電気自動車に搭載された電力変換装置は、ケーブルによって高電圧バッテリーに接続され、高電圧バッテリーから供給される直流電圧を交流電圧に変換し、電気モータへ給電し、電気モータを回転させる。直流電圧を交流電圧に変換するために、電力変換装置は、複数のスイッチング素子を備え、これらのスイッチング素子を例えば周期的にスイッチングすることによって、直流電圧を交流電圧へ変換する。直流電圧をスイッチング素子へ給電するために、電力変換装置は、ケーブルが接続される電源入力端子とスイッチング素子との間を電氣的に接続するバスバを備えている。

[0003] 電力変換装置の一例が、特許文献 1 に記載されている。

先行技術文献

特許文献

[0004] 特許文献1：特開 2 0 0 7 - 5 3 8 3 9 号公報

発明の概要

発明が解決しようとする課題

[0005] 電力変換装置において、スイッチング素子がスイッチングすることにより、バスバにおける電圧／電流が変動し、電磁ノイズが発生することになる。発生した電磁ノイズは、電力変換装置の筐体から漏れることになる。すなわち、高電圧伝導ノイズが生じることになる。

[0006] 図 1 0 は、本発明者らが測定したノイズ周波数特性を示す特性図である。同図において横軸は周波数を示し、縦軸は周波数におけるノイズのピーク電

圧値を示している。同図に示すように、ノイズは広い周波数帯域に存在している。図10に示す周波数帯域のうち、例えば0.52～1.73MHzは、AM放送周波数帯域であり、例えば7.1～26.1MHzは、SW (Short Wave) 周波数帯域である。

[0007] 一方、高電圧伝導ノイズに対する国際的な規格が制定される予定になっており、自動車メーカーにおいては、国際規格を遵守するような独自規格を定める傾向にある。これらの規格では、特に、種々の用途で用いられているAM放送周波数帯域およびSW周波数帯域のノイズを、他の周波数帯域に比べて低くするように規制する内容となっている。

[0008] 本発明者らは、発生するノイズを分析するために、高電圧バッテリーと電力変換装置との間を接続する電圧配線（ケーブルおよびバスバを含む）を伝達する電圧および電流を、2種類に分けて検討した。図11は、本発明者らの検討を説明するための説明図である。図11（A）および（B）は、高電圧バッテリーと電力変換装置との関係を説明するブロック図であり、図11（C）は、電圧配線に流れる電流の変化を示している。

[0009] 図11（A）において、HVBTは高電圧バッテリーを示しており、HPは高電圧バッテリーHVBTの陽極端子を示し、HNは陰極端子を示している。また、PWCSは電力変換装置を示しており、PPは電力変換装置PWCSの陽極用電源入力端子（以下、入力端子または第1電源入力端子とも称する）を示し、PNは陰極用電源入力端子（入力端子または第2電源入力端子）を示している。高電圧バッテリーHVBTおよび電力変換装置PWCSの筐体はフレームグランドGとして、グランドのような接地線GNDに接続されている。また、高電圧バッテリーHVBTの陽極端子HPと電力変換装置PWCSの入力端子PPとの間は、電圧配線VLPによって電氣的に接続され、高電圧バッテリーHVBTの陰極端子HNと電力変換装置PWCSの入力端子PNとの間は、電圧配線VLNによって電氣的に接続されている。

[0010] 電力変換装置PWCSが変換動作を開始すると、高電圧バッテリーHVBTの陽極端子HPから電流が電圧配線VLPへ供給される。この陽極端子HP

を流れる電流は、ノーマルモード電流 NMI とコモンモード電流 $CM I$ によって構成されていると見なすことができる。同様に、高電圧バッテリー $HVB T$ の陰極端子 HN を流れる電流も、ノーマルモード電流 NMI とコモンモード電流 $CM I$ によって構成されていると見なすことができる。ここで、陽極端子 HP および陰極端子 HN から電圧配線 $VL P$ および $VL N$ に供給されたコモンモード電流 $CM I$ は、入力端子 PP および PN を介して、電力変換装置 $PWCS$ を通り、フレームグランド G から接地線 GND に供給され、接地線 GND を通して、高電圧バッテリー $HVB T$ のフレームグランド G に戻る。一方、ノーマルモード電流 NMI は、陽極端子 HP から電圧配線 $VL P$ および入力端子 PP に供給され、電力変換装置 $PWCS$ を通して、入力端子 PN から電圧配線 $VL N$ および陽極端子 HN へ戻る。

[0011] 図 1 1 (B) は、ノーマルモード電流 NMI に対応したノーマルモード電圧 NMV およびコモンモード電流 $CM I$ に対応したコモンモード電圧 CMV を示す図である。ノーマルモード電流 NMI は、電圧配線 $VL P$ および $VL N$ を往復して、高電圧バッテリー $HVB T$ へ戻る電流であるため、ノーマルモード電圧 NMV は、電圧配線 $VL P$ と $VL N$ との間の電位差となる。一方、コモンモード電流 $CM I$ は、電圧配線 $VL P$ および $VL N$ のそれぞれから接地線 GND を通して、高電圧バッテリー $HVB T$ へ戻る電流であるため、コモンモード電圧 CMV は、接地線 GND の電圧（接地電圧）を基準とした電位差となる。

[0012] なお、電圧が変化する場合、図 1 1 (C) に示すように、コモンモード電圧 CMV は、接地電圧（接地線 GND ）に対する電位差の変化として表れ、ノーマルモード電圧 NMV は、電圧配線 $VL P$ 、 $VL N$ 間の電位差の変化として表れる。

[0013] ノイズが発生した場合、ノーマルモード電流 NMI およびコモンモード電流 $CM I$ のそれぞれに、ノイズを構成する高調波成分が重畳され、ノイズに従って変化することになる。ノーマルモード電圧 NMV およびコモンモード電圧 CMV も、同様に高調波成分が重畳されて、変化することになる。

[0014] 本発明者らは、電力変換装置PWC Sで発生するノイズを、コモンモードとノーマルモードに分けて測定した。図12は、本発明者らが測定したノイズ周波数特性を示す特性図である。同図において、横軸は周波数を示し、縦軸は周波数におけるノイズのピーク電流値を示している。同図において、破線CMI nはコモンモード電流のノイズを示す特性曲線であり、実線NMI nはノーマルモード電流のノイズを示す特性曲線である。すなわち、特性曲線CMI nは、ノイズの高調波成分に基づいて重畳したコモンモード電流CMI におけるノイズ分（コモンモードノイズ電流）を示し、特性曲線NMI nは、ノイズの高調波成分に基づいて重畳したノーマルモード電流NMI におけるノイズ分（ノーマルモードノイズ電流）を示している。なお、図12は、図10に示したノイズ周波数特性を、ノーマルモードノイズ電流とコモンモードノイズ電流に分けたものに相当する。

[0015] 図12から理解されるように、AM放送周波数帯域とSW周波数帯域では、コモンモードノイズ電流よりもノーマルモードノイズ電流が大きくなっている。そのため、本発明者らは、ノーマルモードノイズ電流を低減することが重要であると考えた。

[0016] 特許文献1には、小型化が可能なスタバ回路を備えた電力変換装置が記載されている。しかしながら、特許文献1には、AM放送周波数帯域およびSW周波数帯域のノイズを抑制することは開示されていない。

[0017] 本発明の目的は、AM放送周波数帯域およびSW周波数帯域のノイズを抑制することが可能なバスバ構造およびそのバスバ構造を有する電力変換装置を提供することにある。

[0018] 本発明の前記ならびにそのほかの目的と新規な特徴は、本明細書の記述および添付図面から明らかになるであろう。

課題を解決するための手段

[0019] 本願において開示される発明のうち、代表的なものの概要を簡単に説明すれば、次のとおりである。

[0020] 一実施の形態において、電力変換装置は、電源の陽極端子と陰極端子との

間に接続され、直流電圧に重畳するノイズ（電圧変化）を平滑化する第1容量部と、直流電圧を交流電圧に変換するスイッチング回路と、電源の陽極端子と第1容量部の第1端子との間を電氣的に接続する第1バスバと、電源の陰極端子と第1容量部の第2端子との間を電氣的に接続する第2バスバと、第1バスバと第2バスバとの間に電氣的に接続された第2容量部とを備える。ここで、第1バスバと第2バスバは、互いに対向する部分（対向部）を有し、対向する対向部分（対向部）において流れる電流の方向が同じとなるように配置されている。

発明の効果

[0021] 本願において開示される発明のうち、代表的なものによって得られる効果を簡単に説明すれば、以下のとおりである。

[0022] AM放送周波数帯域およびSW周波数帯域のノイズを抑制することが可能な電力変換装置を提供することができる。

図面の簡単な説明

[0023] [図1]実施の形態1に係わる電力変換装置の構成を示すブロック図である。

[図2]実施の形態1に係わる電力変換装置の構造を模式的に示す平面図である。

[図3] (A) から (C) は、実施の形態1に係わるバスバの構造を示す図である。

[図4]実施の形態1に係わるバスバの構造とインダクタンスとの関係を示す図である。

[図5]実施の形態1に係わるLC Lフィルタの減衰量を示す特性図である。

[図6]実施の形態2に係わるバスバの構造を示す斜視図である。

[図7] (A) から (C) は、実施の形態2に係わるバスバの構造を示す図である。

[図8] (A) から (C) は、実施の形態3に係わるバスバの構造を示す図である。

[図9] (A) および (B) は、実施の形態4に係わるバスバの構造を示す斜視

図である。

[図10]本発明者らが測定したノイズ周波数特性を示す特性図である。

[図11] (A) から (C) は、本発明者らの検討を説明するための説明図である。

[図12]本発明者らが測定したノイズ周波数特性を示す特性図である。

[図13]本発明者らが考えたノイズフィルタの等価回路を示す回路図である。

[図14]L C L フィルタの減衰量を示す特性図である。

発明を実施するための形態

[0024] 以下、本発明の実施の形態を図面に基づいて詳細に説明する。なお、実施の形態を説明するための全図において、同一部分には原則として同一の符号を付し、その繰り返しの説明は、原則として省略する。また、以下では、特に制限されないが、電気自動車に搭載される電力変換装置を例にして説明する。

[0025] (実施の形態1)

<ノイズフィルタ>

本発明者らは、ノーマルモードノイズ電流を低減して、AM放送周波数帯域およびSW周波数帯域のノイズを抑制するために、バスバにノイズフィルタを結合することを考えた。すなわち、電力変換装置の陽極用電源入力端子とスイッチング素子との間を電氣的に接続するバスバと、陰極用電源入力端子とスイッチング素子との間を電氣的に接続するバスバに容量部を結合することを考えた。この場合、容量部は、例えば、バスバ間に接続された容量素子と、それぞれのバスバとフレームグランドとの間に接続された容量素子によって構成する。バスバは、例えば銅板によって構成されるため、寄生のインダクタを有する。そのため、容量部とバスバのインダクタによってノイズフィルタが構成されることになる。

[0026] 図13は、本発明者らが考えたノイズフィルタの等価回路を示す回路図である。同図には、高電圧バッテリーHVBTおよびスイッチング素子も等価回路として描かれている。電源V2は高電圧バッテリーHVBTの等価回路を示

し、 G_n はスイッチング素子（スイッチング回路）の等価回路を示し、 V_1 は電力変換回路PWCSによる変換によって形成された電源を示している。電源 V_2 は、高電圧の直流電圧であり、電源 V_1 は、スイッチング素子 G_n のスイッチングにより形成された交流電圧である。また、抵抗 R_4 および R_5 は、インピーダンス整合用の抵抗を示している。同図では、スイッチング素子 G_n は、ノイズの発生源として示されている。

[0027] 図13において、BSB1は電力変換装置PWCSの入力端子PPとスイッチング素子 G_n との間を接続する第1バスバを示し、BSB2は電力変換装置PWCSの入力端子PNとスイッチング素子 G_n との間を接続する第2バスバを示している。 C_{xp} は、第1バスバBSB1と第2バスバBSB2との間に接続され、ノイズにより直流電圧 V_2 に重畳する電圧変化を平滑化する平滑用容量素子（平滑用容量部）を示している。 C_{yp} は、第1バスバBSB1とフレームグランドGとの間に接続された容量素子 C_{yp1} （図示せず）と第2バスバBSB2とフレームグランドGとの間に接続された容量素子 C_{yp2} （図示せず）とによって構成された容量部を示している。共通モードノイズ電流の場合、容量素子 C_{yp1} と C_{yp2} は、等価的には、第1バスバBSB1と第2バスバBSB2との間に直列接続されることになる。そのため、等価回路図では、容量素子 C_{yp1} と C_{yp2} が、第1バスバBSB1と第2バスバBSB2との間に接続された容量部 C_{yp} として描かれている。

[0028] 図13では、ノイズフィルタを構成する容量部（フィルタ用容量部） C_x が、第1バスバBSB1と第2バスバBSB2のそれぞれの所定の位置に接続されている。すなわち、第1バスバBSB1と第2バスバBSB2において、入力端子PP、PNとスイッチング素子 G_n との間の位置に、容量部 C_x が接続されている。第1バスバBSB1は、容量部 C_x が接続された位置を境にして、等価的に2個のインダクタ（第1インダクタ部、第2インダクタ部） L_{p1} 、 L_{p2} によって構成されている。同様に、第2バスバBSB2も、容量部 C_x の位置を境にして、等価的に2個のインダクタ（第3イン

ダクタ部、第4インダクタ部) L_{n1} 、 L_{n2} によって構成されている。インダクタ L_{p1} 、 L_{p2} 、 L_{n1} および L_{n2} に付された*印は、磁界の発生方向を示している。また、 k_1 はインダクタ L_{p1} と L_{n1} との相互結合係数(以下、単に結合係数とも称する)を示し、 k_2 はインダクタ L_{p2} と L_{n2} との結合係数を示している。

[0029] 容量部 C_x は、容量素子 $C_1 \sim C_3$ と抵抗 $R_1 \sim R_3$ を備えている。ここで、容量素子 C_1 と抵抗 R_1 は、第1バスバ B_{SB1} と第2バスバ B_{SB2} との間で直列接続されている。同様に、容量素子 C_2 と抵抗 R_2 も、第1バスバ B_{SB1} と第2バスバ B_{SB2} との間で直列接続されている。

[0030] 容量素子 C_3 は2個の容量素子 C_{31} (図示しない)と C_{32} (図示しない)を有し、抵抗 R_3 も2個の抵抗 R_{31} (図示しない)と R_{32} (図示しない)を有している。容量素子 C_{31} と抵抗 R_{31} は、第1バスバ B_{SB1} とフレームグランド G との間で直列接続され、容量素子 C_{32} と抵抗 R_{32} も、第2バスバ B_{SB2} とフレームグランド G との間で直列接続されている。上記した容量部 C_{yp} と同様に、コモンモードノイズ電流の場合、容量素子 C_{31} 、抵抗 R_{31} 、容量素子 C_{32} および抵抗 R_{32} は、等価的に第1バスバ B_{SB1} と第2バスバ B_{SB2} との間に直列接続された構成となる。そのため、容量部 C_{yp} と同様に、これらの容量素子 C_{31} 、 C_{32} および抵抗 R_{31} 、 R_{32} は、第1バスバ B_{SB1} と第2バスバ B_{SB2} との間で直列接続された容量素子 C_3 と抵抗 R_3 として描かれている。なお、容量部 C_x に含まれる抵抗 $R_1 \sim R_3$ は、ノイズのピークを抑えるダンピング抵抗として機能する。

[0031] 図13では、インダクタ L_{p1} 、 L_{n1} によって構成された第1インダクタ部 L_a と、インダクタ L_{p2} 、 L_{n2} によって構成された第2インダクタ部 L_b との間に、容量部 C_x が挟まれたノイズフィルタが構成されていることになる。以下、2個のインダクタ部 L_a 、 L_b に容量部 C_x が挟まれるように配置されたフィルタをLCフィルタとも称する。また、容量部 C_{yp} と平滑用容量素子 C_{xp} とによって容量部(便宜上、容量部 C_{xx} とする)

が構成されていると見なすことができる。このように見なした場合、第1インダクタ部 L_a および容量部 C_x によって第1フィルタ回路が構成され、第2インダクタ部 L_b および容量部 C_{xx} によって第2フィルタ回路が構成されていると見なすことができる。この場合、入力端子 P_P 、 P_N とスイッチング素子 G_n との間に、第1フィルタ回路、第2フィルタ回路が、この順番で直列的に結合されていることになる。以下、このようなフィルタを $LCLC$ フィルタとも称する。このようなフィルタを用いることにより、AM放送周波数帯域および SW 周波数帯域での、ノーマルモードノイズ電流を抑制することが可能である。

[0032] しかしながら、ノーマルモードノイズ電流を抑制するためには、容量部 C_x を構成する容量素子のキャパシタンスを大きくすることになる。そのため、容量素子 $C_1 \sim C_3$ が大きくなったり、それぞれの容量素子を複数の容量素子によって構成することになる。その結果、電力変換装置 $PWCS$ の小型化を阻害することになる。また電力変換装置 $PWCS$ の製造価格の上昇にも繋がる。

[0033] 一方、電気自動車に搭載される電力変換装置は、近年、小型化の要求とコストダウンの要求が強い。そのため、この要求に応じるために、本発明者らは、図13に示した電力変換装置の構成をさらに検討した。

[0034] 本発明者に検討によると、 LCL ($LCLC$) フィルタを用いて、ノーマルモードノイズ電流を低減する場合、低減効果は容量部 C_x とスイッチング素子 G_n (言い換えるならば容量部 C_{yp} または／および平滑用容量部 C_{xp}) との間に配置されているインダクタ部 L_b に依存していることが判明した。すなわち、インダクタ部 L_b のインダクタンスを大きくすることにより、ノーマルモードノイズ電流を低減する LCL ($LCLC$) フィルタの効果を高くすることが可能であることが判明した。

[0035] 図14は、図13に示した LCL ($LCLC$) フィルタの減衰量を示す特性図である。横軸は周波数 F を示し、縦軸は図13に示した電圧 V_1 と V_2 の比をデシベル (dBV) で表している。一点鎖線で表した特性曲線 GL_b

0は、インダクタ L_{p2} および L_{n2} のインダクタンスを 0 nH としたときの周波数 F の変化に伴う減衰量の変化を示している。また、実線で表した特性曲線 $GLb1$ は、インダクタ L_{p2} 、 L_{n2} のインダクタンスを 0 nH よりも大きくしたときの減衰量の変化を示し、二点鎖線の特性曲線 $GLb2$ は、特性曲線 $GLb1$ を測定したときのインダクタンスに対して3倍のインダクタンスを有するインダクタをインダクタ L_{p2} 、 L_{n2} として用いたときの減衰量の変化を示している。なお、特性曲線 $GLb0 \sim GLB2$ を求めるときのインダクタ部 L_a のインダクタンスおよび容量部 C_x のキャパシタンスは、同じである。

[0036] 図14に示すように、 LCL ($LCLC$) フィルタを構成するインダクタ部 L_b のインダクタンスを大きくすると、減衰量を大きくすることが可能である。すなわち、 LCL ($LCLC$) フィルタを構成するインダクタのうち、容量部 C_x と容量部 C_{yp} または／および平滑用容量部 C_{xp} との間に配置されているインダクタ部 L_b の値を大きくすることによって、効果的に減衰量を大きくすることが可能となる。なお、共振周波数 f_p は、式(1)によって求めることができる。式(1)において、 CC_x は容量部 C_x のキャパシタンスを示し、 HL_b はインダクタ部 L_b のインダクタンスを示している。

[0037] [数1]

$$f_p = 1 / 2\pi\sqrt{CC_x \times HL_b} \quad \text{式(1)}$$

AM放送周波数帯域およびSW周波数帯域で、大きな減衰量が得られるように、共振周波数 f_p は、AM放送周波数帯域の最低周波数である 0.52 MHz よりも小さくなるように、容量部 C_x およびインダクタ部 L_b の値は設定されることになる。

[0038] インダクタ部 L_b のインダクタンス HL_b は、式(2)によって求めることができる。ここで、 HL_{p2} はインダクタ L_{p2} のインダクタンスを示し、 HL_{n2} はインダクタ L_{n2} のインダクタンスを示し、 $k2$ はインダクタ

L_{p2} 、 L_{n2} の結合係数である。

[0039] [数2]

$$HL_b = HL_{p2} + HL_{n2} \pm 2 \times k_2 \sqrt{HL_{p2} \times HL_{n2}} \quad \text{式(2)}$$

この式(2)から理解されるように、インダクタ部 L_b のインダクタンス HL_b は、2個のインダクタ L_{p2} 、 L_{n2} のインダクタンス HL_{p2} 、 HL_{n2} の和に対して、インダクタンス HL_{p2} 、 HL_{n2} の積に結合係数を乗算して得た相互インダクタンス値を加算または減算した値となる。この加算か減算かは、インダクタ L_{p2} と L_{n2} が発生する磁界の向きが同じか反対かによって定まる。

[0040] 後で詳しく説明するが、実施の形態1においては、インダクタ L_{p2} 、 L_{n2} のそれぞれが、複数の部分インダクタによって構成されていると見なされる。この複数の部分インダクタの一部において、互いに同じ方向の磁界が発生するように、第1バスバBSB1および第2バスバBSB2が配置される。これにより、インダクタ部 L_b におけるインダクタンス HL_b が大きくなる。

[0041] <電力変換装置>

図1は、実施の形態1に係わる電力変換装置の構成を示すブロック図である。同図において、1は電力変換装置PWCSの筐体を示している。この筐体1に、種々の回路ブロックおよび素子が格納されて、電力変換装置PWCSが構成されている。図1では、筐体1に格納された回路ブロックおよび素子のうち、説明に必要なもののみが描かれている。また、同図には、電力変換装置PWCSへ直流電圧を給電する高電圧バッテリーHVBと電力変換装置PWCSによって形成された交流電圧によって駆動される電気モータ4とが示されている。

[0042] 高電圧バッテリーHVBはバッテリーBTを備えており、バッテリーBTの陽極電極は高電圧バッテリーHVBの陽極端子HPに接続され、バッテリーBTの陰極電極は高電圧バッテリーHVBの陰極端子HNに接続されている。特

に制限されないが、高電圧バッテリーHVB Tの筐体がフレームグランドGとされ、接地線GNDに接続されている。高電圧バッテリーHVB Tの陽極端子HPおよび陰極端子HNは、ケーブル2によって、電力変換装置PWCSの入力端子（陽極用電源入力端子）PPおよび入力端子（陰極用電源入力端子）PNに電氣的に接続されている。

[0043] 電気モータ4は、特に制限されないが、3相電気モータによって構成されている。この電気モータ4は、回転子（図示しない）と固定子（図示しない）を備え、固定子に3個のコイル5-U、5-Vおよび5-Wが配置されている。電力変換装置PWCSは3相の交流電圧を形成し、ケーブル3を介して、3個のコイル5-U、5-Vおよび5-Wに供給する。これにより、コイル5-U、5-Vおよび5-Wが、3相の交流電圧に応じた磁界を発生し、回転子が回転することになる。なお、特に制限されないが、電気モータ4もその筐体がフレームグランドGとされ、接地線GNDに接続されている。

[0044] 次に、電力変換装置PWCSの構成を説明する。電力変換装置PWCSは、スイッチング回路SWC、スイッチング回路SWCと入力端子PP、PNとの間を電氣的に接続する第1バスバBSB1、第2バスバBSB2、容量素子C1、C2、C31、C32、Cx p、Cyp1、Cyp2および抵抗R1、R2、R31、R32を備えている。

[0045] スwitchング回路SWCは、互いに同じ構成を有する3個の単位スイッチング回路USW1～USW3を備えている。単位スイッチング回路USW1を例にして説明すると、単位スイッチング回路USW1は、絶縁ゲート型バイポーラトランジスタ（以下、単にトランジスタと称する）TR1、TR2およびダイオードD1、D2を備えている。トランジスタTR1、TR2のそれぞれのコレクタとエミッタ間にダイオードD1、D2が接続されている。また、トランジスタTR1のエミッタはトランジスタTR2のコレクタに接続されている。このエミッタとコレクタとの間の接続ノードが、出力ノードとされ、ケーブル3を介して、電気モータ4のコイルに接続されている。トランジスタTR1のコレクタは、第1バスバBSB1によって、入力端子

P Pに電氣的に接続され、トランジスタT R 2のエミッタは、第2バスバB S B 2によって、入力端子P Nに電氣的に接続されている。

[0046] 図示しないスイッチング制御回路からのスイッチ制御信号が、トランジスタT R 1およびT R 2のゲートに供給され、スイッチ制御信号によってトランジスタT R 1とT R 2は、相補的にオン状態／オフ状態となるようにスイッチング制御される。トランジスタT R 1とT R 2とが相補的にオン状態／オフ状態となることによって、出力ノードには、周期的に陽極電圧と陰極電圧が出力されることになる。すなわち、出力ノードから交流電圧が出力されることになる。残りの単位スイッチング回路U S W 2およびU S W 3についても同様であるので、説明は省略する。このようにトランジスタが、周期的にオン状態／オフ状態となるため、第1バスバB S B 1および第2バスバB S B 2における電圧／電流が変化し、ノイズが発生することになる。

[0047] 第1バスバB S B 1および第2バスバB S B 2のそれぞれは、特に制限されないが、銅によって構成された銅板であり、その両端が一对の端子を構成している。第1バスバB S B 1の一方の端子は、電力変換装置P W C Sの入力端子P Pに接続され、他方の端子P P Oは、平滑用容量として機能する平滑用容量素子（第1容量部）C x pの第1端子T C x 1と、容量素子C y p 1の第1端子T C y 1 1と、容量素子C y p 2の第1端子T C y 2 1に接続されている。また、他方の端子P P Oは、単位スイッチング回路U S W 1～U S W 3内のトランジスタT R 1のコレクタに接続されている。

[0048] 第2バスバB S B 2も、第1バスバB S B 1と同様に、一方の端子は、電力変換装置P W C Sの入力端子P Nに接続され、他方の端子P N Oは、平滑用容量素子C x pの第2端子T C x 2と、容量素子C y p 1の第2端子T C y 1 2と、容量素子C y p 2の第2端子T C y 2 2に接続されている。また、他方の端子P P Oは、単位スイッチング回路U S W 1～U S W 3内のトランジスタT R 2のエミッタに接続されている。

[0049] 図1では、図面を見易くするために、第1バスバB S B 1および第2バスバB S B 2の他方の端子P P OおよびP N Oが、容量素子C x p、C y p 1

、 C_{yp2} およびトランジスタのコレクタ、エミッタと分離して描かれているが、これに限定されるものではない。例えば、第1バスバBSB1および第2バスバBSB2は、トランジスタTR1のコレクタおよびトランジスタTR2のエミッタまで延在し、トランジスタTR1のコレクタ部分に他方の端子PPOが存在し、トランジスタTR2のエミッタ部分に他方の端子PPNが存在してもよい。この場合、容量素子 C_{xp} 、 C_{yp1} および C_{yp2} の端子は、延在している部分に接続される。また、電力変換装置PWCSの入力端子PPおよびPNは、第1バスバBSB1および第2バスバBSB2の一方の端子に接続されているため、この入力端子PPおよびPNが、第1バスバBSB1および第2バスバの一方の端子を示していると見なすことができる。

[0050] 容量素子 C_{yp1} および C_{yp2} の第2端子TCy12およびTCy22は、筐体1に接続され、接地線GNDに接続されている。図1に示した平滑用容量素子 C_{xp} は、図13で説明した平滑用容量素子 C_{xp} に相当する。また、容量素子 C_{yp1} および C_{yp2} は、図13で示した容量部 C_{yp} に相当し、コモンモードノイズ電流に対しては、容量素子 C_{yp1} と C_{yp2} は、等価的には第1バスバBSB1と第2バスバBSB2との間で直列的に接続されることになる。

[0051] 第1バスバBSB1において、一对の端子PP、PPOの間の位置の部分（第1部分）PT1に、フィルタ用容量素子C1、C2およびC31のそれぞれの第1端子TC11、TC21およびTC311が電氣的に接続されている。また、第2バスバBSB2においては、一对の端子PN、PNOの間の位置の部分（第2部分）PT2に、フィルタ用容量素子C1、C2の第2端子TC12、TC22に接続された抵抗R1、R2の端子TRC1、TRC2が接続されている。すなわち、抵抗R1およびR2を介してフィルタ用容量素子C1、C2の第2端子TC12、TC22が、部分PT2で第2バスバBSB2に電氣的に接続されている。同様に、第2バスバBSB2の部分PT2において、フィルタ用容量素子C32の第1端子TC321が電氣

的に接続されている。

[0052] また、フィルタ用容量素子 C_{31} および C_{32} の第2端子 TC_{312} および TC_{322} は、抵抗 R_{31} および R_{32} を介して、筐体1に接続され、接地線 GND に接続されている。図1において、フィルタ用容量素子 C_1 、 C_2 は、図13で説明した容量素子 C_1 および C_2 に相当し、抵抗 R_1 、 R_2 も、図13で説明した抵抗 R_1 、 R_2 に相当する。さらに、フィルタ用容量素子 C_{31} および C_{32} は、図13で説明した容量素子 C_3 に相当し、抵抗 R_{31} および R_{32} は、図13で説明した抵抗 R_3 に相当する。すなわち、コモンモードノイズ電流に対して、フィルタ用容量素子 C_{31} および C_{32} の第2端子 TC_{312} および TC_{322} は、抵抗 R_{31} および R_{32} を介して等価的に接続されることになる。これにより、等価的には、フィルタ用容量素子 C_{31} 、 C_{32} と抵抗 R_{31} 、 R_{32} が、第1バスバ BSB_1 と第2バスバ BSB_2 との間に直列接続されることになる。

[0053] そのため、第1バスバ BSB_1 の第1部分 PT_1 に容量部 C_x の第1端子が接続され、第2バスバ BSB_2 の第2部分 PT_2 に容量部 C_x の第2端子が接続されていると見なすことができる。

[0054] 図1において、 L_{p1} は、一方の端子 PP とフィルタ用容量素子が接続された部分 PT_1 との間に存在する第1バスバ BSB_1 の寄生のインダクタを示している。また、 L_{n1} は、一方の端子 PN とフィルタ用容量素子が接続された部分 PT_2 との間に存在する第2バスバ BSB_2 の寄生のインダクタを示している。同様に、 L_{p2} は、他方の端子 PP_O とフィルタ用容量素子が接続された部分 PT_1 との間に存在する第1バスバ BSB_1 の寄生のインダクタを示している。また、 L_{n2} は、他方の端子 PN_O とフィルタ用容量素子が接続された部分 PT_2 との間に存在する第2バスバ BSB_2 の寄生のインダクタを示している。

[0055] 寄生のインダクタ L_{p1} 、 L_{p2} 、および L_{n1} 、 L_{n2} が、図13で説明したインダクタに相当する。これにより、部分 PT_1 、 PT_2 で、容量部（第2容量部） C_x が構成され、容量部 C_x を挟むようにインダクタ部 L_a

および**b**が配置されていることになる。

[0056] <電力変換装置の構造>

図2は、実施の形態1に係わる電力変換装置の構造を模式的に示す平面図である。同図には、電力変換装置PWCSの筐体1に格納されている回路ブロックおよび部品のうち、第1バスバBSB1、第2バスバBSB2、フィルタ用容量素子C1、C2、容量素子Cyp1、Cyp2、平滑用容量素子Cx pおよびスイッチング回路SWCのみが描かれており、他の部分は省略されている。模式的ではあるが、第1バスバBSB1および第2バスバBSB2の形状、フィルタ用容量素子C1、C2、容量素子Cyp1、Cyp2および平滑用容量素子Cx pの配置および形状は、実際に合わせて描かれている。

[0057] 電力変換装置PWCSを上面視で見たとき、第1バスバBSB1および第2バスバBSB2のそれぞれは、所定の幅を有する銅材料の平板によって構成されている。この第1の実施の形態において、第1バスバBSB1の主面は、入力端子PPと平滑容量素子Cx pとの間で延在し、途中でU字状の屈曲部を有する構造をしている。同様に、第2バスバBSB2の主面も、入力端子PNと平滑容量素子Cx pとの間で延在し、途中でU字状の屈曲部を有する構造をしている。第1バスバBSB1のU字状の屈曲部と第2バスバBSB2のU字状の屈曲部とを上面視で見たとき、一部が重なっており、重なった部分には絶縁材料が介在している。絶縁材料は、例えば第1バスバBSB1と第2バスバBSB2との間の隙間である。

[0058] 第1バスバBSB1および第2バスバBSB2の屈曲部と入力端子PPおよびPNとの間の位置の部分PT1、PT2（図1）において、第1バスバBSB1および第2バスバBSB2は、ノイズフィルタを構成する容量部Cx（図1）に接続されている。図2には、容量部Cxを構成するフィルタ用容量素子C1、C2のみが1個の容量ブロックとして描かれており、フィルタ用容量素子C1、C2の一方の端子TC11、TC21が○印で示され、第1バスバBSB1に接続されている。また、フィルタ用容量素子C1、C

2の他方の端子TC12、TC22は○印で示され、図示しない抵抗R1、R2（図1）を介して第2バスバBSB2に接続されている。

[0059] 第1バスバBSB1および第2バスバBSB2とフィルタ用容量素子および抵抗との接続は、特に制限されないが、金属性のねじによって固定することによって行われる。例えば、○印で示した端子TC11、TC21の部分が、ねじによって第1バスバBSB1に固定される。これにより、第1バスバBSB1と容量素子C1、C2の一方の端子TC11、TC21とは電氣的に接続されることになる。○印で示した他方の端子TC12、TC22は、抵抗R1、R2の端子TRC1、TRC2（図1）が、ねじで第2バスバBSB2に固定されることにより、電氣的に第2バスバBSB2に接続されている。

[0060] 図2には示していないフィルタ用容量素子C31、C32の端子TC311、TC321も、フィルタ用容量素子C1、C2と同じ位置の部分PT1、PT2において、第1バスバBSB1および第2バスバBSB2に、ねじで固定され、電氣的に接続されている。また、図示しない抵抗R31、R32は、筐体1とフィルタ用容量素子C31、C32の端子TC312、TC322との間で電氣的に接続されている。

[0061] 第1バスバBSB1および第2バスバBSB2の屈曲部と平滑用容量素子Cxpとの間の位置の部分に、○印で示した容量素子Cyp1、Cyp2の一方の端子TCy11、TCy21が、ねじで固定され、電氣的に接続されている。この容量素子Cyp1、Cyp2の他方の端子TCy12、TCy22は筐体1に接続されている。

[0062] 平滑用容量素子Cxpは、上面視で見たとき、他の容量素子よりも、そのサイズが大きくなっている。第1バスバBSB1および第2バスバBSB2は、特に制限されないが、平滑用容量素子Cxpの一对の電極と重なるように延在している。平滑用容量素子Cxpの一对の電極は、○印で示す複数の端子TCx1およびTCx2を備えており、重なって配置されている第1バスバBSB1および第2バスバBSB2とねじで固定され、電氣的に接続さ

れている。また、第1バスバBSB1および第2バスバBSB2は、スイッチング回路SWCに電氣的に接続されている。なお、入力端子PPおよびPNは、図1で説明したケーブル2と、ねじで固定され、電氣的に接続されている。

[0063] 図3は、実施の形態1に係わるバスバの構造（バスバ構造）を示す図である。図3（A）は、上記した第1バスバBSB1および第2バスバBSB2の構造を詳しく示す上面図である。図3（B）は図3（A）の断面A-A'を示す断面図であり、図3（C）は図3（A）の断面B-B'を示す断面図である。図3（A）、（B）および（C）間には、相互の関係を示す破線が付されている。なお、図3（A）においては、図面を見易くするために、図2に比べて、第1バスバBSB1および第2バスバBSB2の長さが短く描かれているが、図3に示す第1バスバBSB1および第2バスバBSB2は、図2と同じである。また、図3（A）では、図1に示した容量素子Cyp1、Cyp2およびスイッチング回路SWCは、省略されている。

[0064] 図3（A）において、BW1は第1バスバBSB1の幅を示し、BW2は第2バスバBSB2の幅を示している。図2で述べたように、第1バスバBSB1および第2バスバBSB2は、U字状の屈曲部を有している。図3（A）では、図面の上方から下方に延在する途中で、バスバBSB1は、左側に屈曲し、再び右側に屈曲することにより、U字状の屈曲部BU1が形成されている。これに対して、第2バスバBSB2は、上面視で見たとき、第1バスバBSB1と平行して、図面の上方から下方に延在する途中で、右側に屈曲し、再び左側に屈曲することにより、U字状の屈曲部BU2が形成されている。U字状の屈曲部BU1、BU2のそれぞれは、上面視で見たとき、U字の辺に相当する辺部分と、U字の底辺に相当し辺部分間を接続する底部分と、辺部分間を接続していない開口部とを備えていると見なすことができる。このように見なした場合、第1バスバBSB1に形成されている屈曲部BU1は、同図において、右側に開口部を備え、左側に底部分を備えたU字型の形状を有し、第2バスバBSB2に形成されている屈曲部BU2は、左

側に開口部を備え、右側に底部分を備えたU字型の形状を有していることになる。

[0065] 言い換えるならば、第1バスバBSB1に形成されているU字状の屈曲部BU1と第2バスバBSB2に形成されているU字状の屈曲部BU2は、上面視で見たとき、辺部分が重なり、互いに逆向きとなっている。すなわち、この実施の形態1においては、屈曲部BU1と屈曲部BU2とは、互いの開口部を除いて、平面視で見たとき、重なるように配置されている。

[0066] A-A'断面を示す図3(B)に示すように、重なっている屈曲部BU1、BU2においては、第1バスバBSB1と第2バスバBSB2との間に、絶縁材料によって形成された絶縁層ISO2が介在している。筐体1は、金属材料によって形成されている。第2バスバBSB2と筐体1の間には、絶縁層ISO1が介在し、第1バスバBSB1と第2バスバBSB1の間には、絶縁層ISO2が介在している。これにより、直流的には第1バスバBSB1、第2バスバBSB2および筐体1間は分離されている。なお、図3(B)において、BD1およびBD2は、第1バスバBSB1および第2バスバBSB2の厚みを示している。

[0067] この実施の形態1では、U字状の屈曲部BU1、BU2が互いに逆向きとなるように配置されているため、一方の屈曲部（例えば屈曲部BU1）の開口部が、他方の屈曲部（BU2）の底部分と重なり、それぞれの辺部分が重なることになる。これにより、図3(C)に示すように、U字状の屈曲部BU1、BU2のそれぞれの辺部分が重なっていることになる。なお、屈曲部BU1、BU2において、第1バスバBSB1および第2バスバBSB2間には、絶縁膜ISO2が介在しているが、図3(C)では省略されている。また、フィルタ用容量素子C1、C2および平滑用容量素子Cx pは、直流的には筐体1から分離されているため、筐体1とこれらの容量素子との間には、絶縁層ISO1が介在している。

[0068] 絶縁層ISO1、ISO2を形成する絶縁材料は、特に限定されない。例えばバスバBSB1、BSB2および筐体1間が、物理的に分離されるよう

にするだけでもよい。

[0069] この実施の形態 1 においては、図 2 および図 3 に示すように、上面視で見たとき屈曲部 B U 1 と B U 2 の辺部分において、第 1 バスバ B S B 1 と第 2 バスバ B S B 2 の主面が、重なり、対向しており、他の部分は重ならないように配置されている。また、入力端子 P P にケーブル 2 を介して陽極端子 H P が接続され、入力端子 P N にケーブル 2 を介して陰極端子 H N が接続されることになる。そのため、ノーマルモード電流（およびノーマルモードノイズ電流）は、入力端子 P P から、第 1 バスバ B S B 1、スイッチング回路 S W C、第 2 バスバ B S B 2 の順に、入力端子 P N へ向かう方向で流れることになる。

[0070] すなわち、第 1 バスバ B S B 1 においては、入力端子 P P から平滑用容量素子 C x p の端子 T C x 1 へ向かう方向に、ノーマルモード電流が流れることになる。これに対して、第 2 バスバ B S B 2 においては、平滑用容量素子 C x p の端子 T C x 2 から入力端子 P N へ向かう方向に、ノーマルモード電流が流れることになる。そのため、第 1 バスバ B S B 1 の屈曲部 B U 1 において、ノーマルモード電流は実線矢印の方向に流れることになり、第 2 バスバ B S B 2 の屈曲部 B U 2 においては、一点鎖線矢印の方向に流れることになる。これにより、U 字状の屈曲部 B U 1、B U 2 のそれぞれの辺部分においては、同じ方向にノーマルモード電流が流れることになる。

[0071] これに対して、第 1 バスバ B S B 1 において、例えばフィルタ用容量素子 C 1、C 2 の端子 T C 1 1、T C 2 1 が接続された部分と入力端子 P P との間では、入力端子 P P から端子 T C 1 1、T C 2 1 が接続された部分に向かって、ノーマルモード電流が流れる。このとき、第 2 バスバ B S B 2 においては、端子 T C 1 2、T C 2 2 が接続された部分から入力端子 P N に向かって、ノーマルモード電流が流れることになる。すなわち、フィルタ用容量素子 C 1、C 2 の端子 T C 1 1、T C 2 1 と入力端子 P P との間を流れるノーマル電流の方向は、フィルタ用容量素子 C 1、C 2 の端子 T C 1 2、T C 2 2 と入力端子 P N との間を流れるノーマル電流の方向に対して逆方向となる

。

[0072] 図4は、実施の形態1に係わるバスバの構造とインダクタンスとの関係を示す図である。図4には、本発明者らが測定したインダクタンスの値が記載されている。図4には、図2および図3において、端子TC11、TC21が接続された部分と端子TCx1が接続された部分との間の第1バスバBSB1の構造と、端子TC12、TC22が接続された部分と端子TCx2が接続された部分との間の第2バスバBSB2の構造を変えたときのインダクタンスの値が示されている。すなわち、図1に示したインダクタ部Lbのインダクタンスの値が示されている。図4では、インダクタ部Lbに相当するバスバ部分であることを示すために、第1バスバには符合BSB1(Lb)が付され、第2バスバには符合BSB2(Lb)が付されている。

[0073] 図4において、番号#が1の「バスバ構造」では、第1バスバBSB1(Lb)と第2のバスバBSB2(Lb)とが、平面視で見たとき、主面が対向するように重なって配置されている。この場合、第1バスバBSB1(Lb)および第2バスバBSB2(Lb)の幅BW1、BW2は30mmとされ、長さ(図1のインダクタ部Lbの部分)は、70mmとされている。第1バスバBSB1(Lb)と第2バスバBSB2(Lb)との間は、3mm離間している。また、第1バスバBSB1(Lb)および第2バスバBSB2(Lb)のそれぞれは、銅材料によって構成され、厚さBD1、BD2は1.2mmとなっている。この場合、インダクタ部Lbを構成する寄生のインダクタLp2、Ln2間の「結合係数k2」は、0.814である。また、第1バスバBSB1(Lb)においては、実線矢印の方向にノーマルモード電流が流れ、第2バスバBSB2(Lb)においては、一点鎖線矢印の方向にノーマルモード電流が流れることになる。

[0074] 番号#が2の「バスバ構造」では、第1バスバBSB1(Lb)と第2バスバBSB2(Lb)は、平行して延在するように配置されている。番号#1の「バスバ構造」と同じ体積が占有されるように、第1バスバBSB1(Lb)と第2バスバBSB2(Lb)との間には、3mmの段差が設けられ

、幅30mmで長さが70mmの範囲に、第1バスバBSB1(Lb)と第2バスバBSB2(Lb)が配置されている。第1バスバBSB1(Lb)と第2バスバBSB2(Lb)は、その幅BW1、BW2が、10mmであることを除いて、材料および厚さは、番号#1の「バスバ構造」と同じである。この場合、寄生のインダクタ L_{p2} 、 L_{n2} 間の「結合係数 k_2 」は、0.418である。また、第1バスバBSB1(Lb)においては、実線矢印の方向にノーマルモード電流が流れ、第2バスバBSB2(Lb)においては、一点鎖線矢印の方向にノーマルモード電流が流れることになる。

[0075] 番号#が、1および2の「バスバ構造」では、第1バスバBSB1(Lb)を流れるノーマルモード電流と第2バスバBSB2(Lb)を流れるノーマルモード電流の方向が、逆方向になる。そのため、「等価回路」では、インダクタ L_{p2} と L_{n2} が発生する磁界の向きも逆方向となり、上記した式(2)において、相互インダクタンスは負の値となり、インダクタ部Lbのインダクタンス H_{Lb} は、小さくなる。そのため、番号#1の「バスバ構造」では、インダクタ部Lbのインダクタンス H_{Lb} は、10.4nHとなり、番号#2の「バスバ構造」では、インダクタンス H_{Lb} は、46.8nHとなっている。

[0076] これに対して、番号#が3の「バスバ構造」は、図2および図3で示したように、第1バスバBSB1(Lb)および第2バスバBSB2(Lb)は、U字状の屈曲部を有している。この番号#3の「バスバ構造」においても、番号#1および#2と同じ体積に、第1バスバBSB1(Lb)および第2バスバBSB2(Lb)が収容されるように、幅が30mmで長さが70mmの範囲に第1バスバBSB1(Lb)と第2バスバBSB2(Lb)が配置されている。また第1バスバBSB1(Lb)と第2バスバBSB2(Lb)との間は、3mm離間している。第1バスバBSB1(Lb)および第2バスバBSB2(Lb)の幅BW1、BW2および厚さBD1、BD2は、番号#2の「バスバ構造」と同じである。また、材料も同じ銅材料である。

[0077] この場合、少なくとも、屈曲部のU字の辺部分において、ノーマルモード電流の流れる方向が、同じ方向になる。一方、第1バスバBSB1(Lb)および第2バスバBSB2(Lb)において屈曲部以外の部分では、ノーマルモード電流の流れる方向が逆方向になる。「等価回路」では、第1バスバBSB1(Lb)が有する寄生のインダクタ L_{p2} は、複数の部分寄生のインダクタ（以下、部分インダクタとも称する） $L_{p2-1} \sim L_{p2-3}$ によって構成されていると見なすことができる。同様に、第2バスバBSB2(Lb)が有する寄生のインダクタ L_{n2} も、複数の部分インダクタ $L_{n2-1} \sim L_{n2-3}$ によって構成されていると見なすことができる。

[0078] 図4の「等価回路」では、同じ方向のノーマルモード電流が流れている部分は、破線で囲んで示している。破線で囲まれた部分内の部分インダクタ L_{p2-2} 、 L_{n2-2} は、同じ方向にノーマルモード電流が流れるため、同じ方向の磁界を発生する。そのため、この部分での相互インダクタンスは正の値となる。一方、部分インダクタ L_{p2-1} 、 L_{p2-3} および L_{n2-1} 、 L_{n2-3} では、逆方向にノーマルモード電流が流れるため、逆方向の磁界が発生し、相互インダクタンスは負の値となる。これらの相互インダクタンスの和が、インダクタ L_{p2} 、 L_{n2} の全体の相互インダクタンスとなる。そのため、実施の形態1に係わるバスバ構造によれば、インダクタ部L2のインダクタンス H_{Lb} を大きくすることが可能となる。これは、部分インダクタ L_{p2-1} 、 L_{n2-1} 間の結合係数 k_{2-1} と、部分インダクタ L_{p2-2} 、 L_{n2-2} 間の結合係数 k_{2-2} と、部分インダクタ L_{p2-3} 、 L_{n2-3} 間の結合係数 k_{2-3} の和である全体結合係数が小さくなったことに相当する。これにより、番号#3で示す実施の形態1に係わるバスバ構造では、インダクタ部Lbのインダクタンスは、 52.2 nH と大きくすることができる。

[0079] また、図4に示した番号#1～#3のそれぞれの「バスバ構造」は、同じ体積を占有するように、第1バスバBSB1(Lb)および第2バスバBSB2(Lb)が配置されている。すなわち、サイズの増大を抑制しながら、

インダクタ部 L_2 のインダクタンス H_{Lb} を大きくすることが可能となる。
なお、図4で説明した結合係数 k_2 およびインダクタンス H_{Lb} の値は、ノーマルモード電流の周波数が10MHzの場合を示している。

[0080] 図5は、実施の形態1に係わるLC L （LC L C）フィルタの減衰量を示す特性図である。図5は、図14と同様に、その横軸は周波数 F を示し、その縦軸は図13に示した電圧 V_1 と V_2 の比をデシベル（dBV）で表している。

[0081] 図14では、図13に示したインダクタ部 L_b が、図4において番号#2の「バスバ構造」を有している場合の特性を示していた。図5においても、特性曲線 G_{Lb1} は、インダクタ部 L_b が、図4において番号#2の「バスバ構造」を有している場合の特性を示している。

[0082] 図5に示す特性曲線 G_{Lp} は、図2および図3に示したように、互いに主面が対向する対向部（U字の辺部分）を有する第1バスバ B_{SB1} （ L_b ）および第2バスバ B_{SB2} （ L_b ）を備えたLC L （LC L C）フィルタの特性曲線を示している。すなわち、図13において、インダクタ部 L_b が、図4の番号#3に示した「等価回路」の構成を有する場合の減衰量の周波数に対する変化が、特性曲線 G_{Lp} として示されている。ここで、特性曲線 G_{Lb1} および G_{Lp} を測定する際の第1バスバおよび第2バスバによって占有される体積は同じになっている。

[0083] 上記したように、インダクタ部 L_b を形成する部分において、互いに主面が対向する対向部で、同じ方向にノーマルモード電流が流れるように、第1バスバ B_{SB1} および第2バスバ B_{SB2} を配置することにより、インダクタ部 L_b でのインダクタンスを大きくすることが可能となるため、サイズが大きくなるのを抑制しながら、AM放送周波数帯およびSW周波数帯域での減衰量を大きくすることが可能となる。その結果、電力変換装置PWCSからAM放送周波数帯およびSW周波数帯域のノイズが漏れるのを抑制することが可能となる。

[0084] （実施の形態2）

図6は、実施の形態2に係わる第1バスバBSB1および第2バスバBSB2の構造を示す斜視図である。この実施の形態2において、第1バスバBSB1と第2バスバBSB2は、3次元的に配置され、2箇所において、互いに主面が対向する対向部が形成されている。同図において、BOV1は第1の対向部を示し、BOV2は第2の対向部を示している。

[0085] 第1バスバBSB1および第2バスバBSB2は、図面の奥側（便宜上、第1層と称する）を延在している第1層部分と、図面の手前側（便宜上、第2層と称する）を延在している第2層部分とを備えている。第1の対向部BOV1において、第1層部分と第2層部分を接続する層間接続部が形成されている。この実施の形態においては、第1バスバBSB1の層間接続部と第2バスバBSB2の層間接続部が、互に対向するように配置されている。また、第1バスバBSB1および第2バスバBSB2の第2層部分において、所定の位置に、第1バスバBSB1と第2バスバBSB2とが、上面視で見たときに、重なり、対向するように配置された対向部BOV2が形成されている。

[0086] これにより、第1バスバBSB1を流れる実線矢印のノーマルモード電流と、第2バスバBSB2を流れる一点鎖線矢印のノーマルモード電流は、第1の対向部BOV1と第2の対向部BOV2において、同じ方向に流れるようになる。勿論、第1層部分および第2層部分で、実質的に平行して延在している第1バスバBSB1の部分と第2バスバBSB2の部分においては、ノーマルモード電流の流れる方向は、逆になっている。

[0087] 図7は、実施の形態2に係わるバスバの構造を示す図である。図7（A）は、図6に示した第1バスバBSB1および第2バスバBSB2の構造を詳しく示す上面図である。図7（B）は図7（A）の断面A-A'を示す断面図であり、図7（C）は図7（A）の断面B-B'を示す断面図である。図7（A）、（B）および（C）間には、相互の関係を示す破線が付されている。なお、図7（A）は、図3と同様に図面を見易くするために、図6に比べて、第1バスバBSB1および第2バスバBSB2の長さが短く描かれて

いるが、図7に示す第1バスバBSB1および第2バスバBSB2は、図6と同じである。図7は図4と類似しているため、主に相違点のみを説明する。

[0088] 図7(A)に示すように、対向部BOV1において、第1バスバBSB1と第2バスバBSB2は、上面側から見た場合には重なっていない。しかしながら、図7(C)に示すように、対向部BOV1において、第1バスバBSB1の主面の一部と、第2バスバBSB2の主面の一部が、対向するように配置されている。対向している主面の一部を同じ方向のノーマルモード電流が流れることにより、この部分でのインピーダンスを大きくすることが可能となる。

[0089] また、図7(B)に示すように、対向部BOV2において、第1バスバBSB1は、第2バスバBSB2と重なり、第2バスバBSB1の主面と第2バスバBSB2の主面とが対向している。この対向している対向部を、同じ方向のノーマルモード電流が流れることにより、この部分でのインピーダンスを大きくすることが可能となる。

[0090] この実施の形態2のように、層間接続部を、第1バスバBSB1および第2バスバBSB2の屈曲部としてもよい。3次元的に第1バスバBSB1および第2バスバBSB2を配置することによって、上面視で見たときにバスバBSB1、BSB2によって占有される面積を低減することが可能となる。

[0091] (実施の形態3)

実施の形態1および2においては、第1バスバBSB1および第2バスバBSB2が、複数の対向部を備えている例を示したが、これに限定されるものではない。実施の形態3においては、1個の対向部を備えたバスバ構造が提供される。

[0092] 図8は、実施の形態3に係わるバスバの構造を示す図である。図8(A)は、第1バスバBSB1および第2バスバBSB2の構造を示す上面図である。図8(B)は図8(A)の断面A-A'を示す断面図であり、図8(C)

）は図8（A）の断面B－B'を示す断面図である。図8（A）、（B）および（C）間には、相互の関係を示す破線が付されている。図8も、図4に類似しているため、主に相違点のみを説明する。

[0093] 実施の形態3においては、第1バスバBSB1および第2バスバBSB2のそれぞれが、上面視で見たとき、L字状の屈曲部BL1、BL2を備えている。すなわち、第1バスバBSB1は、図8（A）に示すように、上側から下側へ延在し、途中で左側に屈曲して、L字状に屈曲部BL1が形成されている。その後、再び下側に延在して、平滑用容量素子Cx pに接続されている。また、第2バスバBSB2は、第1バスバBSB1と平行して、上側から下側に延在し、途中で右側に屈曲して、L字状の屈曲部BL2が形成されている。その後、再び下側に延在して、平滑用容量素子Cx pに接続されている。

[0094] 図8（C）に示すように、L字状に屈曲した屈曲部BL1、BL2において、第1バスバBSB1と第2バスバBSB2の主面が互いに対向するように、重なっている。ノーマルモード電流は、第1バスバBSB1を実線矢印で示す方向で流れ、第2バスバBSB2を一点鎖線矢印で示す方向に流れる。屈曲部BL1、BL2においては、第1バスバBSB1の部分と第2バスバBSB2の部分の主面が対向しているため、同じ方向にノーマルモード電流が流れることによって、この対向部におけるインダクタンスを大きくすることが可能となり、実施の形態1と同様に、電力変換装置PWCSからAM放送周波数帯およびSW周波数帯域のノイズが漏れるのを抑制することが可能となる。

[0095] この実施の形態3によれば、屈曲部が少ないため、さらに小型化を図ることが可能である。また、この実施の形態3においては、第1バスバBSB1が第2バスバBSB2に対して、筐体1側に形成されているが、実施の形態1および2と同様に、第2バスバBSB2が、筐体1側に近接して形成されるようにしてもよい。

[0096] （実施の形態4）

実施の形態1では、第1バスバBSB1と第2バスバBSB2が、同じU字状の屈曲部を有する例を説明した。しかしながら、第1バスバBSB1と第2バスバBSB2とが同じ形状の屈曲部を備えていなくてもよい。

[0097] 図9は、実施の形態4に係わるバスバの構造を示す斜視図である。図9(A)は、第1バスバBSB1と第2バスバBSB2とが異なる形状の屈曲部を備えているバスバ構造を示す斜視図である。実施の形態1では、図2に示したように、入力端子PP、PNが、筐体1の上側に配置されていた。これに対して、実施の形態4では、入力端子PP、PNは、図2に示した筐体1の左側に配置されている。

[0098] 図9(A)に示すように、第1バスバBSB1は、筐体1の左側に配置された入力端子PPから、右側に向かって延在し、その後、Z字状に屈曲した屈曲部を備えている。Z字状に屈曲したあとで、第1バスバBSB1は、平滑容量素子C×pの端子TC×2に接続されている。これに対して、第2バスバBSB2は、入力端子PNから、右側に向かって延在し、U字状に屈曲したあと、L字状に屈曲している。この場合、第1バスバBSB1におけるZ字状の屈曲部の一部と、第2バスバBSB2におけるL字状の屈曲部の一部とが、上面視で見たとき、重なり、第1の対向部BOV3が形成される。また、第1バスバBSB1におけるZ字状の屈曲部の一部と、第2バスバBSB2におけるU字状の屈曲部の一部とが、上面視で見たとき、重なり、第2の対向部BOV4が形成されることになる。

[0099] 第1の対向部BOV3および第2の対向部BOV4のそれぞれにおいて、第1バスバBSB1および第2バスバBSB2を流れるノーマルモード電流の方向が同じになるため、第1の対向部BOV3および第2の対向部BOV4におけるインダクタンスを大きくすることが可能となる。なお、この実施の形態4においても、実線矢印は、第1バスバBSB1を流れるノーマルモード電流の方向を示し、一点鎖線矢印は、第2バスバBSB2を流れるノーマルモード電流の方向を示している。

[0100] 図9(A)では、インダクタンスを大きくすることが可能な対向部が、2

箇所設けられているため、対向部が1箇所の場合に比べて、インダクタンスを大きくすることが可能である。第1バスバBSB1および第2バスバBSB2の横方向の長さBL1を例えば160mmとし、第1バスバBSB1および第2バスバBSB2の幅、厚さおよび材料を、図4の番号#3で説明したものと同じにした場合、第1バスバBSB1のインダクタンスは126.83nHとなり、第2バスバBSB2のインダクタンスは123.45nHとなる。このときの結合係数は、0.36となり、全体のインダクタンスは、158.4nHとなる。なお、このときのノーマルモード電流の周波数は10MHzである。

[0101] 図9(B)は、対向部が1箇所だけ形成されるように、第1バスバBSB1および第2バスバBSB2に屈曲部を設けた場合を示している。図9(B)では、第1バスバBSB1が右方向に延在したあと、L字状に屈曲している。一方、第2バスバBSB2は、右方向に延在したあと、L字状に屈曲し、さらにL字状に屈曲している。この図9(B)では、第1バスバBSB1におけるL字状の屈曲部の一部と、第2バスバBSB2における2回目のL字状の屈曲部の一部とが、上面視で見たときに、重なり、対向部BOV5が形成される。この対向部BOV5において、第1バスバBSB1と第2バスバBSB2を流れるノーマルモード電流の方向が同じになるため、対向部BOV5においてインダクタンスを大きくすることが可能となる。

[0102] 図9(B)に示した第1バスバBSB1および第2バスバBSB2の幅、厚さおよび材料は、図9(A)に示した第1バスバBSB1および第2バスバBSB2と同じである。図9(B)に示した形状で、全体のインダクタンスが、図9(A)と同じ158.7nHとなるようにする場合、第1バスバBSB1および第2バスバBSB2の横方向の長さBL2は、176mmになってしまう。すなわち、対向部が少ないため、インダクタンス性能が、図9(A)に示した形状に比べて、10%程度低くなり、バスバの長さBL2を10%程度長くすることが要求されている。言い換えるなら、対向部を増やすことにより、小型化を図ることが可能となる。

[0103] なお、ノーマルモード電流の周波数を10MHzとしたとき、図9(B)に示した第1バスバBSB1のインダクタンスは140.7nHであり、第2バスバBSB2のインダクタンスは128.6nHとなる。また、この場合の結合係数は0.41となる。

[0104] 以上、本発明者によってなされた発明を実施の形態に基づき具体的に説明したが、本発明は前記実施の形態に限定されるものではなく、その要旨を逸脱しない範囲で種々変更可能であることはいうまでもない。例えば、第1バスバBSB1、第2バスバBSB2と容量素子の端子との間の接続は、金属性のねじではなく、半田等による接続であってもよい。

符号の説明

- [0105] 1 筐体
2、3 ケーブル
4 電気モータ
BSB1 第1バスバ
BSB2 第2バスバ
C1、C2 フィルタ用容量素子
Cx p 平滑用容量素子
HVBT 高電圧バッテリー
SWC スイッチング回路

請求の範囲

- [請求項1] 電源の陽極端子と陰極端子との間に接続され、直流電圧に重畳する電圧変化を平滑化する第1容量部と、
- 前記直流電圧を交流電圧に変換するスイッチング回路と、
- 前記電源の陽極端子と前記第1容量部の第1端子との間を電氣的に接続する第1バスバと、
- 前記電源の陰極端子と前記第1容量部の第2端子との間を電氣的に接続する第2バスバと、
- 前記第1バスバと前記第2バスバとの間に電氣的に接続された第2容量部と、
- を備え、
- 前記第1バスバと前記第2バスバは、互いに対向する対向部を有し、前記対向部において流れる電流の方向が同じとなるように配置されている、電力変換装置。
- [請求項2] 請求項1に記載の電力変換装置において、
- 前記電力変換装置は、ケーブルを介して前記陽極端子および前記陰極端子に接続される第1電源入力端子および第2電源入力端子を備え、
- 前記第1バスバは前記第1電源入力端子と前記第1容量部の第1端子との間に接続され、前記第2バスバは前記第2電源入力端子と前記第1容量部の第2端子との間に接続され、
- 前記第2容量部は、前記第1バスバにおいて前記第1電源入力端子と前記第1容量部の第1端子との間の第1部分に接続された第1端子と、前記第2バスバにおいて前記第2電源入力端子と前記第1容量部の第2端子との間の第2部分に接続された第2端子とを備え、
- 前記第1バスバは、前記第2容量部の第1端子が接続された部分と前記第1部分との間において、前記対向部を備え、前記第2バスバは、前記第2容量部の第2端子が接続された部分と前記第2部分との間

において、前記対向部を備える、電力変換装置。

[請求項3]

請求項2に記載の電力変換装置において、

前記第1バスバは、前記第1電源入力端子と前記第1部分との間で形成された等価的な第1インダクタ部と、前記第1部分と前記第1容量部の第1端子が接続された部分との間で形成された等価的な第2インダクタ部とを備え、

前記第2バスバは、前記第2電源入力端子と前記第2部分との間で形成された等価的な第3インダクタ部と、前記第2部分と前記第1容量部の第2端子が接続された部分との間で形成された等価的な第4インダクタ部とを備え、

前記電力変換装置は、前記第1インダクタ部、前記第3インダクタ部および前記第2容量部を有する第1フィルタ回路と、前記第2インダクタ部、前記第4インダクタ部および前記第1容量部を有し、前記第1フィルタ回路と直列的に結合された第2フィルタ回路を備える、電力変換装置。

[請求項4]

請求項1から3のいずれか一つに記載の電力変換装置において、

前記第1バスバおよび前記第2バスバは、前記対向部において、それぞれの主面が対向するように配置されている、電力変換装置。

[請求項5]

請求項4に記載の電力変換装置において、

前記第1バスバおよび前記第2バスバのそれぞれは、U字状の屈曲部を備え、U字状の屈曲部が逆向きで、離間して対向するように配置されている、電力変換装置。

[請求項6]

電源の陽極端子および陰極端子と、直流電圧を交流電圧に変換するスイッチング回路との間を電氣的に結合する第1バスバおよび第2バスバを備えたバスバ構造であって、

前記第1バスバおよび前記第2バスバは、フィルタ用容量部の端子が結合される部分と前記スイッチング回路が結合される部分との間で、同じ方向に電流が流れるように、対向して配置された対向部を備え

ている、バスバ構造。

[請求項7]

請求項6に記載のバスバ構造において、

前記第1バスバと前記第2バスバとの間には、前記直流電圧に重畳される電圧変化を平滑化する平滑用容量部が結合され、

前記対向部は、前記フィルタ用容量部の端子が結合される部分と、前記平滑用容量部が結合される部分との間に配置される、バスバ構造

。

[請求項8]

請求項6または7に記載のバスバ構造において、

前記第1バスバおよび前記第2バスバは、前記対向部において、それぞれの主面が対向するように配置されている、バスバ構造。

[請求項9]

請求項8に記載のバスバ構造において、

前記第1バスバおよび前記第2バスバのそれぞれは、U字状の屈曲部を備え、U字状の屈曲部が逆向きで、離間して対向するように配置されている、バスバ構造。

[請求項10]

電源の陽極端子および陰極端子とスイッチング回路との間を電氣的に接続する第1バスバおよび第2バスバと、

前記第1バスバにおける第1部分と前記第2バスバにおける第2部分との間に結合されたフィルタ用容量部と、

前記第1バスバおよび前記第2バスバにおいて、前記第1部分および前記第2部分と前記スイッチング回路が結合された部分との間であって、前記第1バスバと前記第2バスバとの間に結合された平滑用容量部と、

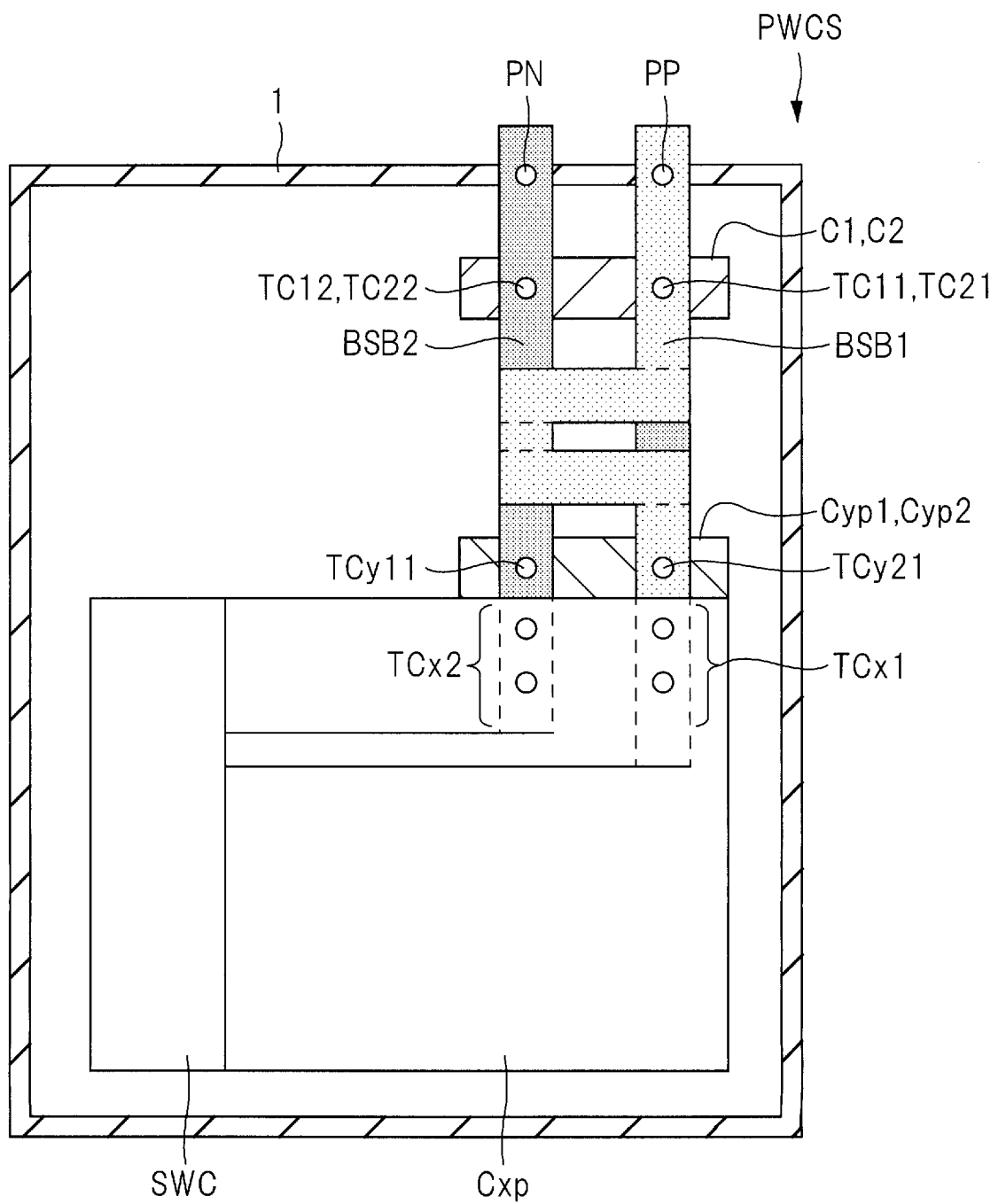
を備え、

前記電源の陽極端子から陰極端子に向けて電流が流れたとき、前記第1バスバにおける前記第1部分と前記平滑用容量部が結合された部分との間の部分と、前記第2バスバにおける前記第2部分と前記平滑用容量部が結合された部分との間の部分において、同じ方向の磁界を発生する部分を備えている、電力変換装置。

- [請求項11] 請求項10に記載の電力変換装置において、
 同じ方向の磁界を発生する部分において、前記第1バスバの主面と
 前記第2バスバの主面は対向している、電力変換装置。
- [請求項12] 請求項11に記載の電力変換装置において、
 前記電源の陽極端子から陰極端子に向けて電流が流れたとき、前記
 第1バスバにおいて前記陽極端子が結合された部分と前記第1部分と
 の間と、前記第2バスバにおいて前記陽極端子が結合された部分と前
 記第2部分との間において、逆方向の磁界を発生する部分を、前記第
 1バスバおよび前記第2バスバは備えている、電力変換装置。

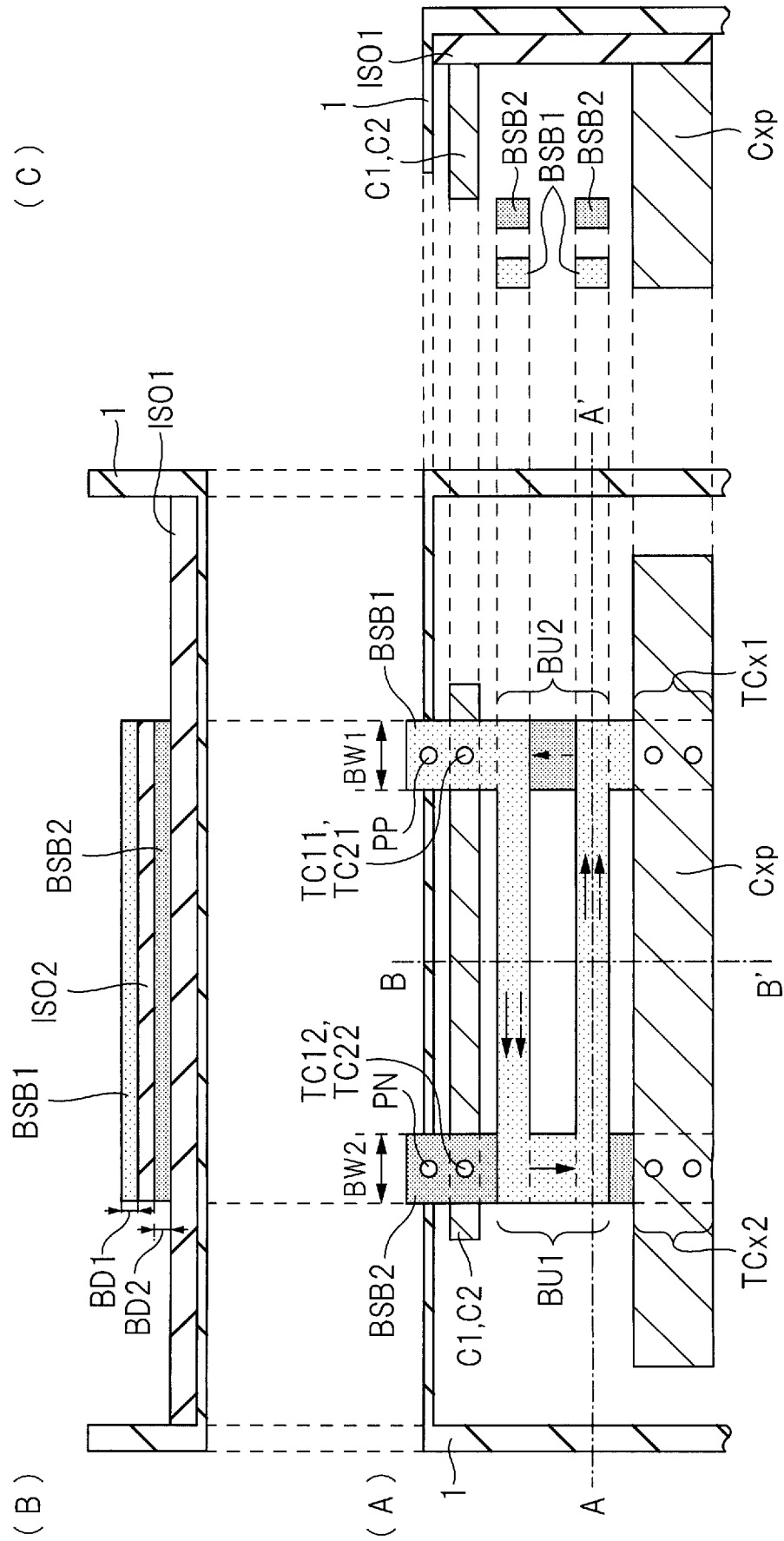
[図2]

図 2



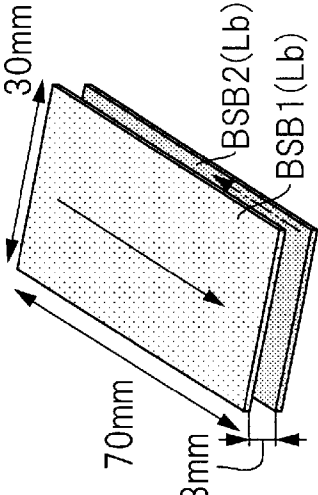
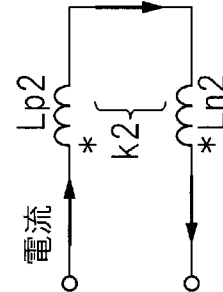
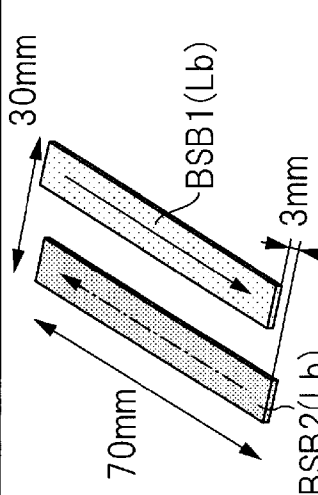
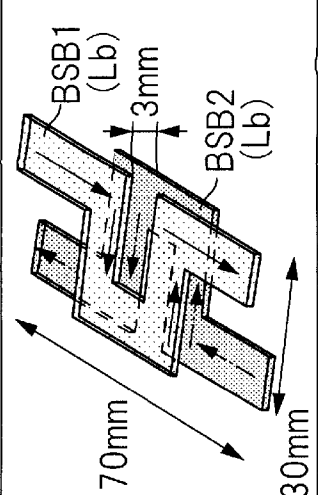
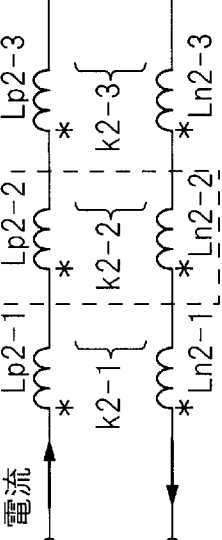
[図3]

図 3



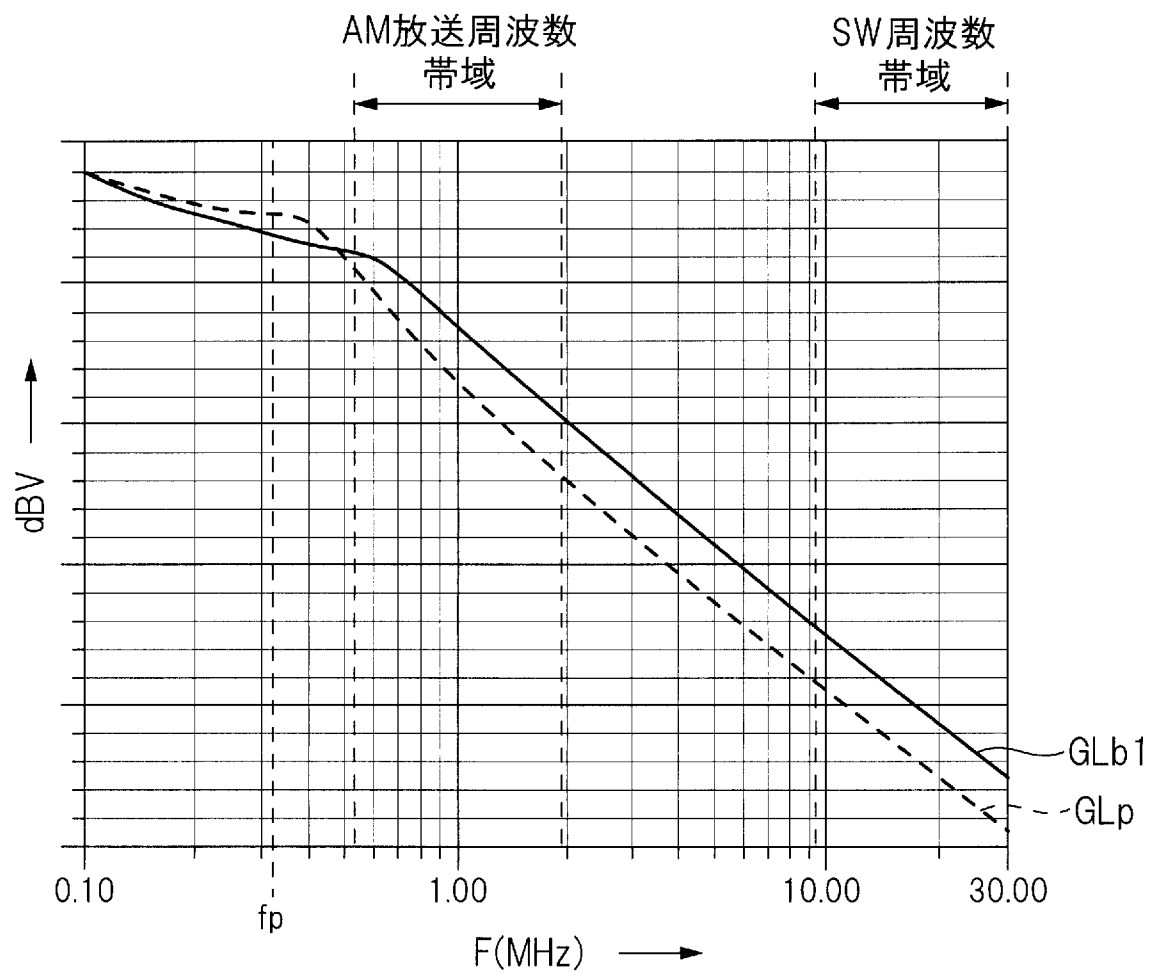
[図4]

図 4

#	バスバ構造	結合係数 k2	インダクタンス HLb	等価回路
1		0.814	10.4nH	 <p>電流の向きが逆方向であるため、相互インダクタンスは負値になる。 $HLb = HLp2 + HLn2 - 2 \times k2 \sqrt{HLp2 \cdot HLn2}$</p>
2		0.418	46.8nH	
3		0.397	52.2nH	 <p>電流の向きを同方向にすることにより、相互インダクタンスは正値になる。全体相互係数が小さくなる。</p>

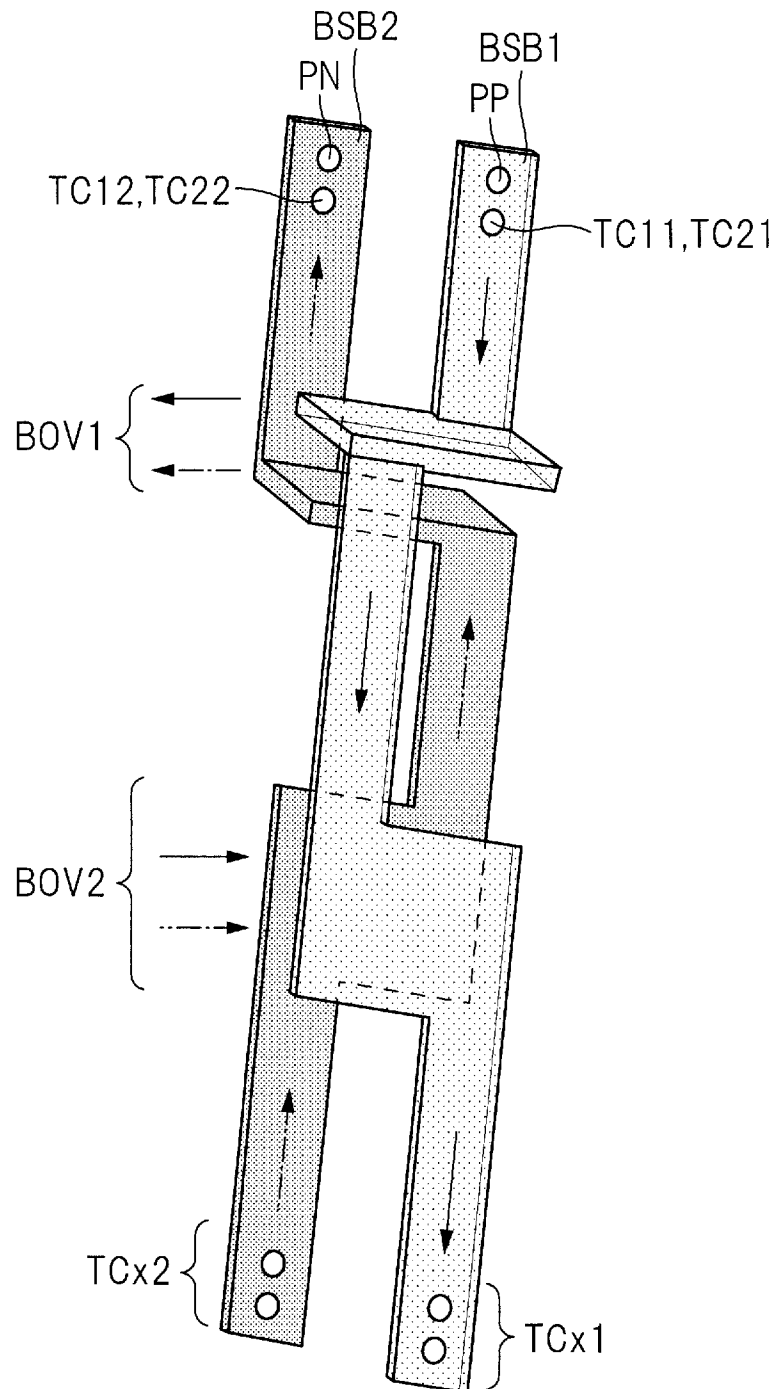
[図5]

図 5



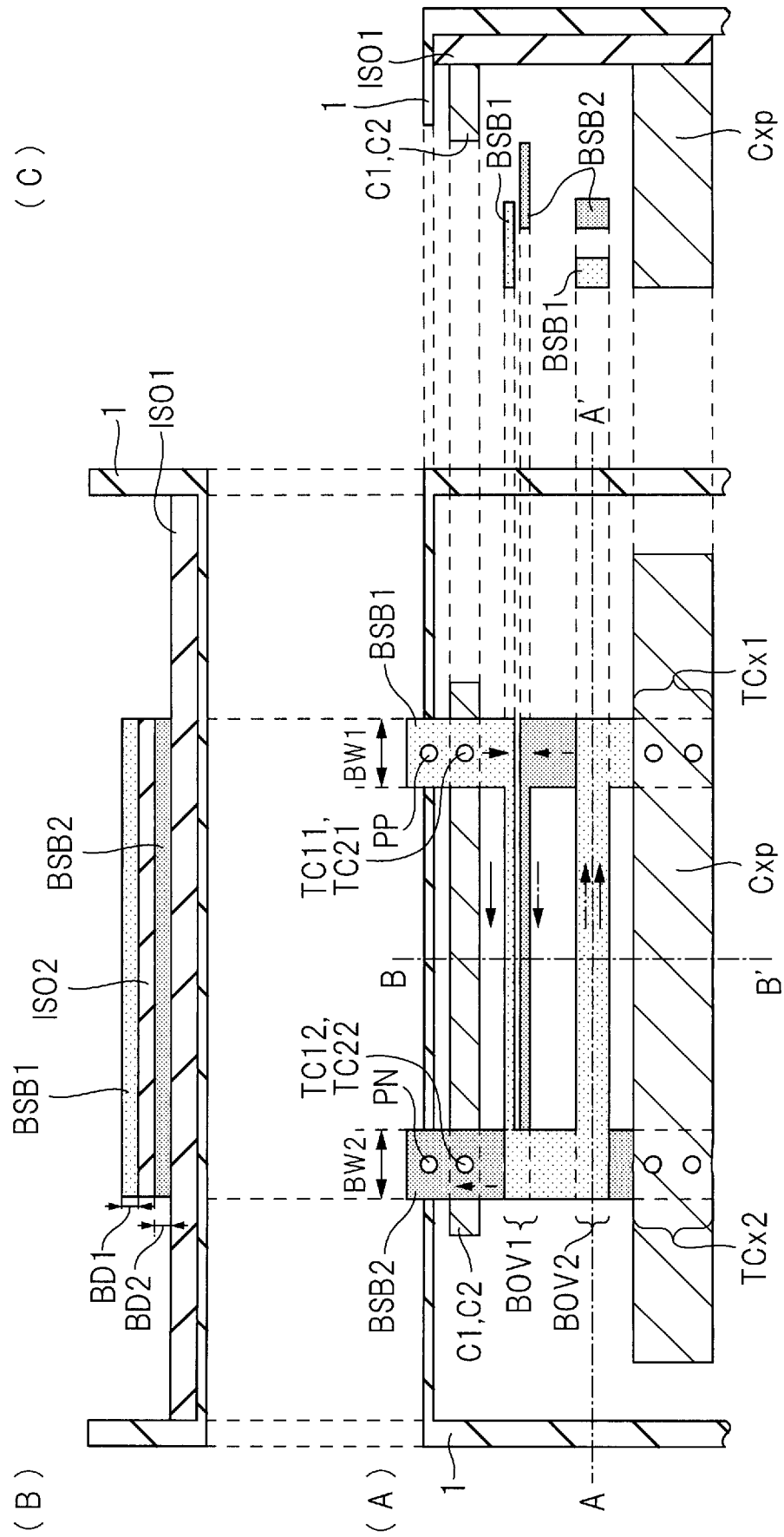
[図6]

図 6



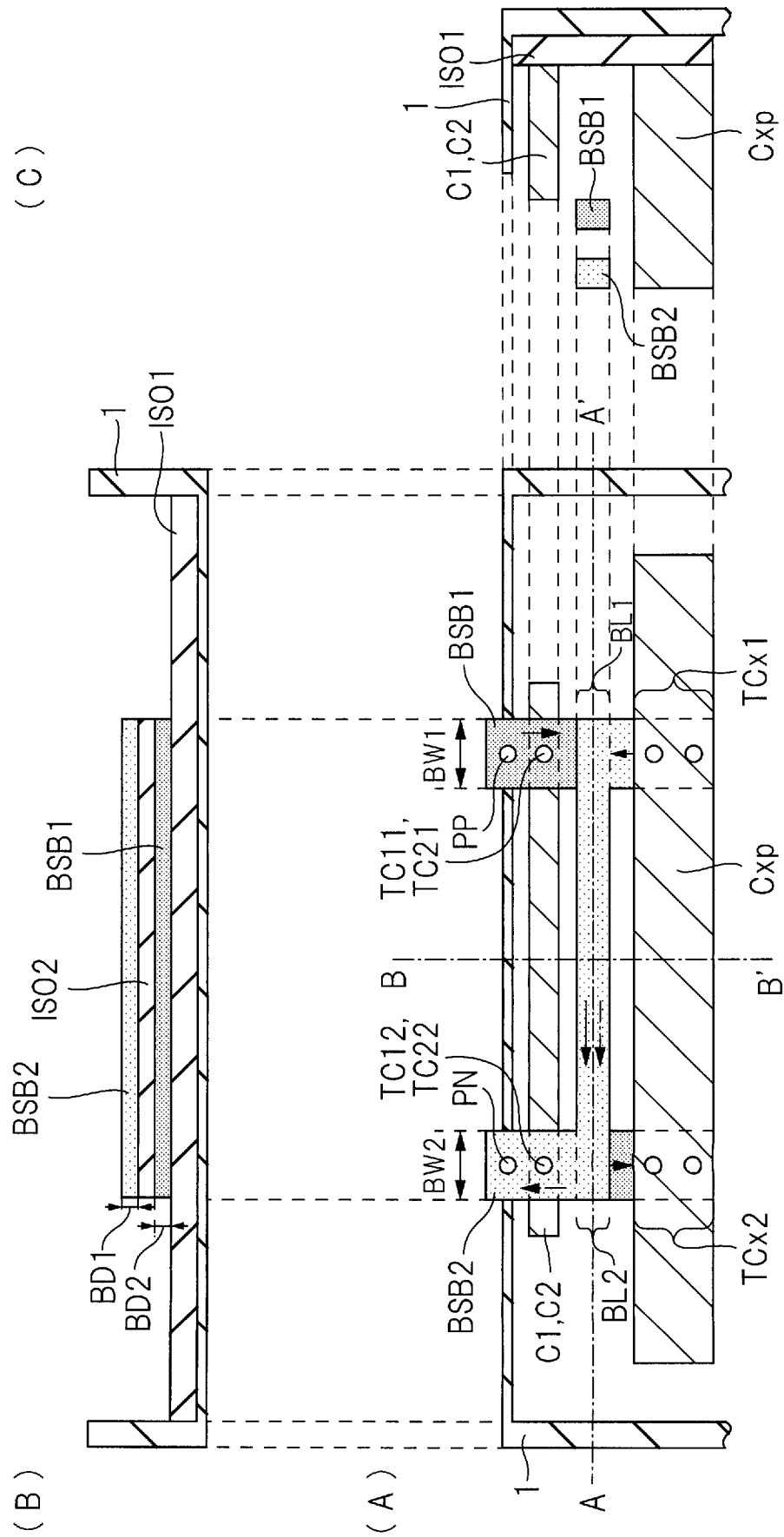
[図7]

図 7



[図8]

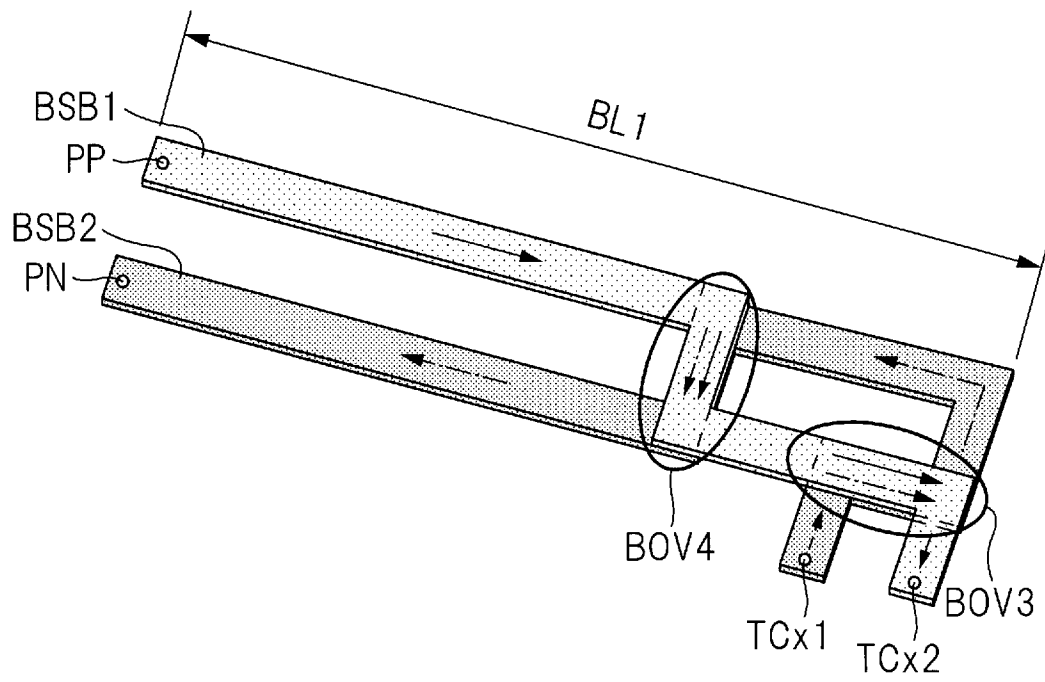
8



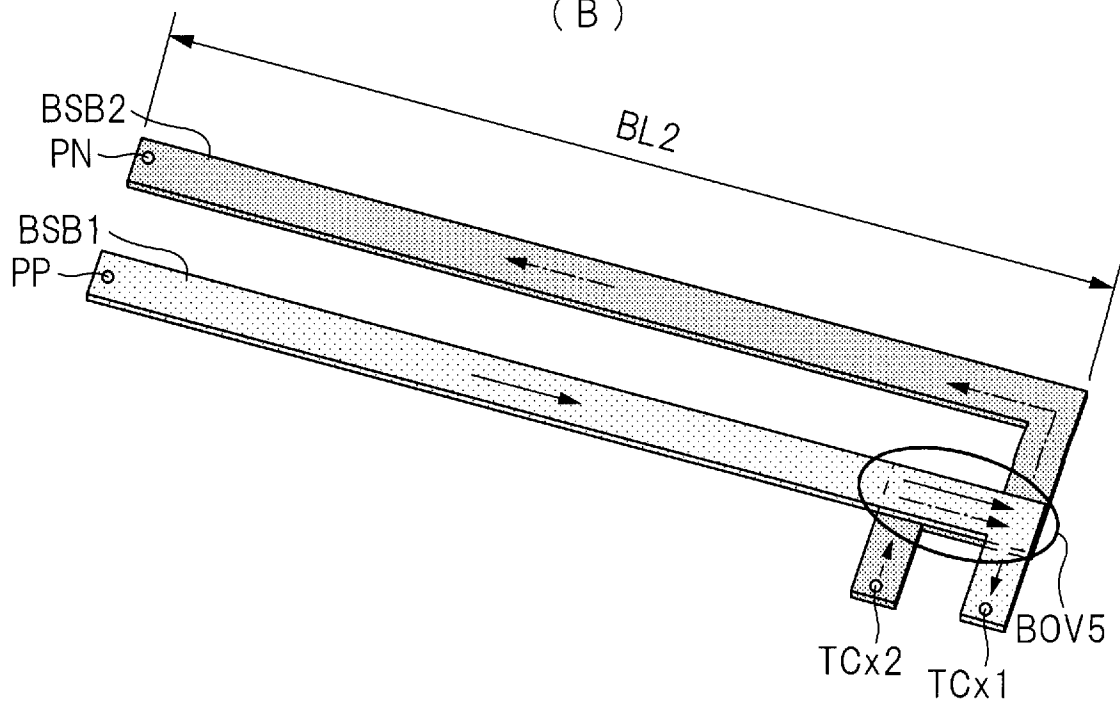
[図9]

9

(A)

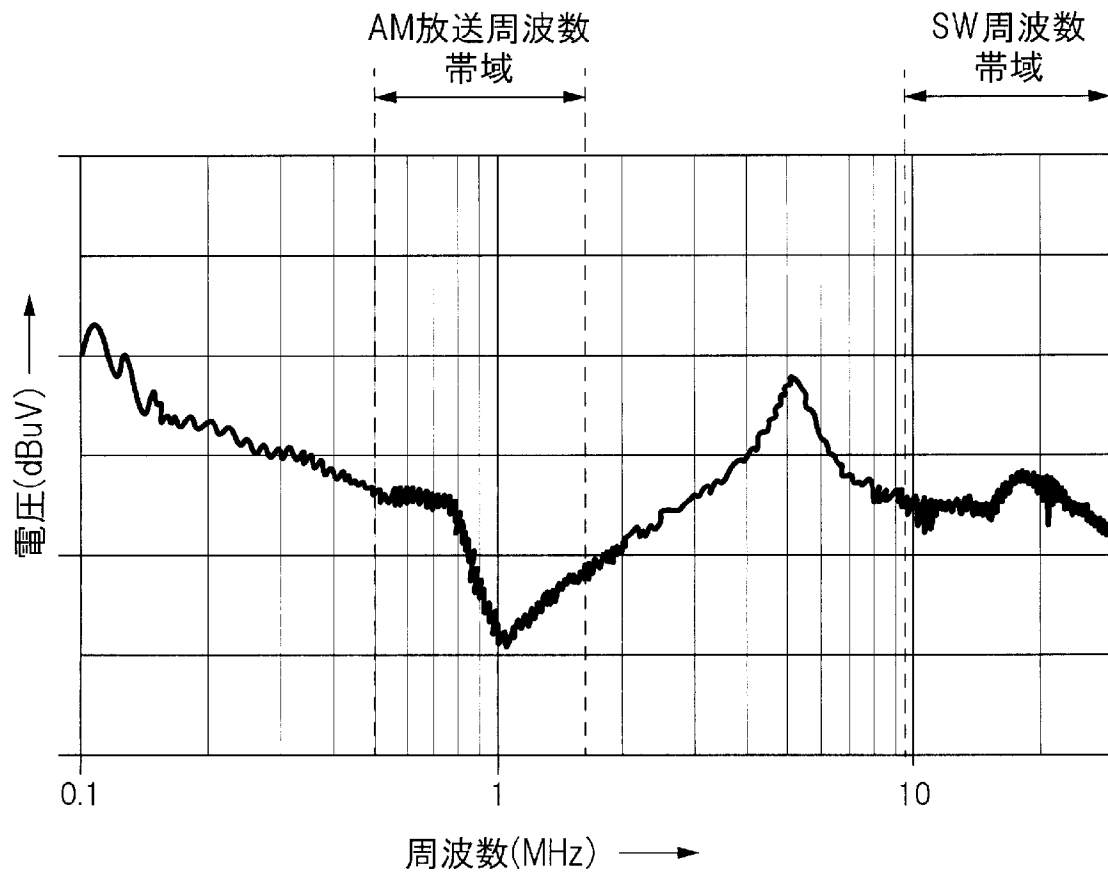


(B)



[図10]

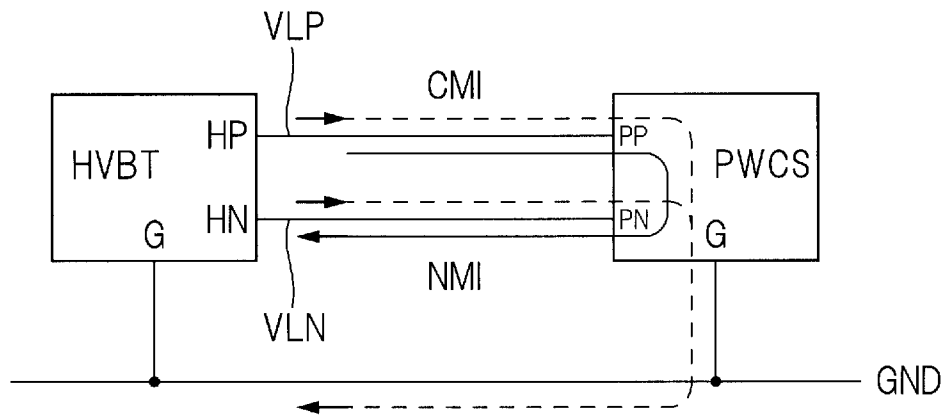
図 10



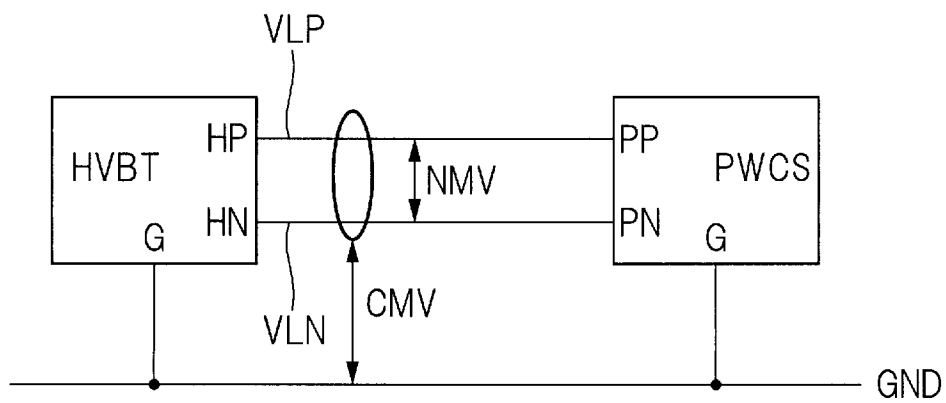
[図11]

図 11

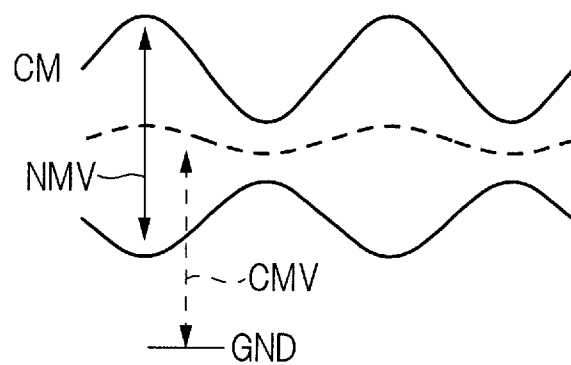
(A)



(B)

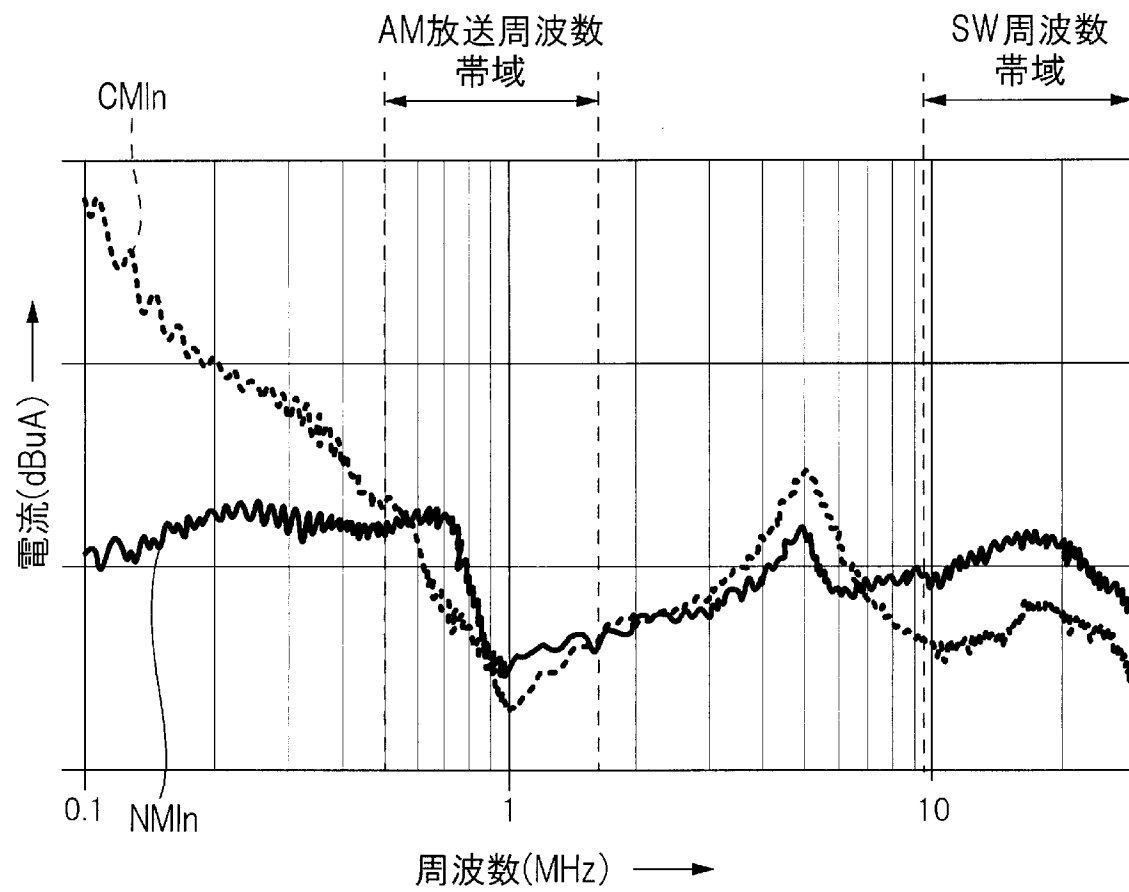


(C)



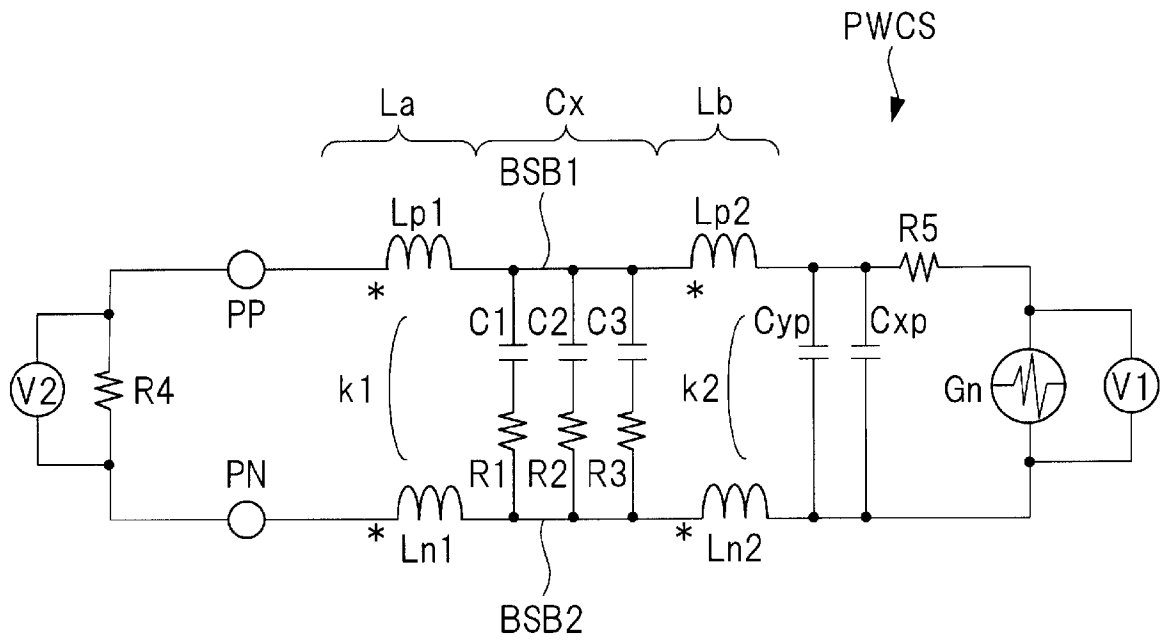
[図12]

図 12



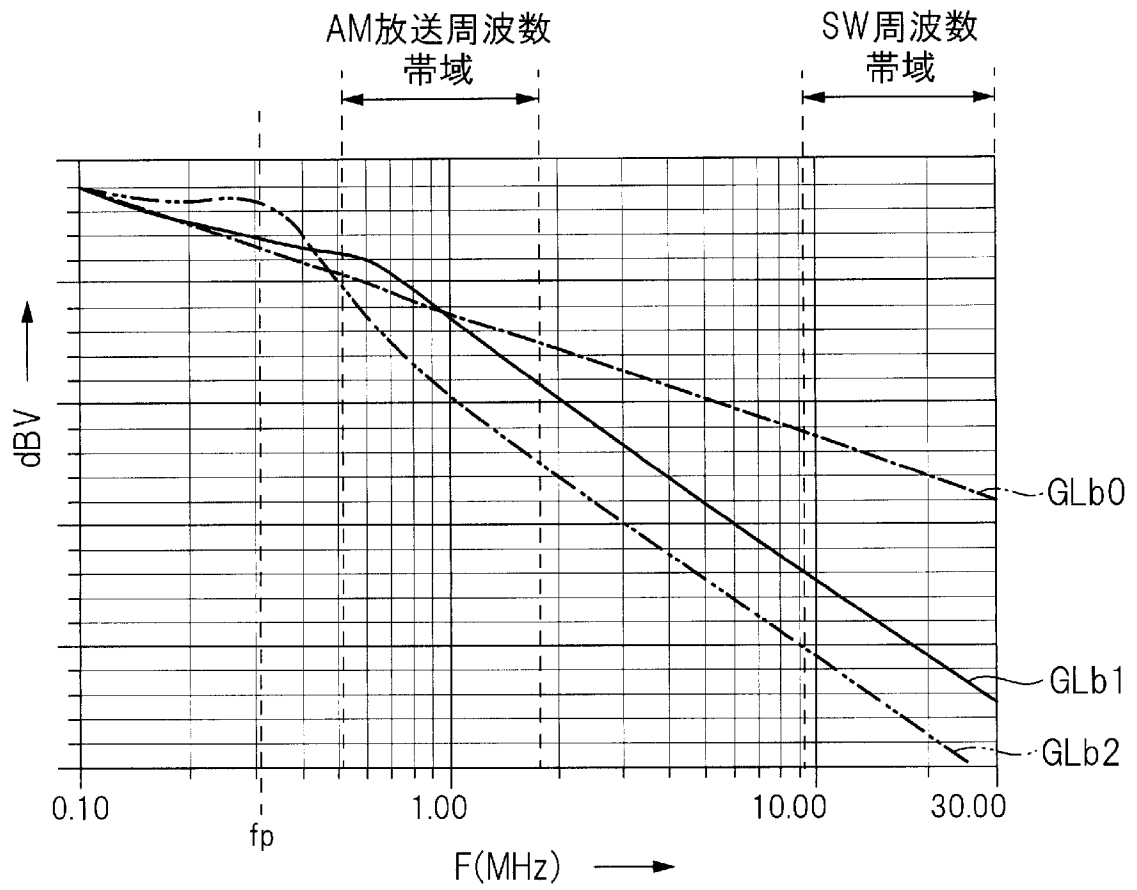
[図13]

図 13



[図14]

図 14



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2017/037542

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl. H02M7/48 (2007.01) i

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl. H02M7/48

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Published examined utility model applications of Japan	1922-1996
Published unexamined utility model applications of Japan	1971-2017
Registered utility model specifications of Japan	1996-2017
Published registered utility model applications of Japan	1994-2017

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2006-060876 A (FUJI ELECTRIC HOLDINGS CO., LTD.) 02 March 2006, paragraphs [0008], [0012]-[0016], fig. 1, 5 (Family: none)	1-12
A	JP 2000-069766 A (HITACHI, LTD.) 03 March 2000, paragraphs [0014]-[0025], fig. 1-6 & CN 1233880 A & CN 101854127 A & CN 101860247 A	1-12
A	JP 2009-105178 A (NICHICON CORP.) 14 May 2009, paragraphs [0045], [0052], fig. 12, 14 (Family: none)	1-12

☐ Further documents are listed in the continuation of Box C.

☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"I" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
07 December 2017 (07.12.2017)

Date of mailing of the international search report
19 December 2017 (19.12.2017)

Name and mailing address of the ISA/
Japan Patent Office
3-4-3, Kasumigaseki, Chiyoda-ku,
Tokyo 100-8915, Japan

Authorized officer

Telephone No.

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int.Cl. H02M7/48 (2007.01) i

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int.Cl. H02M7/48

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2017年
日本国実用新案登録公報	1996-2017年
日本国登録実用新案公報	1994-2017年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 2006-060876 A (富士電機ホールディングス株式会社) 2006.03.02, 段落 [0008], [0012] - [0016], 図1, 5 (ファミリーなし)	1-12
A	JP 2000-069766 A (株式会社日立製作所) 2000.03.03, 段落 [00 14] - [0025], 図1-6 & CN 1233880 A & CN 101854127 A & CN 101860247 A	1-12

☒ C欄の続きにも文献が列挙されている。

☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの
「E」 国際出願日前の出願または特許であるが、国際出願日以後に公表されたもの
「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
「O」 口頭による開示、使用、展示等に言及する文献
「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの
「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの
「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの
「&」 同一パテントファミリー文献

国際調査を完了した日

07.12.2017

国際調査報告の発送日

19.12.2017

国際調査機関の名称及びあて先

日本国特許庁 (ISA/J P)

郵便番号 100-8915

東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

宮本 秀一

5G

3357

電話番号 03-3581-1101 内線 3526

C (続き) . 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求項の番号
A	JP 2009-105178 A (ニチコン株式会社) 2009.05.14, 段落 [0045], [0052], 図12, 14 (ファミリーなし)	1-12