

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第6部門第3区分

【発行日】平成17年11月24日(2005.11.24)

【公開番号】特開2003-187203(P2003-187203A)

【公開日】平成15年7月4日(2003.7.4)

【出願番号】特願2002-288572(P2002-288572)

【国際特許分類第7版】

G 06 K 19/07

G 06 F 3/06

G 06 F 3/08

G 06 F 12/00

【F I】

G 06 K 19/00 N

G 06 F 3/06 3 0 1 J

G 06 F 3/08 C

G 06 F 12/00 5 1 4 A

【手続補正書】

【提出日】平成17年9月29日(2005.9.29)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項1】

メモリカードコントローラであって、

該メモリカードコントローラにより制御されるメモリカードのファイルアロケーションテーブル及びファイルシステム構造を格納するメモリと、  
該メモリに通信可能な状態で接続され、前記メモリカードから読み出すべき情報又は前記メモリカードに格納すべき情報に関してホストデバイスにより生成された要求に基づいて前記ファイルアロケーションテーブル及びファイルシステム構造を管理する、プロセッサとを含み、

該プロセッサが、前記ホストデバイスにより生成された書き込み要求に基づいて前記メモリカード内の利用可能なセクタを判定するよう構成され、

該プロセッサが、前記利用可能なセクタに対応する情報を、ファイルアロケーションテーブルの一部として前記ホストデバイスに提供して、該ホストデバイスが、メモリカード内のどのセクタにデータが書き込まれるべきかを識別するデータ及びセクタ情報を出力できるようにする、

メモリカードコントローラ。

【請求項2】

前記メモリが、ランダムアクセスメモリ又は前記メモリカードの記憶装置である、請求項1に記載のメモリカードコントローラ。

【請求項3】

ファイルをメモリカードに書き込むためにホストデバイスから出力されたファイル書き込み要求に対処することができるか否かを判定する方法であって、

前記メモリカードに格納されるファイルアロケーションテーブル(FAT)及びファイルシステム構造を、前記メモリカードと前記ホストデバイスとの間の通信インターフェイスを提供するメモリカードコントローラにより取得し、

前記FAT及びファイルシステム構造を前記メモリカードコントローラに格納し、  
前記メモリカードが前記ホストデバイスにより生成されたファイル書込要求を遂行する  
のに十分な利用可能な記憶空間を有するか否かを、前記FATから得られる情報に基づいて  
前記メモリカードコントローラにより判定し、

前記ファイル書込要求を遂行することができるか否かについて前記ホストデバイスに通  
知し、

前記ファイル書込要求を遂行することができると判定された際に、前記ファイル書込要  
求のデータを格納するために利用することができる前記メモリカード内のセクタに対応す  
るFATの一部を前記ホストデバイスに提供する、  
という各ステップを含む方法。

**【請求項4】**

前記格納ステップが、前記FAT及びファイルシステム構造を前記メモリカードコントロ  
ーラのランダムアクセスメモリに格納することにより行われる、請求項3に記載の方法。