

(19)日本国特許庁(JP)

(12)特許公報(B2)

(11)特許番号
特許第7536489号
(P7536489)

(45)発行日 令和6年8月20日(2024.8.20)

(24)登録日 令和6年8月9日(2024.8.9)

(51)国際特許分類

F I

H 0 2 J 50/60 (2016.01)

H 0 2 J 50/80 (2016.01)

H 0 2 J 50/12 (2016.01)

H 0 2 J 50/60

H 0 2 J 50/80

H 0 2 J 50/12

請求項の数 12 (全25頁)

(21)出願番号	特願2020-64204(P2020-64204)	(73)特許権者	000001007
(22)出願日	令和2年3月31日(2020.3.31)		キヤノン株式会社
(65)公開番号	特開2021-164283(P2021-164283 A)	(74)代理人	110003281
(43)公開日	令和3年10月11日(2021.10.11)		弁理士法人大塚国際特許事務所
審査請求日	令和5年3月27日(2023.3.27)	(72)発明者	岩瀬 元
			東京都大田区下丸子3丁目30番2号
			キヤノン株式会社内
		審査官	清水 祐樹

最終頁に続く

(54)【発明の名称】 送電装置、受電装置、制御方法、およびプログラム

(57)【特許請求の範囲】

【請求項1】

送電装置であって
受電装置に無線で電力を送る送電手段と、
前記受電装置と通信する通信手段と、
前記送電装置から前記受電装置へ送電を行うフェーズにおいて、当該送電を制限する期間で測定されるQuality factorに基づいて、異物の検出処理を行う検出手段と、
前記通信手段によって前記受電装置から受信した情報に基づいて、前記Quality factorに基づく前記検出処理を実行するかを決定する決定手段と、
を有し、
前記決定手段は、前記情報が前記検出処理に関する所定の処理を前記受電装置が実行可能でないことを示す場合、前記検出処理を実行しないことを決定する、ことを特徴とする送電装置。

【請求項2】

送電装置であって
受電装置に無線で電力を送る送電手段と、
前記受電装置と通信する通信手段と、
前記送電装置から前記受電装置へ送電を行うフェーズにおいて、当該送電を制限する期間で測定されるQuality factorに基づいて、異物の検出処理を行う検出手段と、

段と、

前記通信手段によって前記受電装置から受信した情報に基づいて、前記 Quality factor に基づく前記検出処理を実行するかを決定する決定手段と、
を有し、

前記決定手段は、前記情報が前記検出処理に関する所定の処理を前記受電装置が実行可能であることを示す場合、前記検出処理を実行することを決定する、ことを特徴とする送電装置。

【請求項 3】

前記所定の処理は、前記受電装置における受電コイルと共振コンデンサによる閉回路を構成する処理である、ことを特徴とする請求項 1 又は 2 に記載の送電装置。

【請求項 4】

前記情報は、前記受電装置の構成を示す情報に含まれて受信される、ことを特徴とする請求項 1 から 3 のいずれか 1 項に記載の送電装置。

【請求項 5】

前記通信手段は、前記 Quality factor の測定に関する時間について前記受電装置と交渉を行う、ことを特徴とする請求項 1 から 4 のいずれか 1 項に記載の送電装置。

【請求項 6】

前記通信手段は、前記 Quality factor の測定が開始されてから終了するまでの時間の長さについて前記受電装置と交渉を行う、ことを特徴とする請求項 1 から 5 のいずれか 1 項に記載の送電装置。

【請求項 7】

受電装置であって

送電装置から無線で電力を受ける受電手段と、

前記送電装置から前記受電装置へ送電を行うフェーズにおいて、所定の処理を前記受電装置が実行可能か否かを示す情報を前記送電装置へ送信する通信手段と、

を有し、

前記所定の処理は、前記送電を行うフェーズにおいて前記送電を制限する期間で前記送電装置が測定する Quality factor に基づいて行う異物の検出処理である、ことを特徴とする受電装置。

【請求項 8】

受電装置に無線で電力を送ることができると共に前記受電装置と通信することができる送電装置によって実行される制御方法であって、

前記送電装置から前記受電装置へ送電を行うフェーズにおいて、当該送電を制限する期間で測定される Quality factor に基づいて、異物の検出処理を行うことができるように構成され、

前記制御方法は、

前記受電装置から受信した情報に基づいて、前記 Quality factor に基づく前記検出処理を実行するかを決定することであって、前記情報が前記検出処理に関する所定の処理を前記受電装置が実行可能でないことを示す場合、前記検出処理を実行しないことを決定することを含むことを特徴とする制御方法。

【請求項 9】

受電装置に無線で電力を送ることができると共に前記受電装置と通信することができる送電装置によって実行される制御方法であって、

前記送電装置から前記受電装置へ送電を行うフェーズにおいて、当該送電を制限する期間で測定される Quality factor に基づいて、異物の検出処理を行うことができるように構成され、

前記制御方法は、

前記受電装置から受信した情報に基づいて、前記 Quality factor に基づく前記検出処理を実行するかを決定することであって、前記情報が前記検出処理に関する所

10

20

30

40

50

定の処理を前記受電装置が実行可能であることを示す場合、前記検出処理を実行することを決定することを含むことを特徴とする制御方法。

【請求項 10】

送電装置から無線で電力を受ける受電装置によって実行される制御方法であって、
前記送電装置から前記受電装置へ送電を行うフェーズにおいて、所定の処理を前記受電装置が実行可能か否かを示す情報を前記送電装置へ送信することを含み、
前記所定の処理は、前記送電を行うフェーズにおいて前記送電を制限する期間で前記送電装置が測定する *Quality factor* に基づいて行う異物の検出処理である、
ことを特徴とする制御方法。

【請求項 11】

コンピュータを、請求項 1 から 6 のいずれか 1 項に記載の送電装置として機能させるためのプログラム。

【請求項 12】

コンピュータを、請求項 7 に記載の受電装置として機能させるためのプログラム。

【発明の詳細な説明】

【技術分野】

【0001】

本発明は、無線電力伝送における異物検出技術に関する。

【背景技術】

【0002】

無線電力伝送システムの技術開発が広く行われており、標準化団体 *Wireless Power Consortium (WPC)* が無線充電規格として策定した規格 (*WPC 規格*) が広く知られている。このような無線電力伝送では、送電装置が電力を伝送可能な範囲に異物が存在する場合に、その異物を検出して送受電を制御することが肝要になる。異物とは、受電装置とは異なる物体である。特許文献 1 では、*WPC 規格* に準拠した送受電装置の近傍に異物が存在する場合に、その異物を検出して送受電を制限する手法が記載されている。特許文献 2 には、無線電力伝送システムのコイルを短絡させて異物検出を行う技術が開示されている。また、特許文献 3 には、無線電力伝送システムの送電コイルに一定期間高周波信号を印加して測定したそのコイルの *Q 値 (Quality factor)* の変化によって異物を検出する技術が記載されている。

【先行技術文献】

【特許文献】

【0003】

【文献】特開 2017-070074 号公報

【文献】特開 2017-034972 号公報

【文献】特開 2013-132133 号公報

【発明の概要】

【発明が解決しようとする課題】

【0004】

本発明は、*WPC 規格* に準拠した送電装置および受電装置において、受電装置とは異なる物体の検出をより高精度に実行可能とする技術を提供する。

【課題を解決するための手段】

【0005】

本発明の一態様による送電装置は、受電装置に無線で電力を送る送電手段と、前記受電装置と通信する通信手段と、前記送電装置から前記受電装置へ送電を行うフェーズにおいて、当該送電を制限する期間で測定される *Quality factor* に基づいて、異物の検出処理を行う検出手段と、前記通信手段によって前記受電装置から受信した情報に基づいて、前記 *Quality factor* に基づく前記検出処理を実行するかを決定する決定手段と、を有し、前記決定手段は、前記情報が前記検出処理に関する所定の処理を前記受電装置が実行可能でないことを示す場合、前記検出処理を実行しないことを決定

10

20

30

40

50

する。

【発明の効果】

【0006】

本発明によれば、WPC規格に準拠した送電装置および受電装置において、受電装置とは異なる物体の検出をより高精度に実行することができる。

【図面の簡単な説明】

【0007】

【図1】無線電力伝送システムの構成例を示す図である。

【図2】受電装置の構成例を示す図である。

【図3】送電装置の構成例を示す図である。

【図4】送電装置の制御部の機能構成例を示す図である。

【図5】受電装置の制御部の機能構成例を示す図である。

【図6A】従来の送電装置と受電装置とが実行する処理の流れの例を示す図である。

【図6B】実施形態に係る送電装置と受電装置とが実行する処理の流れの例を示す図である。

【図7】送電装置による第3異物検出処理の流れの例を示す図である。

【図8】受電装置による第3異物検出処理の流れの例を示す図である。

【図9】送電装置による第2Q値の測定処理の流れの例を示す図である。

【図10】受電装置による第2Q値の測定処理の流れの例を示す図である。

【図11】パワロス手法による異物検出を説明する図である。

【図12】時間領域におけるQ値測定方法を説明する図である。

【図13】Configuration Packetのフレームフォーマットを示す図である。

【発明を実施するための形態】

【0008】

以下、添付図面を参照して実施形態を詳しく説明する。なお、以下の実施形態は特許請求の範囲に係る発明を限定するものでない。実施形態には複数の特徴が記載されているが、これらの複数の特徴の全てが発明に必須のものとは限らず、また、複数の特徴は任意に組み合わせられてもよい。さらに、添付図面においては、同一若しくは同様の構成に同一の参照番号を付し、重複した説明は省略する。

【0009】

(システム構成)

図1に、本実施形態に係る無線電力伝送システムの構成例を示す。本無線電力伝送システムは、一例において、送電装置100と受電装置102とを含んで構成される。送電装置100と受電装置102は、WPC(Wireless Power Consortium)規格に準拠しているものとする。送電装置100は、例えば自装置上に載置された受電装置102に対して無線で送電する電子機器である。送電装置100は、送電コイル101を介して受電装置102へ無線で電力を送る。受電装置102は、例えば、送電装置100から受電して内蔵バッテリーに充電を行う電子機器である。また、受電装置102は、他の装置(カメラ、スマートフォン、タブレットPC、ラップトップ、自動車、ロボット、医療機器、プリンター)に内蔵され、それらの装置に電力を供給するように構成されてもよい。送電装置100がスマートフォンなどであってもよい。この場合、例えば受電装置102は、別のスマートフォンであってもよいし、無線イヤホンであってもよい。また、受電装置102は、自動車等の車両や輸送機であってもよいし、送電装置100は自動車等の車両や輸送機のコンソール等に設置される充電器であってもよい。

【0010】

また、図1は、導電性の異物103が、送電コイル101から出力される無線電力が影響を及ぼす範囲(operating volume)に存在している状況を例示している。このような異物103がoperating volume内に存在すると、送受電の効率が劣化し、場合によっては発熱等の問題が生じうる。このため、送電装置100と

受電装置 102 は、このような異物 103 を検出して、送受電制御を実行することが重要となる。そこで、本実施形態では、送電装置 100 および受電装置 102 が、WPC 規格に準拠する制御の範囲内で、送電コイル内部の電圧の時間変化から Q 値 (Quality factor) を測定して、このような異物 103 を検出して、送受電の制御を行う。以下では、このような手順を実行する装置の構成と処理の流れの例について詳細に説明する。なお、異物 103 は、受電装置とは異なる物体である。異物 103 としては、例えば、金属片や IC カードのような導電性の物体である。

【0011】

(装置の構成)

図 2 に、受電装置 102 の構成例を示す。受電装置 102 は、例えば、制御部 200、
受電コイル 201、整流部 202、電圧制御部 203、通信部 204、充電部 205、バ
ッテリ 206、共振コンデンサ 207、および、スイッチ 208 を含んで構成される。制
御部 200 は、受電装置 102 の全体を制御する。制御部 200 は、例えば CPU (C
e
n
t
r
a
l
P
r
o
c
e
s
s
i
n
g
U
n
i
t) や MPU (M
i
c
r
o
P
r
o
c
e
s
s
i
n
g
U
n
i
t) 等の 1 つ以上のプロセッサを含んで構成される。なお、制御部 200 は
、例えば、RAM (R
a
n
d
o
m
A
c
c
e
s
s
M
e
m
o
r
y) や ROM (R
e
a
d
O
n
l
y
M
e
m
o
r
y) 等の 1 つ以上の記憶装置を含んでもよい。そして、制御部 200
は、例えば、記憶装置に記憶されたプログラムをプロセッサによって実行することにより
、後述の各処理を実行するように構成されうる。受電コイル 201 は、送電装置 100 の
送電コイル 101 から電力を受電する際に用いられるコイルである。整流部 202 は、受
電コイル 201 を介して受電した交流電圧および交流電流を、直流電圧および直流電流に
変換する。電圧制御部 203 は、整流部 202 から入力された直流電圧のレベルを、制御
部 200 および充電部 205 などが動作するのに適した (過大でもなく過少でもない) 直
流電圧のレベルに変換する。また、電圧制御部 203 は、変換されたレベルの電圧を充電
部 205 へ供給する。充電部 205 は、電圧制御部 203 から供給された電圧によりバッ
テリ 206 を充電する。通信部 204 は、送電装置 100 との間で、WPC 規格に基づい
た無線充電の制御通信を行う。この制御通信は、受電コイル 201 で受電した交流電圧お
よび交流電流を負荷変調することにより行われる。

【0012】

また、受電コイル 201 は、共振コンデンサ 207 と接続され、特定の周波数 F2 で共
振するように構成される。スイッチ 208 は、受電コイル 201 と共振コンデンサ 207
を短絡するためのスイッチであり、制御部 200 によって制御される。スイッチ 208 が
オンとされると、受電コイル 201 と共振コンデンサ 207 が直列共振回路を構成する。
このとき、受電コイル 201 と共振コンデンサ 207 およびスイッチ 208 の閉回路にの
み電流が流れ、整流部 202 や電圧制御部 203 には電流が流れなくなる。これに対して
、スイッチ 208 がオフとされると、受電コイル 201 および共振コンデンサ 207 を介
して、整流部 202 および電圧制御部 203 に電流が流れるようになる。

【0013】

図 3 に、送電装置 100 の構成例を示す、送電装置 100 は、例えば、制御部 300、
電源部 301、送電部 302、送電コイル 303、通信部 304、メモリ 305、共振コ
ンデンサ 306、およびスイッチ 307 を含んで構成される。制御部 300 は、送電装置
100 の全体を制御する。制御部 300 は、例えば CPU や MPU 等の 1 つ以上のプロセ
ッサを含んで構成される。なお、制御部 300 は、例えば、後述のメモリ 305 や制御部
300 に内蔵された記憶装置に記憶されたプログラムをプロセッサによって実行すること
により、後述の各処理を実行するように構成されうる。電源部 301 は、各機能ブロッ
クに電源を供給する。電源部 301 は、例えば、商用電源又はバッテリーである。バッテリに
は、例えば、商用電源から供給される電力が蓄電されうる。

【0014】

送電部 302 は、電源部 301 から入力された直流又は交流電力を、無線電力伝送に用
いる周波数帯の交流電力に変換し、その交流電力を送電コイル 303 へ入力し、これによ

10

20

30

40

50

り受電装置 102 に受電させるための電磁波を送電コイル 303 から発生させる。例えば、送電部 302 は、電源部 301 により供給される直流電圧を、FET (Field Effect Transistor) を使用したハーフブリッジ又はフルブリッジ構成のスイッチング回路で交流電圧に変換する。この場合、送電部 302 は、FET の ON/OFF を制御するゲートドライバを含む。また、送電部 302 は、送電コイル 303 に入力する電圧 (送電電圧) と電流 (送電電流) との少なくともいずれか、または、周波数を調節することにより、出力させる電磁波の強度や周波数を制御する。例えば、送電部 302 は、送電電圧又は送電電流を大きくすることにより電磁波の強度を強くし、送電電圧又は送電電流を小さくすることにより電磁波の強度を弱くする。ここで、送電部 302 は、WPC 規格に対応した受電装置 102 の充電部 205 に対して 15 ワット (W) の電力を出力するだけの電力を供給する能力があるものとする。また、送電部 302 は、制御部 300 の指示に基づいて、送電コイル 303 による電磁波の出力が開始又は停止されるように、交流電力の出力制御を行う。

10

【0015】

通信部 304 は、送電コイル 303 を介して、受電装置 102 との間で、WPC 規格に基づく送電制御のための通信を行う。通信部 304 は、送電部 302 から出力される交流電圧および交流電流を周波数変調 (FSK (Frequency Shift Keying)) を用いて変調し、受電装置 102 へ情報を伝送する。また、通信部 304 は、受電装置 102 の通信部 204 による負荷変調で変調された交流電圧および交流電流を復調して、受電装置 102 が送信した情報を取得する。すなわち、通信部 304 は、送電部 302 から送電される電磁波に受電装置 102 へ送信すべき情報を重畳し、その電磁波に対して受電装置 102 によって重畳された受信信号を検出することによって、受電装置 102 と通信する。また、通信部 304 は、送電コイル 303 とは異なるコイル (又はアンテナ) を用いて、WPC 規格とは異なる規格に従って受電装置 102 と通信を行ってもよい。また、通信部 304 は、複数の通信機能を選択的に用いて受電装置 102 と通信してもよい。メモリ 305 は、例えば、制御部 300 によって実行される制御プログラムや、送電装置 100 及び受電装置 102 の状態などの情報を記憶する。例えば、送電装置 100 の状態は制御部 300 により取得される。また、受電装置 102 の状態は、受電装置 102 の制御部 200 により取得されて通信部 205 から送信され、送電装置 100 は、通信部 304 を介してこの状態を示す情報を取得する。

20

30

【0016】

また、送電コイル 303 は、共振コンデンサ 306 と接続され、特定の周波数 F_1 で共振するように構成される。スイッチ 307 は、送電コイル 303 と共振コンデンサ 306 とを短絡するためのスイッチであり、制御部 300 によって制御される。スイッチ 307 がオンとされると、送電コイル 303 と共振コンデンサ 306 が直列共振回路を構成する。このとき、送電コイル 303 と共振コンデンサ 306 およびスイッチ 307 の閉回路にのみ電流が流れる。スイッチ 208 がオフとされると、送電コイル 303 および共振コンデンサ 306 には、送電部 302 から電力が供給される。

【0017】

図 4 は、送電装置 100 の制御部 300 によって実現される機能構成例を示している。制御部 300 は、例えば、第 1 Q 値測定部 400、第 2 Q 値測定部 401、Calibration 処理部 402、第 1 異物検出処理部 403、第 2 異物検出処理部 404、第 3 異物検出処理部 405、および送電処理部 406 の各機能部として動作しうる。第 1 Q 値測定部 400 は、後述のようにして、周波数領域における Q 値の測定 (第 1 Q 値測定) を行う。第 2 Q 値測定部 401 は、後述のようにして、時間領域における Q 値の測定 (第 2 Q 値測定) を行う。Calibration 処理部 402 は、後述のようにして、Calibration data Point の取得および Calibration カーブの作成処理を行う。第 1 異物検出処理部 403 は、第 1 Q 値測定部 400 により測定された第 1 Q 値に基づく異物検出処理 (第 1 異物検出処理) を実行する。第 2 異物検出処理部 404 は、後述するパワーロス手法に基づく異物検出処理 (第 2 異物検出処理) を実行する。

40

50

第3異物検出処理部405は、第2Q値測定部401により測定された第2Q値に基づく異物検出処理（第3異物検出処理）を実行する。送電処理部406は、送電部302の送電開始、送電停止、送電電力の増減に関する処理を行う。図4に示される各処理部は、例えば、それぞれが独立した複数のプログラムとして構成され、イベント処理等により、これらの複数のプログラム間の同期をとりながら並行して動作しうる。

【0018】

図5は、受電装置102の制御部200によって実現される機能構成例を示している。制御部200は、例えば、第2Q値測定部500と受電処理部501の各機能部として動作しうる。第2Q値測定部500は、後述のようにして、時間領域におけるQ値の測定（第2Q値測定）を行う。受電処理部501は、受電部303の受電開始、受電停止、送電装置100に対して要求する電力の増減に関する処理を行う。図5に示す各処理部は、それぞれが独立したプログラムとして構成され、イベント処理等によりプログラム間の同期をとりながら並行して動作しうる。

【0019】

（WPC規格における異物検出方法）

続いて、WPC（Wireless Power Consortium）規格で規定されている異物検出方法について、送電装置100と受電装置102を例として用いて説明する。ここでは、周波数領域で測定されたQ値に基づく異物検出方法（第1異物検出方法）と、パワースタックに基づく異物検出方法（第2異物検出方法）について説明する。

【0020】

（1）周波数領域で測定されたQ値に基づく異物検出方法（第1異物検出方法）

第1異物検出方法では、まず、送電装置100が、異物の影響によって変化するQ値の周波数領域における測定（第1Q値測定）を行う。この測定は、送電装置100がAnalog Pingを送電してから、Digital Pingを送電するまでの間に実行される（図6AのF601を参照）。例えば、送電部302は、Q値を測定するために、送電コイル303が出力する無線電力の周波数を掃引し、第1Q値測定部400は送電コイルと直列（または並列）に接続される共振コンデンサ306の端部の電圧値を測定する。そして、第1Q値測定部400は、その電圧値がピークとなる共振周波数を探索し、共振周波数で測定されるピークの電圧値から3dB下がった電圧値を示す周波数と、その共振周波数とから、送電コイル303のQ値を算出する。

【0021】

また、別の方法でQ値を測定してもよい。例えば、送電部302は、送電コイル303が出力する無線電力の周波数を掃引し、第1Q値測定部400は送電コイル303と直列に接続される共振コンデンサ306の端部の電圧値を測定して、その電圧値がピークとなる共振周波数を探索する。そして、第1Q値測定部400は、その共振周波数においてその共振コンデンサ306の両端の電圧値を測定し、その両端の電圧値の比から送電コイル303のQ値を算出する。

【0022】

送電コイル303のQ値を算出した後、送電装置100の第1異物検出処理部403は、通信部304を介して、異物検出の判断基準となるQ値を受電装置102から取得する。例えば、第1異物検出処理部403は、WPC規格で規定された送電コイル上に受電装置が置かれた場合の送電コイルのQ値（第1の特性値）を、受電装置102から受信する。このQ値は、受電装置102が送信するFOD（Foreign Object Detection）Statusパケットに格納されて、送電装置100は、このFOD Statusパケットを受信することによりこのQ値を取得する。第1異物検出処理部403は、取得したQ値から、送電装置100上に受電装置102が置かれた場合の、送電コイル303のQ値を推定する。本実施形態では、推定されたQ値を第1基準Q値と呼ぶ。なお、FOD Statusパケットに格納されるQ値は、あらかじめ受電装置102の不揮発メモリ（不図示）に記憶されうる。すなわち、受電装置102は、事前に記憶していたQ値を送電装置100へ通知しうる。なお、このQ値は、後述するQ1に対応する。

【 0 0 2 3 】

送電装置 1 0 0 の第 1 異物検出処理部 4 0 3 は、第 1 基準 Q 値と、第 1 Q 値測定部 4 0 0 により測定された Q 値とを比較し、比較結果に基づいて異物の有無を判定する。例えば、第 1 異物検出処理部 4 0 3 は、第 1 基準 Q 値に対して、a % (第 1 の割合) 低下した Q 値を閾値として、測定された Q 値がその閾値より低い場合に、異物がある可能性が高いと判定し、そうでない場合は異物がない可能性が高いと判定する。

【 0 0 2 4 】

(2) パワーロス手法に基づく異物検出方法 (第 2 異物検出方法)

続いて、W P C 規格で規定されているパワーロス手法に基づく異物検出方法について、図 1 1 を参照して説明する。図 1 1 は、パワーロス手法による異物検出の概念図であり、横軸は送電装置 1 0 0 の送電電力を示し、縦軸は受電装置 1 0 2 の受電電力を示す。なお、送電装置 1 0 0 の送電部 3 0 2 による送電電力の制御は、送電処理部 4 0 6 により行われうる。

【 0 0 2 5 】

まず、送電装置 1 0 0 の送電部 3 0 2 は、受電装置 1 0 2 に対して D i g i t a l P i n g を送電する。そして、送電装置 1 0 0 の通信部 3 0 4 は、受電装置 1 0 2 における受電電力値 P r 1 (L i g h t L o a d という) を、R e c e i v e d P o w e r P a c k e t (m o d e 1) により受信する。なお、以下では、R e c e i v e d P o w e r P a c k e t (m o d e 1) を「R P 1」と呼ぶ。P r 1 は、受電装置 1 0 2 が受電電力を負荷 (充電部 2 0 5 とバッテリー 2 0 6 など) に供給していない場合の受電電力値である。送電装置 1 0 0 の制御部 3 0 0 は、受信した P r 1 と、P r 1 が得られたときの送電電力値 P t 1 との関係 (図 1 1 の点 1 1 0 0) を、メモリ 3 0 5 に記憶する。これにより、送電装置 1 0 0 は、送電電力として P t 1 を送電したときの、送電装置 1 0 0 と受電装置 1 0 2 との間の電力損失量が P t 1 - P r 1 (P l o s s 1) であることを認識することができる。

【 0 0 2 6 】

次に、送電装置 1 0 0 の通信部 3 0 4 は、受電装置 1 0 2 における受電電力値 P r 2 (C o n n e c t e d L o a d という) の値を、R e c e i v e d P o w e r P a c k e t (m o d e 2) で受電装置 1 0 2 から受信する。なお、以下では、R e c e i v e d P o w e r P a c k e t (m o d e 2) を「R P 2」と呼ぶ。P r 2 は、受電装置 1 0 2 が受電電力を負荷に供給している場合の受電電力値である。そして送電装置 1 0 0 の制御部 3 0 0 は、受信した P r 2 と、P r 2 が得られたときの送電電力値 P t 2 との関係 (図 1 1 の点 1 1 0 1) を、メモリ 3 0 5 に記憶する。これにより、送電装置 1 0 0 は、送電電力として P t 2 を送電したときの、送電装置 1 0 0 と受電装置 1 0 2 との間の電力損失量が P t 2 - P r 2 (P l o s s 2) であることを認識することができる。

【 0 0 2 7 】

そして送電装置 1 0 0 の C a l i b r a t i o n 処理部 4 0 2 は、点 1 1 0 0 と点 1 1 0 1 とを直線補間し、直線 1 1 0 2 を作成する。直線 1 1 0 2 は、送電装置 1 0 0 と受電装置 1 0 2 の周辺に異物が存在しない状態における、送電電力と受電電力の関係に対応する。このため、送電装置 1 0 0 は、送電電力値と直線 1 1 0 2 とから、異物がない可能性が高い状態における受電電力を予想することができる。例えば、送電装置 1 0 0 は、送電電力値が P t 3 の場合について、送電電力値が P t 3 である場合に対応する直線 1 1 0 2 上の点 1 1 0 3 から、受電電力値が P r 3 であると予想することができる。

【 0 0 2 8 】

ここで、送電装置 1 0 0 の送電部 3 0 2 が、P t 3 の送電電力で受電装置 1 0 2 に対して送電した場合に、通信部 3 0 4 が受電装置 1 0 2 から受電電力値 P r 3 ' という値を受信したとする。送電装置 1 0 0 の第 2 異物検出処理部 4 0 4 は、異物が存在しない状態における受電電力値 P r 3 から、実際に受電装置 1 0 2 から受信した受電電力値 P r 3 ' を引いた値 P r 3 - P r 3 ' (= P l o s s _ F O) を算出する。この P l o s s _ F O は、送電装置 1 0 0 と受電装置 1 0 2 との間に異物が存在する場合に、その異物で消費される電力

損失と考えることができる。このため、第2異物検出処理部404は、異物で消費されたであろう電力 P_{loss_FO} があらかじめ決められた閾値を超えた場合に、異物が存在すると判断することができる。この閾値は、例えば、点1100と点1101との関係に基づいて導出される。

【0029】

また、送電装置100の第2異物検出処理部404は、事前に、異物が存在しない状態における受電電力値 P_{r3} から、送電装置100と受電装置102間の電力損失量 $P_{t3} - P_{r3}$ (P_{loss3})を求めておく。そして、第2異物検出処理部404は、異物が存在するか不明な状態において受電装置102から受信した受電電力値 P_{r3}' から、異物が存在する状態での送電装置100と受電装置102間の電力損失量 $P_{t3} - P_{r3}'$ (P_{loss3}')を算出する。そして、第2異物検出処理部404は、 $P_{loss3}' - P_{loss3}$ を算出し、この値があらかじめ決められた閾値を超えた場合に、異物が存在すると判断することができる。なお、 $P_{loss3}' - P_{loss3} = P_{t3} - P_{r3}' - P_{t3} + P_{r3} = P_{r3} - P_{r3}'$ である。このため、電力損失量の比較により、異物で消費されたと予測される電力 P_{loss_FO} を推定することもできる。

10

【0030】

以上のように、異物で消費されたであろう電力 P_{loss_FO} は、受電電力の差 $P_{r3} - P_{r3}'$ として算出されてもよいし、電力損失の差 $P_{loss3}' - P_{loss3}$ ($= P_{loss_FO}$)として算出されてもよい。

【0031】

Calibration処理部402により直線1102が取得されたのち、送電装置100の第2異物検出処理部404は、通信部304を介して、受電装置102から定期的に現在の受電電力値(例えば上記の P_{r3}')を受信する。受電装置102が定期的に送信する現在の受電電力値は、Received Power Packet(mode0)として送電装置100に送信される。送電装置100の第2異物検出処理部404は、Received Power Packet(mode0)に格納されている受電電力値と、直線1102とに基づいて異物検出を行う。なお、以下では、Received Power Packet(mode0)を「RP0」と呼ぶ。

20

【0032】

なお、送電装置100と受電装置102の周辺に異物が存在しない状態における送電電力と受電電力の関係である直線1102を取得するための点1100および点1101を、本実施形態では「Calibration data Point」と呼ぶ。また、少なくとも2つのCalibration data Pointを補間して取得される線分(直線1102)を「Calibrationカーブ」と呼ぶ。Calibration data PointおよびCalibrationカーブ(第2の基準)は、第2異物検出処理部404による異物検出処理のために使用される。

30

【0033】

(時間領域におけるQ値測定方法)

時間領域におけるQ値の測定方法について、図12(A)及び図12(B)を用いて説明する。図12(A)及び図12(B)は、時間領域におけるQ値の測定(第2Q値測定)の方法を説明するための概念図である。本実施形態では、第2Q値に基づく異物検出方法を第3異物検出方法と呼ぶ。第2Q値測定は、第2Q値測定部401により行われる。また、送電装置100の送電部302による送電電力の制御は、送電処理部406により行われる。第2Q値測定では、送電装置100と受電装置102が、同じ期間にスイッチをオンとして、送電を瞬断させたうえで、受電電力を負荷に届けないようにする。これによれば、例えばコイルに印加される電圧が徐々に減少する。そして、この減少の仕方によって第2Q値が算出される。

40

【0034】

図12(A)における波形1200は、送電装置100の送電コイル303又は共振コンデンサ306の端部に印加される高周波電圧の値(以下では、単に「送電コイルの電圧

50

値」と呼ぶ。)の時間経過を示している。なお、図12(A)及び図12(B)において、横軸は時間を示しており、縦軸は電圧値を示している。時間 T_0 において高周波電圧の印加(送電)が停止される。点1201は、高周波電圧の包絡線上の一点であり、時間 T_1 における高周波電圧である。図12(A)における(T_1 、 A_1)は、時間 T_1 における電圧値が A_1 であることを示す。同様に、点1202は、高周波電圧の包絡線上の一点であり、時間 T_2 における高周波電圧である。図12(A)における(T_2 、 A_2)は、時間 T_2 における電圧値が A_2 であることを示す。

【0035】

Q値測定は、時間 T_0 以降の電圧値の時間変化に基づいて実行される。例えば、Q値は、電圧値の包絡線である点1201および点1202の時間、電圧値、および、高周波電圧の角速度 ($= 2\pi f$ 、 f は高周波電圧の動作周波数)に基づいて、(式1)により算出される。

$$Q = \frac{\omega(t_2 - t_1)}{2 \ln \left(\frac{A_1}{A_2} \right)}$$

(式1)

【0036】

次に、本実施形態で送電装置100が時間領域でQ値を測定するための処理について図12(B)を参照して説明する。波形1203は、送電コイル303に印加される高周波電圧の値を示しており、その周波数は、Qi規格で使用される110kHzから148.5kHzの間の周波数である。また、点1204および点1205は、電圧値の包絡線の一部である。送電装置100の送電部302は、時間 T_0 から T_5 の区間、送電を停止する。送電装置100の第2Q値測定部401は、時間 T_3 における電圧値 A_3 (点1204)、時間 T_4 における電圧値 A_4 (点1205)および高周波電圧の動作周波数と(式1)に基づいて、Q値を測定する。なお、送電装置100の送電部302は、時間 T_5 において送電を再開する。このように、第2Q値測定は、送電装置100が送電を瞬断し時間経過と電圧値および動作周波数に基づいてQ値を測定することにより行われる。

【0037】

なお、第3異物検出方法において、(T_3 、 A_3)、(T_4 、 A_4)を測定すればよく、第2Q値を測定しなくてもよい。すなわち、(式1)で示すように、 $T_4 - T_3$ の値と、 A_3 に対する A_4 の比率(A_4 / A_3)または A_3 の A_4 に対する比率(A_3 / A_4)の値に基づく指標を用いることで、異物の有無を検出するようにしてもよい。具体的には、その指標と閾値とを比較することにより、異物の有無を検出すればよい。

【0038】

また、第3異物検出方法において、電圧値の代わりに電流値を測定し、その電流値の比に基づく指標を用いて、異物の有無を検出してもよい。すなわち、 T_3 における電流値、及び、時間 T_4 における電流値を測定すればよい。また、電流値に基づいて第2Q値を取得してもよい。

【0039】

(従来の送電装置および受電装置の動作)

従来の送電装置100と受電装置102の動作について図6Aを用いて説明する。図6Aの説明では、送電装置100と受電装置102は、それぞれ、WPC規格v1.2.3に準拠した送電装置および受電装置であるとする。

【0040】

送電装置100は、送電コイル303の近傍に存在する物体を検出する為にAnalog Pingを送電する(F600)。Analog Pingは、パルス状の電力で、物体を検出するための電力である。また、Analog Pingは、受電装置102がこれを受電したとしても、制御部200を起動することができない程度の微小な電力である。送電装置100は、Analog Pingにより、送電コイル303の近傍に存在す

10

20

30

40

50

る物体に起因する送電コイル303内部の電圧値の共振周波数のシフトや、送電コイル303を流れる電圧値・電流値の変化によって物体を検出する。送電装置100は、Analog Pingにより物体を検出すると、上述の第1Q値測定により送電コイル303のQ値を測定する(F601)。そして、送電装置100は、第1Q値測定に続いて、Digital Pingの送電を開始する(F602)。Digital Pingは、受電装置102の制御部200を起動させるための電力であり、Analog Pingよりも大きい電力である。また、Digital Pingは、以降、連続的に送電される。すなわち、送電装置100は、Digital Pingの送電を開始してから(F602)、受電装置102から後述のEPT(End Power Transfer)パケットの受信(F622)まで、Digital Ping以上の電力を送電し続ける。

10

【0041】

受電装置102は、Digital Pingを受電して起動すると、受電したDigital Pingの電圧値をSignal Strengthパケットに格納して送電装置100へ送信する(F603)。続いて、受電装置102は、受電装置102が準拠しているWPC規格のバージョン情報やデバイス識別情報を含むIDを格納したIDパケットを送電装置100へ送信する(F604)。さらに、受電装置102は、電圧制御部203が負荷(充電部205)へ供給する電力の最大値等の情報を含んだConfigurationパケットを送電装置100へ送信する(F605)。送電装置100は、IDパケットおよびConfigurationパケットを受信する。そして、送電装置100は、これらのパケットによって受電装置102がWPC規格v1.2以降の(後述のNegotiationを含む)拡張プロトコルに対応していると判定すると、ACKで応答する(F606)。

20

【0042】

受電装置102は、ACKを受信すると、送受電する電力の交渉などを行うNegotiationフェーズに遷移する。まず、受電装置102は、送電装置100に対してFOD Statusパケットを送信する(F607)。本実施形態では、このFOD Statusパケットを「FOD(Q1)」と呼ぶ。送電装置100は、受信したFOD(Q1)に格納されているQ値(周波数領域で測定されたQ値)と第1Q値測定で測定したQ値とに基づいて、第1異物検出方法により異物検出を行う。そして、送電装置100は、異物がない可能性が高いと判定した場合に、その判定結果を示すACKを受電装置102に送信する(F608)。

30

【0043】

受電装置102は、ACKを受信すると、受電装置102が受電を要求する電力値の最大値であるGuaranteed Power(GP)の交渉を行う。Guaranteed Powerは、送電装置100との間で合意された、受電装置102の負荷電力(バッテリー206が消費する電力)を示す。この交渉は、WPC規格で規定されているSpecific Requestのうち、受電装置102が、要求するGuaranteed Powerの値を格納したパケットを送電装置100へ送信することにより実現される(F609)。本実施形態では、このパケットを「SRQ(GP)」と呼ぶ。送電装置100は、自装置の送電能力等を考慮して、SRQ(GP)に応答する。送電装置100は、Guaranteed Powerを受け入れ可能であると判断した場合、その要求を受入れたことを示すACKを送信する(F610)。本実施形態では、受電装置102が、SRQ(GP)により、Guaranteed Powerとして15ワットを要求したものとする。受電装置102は、Guaranteed Powerを含む複数のパラメータの交渉が終了すると、Specific Requestのうち、交渉の終了(End Negotiation)を要求する「SRQ(EN)」を送電装置に送信する(F611)。そして、送電装置100は、SRQ(EN)に対してACKを送信し(F612)、Negotiationを終了して、Guaranteed Powerで定められた電力の送受電を行うPower Transferフェーズに遷移する。

40

【0044】

50

続いて、送電装置 100 は、上述したパワーロス手法に基づく異物検出（第 2 異物検出方法）を実行する。まず、送電装置 100 は、RP1 を受電装置 102 から受信する（F613）。送電装置 100 は、RP1 に格納されている受電電力値と、その受電電力が得られたときの送電装置 100 の送電電力値を、Calibration data Point（図 11 の点 1100 に対応）として受け入れる。そして、送電装置 100 は、Calibration data Point の受け入れを示す ACK を、受電装置 102 へ送信する（F614）。

【0045】

受電装置 102 は、ACK を受信後、送電装置 100 に対して受電電圧（または受電電流、受電電力）の増減を要求する Control Error（以後、CE と表現する）を送電装置 100 に送信する。CE には、符号および数値が格納され、符号がプラスであれば、電力を上げることを要求することを、マイナスであれば電力を下げることを要求することを、数値がゼロであれば電力の維持を要求することを、それぞれ意味する。ここでは、受電装置 102 は、電力を上げることを示す CE（+）を、送電装置 100 に送信する（F615）。

【0046】

送電装置 100 は、CE（+）を受信すると、送電部 302 の設定値を変更して、送電電力を上げる（F616）。受電装置 102 は、CE（+）に応答して受電電力が上昇すると、受電した電力を負荷（充電部 205 やバッテリー 206）に供給し、RP2 を送電装置 100 に送信する（F617）。送電装置 100 は、RP2 に格納されている受電電力値とその時の送電装置 100 の送電電力値を、Calibration data Point（図 11 の点 1101 に対応）として受け入れる。そして、送電装置 100 は、Calibration data Point の受け入れを示す ACK を、受電装置 102 へ送信する（F618）。この時点で、送電装置 100 は、2 つの Calibration data Point（図 11 の点 1100 と点 1101）を取得しているため、Calibration カーブ（図 11 の直線 1102）を導出することができる。

【0047】

送電装置 100 および受電装置 102 は、この時点で Power Transfer フェーズに遷移しており、送電装置 100 は、受電装置 102 が Negotiation フェーズで交渉した最大 15 ワットを受電可能な電力を送電している。受電装置 102 は、送電装置 100 に対して、送電電力の維持を要求する CE および現在の受電電力値を格納した RP0 を送電装置 100 に定期的に送信する（F619、F620）。送電装置 100 は、受電装置 102 から RP0 を受信すると、上述の第 2 異物検出方法に基づいて、異物検出を行う。送電装置 100 は、異物検出の結果、異物がない可能性が高いと判定した場合、ACK を受電装置 102 に送信する（F621）。その後、受電装置 102 は、バッテリー 206 への充電が終了すると、送電装置 100 に対して送電を停止することを要求する EPT（End Power Transfer）パケットを送信する（F622）。

【0048】

以上のようにして、WPC 規格 v1.2.3 に準拠した送電装置 100 と受電装置 102 との間で無線電力伝送が行われる。

【0049】

図 6 A の処理例に示すように、Power Transfer フェーズの間は、Power Loss 法による異物検出が行われる。しかし、1 つの異物検出方法のみでは、異物がないにも関わらず異物があると誤検出することや、反対に異物があるにも関わらず異物がないと判定されてしまう可能性が一定程度残ってしまう。これに対して、複数の異物検出方法を組み合わせて実行すれば、異物検出の精度向上が期待できる。特に、Power Transfer フェーズは、TX が送電を行うフェーズであり、送電中に、TX と RX の間に異物があると、異物からの発熱等が大きくなる。なお、異物は TX と RX の間になくても、送電可能範囲に存在することで、電力を受けて発熱してしまう。このため、このフェーズにおいて複数の異物検出を実行して、異物検出精度を向上させるメリット

10

20

30

40

50

は大きい。そこで、本実施形態では、Power Transferフェーズにおいて、Power Loss法とは異なる異物検出方法を導入する。

【0050】

ここで、周波数領域において測定されたQ値（第1Q値）に基づく異物検出（第1異物検出方法）は、測定のたびに共振周波数を探すために周波数を掃引する。送電装置100がDigital PingやPower Transferフェーズのなど比較的大きな電力を送電中にこのような掃引が実行されると、送電部302のスイッチングノイズの増大の原因となりうる。一方で、時間領域において測定されたQ値（第2Q値）に基づく異物検出（第3異物検出方法）は、単一の周波数で実行可能であり、周波数を掃引する必要がない。このため、Digital PingやPower Transferフェーズの送電時の動作周波数で実行可能であり、スイッチングノイズへの影響が少ない。本実施形態では、第2Q値測定において、送電装置が送電を停止した際に、スイッチ208をオンにし、受電コイル201と共振コンデンサ207を含む閉回路を構成する制御を行う。これにより、受電装置102における負荷の変動の影響を取り除いた状態で、第2Q値の測定を行う。

【0051】

第3異物検出方法をWPC規格に適用する場合、受電装置102の装置構成は様々な態様が想定されるため、送電装置100が、受電装置102の能力に応じて行う処理を適切に制御する必要がある。例えば、送電装置100が閉回路を構成する制御ができない受電装置102に対して第2Q値測定を実行すると、その測定が、受電装置102の負荷の変動の影響を受けて、Q値を正しく測定することができない。また、第2Q値の測定は、受電装置102側において実行されることも想定されうるが、送電装置100は、受電装置102の能力がわからないと、自装置において第2Q値の測定を行うべきか否かを判定することができない。例えば、受電装置102が閉回路を構成可能であるが第2Q値の測定を実行することができない場合、送電装置100が第2Q値の測定を行わないと、異物の有無を判定することができない。同様に、受電装置102の能力がわからないと、送電装置100は、第2Q値の測定結果を受電装置102から受信する否かを判定することができない。例えば、受電装置102が第2Q値の測定を実行できないにも関わらず送電装置100が受電装置102から測定結果を受信しようとする、と、不要な待機時間が発生してしまう。一方で、受電装置102が第2Q値の測定ができるにも関わらず、送電装置100が測定結果を受電装置102から受信しないと、送電装置100と受電装置102の間に状態ずれが発生してしまう。このため、本実施形態では、第2Q値の測定に基づく第3異物検出方法を適切にWPC規格に適用するための制御手法を使用する。以下では、この制御手法について説明する。

【0052】

（第3異物検出方法をWPC規格に適用した場合の動作説明）

図6Bに本実施形態に係る送電装置100及び受電装置102によって実行される処理の流れの例を示す。なお、図6Aと同じ処理については同じ符号を付して説明を省略する。F600～F604の処理の実行後、受電装置102は、Configuration Packetを送電装置100に送信する（F623）。本実施形態では、このConfiguration Packetにおいて、受電装置102の能力情報が送電装置100へ通知される。通知される能力情報として、本実施形態では、Configuration Packet内に、Short Ability bitとMeasure Ability bitとを定義する。Short Ability bitは、受電装置102が第2Q値測定のために受電コイル201と共振コンデンサ207を含む閉回路を構成する制御が可能であるか否かを示す情報である。受電装置102は、例えば、自装置が第2Q値測定のために閉回路を構成する制御を行う能力を持っている場合はShort Ability bitに「1」を、そうでない場合は「0」を格納する。また、Measure Ability bitは、受電装置102が受電回路の第2Q値の測定を実行可能であるか否かを示す情報である。受電装置102は、例えば、自装置が受電回路の第2Q値の測

定する能力を持っている場合は `Measure Ability bit` に「1」を、そうでない場合は「0」を格納する。なお、これらの情報は、送電装置 100 によって実行される第 2 Q 値の測定に基づく異物判定に関連付けられた所定の処理を、受電装置 102 が実行可能であることを示す情報でありうる。すなわち、閉回路が構成可能であるか否かや、受電回路の第 2 Q 値の測定を実行可能であるかは、この所定の処理の一類型に過ぎず、これら以外の処理についての情報ビットが受電装置 102 から送電装置 100 へ送信されてもよい。

【0053】

図 13 に、WPC 規格 v1.2.3 の `Configuration Packet` の構成を示す。なお、ここでは、本実施形態と関連しない部分の説明については省略する。WPC 規格 v1.2.3 の `Configuration Packet` は、複数の `Reserved` 領域を含んでいる。すなわち、`Bank 1` の `bit 0` から `bit 7` の領域 1300、`Bank 2` の `bit 4` から `bit 6` の領域 1301、`Bank 4` の `bit 0` から `bit 2` の領域 1302 が、それぞれ `Reserved` 領域である。本実施形態では、一例として、`Short Ability bit` を `Bank 4` の `bit 2` に配置し、`Measure Ability bit` を `Bank 4` の `bit 1` に配置する。なお、他の `Reserved` 領域にこれらのビットが配置されてもよい。また、これらのビットに代えて、WPC 規格のバージョンを示す情報などが `Reserved` 領域に配置されてもよい。この場合、バージョンによって、受電装置 102 が第 2 Q 値測定のために受電コイル 201 と共振コンデンサ 207 を含む閉回路を構成する制御が可能であるか否か、及び、受電装置 102 が受電回路の第 2 Q 値の測定を実行可能であるか否か、が示されうる。例えば、将来の WPC 規格のバージョンにおいて、そのバージョン準拠の受電装置 102 がこれらの機能を有することが必須であると規定されうる。この場合、`Configuration Packet` で、受電装置 102 のバージョン情報が通知されることによって、送電装置 100 は、その受電装置 102 がこれらの機能を有するか否かを特定することができる。なお、WPC 規格 v1.2.3 では、上述の `Reserved` 領域のビットはいずれも 0 である。また、第 3 異物検出方法を使用できない送電装置 100 は、これらの `Reserved` 領域に格納されている値については無視する。

【0054】

なお、ここでは、`Short Ability bit` および `Measure Ability bit` が `Configuration Packet` に設定されて受電装置 102 から送電装置 100 に送信される場合について説明するが、これに限られない。例えば、WPC 規格に規定されていない新たなパケットにこれらの情報が含まれて送受信されてもよい。また、WPC 規格に規定されている他のパケットにこれらの情報が含まれて送受信されてもよい。

【0055】

本実施形態では、受電装置 102 が、第 2 Q 値測定のために受電コイル 201 と共振コンデンサ 207 を含む閉回路を構成する制御が可能であり、かつ、受電回路の第 2 Q 値の測定を実行可能であるものとする。このため、受電装置 102 は、`Short Ability bit` に「1」を設定すると共に、`Measure Ability bit` にも「1」を設定した `Configuration Packet` を、F623 において送信する。送電装置 100 は、受信した `Configuration Packet` に含まれる `Short Ability bit` および `Measure Ability bit` を参照し、それらの値をメモリ 305 に記憶する。

【0056】

送電装置 100 は、`Configuration Packet` の受信後、ACK で応答する (F606)。そして、受電装置 102 は、`Configuration Packet` に対する ACK を受信すると、`Negotiation` フェーズに遷移する。そして、送電装置 100 および受電装置 102 は、`Negotiation` フェーズにおいて、第 3 異物検出に関する交渉を行う。受電装置 102 は、第 2 Q 値測定において、送電装

10

20

30

40

50

置 1 0 0 の送電部 3 0 2 が送電を停止までの時間である測定開始時間の交渉を行う。この交渉は、W P C 規格で規定されている S p e c i f i c R e q u e s t のうち、要求する測定開始時間の値が格納されたパケットを受電装置 1 0 2 が送電装置 1 0 0 に送信することにより行われる (F 6 3 1)。受電装置 1 0 2 は、自身の処理能力等に基づいて、要求する測定開始時間の値を決定して、送電装置 1 0 0 に対してその測定開始時間の値を格納したパケットを送信する。ここでは、このパケットを「 S R Q (M 1) 」と呼ぶ。送電装置 1 0 0 は、自装置の処理能力等を考慮して、 S R Q (M 1) に応答する。送電装置 1 0 0 は、 S R Q (M 1) で示された値の測定開始時間を受け入れられると判定した場合は A C K を、その測定開始時間を受け入れられないと判定した場合は N A K を、それぞれ送信する。ここでは、送電装置 1 0 0 が測定開始時間を受け入れられると判定して A C K を送信したものとする (F 6 3 2)。なお、ここでは、一例として、受電装置 1 0 2 が、 S R Q (M 1) において Q 値の測定開始時間として 5 0 m s を要求したものとする。

10

【 0 0 5 7 】

受電装置 1 0 2 は、第 2 Q 値測定において送電装置 1 0 0 の送電部 3 0 2 が送電を停止する区間 (時間 T_0 から時間 T_5 までの区間) の区間長である W i n d o w 長の交渉を行う。この交渉は、W P C 規格で規定されている S p e c i f i c R e q u e s t のうち、受電装置 1 0 2 が、要求する W i n d o w 長の値が格納されたパケットを送電装置 1 0 0 に送信することにより行われる (F 6 3 3)。ここでは、このパケットを「 S R Q (M 2) 」と呼ぶ。受電装置 1 0 2 は、自装置の処理能力等に基づいて W i n d o w 長の値を決定して、送電装置 1 0 0 に対して、決定した W i n d o w 長の値を格納したパケットを送信する。送電装置 1 0 0 は、自装置の処理能力等を考慮して、 S R Q (M 2) に応答する。送電装置 1 0 0 は、 S R Q (M 2) において示された値の W i n d o w 長を受け入れられると判定した場合は A C K を、その W i n d o w 長を受け入れられないと判定した場合は N A K を、それぞれ送信する。ここで、送電装置 1 0 0 は、 W i n d o w 長を受け入れられると判定して A C K を送信したものとする (F 6 3 4)。なお、ここでは、一例として、受電装置 1 0 2 が、 S R Q (M 2) において W i n d o w 長として 1 0 0 m s を要求したものとする。

20

【 0 0 5 8 】

また、受電装置 1 0 2 は、第 2 Q 値測定において受電装置 1 0 2 が計測した Q 値を送電装置 1 0 0 が受電装置 1 0 2 から受け付ける時間である、タイムアウト長に関する交渉を行う。この交渉は、W P C 規格で規定されている S p e c i f i c R e q u e s t のうち、要求するタイムアウト長の値が格納されたパケットを受電装置 1 0 2 が送電装置 1 0 0 に送信することにより行われる (F 6 3 5)。ここでは、このパケットを「 S R Q (M 3) 」と呼ぶ。受電装置 1 0 2 は、自装置の処理能力等に基づいてタイムアウト長の値を決定して、送電装置 1 0 0 に対して、そのタイムアウト長の値を格納したパケットを送信する。送電装置 1 0 0 は、自装置の処理能力等を考慮して、 S R Q (M 3) に応答する。送電装置 1 0 0 は、タイムアウト長を受け入れられると判定した場合は A C K を、タイムアウト長を受け入れられないと判定した場合は N A K を、それぞれ送信する。ここで送電装置 1 0 0 は、タイムアウト長を受け入れられると判断し、 A C K を送信する (F 6 3 6)。本実施形態では、受電装置 1 0 2 が S R Q (M 3) でタイムアウト長として 5 0 0 m s を要求したとする。

30

40

【 0 0 5 9 】

ここで、一例において、 S p e c i f i c R e q u e s t のうちの v 1 . 2 . 3 で定義されていない T y p e を、測定開始時間、 W i n d o w 長、タイムアウト長のそれぞれのネゴシエーションに割り当てうる。 M e a s u r e D e l a y R e q は、測定開始時間の変更を送電装置 1 0 0 に要求するパケットである。 W i n d o w L e n g t h R e q は、 W i n d o w 長の変更を送電装置 1 0 0 に要求するパケットである。 T i m e o u t R e q は、タイムアウト長の変更を送電装置 1 0 0 に要求するパケットである。これらの 3 つのパケットは、W P C 規格 v 1 . 2 . 3 においてパケットタイプが規定されていない R e s e r v e d P a c k e t である。本実施形態では、これらの R e s e r v e d

50

Packetのうち、パケットヘッダが0x40のパケットをMeasure Delay Reqパケットとして定義する。同様に、パケットヘッダが0x41のパケットをWindow Length Reqパケットとして定義し、パケットヘッダが0x42のパケットをTimeout Reqパケットとして定義する。

【0060】

また、WPC規格v1.2.3で定義されているパケットのうちSpecific RequestやGeneral Requestではなく、タイプが定義されていないパケットを、上述の3つのパケットとして定義してもよい。例えば、Specific RequestやGeneral Requestではなく、Packet typeが未定義のReserved PacketやProprietary Packetパケットが、上述の3つのパケットとして定義されうる。また、WPC規格v1.2.3で定義されているGeneral RequestやSpecific Requestのうち、Packet typeが未定義のパケットを、上述の3つのパケットとして定義してもよい。すなわち、General RequestやSpecific RequestのうちのPacket typeが未定義のReserved PacketやProprietary Packetが、上述の3つのパケットとして定義されうる。

【0061】

図6Bに戻り、Negotiationフェーズにおいて、F607からF612までの処理が実行されると、Negotiationフェーズが終了し、Power Transferフェーズに遷移する。Power Transferフェーズでは、上述のF613からF617までの処理が実行される。ここで、受電装置102がF618でACKを受信した直後に、Operating Volumeに異物が置かれたものとする。受電装置102は、送電装置100に対して、送電電力の維持を要求するCEおよび現在の受電電力値を格納したRP0を送電装置100に送信する(F619、F620)。

【0062】

送電装置100は、受電装置102からRP0を受信すると、上述の第2異物検出方法に基づいて異物検出を行う。送電装置100は、異物検出の結果、異物がある可能性が高いと判定し、NAKを受電装置102に送信する(F624)。受電装置102は、送電装置100からNAKを受信すると、異物の有無をより詳細に測定するため、第3異物検出の開始を要求するパケットであるQ2Rを送電装置100に送信する(F625)。Q2Rパケットは、例えば、WPC規格におけるReceived PowerパケットのReservedビットにQ2Rパケットであることを示す値を設定したパケットであるが、これに限られない。例えば、受電装置102は、未定義のReceived Powerパケットのモードを用いて第3異物検出の開始を要求してもよいし、新たなパケットを定義して第3異物検出の開始を要求してもよい。また、本実施形態では、受電装置102がQ2Rパケットを用いて第3異物検出の開始を要求する場合について説明しているが、Q2Rパケットを用いずに、RP2に対するNAK応答を契機に第3異物検出が開始されてもよい。

【0063】

送電装置100は、Q2Rを受信すると、第3異物検出を実行するか否かを判定し、実行すると判定した場合はACKを、実行しないと判定した場合はNAKを、受電装置102に対して送信する。ここでは、送電装置100は、第3異物検出を行うと判定したものとする。この場合、送電装置100は、受電装置102へACKを送信する(F626)。ACKの送信が完了すると、送電装置100及び受電装置102は、第3異物検出を開始する。第3異物検出において、送電装置100および受電装置102は、第2Q値の測定を行う(F629、F630)。受電装置102は、第2Q値の測定後、自装置において測定した第2Q値をパケット(QRS)に格納し、送電装置100に対してこのQRSを送信する(F627)。なお、QRSは、少なくとも受電装置102が測定した第2Q値を含むパケットであるが、現在の受電電力値など他の情報を含んでもよい。送電装置100は、受電装置102からQRSを受信すると、受信した受電装置102の第2Q値と

10

20

30

40

50

、自装置において測定した第2 Q 値とに基づいて、異物の有無を判定する。送電装置100で測定された第2 Q 値に加え、受電装置102で測定された第2 Q 値を加えて異物の有無を判定することにより、より高い精度で異物の有無を判断することができる。送電装置100は異物があると判定した場合は受電装置102に対してN A Kを送信し、異物がないと判定した場合は受電装置102に対してA C Kを送信する。ここでは、送電装置100は異物があると判定したものとする。この場合、送電装置100は、受電装置102へ、N A Kを送信する(F 6 2 8)。その後、送電装置100は、送電を停止する。

【0064】

(送電装置100における第3異物検出処理の流れ)

続いて、送電装置100における第3異物検出処理の流れの例について、図7を用いて説明する。送電装置100は、第3異物検出要求を受信した後、受電装置102が第2 Q 値測定のために受電コイル201と共振コンデンサ207とを含む閉回路を構成する制御を実行可能であるか否かを判定する(S 7 0 1)。送電装置100は、例えば、C o n f i g u r a t i o nフェーズにおいてメモリに保存したS h o r t A b i l i t y b i tを参照し、値が1であった場合、そのような制御が可能であると判定し(S 7 0 1でY E S)、処理をS 7 0 2へ進める。一方、送電装置100は、S h o r t A b i l i t y b i tの値が0であった場合、そのような制御が可能でないと判定し(S 7 0 1でN O)、N A Kを送信して(S 7 0 8)、処理を終了する。

【0065】

送電装置100は、S 7 0 2において、受電装置102が受電回路の第2 Q 値の測定を実行可能であるか否かを判定する。送電装置100は、例えば、C o n f i g u r a t i o nフェーズにおいてメモリに保存したM e a s u r e A b i l i t y b i tを参照し、値が0であった場合、第2 Q 値の測定が可能でないと判定し(S 7 0 2でN O)、処理をS 7 0 9へ進める。そして、送電装置100は、自装置において第2 Q 値を測定し(S 7 0 9)、処理をS 7 0 6へ進める。一方、送電装置100は、M e a s u r e A b i l i t y b i tの値が1であった場合、第2 Q 値の測定が可能であると判定し(S 7 0 2でY E S)、処理をS 7 0 3へ進める。

【0066】

送電装置100は、S 7 0 3において、自装置が送電回路の第2 Q 値の測定を行うか否かを判定する。送電装置100は、自装置が測定を行うと判定した場合(S 7 0 3でY E S)、第2 Q 値の測定を実行し(S 7 0 4)、処理をS 7 0 5に進める。一方、送電装置100は、自装置が測定を行わないと判定した場合(S 7 0 3でN O)、第2 Q 値の測定を実行せずに、処理をS 7 0 5に進める。送電装置100は、S 7 0 5において、受電装置から第2 Q 値を受信し、処理をS 7 0 6に進める。この時、送電装置100は、F 6 2 6においてA C Kを送信してから、タイムアウト長時間が経過するまでに受電装置から第2 Q 値を受信できなかった場合、処理を終了し送電を停止する。タイムアウト長を設定することにより、受電装置102から第2 Q 値が送られてこない場合に適切に処理を進行させ又は停止させることができる。また、このときに、上述のようにして交渉によって受電装置102の処理能力に応じた適切なタイムアウト長が決定されて設定されることにより、処理能力が低い受電装置102であっても、タイムアウトまでに第2 Q 値の送信を完了

【0067】

送電装置100は、S 7 0 6において、S 7 0 4で測定した第2 Q 値とS 7 0 5で受信した第2 Q 値との少なくともいずれかを利用して、異物の有無を判定する。送電装置100は、異物が存在すると判定した場合(S 7 0 6でY E S)、受電装置102へN A Kを送信し(S 7 0 8)、一方で、異物が存在しないと判定した場合(S 7 0 6でN O)、受電装置102へA C Kを送信して(S 7 0 7)、処理を終了する。

【0068】

図6 Bで説明した処理例においては、送電装置100は、S 7 0 1において、S h o r t A b i l i t y b i tの値が1であることを確認し、受電装置102が閉回路を構成

10

20

30

40

50

する制御を実行可能であると判定して、処理を S 7 0 2 へ進める。そして、送電装置 1 0 0 は、S 7 0 2 において、Measure Ability bit の値が 1 であることを確認し、受電装置 1 0 2 が第 2 Q 値を測定可能であると判定して、処理を S 7 0 3 へ進める。そして、送電装置 1 0 0 は、S 7 0 3 において、自装置においても第 2 Q 値を測定することを決定して処理を S 7 0 4 へ進める。送電装置 1 0 0 は、S 7 0 4 において自装置が第 2 Q 値を測定すると共に、S 7 0 5 において受電装置 1 0 2 によって測定された第 2 Q 値を受信して、処理を S 7 0 6 へ進める。続いて、送電装置 1 0 0 は、S 7 0 6 において、受電装置 1 0 2 から受信した第 2 Q 値と自装置が測定した第 2 Q 値とを用いて、異物があると判断して、S 7 0 8 において、受電装置 1 0 2 に対して N A K を送信し、処理を終了する。

10

【 0 0 6 9 】

図 7 の処理では、S 7 0 1 において、送電装置 1 0 0 が、閉回路を構成する制御を受電装置 1 0 2 が実行可能であるか否かを判定することによって、そのような制御を実行できない受電装置 1 0 2 に対して第 2 Q 値を測定することを防ぐことができる。この結果、送電装置 1 0 0 は、適切でない条件で Q 値を測定してしまうことにより誤った制御を実行してしまうことを防ぐことができる。

【 0 0 7 0 】

なお、本実施形態では、受電装置 1 0 2 が閉回路を構成する制御を実行可能でないと S 7 0 1 において判定された場合に、送電装置 1 0 0 が N A K を送信して処理を終了すると説明したが、これに限られない。例えば、送電装置 1 0 0 は、受電装置 1 0 2 が閉回路を構成していない状態において第 2 Q 値を測定し、測定した第 2 Q 値に基づいて異物の有無を判定するようにしてもよい。ただし、閉回路を構成しない状態で第 2 Q 値を測定した場合、測定された値は受電装置の負荷の変動の影響を受けることが想定される。このため、このような第 2 Q 値の測定が用いられる場合、閉回路が構成可能な場合の第 2 Q 値の測定結果による異物の有無の判定基準とは異なる基準を用いて、異物の有無が判定される。

20

【 0 0 7 1 】

また、S 7 0 2 において、送電装置 1 0 0 が、送電回路の第 2 Q 値の測定を行う能力を受電装置 1 0 2 が有しているか否かを判定する。これにより、送電装置 1 0 0 は、受電装置 1 0 2 が第 2 Q 値を測定することができないに関わらず、自装置が第 2 Q 値の測定を行わずに、異物検出のフローが失敗することを防ぐことができる。また、送電装置 1 0 0 は、受電装置 1 0 2 が第 2 Q 値を測定することができないに関わらず、受電装置 1 0 2 から第 2 Q 値の測定結果が送られてくるのを不必要に待機することを防ぐことができる。また、送電装置 1 0 0 は、受電装置 1 0 2 が第 2 Q 値を測定できる場合に、受電装置 1 0 2 から送信される第 2 Q 値を受信せず、状態ずれが発生することを防ぐことができる。

30

【 0 0 7 2 】

さらに、S 7 0 4 において、送電装置 1 0 0 は、受電装置 1 0 2 に加え自装置においても第 2 Q 値を測定することにより、ノイズなどの影響を低減した、精度の高い異物検出を行うことができる。また、送電装置 1 0 0 は、S 7 0 3 において、自装置が第 2 Q 値の測定を行わないと決定することにより、自装置における第 2 Q 値の測定を省略し、受電装置 1 0 2 から受信した第 2 Q 値を用いて異物の判定を行う。これによれば、送電装置 1 0 0 と受電装置 1 0 2 とで、同時に Q 値を測定することによる不要な計測の発生を抑制することができる。

40

【 0 0 7 3 】

(受電装置 1 0 2 における第 3 異物検出処理の流れ)

続いて、受電装置 1 0 2 における第 3 異物検出処理の流れの例について、図 8 を用いて説明する。受電装置 1 0 2 は、受電装置 1 0 2 が第 2 Q 値の測定のために受電コイル 2 0 1 と共振コンデンサ 2 0 7 を含む閉回路を構成する制御が可能か否かを判定する (S 8 0 1)。受電装置 1 0 2 は、閉回路を構成する制御が可能であると判定した場合 (S 8 0 1 で Y E S)、処理を S 8 0 2 に進め、閉回路を構成する制御が可能でないと判定した場合 (S 8 0 1 で N O)、処理を S 8 0 5 に進める。受電装置 1 0 2 は、S 8 0 2 において、

50

自装置が受電回路の第2 Q 値の測定が可能であるか否かを判定する。そして、受電装置 1 0 2 は、第2 Q 値の測定が可能である場合 (S 8 0 2 で Y E S) は、処理を S 8 0 3 に進め、第2 Q 値の測定が可能でない場合 (S 8 0 2 で N O) は、処理を S 8 0 5 に進める。受電装置 1 0 2 は、S 8 0 3 において第2 Q 値を測定し、その後、S 8 0 4 において S 8 0 3 で測定した Q 値を送電装置 1 0 0 に送信し、処理を S 8 0 5 に進める。そして、受電装置 1 0 2 は、S 8 0 5 において、送電装置 1 0 0 から異物検出の結果を受信し処理を終了する。

【 0 0 7 4 】

図 6 B で説明した処理例においては、受電装置 1 0 2 は、S 8 0 1 において、第2 Q 値の測定のために受電コイル 2 0 1 と共振コンデンサ 2 0 7 を含む閉回路を構成する制御が可能であると判定する。また、受電装置 1 0 2 は、S 8 0 2 において、自装置が受電回路の第2 Q 値を測定可能であると判定する。そして、受電装置 1 0 2 は、S 8 0 3 から S 8 0 5 までの処理を実行して、図 8 の処理を終了する。

10

【 0 0 7 5 】

(送電装置 1 0 0 における第2 Q 値測定処理の流れ)

上述の S 7 0 4 又は S 7 0 9 において実行される、送電装置 1 0 0 の第2 Q 値の測定処理の流れの例について図 9 を用いて説明する。送電装置 1 0 0 は、例えば F 6 2 6 で A C K を送信完了して (A C K の時間領域における後端の送出を完了して) から、測定開始時間の交渉で交渉された値である 5 0 m s 以内に送電を停止する (S 9 0 1)。送電装置 1 0 0 は、時間 T_3 で送電コイルの電圧値 A_3 を測定し (S 9 0 2)、また、時間 T_4 で送電コイルの電圧値 A_4 を測定する (S 9 0 3)。送電装置 1 0 0 は、動作周波数、計測を行った時間及び電圧値から、上述のようにして Q 値を算出する (S 9 0 4)。そして、送電装置 1 0 0 は、S 9 0 1 の送電の停止から、W i n d o w 長の交渉で交渉された値である 1 0 0 m s 以上時間が経過した後に送電を再開し (S 9 0 5)、処理を終了する。

20

【 0 0 7 6 】

(受電装置 1 0 2 における第2 Q 値測定処理の流れ)

S 8 0 3 において実行される、受電装置 1 0 2 の第2 Q 値の測定処理の流れの例について図 1 0 を用いて説明する。受電装置 1 0 2 は、F 6 2 6 で A C K を受信完了して (A C K の時間領域における後端を受信して) から、測定開始時間の交渉で交渉された値である 5 0 m s 以内に送電を停止したことを検出する。そして、受電装置 1 0 2 は、受電コイル 2 0 1 と共振コンデンサ 2 0 7 とを含む閉回路を構成する制御を実行する (S 1 0 0 1)。受電装置 1 0 2 は、時間 T_3 で受電コイルの電圧値 A_3 を測定し (S 1 0 0 2)、また、時間 T_4 で受電コイルの電圧値 A_4 を測定する (S 1 0 0 3)。そして、受電装置 1 0 2 は、動作周波数、計測を行った時間及び電圧値から Q 値を算出する (S 1 0 0 4)。その後、受電装置 1 0 2 は、S 1 0 0 1 で検出された送電の停止から、W i n d o w 長の交渉で交渉された値である 1 0 0 m s が経過する前に負荷を再接続して (S 1 0 0 5)、処理を終了する。なお、負荷の再接続は、スイッチ 2 0 8 をオフにすることによって行われる。

30

【 0 0 7 7 】

図 7 ~ 図 1 0 の処理は、例えば、送電装置 1 0 0 の制御部 3 0 0 や受電装置 1 0 2 の制御部 2 0 0 が、事前に記憶されたプログラムを読み出して実行することによって実現される。ただし、これに限られず、これらの処理の少なくとも一部が、ハードウェアにより実現されてもよい。ハードウェアにより実現する場合、例えば、所定のコンパイラを用いることにより、各処理ステップを実現するためのプログラムから F P G A 上に自動的に専用回路が生成される。ここで、F P G A とは、F i e l d P r o g r a m m a b l e G a t e A r r a y の頭字語である。また、F P G A と同様に、G a t e A r r a y 回路を形成し、上述の処理の少なくとも一部を実行するハードウェアが実現されるようにしてもよい。

40

【 0 0 7 8 】

本実施形態では、あらかじめ測定開始時間の交渉が行われるため、受電装置 1 0 2 は、送電装置 1 0 0 が送電を停止するタイミングを認識することができ、適切に第2 Q 値の測

50

定を開始することができる。このとき、測定開始時間の交渉によって、受電装置 102 が実行する処理やその処理能力に応じて適切な測定開始時間が設定されるため、受電装置 102 に適したタイミングで第 2 Q 値の測定を開始することができるようになる。例えば、受電装置 102 が第 2 Q 値の測定を行う時間付近で他のパケットを送信する必要がある場合、パケットの送信が始まる前までに第 2 Q 値測定を完了できるように測定開始時間が交渉されうる。これにより、受電装置 102 が他のパケットを送信中に、第 2 Q 値の測定のための送電の瞬断が行われてしまうことを回避し、送電の効率劣化を防ぐことができる。また、受電装置 102 のハードウェア構成や処理能力に起因して受電装置 102 が第 2 Q 値の測定を開始するのに時間がかかる場合は、受電装置 102 の能力に応じて、測定開始時間が後のタイミングとなるように決定される。これにより、例えば、受電装置 102 が閉回路の構成等を完了して第 2 Q 値の測定処理を開始できるようになったタイミングにおいて、送電装置 100 が送電を停止することができる。

10

【0079】

また、本実施形態では、あらかじめ Window 長の交渉が行われるため、受電装置 102 は、適切なタイミングで受電コイル 201 を負荷に再接続できるようになる。すなわち、受電装置 102 において、閉回路が構成されている間に送電が再開されると、受電コイル 201 および共振コンデンサ 207 に過大な電流が流れてしまいうる。これに対して、本実施形態では、Window 長が交渉によって事前決定されるため、このような事態が生じることを防ぐことができる。また、第 2 Q 値の測定のために必要な時間は、受電装置 102 の性能や求められる測定精度によって異なりうる。これに対して、本実施形態の受電装置 102 は、自装置の性能や求められる測定精度に応じて Window 長の交渉を行うことにより、十分な測定期間を確保して、測定の失敗や、測定精度の低下を防ぐことができる。

20

【0080】

なお、上述の説明では、測定の開始タイミングと、測定の期間長と、受電装置における第 2 Q 値の測定報告までの期間（タイムアウト時間）とが全て交渉によって決定されるとしたが、これらのうちの少なくともいずれかが交渉されるようにしてもよい。すなわち、例えばいずれか 1 つの交渉だけが行われてもよいし、これらのうちの 2 つの交渉のみが行われてもよい。すなわち、これらの要素は、それぞれ独立して使用されてもよく、常にこれらの全てが使用されなければならないわけではない。

30

【0081】

（その他の実施形態）

本発明は、上述の実施形態の 1 以上の機能を実現するプログラムを、ネットワーク又は記憶媒体を介してシステム又は装置に供給し、そのシステム又は装置のコンピュータにおける 1 つ以上のプロセッサがプログラムを読み出し実行する処理でも実現可能である。また、1 以上の機能を実現する回路（例えば、ASIC）によっても実現可能である。

【符号の説明】

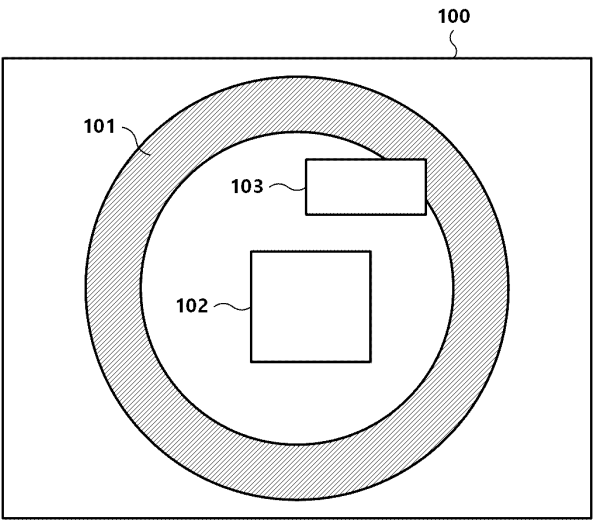
【0082】

300：制御部、303：送電コイル、304：通信部、401：第 2 Q 値測定部、403：Calibration 処理部、405：第 3 異物検出処理部

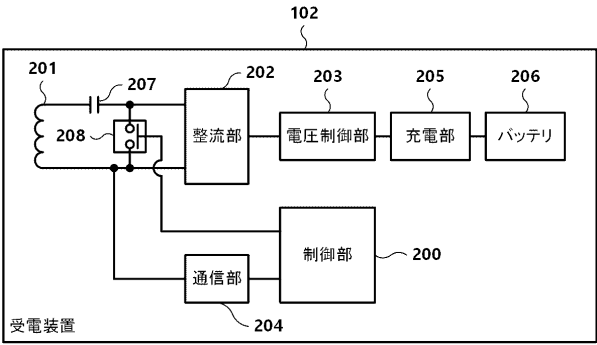
40

【図面】

【図 1】

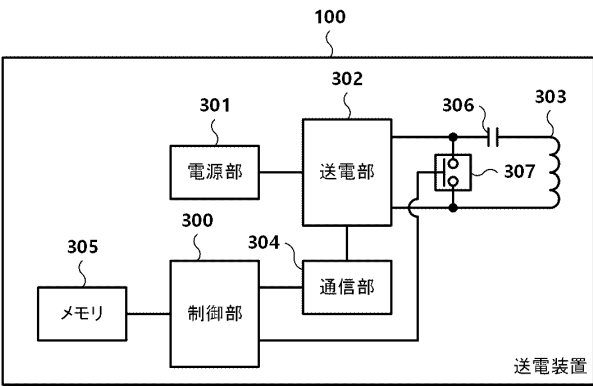


【図 2】

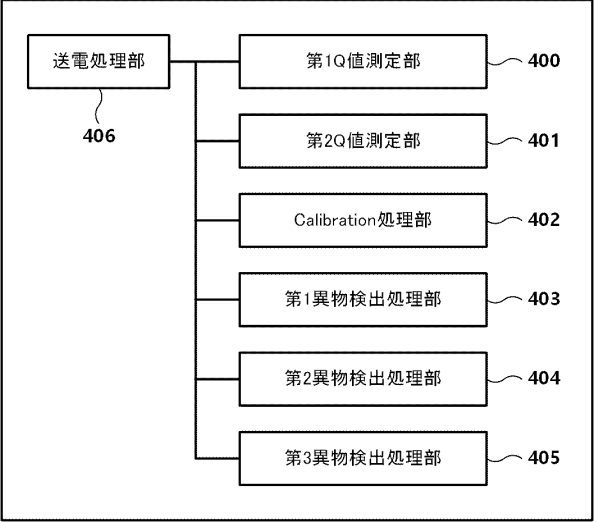


10

【図 3】



【図 4】



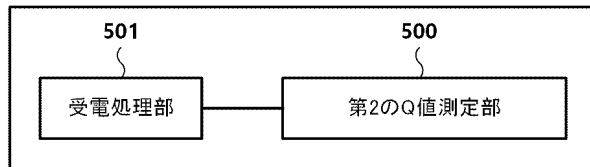
20

30

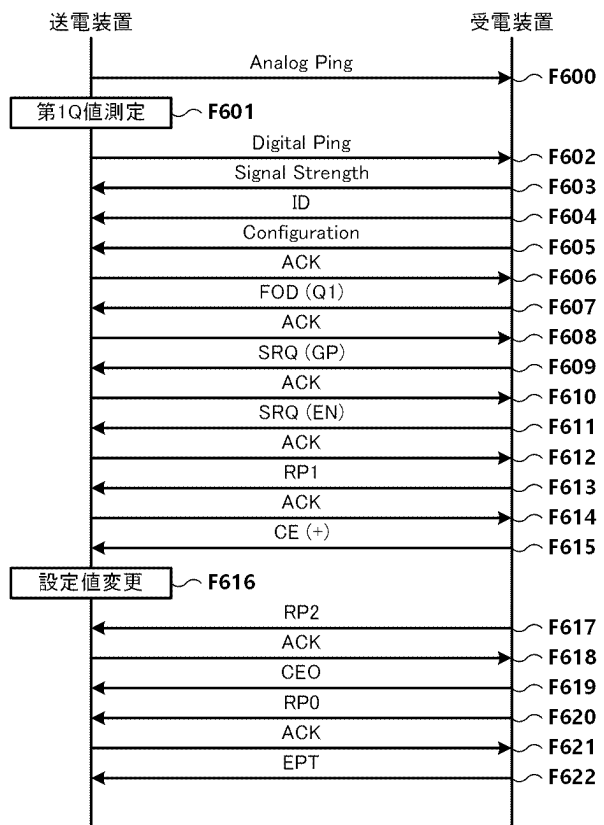
40

50

【図 5】



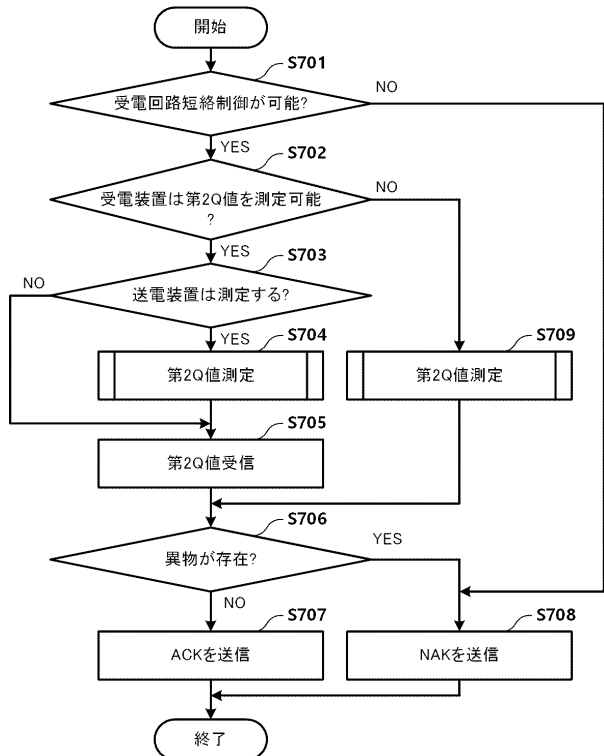
【図 6 A】



【図 6 B】



【図 7】



10

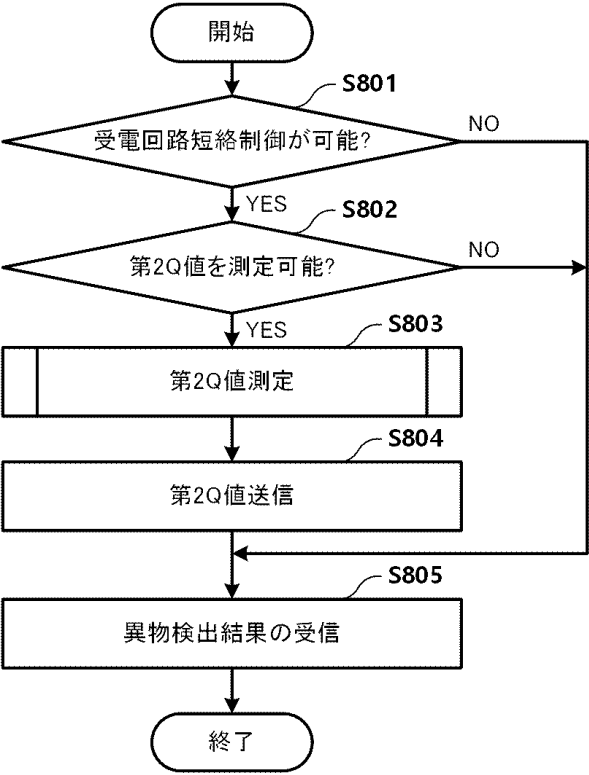
20

30

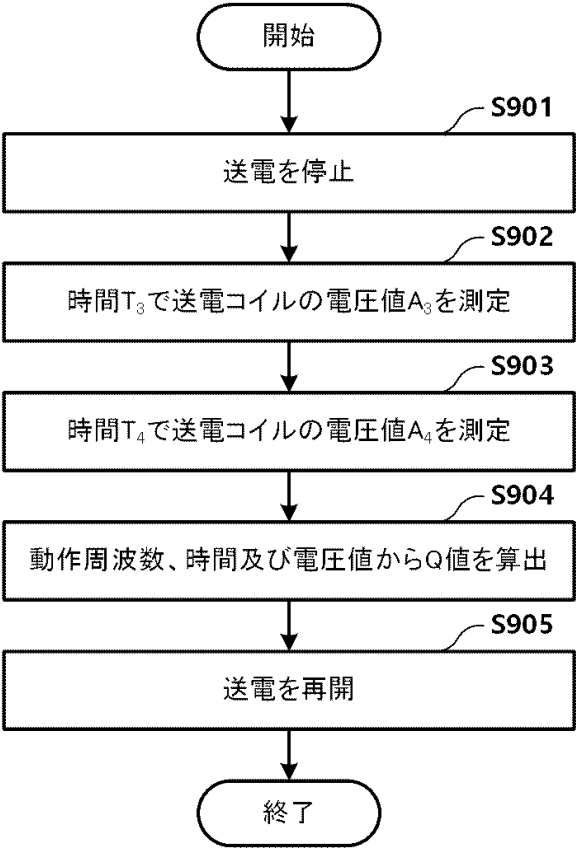
40

50

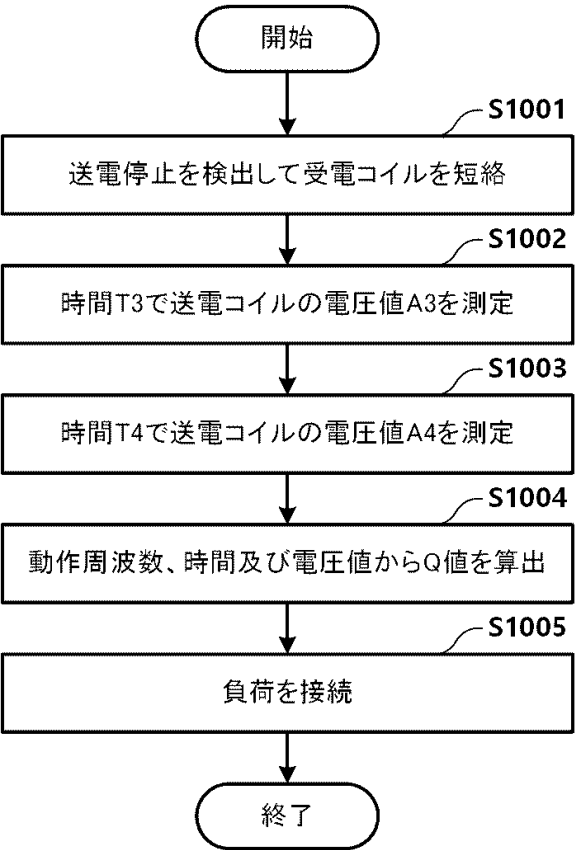
【 図 8 】



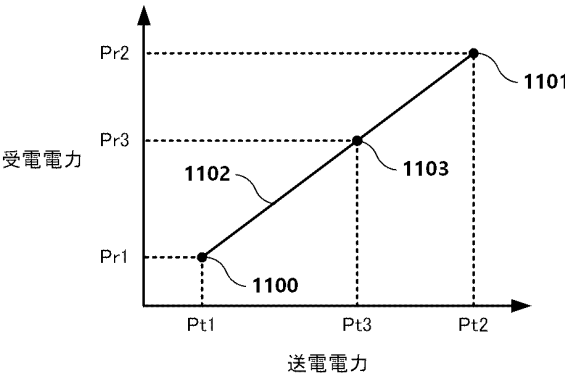
【 図 9 】



【 図 1 0 】



【 図 1 1 】



10

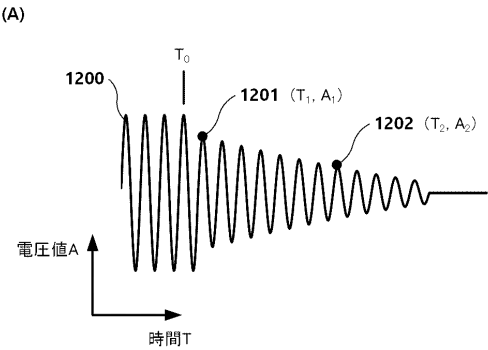
20

30

40

50

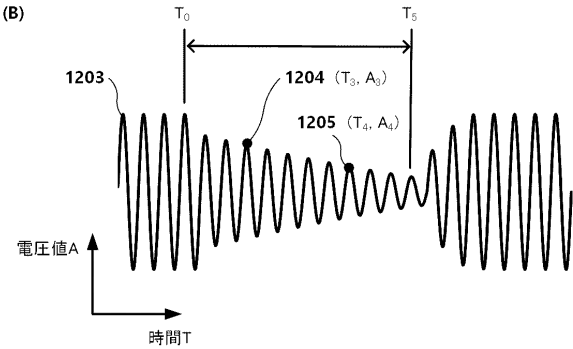
【 図 1 2 】



【 図 1 3 】

	bit 7	bit 6	bit 5	bit 4	bit 3	bit 2	bit 1	bit 0
Bank0	Power Class		Maximum Power Value					
Bank1	Reserved (1300)							
Bank2	Prop	Reserved (1301)			ZERO		Count	
Bank3	Window Size					Window Offset		
Bank4	Neg	Polarity		Depth		Reserved (1302)		

10



20

30

40

50

フロントページの続き

- (56)参考文献 特開 2 0 1 9 - 0 9 7 3 8 3 (J P , A)
特開 2 0 1 8 - 1 3 3 9 9 3 (J P , A)
特許第 5 0 7 1 5 7 4 (J P , B 1)
特開 2 0 1 3 - 0 2 7 2 5 5 (J P , A)
特開 2 0 1 6 - 0 0 7 1 2 4 (J P , A)
特開 2 0 1 3 - 0 7 0 5 8 0 (J P , A)
特開 2 0 1 8 - 1 1 7 4 8 3 (J P , A)
特開 2 0 1 5 - 1 6 5 7 6 1 (J P , A)
特開 2 0 1 9 - 1 8 7 0 4 3 (J P , A)
国際公開第 2 0 1 9 / 2 2 1 5 3 2 (W O , A 1)
WIRELESS POWER CONSORTIUM , The Qi Wireless Power Transfer System, Power Class 0
Specification , Parts 1 and 2: Interface Definitions , Version 1.2.3 , 2017年02月 , pp. 129-
139 , インターネット URL:https://faculty-web.msoe.edu/johnsontimoj/EE4980/files498
0/Qi-PC0-part1&2-v1.2.3a.pdf
- (58)調査した分野 (Int.Cl. , D B 名)
H 0 2 J 5 0 / 0 0 - 5 0 / 9 0