

(12) 특허협력조약에 의하여 공개된 국제출원

(19) 세계지식재산권기구
국제사무국

(43) 국제공개일
2025년 4월 3일 (03.04.2025)



(10) 국제공개번호
WO 2025/071283 A1

(51) 국제특허분류:

H04N 19/513 (2014.01) *H04N 19/132* (2014.01)
H04N 19/105 (2014.01) *H04N 19/176* (2014.01)
H04N 19/70 (2014.01)

(21) 국제출원번호: PCT/KR2024/014632

(22) 국제출원일: 2024년 9월 26일 (26.09.2024)

(25) 출원언어: 한국어

(26) 공개언어: 한국어

(30) 우선권정보:

10-2023-0129368 2023년 9월 26일 (26.09.2023) KR
10-2024-0130655 2024년 9월 26일 (26.09.2024) KR

(71) 출원인: 가온그룹 주식회사 (**KAON GROUP CO., LTD.**) [KR/KR]; 13517 경기도 성남시 분당구 성남대로 884-3 (KR). 경희대학교 산학협력단 (**UNIVERSITY-INDUSTRY COOPERATION GROUP OF KYUNG HEE UNIVERSITY**) [KR/KR]; 17104 경기도 용인시 기흥구 덕영대로 1732 (KR).

(72) 발명자: 류창우 (**RYU, Chang Woo**); 16666 경기도 수원시 권선구 곡선로 20, 606동 502호 (KR). 최기호 (**CHOI, Ki Ho**); 04746 서울특별시 성동구 고산자로 164, 112동 202호 (KR).

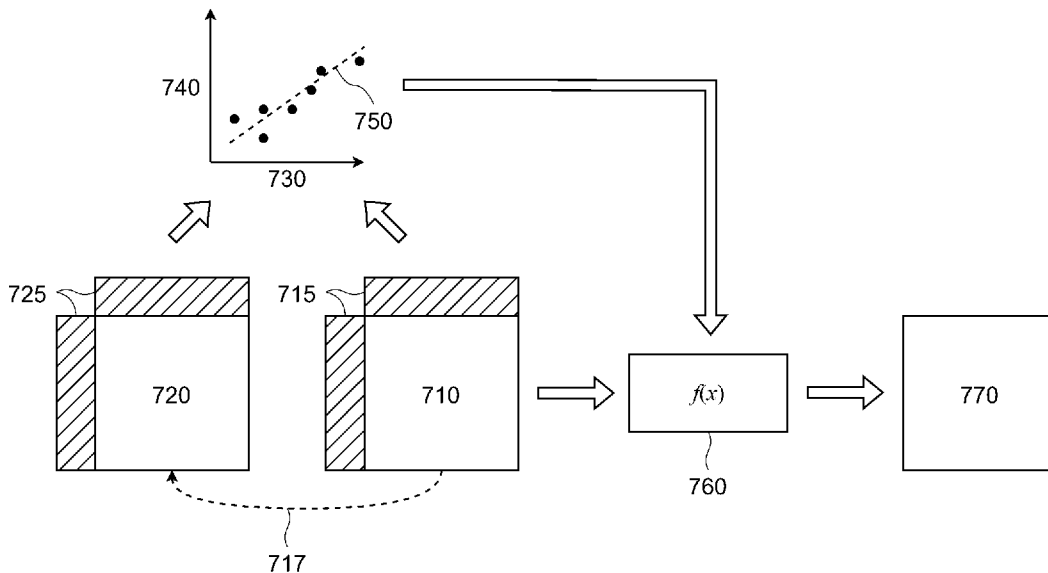
(74) 대리인: 오재언 (**OH, Jae Eon**); 06141 서울특별시 강남구 테헤란로 33길 7, 6층 (KR).

(81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CV, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IQ, IR, IS, IT, JM, JO, JP, KE, KG, KH, KN, KP, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, MG, MK, MN, MU, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW.

(84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 역내 권리의 보호를 위하여): ARIPO (BW, CV, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SC, SD, SL, ST, SZ, TZ,

(54) Title: VIDEO ENCODING/DECODING METHOD AND DEVICE BASED ON IMPROVED LOCAL ILLUMINATION COMPENSATION TEMPLATE DETERMINATION

(54) 발명의 명칭: 개선된 국소적 조도 보상 템플릿 결정에 기반한 동영상 부호화/복호화 방법 및 장치



(57) Abstract: The present invention relates to a video compression technology and, more specifically, to the improvement of a local illuminance compensation (LIC) technology included in a prediction coding technology contributing to the improvement of compression performance in a video encoder and decoder. A method for decoding an encoded video bitstream, according to one embodiment of the present invention, comprises the steps of: extracting, from a bitstream, information related to local illumination compensation (LIC) for the current block, and acquiring LIC information from the extracted information; determining at least one linear model on the basis of the LIC information; generating a prediction sample for the current block by means of an LIC method using the linear model; and using the prediction sample so as to restore the current block, wherein the linear model is defined as either a linear function or a quadratic function.

UG, ZM, ZW), 유라시아 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 유럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, ME, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

공개:

— 국제조사보고서와 함께 (조약 제21조(3))

(57) 요약서: 본 발명은 비디오 압축 기술에 관련된 것으로, 구체적으로는 비디오 부호화기 및 복호화기에서 압축 성능의 향상에 기여하는 예측 부호화(prediction coding) 기술에 포함되는 국소적 조도 보상(local illuminance compensation; LIC) 기술의 개선에 관한 것이다. 본 발명의 일 실시예에 따른 부호화된 비디오 비트열을 복호화하는 방법은, 상기 비트열로부터 현재 블록에 대한 국소적 조도 보상(Local Illumination Compensation, LIC)에 관련된 정보를 추출하고, 상기 추출된 정보로부터 LIC 정보를 획득하는 단계, 상기 LIC 정보에 기초하여 적어도 하나의 선형 모델을 결정하는 단계, 상기 선형 모델을 이용하는 LIC 방법에 의하여 상기 현재 블록에 대한 예측 샘플을 생성하는 단계, 및 상기 예측 샘플을 이용하여 상기 현재 블록을 복원하는 단계를 포함하고, 상기 선형 모델은, 적어도 하나의 1차 함수 또는 2차 함수로 정의되는 것을 특징으로 할 수 있다.

명세서

발명의 명칭: 개선된 국소적 조도 보상 템플릿 결

정에 기반한 동영상 부호화/복호화 방법 및 장치

기술분야

- [1] 본 발명은 비디오 압축 기술에 관련된 것으로, 구체적으로는 비디오 부호화기 및 복호화기에서 압축 성능의 향상에 기여하는 예측 부호화(prediction coding) 기술에 포함되는 국소적 조도 보상(local illuminance compensation; LIC) 기술의 개선에 관한 것이다.
- [2] 본 발명은 MPEG-2, MPEG-4 Video, H.263, H.264/AVC, H.265/HEVC, H.266/VVC, VC-1, AV1, QuickTime, VP-9, VP-10, Motion JPEG과 같은 규격명으로 알려진 디지털 동영상 압축 기술 규격 중 적어도 하나와 동일한 기술분야이거나, 그 규격의 내재 효율을 향상하는 데 대한 기술분야이거나, 또는 그 규격을 개량 또는 대체하는 데 대한 기술분야에 해당할 수 있다.

배경기술

- [3] 디지털 동영상의 부호화 및 복호화는 다양한 디지털 동영상 응용분야에서 널리 활용되고 있다. 예를 들어, 디지털 텔레비전 방송, 통신 네트워크를 통한 영상의 전송, 화상 통화/화상 대화/화상 채팅, VCD(video compact disc)/DVD(digital versatile disc)/Blu-Ray를 포함하는 광학매체를 이용한 동영상 콘텐츠의 기록 및 제공, 동영상 콘텐츠의 제작, 편집, 수집, 및 배급 절차의 일체, 및 개인적 목적, 상업적 목적, 산업적 목적, 및 보안경비의 목적 등을 포함하는 다양한 이유로 실시되는 동영상 촬영 및 기록 행위를 위한 동영상 촬영 장치 및 캠코더와 같은 장치는, 모두 동영상 부호화 및 복호화 기술에 의존적이다.
- [4] 따라서 디지털 동영상 부호화기 및 복호화기로 칭해질 수 있는 구현물들은, 디지털 텔레비전, 디지털 방송 시스템, 무선 방송 시스템들, 노트북/데스크탑/태블릿 형태의 컴퓨터, 전자책 단말기, 디지털 카메라, 디지털 녹화 장치, 디지털 멀티미디어 재생 장치, 비디오 게임 장치/단말/콘솔, 멀티미디어 재생기능을 가운 휴대전화(스마트폰을 포함한다), 화상 회의를 위한 기재들, 및 그 밖의 디지털 동영상의 생성, 기록, 및 제공에 관련된 광범위한 장치의 일부분을 구성할 수 있다.
- [5] 상기와 같은 디지털 동영상 부호화기 및 복호화기들은 통상의 기술자에게 이해되어 널리 사용되는 디지털 동영상 압축 규격에 의하여 구현될 수 있다. 상기 디지털 동영상 압축 규격에는 MPEG-2, MPEG-4 Video, H.263, H.264/AVC, H.265/HEVC, H.266/VVC, VC-1, AV1, QuickTime, VP-9, VP-10, Motion JPEG과 같은 규격명으로 알려진 압축 규격 중 적어도 하나가 포함될 수 있다.
- [6] 동영상 부호화기 및 복호화기는 상기 규격을 준수하면서, 또는 상기 규격을 개량하거나 변형함으로써, 디지털 동영상 정보를 더욱 효율적으로 부호화 또는 복호화하도록 구현될 수 있다. 상기 규격의 변형 시도는 또한 새로운 규격의 도출

로 이어질 수 있다. 널리 알려진 사례들 중에는 ISO, IEC, ITU-T의 공동 국제 표준화 집단인 JVET(joint video experts team)에 의하여 개발되고 있는 종래 H.266/VVC 규격의 개량 및 대체 시도인 이른바 개량압축모델(enhanced compression model; ECM)이 존재한다.

- [7] 종래 동영상 부호화기 및 복호화기에 적용되어 있는 다양한 세부기술 가운데는 국소적 조도 보상(local illuminance compensation; LIC)으로 통칭되는 기술이 존재한다. LIC 기술이란, 화면 간 예측 부호화(이른바 인터(inter) 부호화) 및/또는 화면 내 예측 부호화(이른바 인트라(intra) 부호화), 그리고 상기 각각의 부호화 방법에 상응하는 복호화 과정에 있어서, 예측 부호화를 위하여 선택된 예측 대상 블록(prediction block)의 값에 대하여 조도(illuminance)를 보정(즉, 보상(compensation))하여 예측 잔차를 계산하도록 하는 것으로써, 특히 상기 보상을 국소적(locally)으로, 예를 들어 블록 단위로 실시하는 것을 의미할 수 있다.

발명의 상세한 설명

기술적 과제

- [8] 종래의 LIC 기술은 그 적용 방법이 제한적인 것으로써, 다양한 개선을 통하여 부호화 효율을 향상할 수 있을 것으로 전망된다. 본 발명은 이러한 기술적 과제를 해결하여 개선된 부호화 효율을 제공하는 것을 목적으로 한다.

과제 해결 수단

- [9] 본 발명에서는 상술한 기술적 과제를 해결하기 위한 개선된 LIC의 구현 방법을 제안한다.
- [10] 상술한 기술적 과제를 해결하기 위한 본 발명의 일 실시예에 따른 부호화된 비디오 비트열을 복호화하는 방법은, 상기 비트열로부터 현재 블록에 대한 국소적 조도 보상(Local Illumination Compensation, LIC)에 관련된 정보를 추출하고, 상기 추출된 정보로부터 LIC 정보를 획득하는 단계, 상기 LIC 정보에 기초하여 적어도 하나의 선형 모델을 결정하는 단계, 상기 선형 모델을 이용하는 LIC 방법에 의하여 상기 현재 블록에 대한 예측 샘플을 생성하는 단계, 및 상기 예측 샘플을 이용하여 상기 현재 블록을 복원하는 단계를 포함하고, 상기 선형 모델은, 적어도 하나의 1차 함수 또는 2차 함수로 정의되는 것을 특징으로 할 수 있다.
- [11] 상기 LIC 정보는, 참조 샘플 값(Ref), 스케일 계수(Scale), 시프트 계수(Shift), 및 오프셋 계수(Offset)를 포함하는 모델 파라미터를 포함하고, 상기 선형 모델은, 상기 모델 파라미터에 기반하여 예측 샘플 값(Pred)을 도출하는 산술식에 의하여 정의되는 것을 특징으로 할 수 있다.
- [12] 상기 참조 샘플 값은, 화면 내 및/또는 화면 간 예측을 통해 도출된 적어도 하나의 예측 값의 가중 합에 의하여 결정되는 것을 특징으로 할 수 있다.
- [13] 상기 예측 값은, 움직임 추정(Motion Estimation) 또는 템플릿 매칭 중 적어도 하나의 방법에 의하여 도출되는 것을 특징으로 할 수 있다.

- [14] 상기 가중 합을 도출하기 위한 적어도 하나의 가중치는, 미리 정해진 테이블(table)로부터 인덱스에 의해 선택되는 것을 특징으로 할 수 있다.
- [15] 상기 가중 합을 도출하기 위한 적어도 하나의 가중치는, 각각의 상기 예측 값 중 SAD(Sum of Absolute Differences), SATD(Sum of Absolute Transformed Differences), 또는 MR-SAD(Mean-removal SAD)를 포함하는 방법에 의하여 계산되는 정보 소요 비용이 작은 값에 더 큰 가중치를 부여하도록 결정되는 것을 특징으로 할 수 있다.
- [16] 상기 LIC 정보는, 적어도 하나의 모델 파라미터의 계수를, 바람직하게는 상기 스케일 계수, 시프트 계수, 및 오프셋 계수는, 상기 각각의 계수를 포함하는 파라미터 세트(set)를 포함하고, 상기 각각의 계수는, 적어도 하나의 미리 정해진 파라미터 세트의 목록으로부터 선택되는 것을 특징으로 할 수 있다.
- [17] 상기 파라미터 세트의 목록은, 미리 정해진 테이블(table)로부터 인덱스에 의해 선택되는 것을 특징으로 할 수 있다.
- [18] 상기 파라미터 세트의 목록은, 상기 현재 블록의 주변 블록에서 사용된 LIC의 파라미터 세트를 포함하는 후보군 목록으로부터 구성되는 것을 특징으로 할 수 있다.
- [19] 상기 파라미터 세트의 목록은, 상기 후보군 목록을 템플릿 매칭에 기반하여 재정렬(re-ordering)한 결과에 기반하여 구성되는 것을 특징으로 할 수 있다. 상기 재정렬은 상기 템플릿 매칭 결과에 따라 계산되는 부호화 정보 소요 비용에 기반하여 이루어질 수 있으며, 일 실시예에 따르면 낮은 비용 순으로 재정렬될 수 있다. 일 실시예에 따르면, 상기 정보 소요 비용은 SAD, SATD, 또는 MR-SAD에 의하여 계산될 수 있으며, 재정렬 또한 이러한 비용에 기반하여 이루어질 수 있다.
- [20] 상기 파라미터 세트의 목록은, 선행하여 복호화된 비트열로부터 획득되는 정보에 기반하여, 부호화기에서 채택한 것과 동일한 형태로 예측되는, 적어도 하나의 파라미터 세트를 포함하는 것을 특징으로 할 수 있다.
- [21] 상기 LIC 정보를 획득하는 단계는, 상기 현재 블록의 상단 또는 좌측의 블록을 사용할 수 없는 경계 조건(boundary condition)인 경우, 사용 가능한 주변 블록의 정보를 추출하고, 상기 추출된 정보로부터 상기 LIC 정보를 획득하는 단계를 포함할 수 있다.
- [22] 상기 경계 조건은, 고수준 비트열 구문(High-level bitstream syntax)에 의해 지정되는 것을 특징으로 할 수 있다.
- [23] 상기 선형 모델은, 적어도 하나의 1차 함수 및 적어도 하나의 2차 함수의 결합에 의하여 정의되는 것을 특징으로 할 수 있다.
- [24] 상기 선형 모델은, 예측 값을 $p[x]$ 로 할 때, $\alpha * p[x] + \beta$ 의 형태로 표현되는 적어도 하나의 1차 함수를 포함하는 것을 특징으로 할 수 있다.
- [25] 상기 선형 모델은, 예측 값을 $p[x]$ 로 할 때, $\alpha * (p[x]^2) + \beta * p[x] + \gamma$ 의 형태로 표현되는 적어도 하나의 2차 함수를 포함하는 것을 특징으로 할 수 있다.

- [26] 상술한 기술적 과제를 해결하기 위한 본 발명의 일 실시예에 따른 비디오 신호를 비트열로 부호화하는 방법은, 앞서 부호화된 비디오 신호에 기반하여, 현재 블록에 대한 국소적 조도 보상(Local Illumination Compensation, LIC)에 관련된 정보를 추출하고, 상기 추출된 정보로부터 LIC 정보를 획득하는 단계, 상기 LIC 정보에 기초하여 적어도 하나의 선형 모델을 결정하는 단계, 상기 선형 모델을 이용하여 상기 현재 블록에 대한 예측 샘플을 생성하는 단계, 상기 예측 샘플을 이용하여 상기 현재 블록을 부호화하는 단계, 및 상기 부호화 결과를 상기 비트열에 기록하는 단계를 포함하고, 상기 선형 모델은, 적어도 하나의 1차 함수 또는 2차 함수로 정의되는 것을 특징으로 할 수 있다.
- [27] 상기 LIC 정보는, 참조 샘플 값(Ref), 스케일 계수(Scale), 시프트 계수(Shift), 및 오프셋 계수(Offset)를 포함하는 모델 파라미터를 포함하고, 상기 선형 모델은, 상기 모델 파라미터에 기반하여 예측 샘플 값(Pred)을 도출하는 산술식에 의하여 정의되는 것을 특징으로 할 수 있다.
- [28] 상기 LIC 정보를 획득하는 단계는, 상기 현재 블록의 상단 또는 좌측의 블록을 사용할 수 없는 경계 조건(boundary condition)인 경우, 사용 가능한 주변 블록의 정보를 추출하고, 상기 추출된 정보로부터 상기 LIC 정보를 획득하는 단계를 포함할 수 있다.
- [29] 상술한 기술적 과제를 해결하기 위한 본 발명의 일 실시예에 따른 컴퓨팅 장치에 의하여 부호화된 비디오 비트열을 복호화하도록 구성되는 복호화기 장치는, 프로세서, 및 상기 프로세서에 의하여 실행 가능한 명령어들을 저장하는 메모리를 포함하고, 상기 명령어들은, 상기 비트열로부터 현재 블록에 대한 국소적 조도 보상(Local Illumination Compensation, LIC)에 관련된 정보를 추출하고, 상기 추출된 정보로부터 LIC 정보를 획득하고, 상기 LIC 정보에 기초하여 적어도 하나의 선형 모델을 결정하고, 상기 선형 모델을 이용하는 LIC 방법에 의하여 상기 현재 블록에 대한 예측 샘플을 생성하고, 상기 예측 샘플을 이용하여 상기 현재 블록을 복원하는, 명령어들을 포함하도록 구성되고, 상기 선형 모델은, 적어도 하나의 1차 함수 또는 2차 함수로 정의되는 것을 특징으로 할 수 있다.

발명의 효과

- [30] 본 발명에 의하면 LIC 기술에 의한 예측 성능이 향상되고, 동시에 부호화되는 비트열(bitstream)의 정보 용량에 있어서 낭비(overhead)를 최소화할 수 있는 이로 인한 효과가 있다.
- [31] 본 발명에 따르면, 비디오 부호화 및 복호화에 있어서 부호화 효율의 개선, 복호화 효율의 개선, 동영상 화질의 개선, 연산량의 절감, 소프트웨어 규모의 축소, 하드웨어 규모의 축소, 및 그 밖에 부호화 및 복호화에 관련된 성능의 개선 중 적어도 하나 이상의 효과가 도출될 수 있다.

도면의 간단한 설명

- [32] 도 1은 본 발명의 일 실시예에 따른 비디오 통신 시스템의 개념도,

- [33] 도 2는 본 발명의 일 실시예에 따른 실시간 비디오 스트리밍 환경에서의 부호화기 및 복호화기 배치에 대한 개념도,
- [34] 도 3은 본 발명의 일 실시예에 따른 비디오 복호화기의 기능부 단위 개념도,
- [35] 도 5는 본 발명의 일 실시예에 의한 프레임 유형의 개념도,
- [36] 도 6은 H.266/VVC 규격에 의한 비디오 부호화기의 구조를 나타내는 개념도, 그리고
- [37] 도 7은 본 발명의 일 실시예에 의한 LIC 적용 방법의 일반을 나타내는 개념도이다.

발명의 실시를 위한 형태

- [38] 본 발명은 다양한 변경을 가할 수 있고 여러 가지 실시예를 가질 수 있는 바, 특정 실시예들을 도면에 예시하고 상세하게 설명하고자 한다. 그러나, 이는 본 발명을 특정한 실시 형태에 대해 한정하려는 것이 아니며, 본 발명의 사상 및 기술 범위에 포함되는 모든 변경, 균등물 내지 대체물을 포함하는 것으로 이해되어야 한다.
- [39] 제 1, 제 2 등의 용어는 다양한 구성요소들을 설명하는데 사용될 수 있지만, 상기 구성요소들은 상기 용어들에 의해 한정되어서는 안 된다. 상기 용어들은 하나의 구성요소를 다른 구성요소로부터 구별하는 목적으로만 사용된다. 예를 들어, 본 발명의 권리 범위를 벗어나지 않으면서 제 1 구성요소는 제 2 구성요소로 명명될 수 있고, 유사하게 제 2 구성요소도 제 1 구성요소로 명명될 수 있다. "및/또는"이라는 용어는 복수의 관련된 기재된 항목들의 조합 또는 복수의 관련된 기재된 항목들 중의 어느 항목을 포함하며, 또한, 달리 지시되지 않는 한 비배타적이다. 본 출원에 항목을 열거하는 경우 그것은 본 출원 발명의 사상과 가능한 실시 방법들을 용이하게 설명하기 위한 예시적 서술에 그치며, 따라서, 본 발명의 실시예 범위를 한정하는 의도를 가지지 아니한다.
- [40] 본 명세서에서 "A 또는 B(A or B)"는 "오직 A", "오직 B" 또는 "A와 B 모두"를 의미할 수 있다. 달리 표현하면, 본 명세서에서 "A 또는 B(A or B)"는 "A 및/또는 B(A and/or B)"으로 해석될 수 있다. 예를 들어, 본 명세서에서 "A, B 또는 C(A, B or C)"는 "오직 A", "오직 B", "오직 C", 또는 "A, B 및 C의 임의의 모든 조합(any combination of A, B and C)"를 의미할 수 있다.
- [41] 본 명세서에서 사용되는 슬래쉬(/)나 쉼표(comma)는 "및/또는(and/or)"을 의미할 수 있다. 예를 들어, "A/B"는 "A 및/또는 B"를 의미할 수 있다. 이에 따라 "A/B"는 "오직 A", "오직 B", 또는 "A와 B 모두"를 의미할 수 있다. 예를 들어, "A, B, C"는 "A, B 또는 C"를 의미할 수 있다.
- [42] 본 명세서에서 "적어도 하나의 A 및 B(at least one of A and B)"는, "오직 A", "오직 B" 또는 "A와 B 모두"를 의미할 수 있다. 또한, 본 명세서에서 "적어도 하나의 A 또는 B(at least one of A or B)"나 "적어도 하나의 A 및/또는 B(at least one of A

and/or B)"라는 표현은 "적어도 하나의 A 및 B(at least one of A and B)"와 동일하게 해석될 수 있다.

- [43] 또한, 본 명세서에서 "적어도 하나의 A, B 및 C(at least one of A, B and C)"는, "오직 A", "오직 B", "오직 C", 또는 "A, B 및 C의 임의의 모든 조합(any combination of A, B and C)"를 의미할 수 있다. 또한, "적어도 하나의 A, B 또는 C(at least one of A, B or C)"나 "적어도 하나의 A, B 및/또는 C(at least one of A, B and/or C)"는 "적어도 하나의 A, B 및 C(at least one of A, B and C)"를 의미할 수 있다.

- [44] 어떤 구성요소가 다른 구성요소에 "연결되어" 있다거나 "접속되어" 있다고 언급된 때에는, 그 다른 구성요소에 직접적으로 연결되어 있거나 또는 접속되어 있을 수도 있지만, 중간에 다른 구성요소가 존재할 수도 있다고 이해되어야 할 것이다. 반면에, 어떤 구성요소가 다른 구성요소에 "직접 연결되어" 있다거나 "직접 접속되어" 있다고 언급된 때에는, 중간에 다른 구성요소가 존재하지 않는 것으로 이해되어야 할 것이다.

- [45] 본 출원에서 사용한 용어는 단지 특정한 실시예를 설명하기 위해 사용된 것으로, 본 발명을 한정하려는 의도가 아니다. 단수의 표현은 문맥상 명백하게 다르게 뜻하지 않는 한, 복수의 표현을 포함한다. 본 출원에서, "포함하다" 또는 "가지다" 등의 용어는 명세서상에 기재된 특징, 숫자, 단계, 동작, 구성요소, 부품 또는 이들을 조합한 것이 존재함을 지정하려는 것이지, 하나 또는 그 이상의 다른 특징들이나 숫자, 단계, 동작, 구성요소, 부품 또는 이들을 조합한 것들의 존재 또는 부가 가능성을 미리 배제하지 않는 것으로 이해되어야 한다.

- [46] 다르게 정의되지 않는 한, 기술적이거나 과학적인 용어를 포함해서 여기서 사용되는 모든 용어들은 본 발명이 속하는 기술 분야에서 통상의 지식을 가진 자에 의해 일반적으로 이해되는 것과 동일한 의미를 이용하고 있다. 일반적으로 사용되는 사전에 정의되어 있는 것과 같은 용어들은 관련 기술의 문맥상 가지는 의미와 일치하는 의미를 가진 것으로 해석되어야 하며, 본 출원에서 명백하게 정의하지 않는 한, 이상적이거나 과도하게 형식적인 의미로 해석되지 않는다.

- [47] 본 출원에서 발명을 설명함에 있어, 실시예들은 설명된 기능 또는 기능들을 수행하는 단위 블록들의 측면에서 설명되거나 예시될 수 있다. 상기 블록들이란 본 출원에서 하나 또는 복수의 장치, 유닛, 모듈, 부 등으로 표현될 수 있다. 상기 블록들은 하나 또는 복수의 논리 게이트, 집적 회로, 프로세서, 컨트롤러, 메모리, 전자 부품 또는 이에 한정되지 않는 정보처리 하드웨어의 구현 방법에 의하여 하드웨어적으로 실시될 수도 있다. 또는, 상기 블록들은 응용 소프트웨어, 운영 체제 소프트웨어, 펌웨어, 또는 이에 한정되지 않는 정보처리 소프트웨어의 구현 방법에 의하여 소프트웨어적으로 실시될 수도 있다. 하나의 블록은 동일한 기능을 수행하는 복수의 블록들로 분리되어 실시될 수도 있으며, 반대로 복수의 블록들의 기능을 동시에 수행하기 위한 하나의 블록이 실시될 수도 있다. 상기 블록들은 또한 임의의 기준에 의하여 물리적으로 분리되거나 결합되어 실시될 수 있

다. 상기 블록들은 통신 네트워크, 인터넷, 클라우드 서비스, 또는 이에 한정되지 않는 통신 방법에 의해 물리적 위치가 특정되지 않고 서로 이격되어 있는 환경에서 동작하도록 실시될 수도 있다. 상기의 모든 실시 방법은 동일한 기술적 사상을 구현하기 위하여 정보통신 기술 분야에 익숙한 통상의 기술자가 취할 수 있는 다양한 실시예의 영역이므로, 이하의 상세한 구현 방법은 모두 본 출원상 발명의 기술적 사상 영역에 포함되는 것으로 해석되어야 한다.

- [48] 이하, 첨부한 도면들을 참조하여, 본 발명의 바람직한 실시예를 보다 상세하게 설명하고자 한다. 본 발명을 설명함에 있어 전체적인 이해를 용이하게 하기 위하여 도면상의 동일한 구성요소에 대해서는 동일한 참조부호를 사용하고 동일한 구성요소에 대해서 중복된 설명은 생략한다. 또한 복수의 실시예들은 서로 배타적이지 아니며, 일부 실시예들이 새로운 실시예들을 형성하기 위해 하나 이상의 다른 실시예들과 조합될 수 있음을 전제로 한다.

[49]

[50] 디지털 동영상 코덱

- [51] 도 1은 본 발명의 일 실시예에 따른 비디오 통신 시스템의 개념도이다. 상기 비디오 통신 시스템(100)은 네트워크(105)를 통해 서로 연결되는 적어도 둘 이상의 단말(110, 120)을 포함하여 구성될 수 있다.

- [52] 본 발명의 일 실시예에 있어서, 상기 도 1은 단방향 비디오 통신 네트워크를 구성하는 데 대한 블록도를 의미할 수 있다. 상기 단말 중 제1 단말(110)은 네트워크(105)를 통해 비디오 데이터를 송신(111)하기 위하여 상기 비디오 데이터를 부호화할 수 있다. 상기 단말 중 제2 단말(120)은 네트워크를 통해 상기 부호화된 비디오 데이터를 수신(121)하고, 이를 복호화하여 표시하도록 구성될 수 있다.

- [53] 본 발명의 다른 일 실시예에 있어서, 상기 도 1은 양방향 비디오 통신 네트워크를 구성하는 데 대한 블록도를 의미할 수 있다. 상기 양방향 비디오 통신을 위해, 상기 각각의 단말기(110, 120)는 네트워크를 경유하는 다른 각각의 단말기에 대한 비디오 송신(112, 122)을 위하여 스스로 획득한 비디오 데이터를 부호화하도록 구성될 수 있다. 각각의 단말은 또한 다른 단말에 의해 네트워크를 통해 송신된 비디오 데이터를 수신(113, 123)하여 복호화할 수 있고, 상기 복호화된 비디오 데이터를 표시하도록 구성될 수 있다.

- [54] 도 1에 나타나는 상기 각 단말기(110, 120)는, 실시예에 따라서, 서버 컴퓨터, 개인용 컴퓨터, 휴대용 컴퓨터, 및 스마트폰과 같은 장치로 예시될 수 있으나, 이에 한정되지는 아니하고, 일반적으로 사용되는 컴퓨팅 장치에 해당하는 것이면 무방하다. 예를 들어, 본 발명의 실시예에 따라, 상기 각 단말기(110, 120)는 데스크톱(desktop) 컴퓨터, 랩톱(lap-top) 컴퓨터, 태블릿(table) PC, 휴대전화기, 스마트폰, PDA(personal digital assistant), 워크스테이션, 전자계산기, 서버 컴퓨터, 클라우드 컴퓨터, 가상화 컴퓨터, 양자(quantum) 컴퓨터, 또는 그 밖에 이동 가능하거나 또는 이동 불가능한 형태로 구현되는 전자적, 전기적, 또는 양자적 계산 장치를 의미할 수 있으며, 특히 상기와 같은 장치 중 본 발명의 일 실시예에 따른 단말

장치로서 동작하기 위해 설계되었거나, 본 발명의 일 실시예에 따른 단말 장치로 동작하는 것이 가능하거나, 본 발명의 일 실시예에 따른 단말 장치로 동작하거나 그러한 동작에 상응하는 방법을 수행할 수 있도록 하는 컴퓨터프로그램의 설치 및/또는 실행이 가능한 어떠한 장치로도 해석될 수 있다.

- [55] 상기 각 단말기(110, 120)는 버스(bus), 회로, 또는 루틴(routine)과 서브루틴(subroutine)의 관계와 같이 다양한 형태로 상호 연결되어 상기 각 단말기(110, 120) 내에서 정보를 교환하도록 구성되는 복수의 기능부에 의하여 구현될 수 있다. 또한, 상기 상호 연결을 통하여, 상기 각 기능부 가운데 계산의 수행을 주로 요하는 기능부의 동작을 실행 또는 지원하기 위한 목적에서, 연산 기능을 가지는 프로세서(130) 및 상기 프로세서에 연결되는 메모리(140)를 포함하도록 구성될 수 있다.
- [56] 본 명세서에 기재된 상기 프로세서(130)는, 프로세서, 컨트롤러, ALU(arithmetic logic unit), 디지털 신호 프로세서(digital signal processor), 마이크로컴퓨터, FPA(field programmable array), PLU(programmable logic unit), 마이크로프로세서, 또는 명령(instruction)을 실행하고 응답할 수 있는 다른 어떠한 장치와 같이, 하나 이상의 범용 컴퓨터 또는 특수 목적 컴퓨터를 의미할 수 있다.
- [57] 이해의 편의를 위하여 상기 프로세서(130)가 단수로 표현되는 경우라 할지라도, 해당 기술분야에서 통상의 지식을 가진 자는, 상기 프로세서(130)가 복수 개의 처리요소(processing element) 및/또는 복수 유형의 처리 요소를 포함할 수 있음을 알 수 있다. 예를 들어, 본 발명의 일 실시예에 따른 장치는 상기 프로세서(130)로서 복수 개의 프로세서 또는 하나의 프로세서 및 하나의 컨트롤러를 포함할 수 있다. 또한, 상기 프로세서(130)는 병렬 프로세서(parallel processor)나 멀티-코어 프로세서(multi-core processor)와 같이, 다양한 처리 구성(processing configuration)에 의하여 구현될 수 있다.
- [58] 상기 프로세서(130)는, 운영 체제(OS) 및 상기 운영 체제 상에서 수행되는 하나 이상의 소프트웨어(software)를 수행하도록 구성될 수 있다. 또한, 상기 프로세서는 상기 소프트웨어의 실행에 응답하여, 데이터를 접근, 저장, 조작, 처리 및 생성할 수도 있다. 상기 소프트웨어는, 컴퓨터 프로그램(computer program), 코드(code), 명령(instruction), 또는 이들 중 하나 이상의 조합을 포함할 수 있으며, 원하는 대로 동작하도록 처리 장치를 구성하거나 독립적으로 또는 결합적으로(collectively) 처리 장치를 명령할 수 있다. 상기 소프트웨어는, 상기 프로세서(130)에 의하여 해석되거나 상기 프로세서에 명령 또는 데이터를 제공하기 위하여, 어떤 유형의 기계, 구성요소(component), 물리적 장치, 가상 장치(virtual equipment), 컴퓨터 저장 매체 또는 장치, 또는 전송되는 신호 파(signal wave)에 영구적으로, 또는 일시적으로 구체화(embody)될 수 있다. 상기 소프트웨어는 상기 네트워크(105)로 연결된 복수의 컴퓨터 시스템, 가령 상기 단말기(110, 120) 간에 분산되어서, 분산된 방법으로 저장되거나 실행될 수도 있다.

- [59] 상기 소프트웨어는 또한, 다양한 컴퓨터 수단을 통하여 수행될 수 있는 프로그램 명령 형태로 구현되어 상기 메모리(140)에 기록되거나 저장될 수 있다. 상기 메모리(140)는 컴퓨터 판독 가능 기록 매체일 수 있으며, 상기 컴퓨터 판독 가능 기록 매체에는 프로그램 명령, 데이터 파일, 데이터 구조 등이 단독으로 또는 조합되어 기록될 수도 있다. 상기 메모리(140)에 저장되는 프로그램 명령은 본 발명의 실시예를 위하여 특별히 설계되고 구성된 명령 체계에 기반하거나, 또는 컴퓨터 소프트웨어 당업자에게 공지되어 사용 가능한 명령 체계, 예를 들어 어셈블리어(Assembly), C, C++, Java, Python 언어 등으로 예시되는 명령 체계를 따를 수도 있다. 상기 명령 체계 및 그에 의한 프로그램 명령은 컴파일러에 의해 만들어지는 것과 같은 기계어 코드뿐만 아니라 인터프리터 등을 사용하여 본 발명의 일 실시예에 따른 장치 및/또는 상기 프로세서(130)에 의해서 실행될 수 있는 고급 언어 코드를 포함하는 것으로 이해되어야 한다.
- [60] 본 명세서에 기재된 상기 메모리(140)를 포함하여 본 발명의 일 실시예에 따른 장치를 구성하는 컴퓨터 판독 가능 기록 매체는, 프로세서 캐시(Cache), 램(RAM), 플래시 메모리와 같이 상기 프로세서가 동작하는 동안만 유지되는 일시적 또는 휘발성 기록 매체를 포함할 수 있고, 또는 하드 디스크, 플로피 디스크, 및 자기 테이프와 같은 자기체(magnetic media), CD-ROM, DVD와 같은 광기록 매체(optical media), 플롭티컬 디스크(floptical disk)와 같은 자기-광 매체(magneto-optical media), 또는 정적 상태 메모리(solid state memory)와 같이 상대적으로 비휘발성적이거나 장기 기록이 가능한 기록 매체를 포함할 수 있고, 또는 하드웨어 상에 배치된 롬(ROM)과 같은 읽기 전용의 기록 매체를 포함할 수 있으며, 나아가 회로배선에 의한 하드-와이어드(hard-wired) 구조에 의하여 일련의 프로그램 명령과 등가의 동작을 수행하도록 구성된 하드웨어 그 자체 또한, 본 발명의 실시예를 구현하는 상기 동작을 수행하기 위한 각 단계가 상기 하드웨어 부품의 연결과 배치에 의하여 기록되어 있다고 볼 수 있으므로, 그 연결 및 배치방법이 곧 상기 메모리(140)와 등가인 것으로 볼 수 있음은 통상의 기술자에게 자명하다.
- [61] 상기 프로세서(130) 및 상기 메모리(140)에 대하여 상술한 실시예는 상호 배타적이지 않으며, 필요에 따라 선택되거나 결합되어 실시될 수 있다. 예를 들어, 하나의 하드웨어 장치는 본 발명 실시예의 동작을 수행하기 위해 하나 이상의 상기 소프트웨어로 구성된 모듈로서 작동하도록 구성될 수 있으며, 그 역도 마찬가지이다. 또 다른 예를 들어, 본 명세서에 있어서, 어떠한 기능부에 할당된 동작의 전부 또는 일부는 본 발명의 일 실시예에 따른 장치에(바람직하게는, 상기 메모리의 범주에 속하는 어느 하나의 기록 매체에) 저장된 하나 이상의 상기 소프트웨어에 의하여 구현되어, 상기 프로세서에 의하여 실행되도록 구성될 수 있으며, 이러한 경우, 상기와 같은 기능부는 상기 프로세서에 "포함되는" 기능부로서 칭해질 수 있다.
- [62] 본 발명은 단방향 또는 양방향 비디오 통신 네트워크를 조성하기 위한 모든 환경에 적용되는 것으로써, 상기 네트워크(105)는 상기 단말기들(110, 120) 간에 부

호화된 비디오 데이터를 운반하기 위한 여하의 수단으로 조성될 수 있다고 보아야 한다.

- [63] 본 발명의 일 실시예에서, 상기 네트워크(105)는 유선 또는 무선의 통신 네트워크를 의미할 수 있다. 이 때 실시예에 따라서, 상기 네트워크는 임의의 통신 규격으로 정보를 소통하도록 구성될 수 있고, 상기 통신 규격에는 패킷 기반 통신이 포함될 수 있다. 상기 패킷 통신이란, 예를 들어, 이른바 TCP 또는 UDP로 알려진 패킷을 포함하는 의미로 이해될 수 있다. 상기 네트워크(105)의 유선 통신 방식은 RJ-11 규격의 전화선이나 RJ-45 규격의 다양한 카테고리에 속하는 이더넷(ethernet) 케이블, 그 밖의 동축 케이블, 금속 케이블, 광 케이블, 및 그 밖의 다양한 유선 매체에 의하여 외부 통신망에 연결되는 방식일 수 있다. 상기 네트워크(105)의 무선 통신 방식은, 실시예에 따라서 블루투스, Wi-Fi, Zigbee, NFC(near field communication)를 포함하는 근거리 무선 통신 방법을 포함하거나, 또는 Wibro, WiMax, Global Systems for Mobile Communications (GSM), Code Division Multiple Access (CDMA), Wideband Code Division Multiple Access (WCDMA), Long-Term Evolution (LTE), New Radio(NR), 그 밖에 2G, 3G, 4G, 5G, 6G 등의 통신 규격 세대명으로 통칭되는 무선 통신 기술의 명칭, 및 IMT-2000, IMT-Advanced, IMT-2020, IMT-2030 등의 국제 표준 무선 통신 규격의 명칭으로 지칭될 수 있는 장거리 무선 통신 방법을 포함할 수 있다. 물론 그 외에 종래의 또는 새로이 개발되는 어떠한 유선 또는 무선 통신의 수단, 방법, 규격, 및 프로토콜이 상기 네트워크(105)의 구현에 적용된다 하여도, 상기 단말기(110, 120)와 같은 정보통신 장치에 있어서의 송수신을 수행하도록 구성된 수단인 한 본 발명의 목적 달성에는 지장이 없다. 또한 하나의 네트워크(105)가 하나 이상의 유선 및/또는 무선 규격에 의하여 혼합적으로 구성될 수 있음은 자명하다.
- [64] 그러나 본 발명의 다른 실시예에서는, 상기 네트워크(105)는 컴퓨터 판독 기록 매체를 이용한 정보 전달의 과정을 포함하는 의미로 이해될 수도 있다. 이러한 경우 상기 네트워크의 구성은 비단 통신 매체에 한정되지 아니하며, 컴퓨터 판독 가능한 메모리 및/또는 기록매체에 일시적으로 저장되어 물리적으로 운반되는 과정을 포함하는 것으로 이해되어야 할 것이다. 상기 정보 전달에 사용되는 컴퓨터 판독 가능 기록 매체는, 특히 하드 디스크, 플로피 디스크, 및 자기 테이프와 같은 자기체(magnetic media), CD-ROM, DVD와 같은 광기록 매체(optical media), 플롭티컬 디스크(floptical disk)와 같은 자기-광 매체(magneto-optical media), 또는 정적 상태 메모리(solid state memory)와 같이 상대적으로 비휘발성적이거나 장기 기록이 가능한 기록 매체로서 컴퓨팅 장치 간의 데이터를 운반하는 수단으로서 주로 사용되는 것을 의미하는 것으로 이해되어도 무방하다.
- [65] 그 밖에 어떠한 정보 통신 또는 운반의 수단이 적용되더라도, 비디오 데이터를 부호화한 상태로 전달하여 복호화하도록 지원하는 구조에 있는 한 본 발명의 실시예 범주에 속한다고 볼 수 있다. 따라서 상기 열거된 일부 예시들 외에도 종래

에 알려져 있거나 또는 새로이 제공될 수 있는 모든 정보 통신 또는 운반의 수단이 본 발명의 응용 범위에 속할 수 있다.

- [66] 도 2는 본 발명의 일 실시예에 따른 실시간 비디오 스트리밍 환경에서의 부호화기 및 복호화기 배치에 대한 개념도이다. 도 2가 예시하는 스트리밍 시스템(200)은, 예를 들어, 디지털 방송, 화상 전화, 화상 회의를 포함하는 비디오 데이터 통신 네트워크에 적용된다고 볼 수 있다. 단, 상기 스트리밍 시스템과 동일 또는 유사한 기술적 구조가, 상술한 바와 같이, 기록매체를 경유하는 정보 운반이 수반되는 경우에도 동일하게 적용될 수 있다고 보아야 할 것이다.
- [67] 본 발명의 일 실시예에 따르면, 상기 스트리밍 시스템은 비디오 스트림을 생성하는 비디오 소스(210)를 포함할 수 있다. 상기 비디오 소스는, 압축되지 않은 원본(raw) 비디오를 취득하는, 예를 들어 디지털 카메라나 그 밖의 기재로 구성될 수 있는 디지털 비디오 취득 수단(212)을 포함할 수 있다. 상기 원본 비디오 스트림(215)은 막대한 용량을 지닐 수 있으며, 따라서 상기 비디오 소스에 결합 또는 연결되어 있는 비디오 부호화기(217)에 의하여 압축 처리될 수 있다.
- [68] 상기 부호화기(217)는 본 발명의 일 실시예에 따른 영상 부호화 방법 및/또는 그 실시방법을 구현하기 위하여 조성된 하드웨어, 소프트웨어, 또는 상기 양자의 조합을 포함하는 수단으로 구성될 수 있다.
- [69] 상기 부호화기(217)를 경유하여, 상기 원본 비디오 스트림에 비하여 용량이 줄어든 부호화된 비트열(bitstream)(219)이 출력될 수 있다. 상기 비트열(219)은 예를 들어 스트리밍 서버(220)로 호칭될 수 있는 중계 장치에 의하여 실시간으로 통신 상에 제공될 수 있으며, 그리고/또는 사후적인 사용을 위하여 상기 스트리밍 서버(220)의 기록매체(225)에 저장될 수 있다.
- [70] 상기 스트리밍 시스템(200)에는 상기 스트리밍 서버(220)에 접속하여 상기 부호화된 비트열(229)을 실시간으로 수신하거나 또는 사후적으로 획득하고자 하는 적어도 하나의 스트리밍 클라이언트(230, 240)가 포함될 수 있다. 상기 스트리밍 클라이언트는 상기 부호화된 비트열(229)(상기 스트리밍 서버가 수신한 비트열(219)의 사본으로도 간주할 수 있다)을 획득하여, 상기 비트열(229)을 복호화하고, 그 결과인 비디오 데이터를 디스플레이(235) 또는 그 외의 시각적, 청각적, 기타 감각적 표시수단에 의하여 표시할 수 있는 형태의 비디오 데이터로 출력하는 비디오 복호화기(232)를 포함할 수 있다.
- [71] 상술하는 바와 같이 비디오 데이터를 부호화하고 복호화하기 위한 기능을 통칭하여 부호화-복호화계통(coder-and-decoder), 즉 비디오 코덱(codec)으로 부른다.
- [72] 도 3은 본 발명의 일 실시예에 따른 비디오 복호화기의 기능부 단위 개념도이다. 도 3에 나타나는 바와 같이, 수신부(310)는 복호화기(305)에 의해 복호화될 적어도 하나의 부호화된 비디오 데이터를 수신할 수 있다. 본 발명의 일 실시예에 있어서, 상기 부호화된 비디오 데이터는 매 수신마다 독립적일 수 있으며, 상기 각각의 독립적인 비디오 데이터의 복호화 절차는 다른 비디오 데이터의 복호화 절차로부터 독립적일 수 있다. 상기 부호화된 비디오 데이터는 이를 저장하는 장

치에 대한 하드웨어적 또는 소프트웨어적 연결(315)을 통해 상기 수신부(310)로 수신될 수 있으며, 상술한 바와 같이 상기 저장하는 장치는 통신 네트워크의 상 대측에 위치하는 일종의 스트리밍 서버이거나, 또는 물리적인 기록매체를 의미 할 수도 있으며, 이에 한정되지 아니한다.

[73] 상기 수신부(310)는 상기 부호화된 비디오 데이터를 그에 동반하는 다른 데이 터, 예를 들면 부호화된 오디오 데이터나 그 밖의 보조 데이터들과 함께 수신할 수 있고, 상기 각각의 데이터는 상기 비디오 데이터와 분리되어 상기 비디오 복 호화기 외의 적절한 처리 기능부(312)에 제공될 수 있다.

[74] 통신 네트워크를 통해 상기 비디오 데이터를 제공받는 경우, 네트워크 환경에 따른 지연 및 끊김을 최소화하기 위하여, 상기 수신부(310)와 상기 복호화기(305) 사이에는 버퍼 메모리(320)가 결합될 수 있다. 상기 버퍼 메모리(320)는 상기 수 신된 비디오 데이터를 일시적으로 저장하여 상기 복호화기(305)의 입력단에 해 당하는 파서(parser)(330)에 안정적으로 공급하는 기능을 하는 컴퓨터 판독 가능 한 기록매체를 의미할 수 있다. 단, 통신 네트워크의 대역폭이 충분하거나, 물리 적으로 이격되지 않은 로컬 위치의 기록매체로부터 비디오 데이터를 읽어들이 고 있거나, 그 밖에 통신 지연의 가능성이 예측되지 않는 환경에서라면, 상기 버 퍼 메모리는 불필요할 수 있다.

[75] 비디오 복호화기(305)는 상기 부호화된 비디오 데이터를 해석하기 위해 그 입 력단으로서 상기 파서(330)를 포함할 수 있다. 상기 파서는 상기 부호화된 비디 오 데이터에 비트열의 형태로 저장된 다수의 정보를 소정 규칙에 의하여 분리 (파싱; parsing)하고, 필요에 따라서는 엔트로피 부호화(entropy coding)된 비디오 데이터를 엔트로피 복호화(entropy decoding)(335)하는 기능을 수행함으로써, 비 디오 부호화 정보의 단락들인 심볼(symbol)들(338)을 재구성하는 기능을 수행 할 수 있다. 상기 심볼(338)은 상기 복호화기(305)의 동작을 제어하기 위한 일체 의 정보를 포함할 수 있으며, 그리고/또는 상기 복호화기(305)에 부속되어 동작 할 수 있는 장치, 이를테면 디스플레이와 같은 표시 장치의 제어를 위한 정보를 더 포함할 수 있다. 상기 표시 장치의 제어를 위한 제어 정보는 보조적 강화 정 보(supplementary enhancement information; SEI) 또는 비디오 가용성 정보(video usability information; VUI)로 칭해지는 형식의 정보를 포함할 수 있다.

[76] 상술한 바와 같이 상기 파서(330)는 상기 부호화된 비디오 데이터의 엔트로피 복호화(335)를 수행하도록 구성될 수 있다. 상기 부호화된 비디오 데이터의 엔트 로피 부호화 방법은 상기 부호화의 규격에 따라 상이할 수 있으며, 이에 대응하 여 복호화가 이루어질 수 있다. 상기 엔트로피 부호화 규격의 대표적인 예를 들 면, 가변 길이 부호화(variable length coding), 허프만 부호화(huffman coding), 산술 부호화(arithmetic coding)를 포함할 수 있으며, 상기 각각의 부호화 방법은 규격에 따라서 맥락 적응적(context-adaptive) 또는 맥락 민감성(context-sensitive) 방법일 수 있으며, 그 밖에 통상의 기술자에게 널리 알려진 원리들에 의한 것일 수 있다.

- [77] 상기 파서(330)는 상기 부호화된 비디오 데이터로부터 적어도 하나의 부분 화상을 추출하도록 구성될 수 있다. 상기 부분 화상의 정의는 상기 부호화의 규격에 따라 상이할 수 있으며, 규격에 따라서 이하 열거하는 예시 중 하나가, 또는 다수가 동시에 중첩적으로 해당할 수 있다. 상기 부분 화상은 예를 들어, 화상 그룹(group of pictures; GOPs), 화상(pictures)/프레임(frames), 타일(tiles), 슬라이스(slices), 매크로블록(macroblocks), 블록(blocks), 서브블록(subblocks), 변환단위(transform units; TUs), 예측단위(prediction units; PUs)와 같은 단위로 정의될 수 있다.
- [78] 상기 파서(330)는 상기 부호화된 비디오 데이터로부터 변환 계수(transform coefficients), 양자화 파라미터(quantization parameters; QPs), 및/또는 움직임 벡터(motion vectors)와 같은 부호화 정보를 추출하도록 구성될 수 있다. 상기 파서(330)는 상기 버퍼 메모리로부터 수신된 비디오 데이터에 대하여 엔트로피 복호화(335) 및 파싱 동작을 수행하고, 상기 부호화 정보를 나타내는 심볼(338)들을 선택적으로 복호화하도록 구성될 수 있다. 또한, 상기 파서(330)는 특정 심볼(338)을 복호화기(305) 내부의 특정 복호화 기능부, 예를 들면 역양자화(inverse quantization) 및 역변환부(inverse transform)(340), 인트라 예측(intra prediction)부(350), 인터 예측(inter prediction)부(355), 또는 루프 필터(loop filter)부(360) 등에 선택적으로 공급하도록 구성될 수 있다. 이러한 정보 공급의 제어는 상기 부호화된 비디오에 포함되어 있는 정보 순열에 의하여 결정될 수 있으며, 부호화 규격에 따라 상이할 수 있는 바 본 발명의 실시예 범위 내에서 한정되지는 않는 바, 본 개념도에서는 상세히 기재되지 아니한다.
- [79] 상기 복호화기(305)는 상기 파서(330)로부터 상기 부호화 정보를 제공받아 처리하는 다수의 개념적 기능부로 구성될 수 있다. 이러한 개념적 기능부는 구현상의 필요에 따라 서로 결합되거나 또는 더욱 세분될 수 있음이 자명하다. 예를 들어, 구현의 용이함을 위하여 더욱 분리될 수 있고, 동작의 효율성을 위하여 하나로 통합될 수 있다. 어떠한 경우에도, 각각의 기능부는 상호 밀접한 상호작용을 수행하도록 구성될 수 있다. 단, 이러한 통합 또는 분리의 가능성에도 불구하고, 본 발명의 실시예로서 적용되는 비디오 데이터의 복호화 절차를 나타내기 위하여 후술하는 바와 같은 개념적 기능부의 조합으로서 설명하기로 한다.
- [80] 상기 복호화기는 역양자화 및 역변환부(340)를 포함할 수 있다. 상기 역양자화 및 역변환부(340)는 상기 파서(330)로부터 수치 변환(transform)에 사용할 방법, 블록의 크기, 양자화된 정보를 복구하기 위한 양자화 계수, 및 상기 양자화 계수를 단순화하여 나타내는 양자화 행렬의 구분 정보 등을 포함하는 부호화 정보를 수신하도록 구성될 수 있으며, 상기 부호화 정보를 처리한 결과로서 병합부(aggregator)(370)에 입력될 수 있는 블록 값(341)들을 출력하도록 구성될 수 있다.
- [81] 본 발명의 일 실시예에 있어서, 상기 역양자화 및 역변환부(340)의 출력 값들은 인트라 예측 부호화된 블록 값을 포함할 수 있다. 상기 인트라 예측된 블록 값이란, 이전에 복호화된 부분 화상, 가령 이전 프레임으로부터의 예측 정보를 이용

하지 아니하나, 현재 복호화 중인 부분 화상, 가령 현재 프레임 내부에서의 예측 정보를 이용하여 복호화될 수 있는 값을 의미할 수 있다.

- [82] 상기 현재 부분 화상 내부에서의 예측 정보는 인트라 예측부(350)에 의하여 제공될 수 있다. 본 발명의 실시예에 따라서, 상기 인트라 예측부(350)는, 현재 복호화 중으로써 부분적으로 복호화가 완료된 부분 화상으로부터 도출된, 공간적으로 인접한 영역의 화상 정보를 이용하여 복호화 중인 블록과 동일한 형태의 블록 값을 예측 정보로서 생성한다. 상기 부분 화상 정보는 현재 화상 버퍼, 이른바 라인 버퍼(line buffer)(380)로부터 제공(381)될 수 있다. 상기 병합부(370)는, 실시예에 따라서, 상기 인트라 예측부(350)가 생성한 예측 정보(351)를 상기 역양자화 및 역변환부(340)가 제공한 블록 값(341)들과 병합하도록 구성될 수 있다.
- [83] 다른 일 실시예에 있어서, 상기 역양자화 및 역변환부(340)의 출력 값들은 인터 예측 부호화된 블록 값으로, 경우에 따라서는, 움직임 보상(motion compensation)이 이루어진 블록 값을 포함할 수 있다. 이러한 경우, 인터 예측부(355)가 참조 화상 버퍼(reference picture buffer)(385)로부터 움직임 기반의 예측에 사용되는 샘플 정보(386)를 추출하여 사용할 수 있다. 상기 출력 값으로써의 블록 값에 포함된 심볼(338)들에 기반하여 상기 샘플 정보에 대한 움직임 보상을 수행하여 도출된 정보(356)는 상기 병합부(370)에 의해 상기 역양자화 및 역변환부(340)가 제공한 블록 값(341)들과 병합하도록 구성될 수 있다. 이 경우, 상기 블록 값(341)들은 이른바 차분(differential) 또는 잔차(residual) 값으로 호칭될 수 있다.
- [84] 상기 인터 예측부(355)가 상기 샘플 정보를 상기 참조 화상으로부터 추출하기 위해 사용하는 메모리 내에서의 위치 정보는, 예를 들어 X, Y, 및 그 밖에 참조 화상의 특정 지점을 나타내기 위한 심볼(338)의 조합으로 구성되어 상기 인터 예측부(355)에 제공되는 움직임 벡터(motion vector)에 의하여 결정될 수 있다. 상기 인터 예측부(355)는 또한, 이른바 '서브샘플링(subsampling)' 가능한 움직임 벡터가 제공된 경우, 상기 샘플 값들을 보간(interpolation)하여 사용할 수 있는 기능을 포함할 수 있으며, 또한, 상기 움직임 벡터의 값을 예측하여 보강하는 기능을 더 포함할 수도 있다.
- [85] 상기 병합부(370)의 출력 값(371)들은 루프 필터부(360)에 제공되어 다양한 루프 필터링 방법에 의하여 처리될 수 있다. 상기 루프 필터부(360)는 상기 병합부(370)의 블록 단위 출력(371) 뿐 아니라, 상기 파서(330)로부터 제공되는 심볼(338)을 입력받아 그 동작의 제어가 이루어지도록 구성될 수도 있다. 상기 루프 필터부(360)의 출력은 출력 연결(390)을 통해 상기 표시 장치와 같은 외부 표시 수단에 출력될 수 있으나, 사후의 인트라 또는 인터 부호화 블록 값을 해석하기 위한 예측에 사용하기 위하여 라인 버퍼(380)에 저장(361)되고, 또한 이를 거쳐 참조 화상 버퍼(385)에 저장될 수 있다.
- [86] 특정한 부분 화상들, 가령 프레임들은, 그 복호화가 완료되고 나면, 사후의 복호화 과정에서 예측 복호화를 수행하기 위한 참조 화상으로서 활용될 수 있다. 하나의 부분 화상, 가령 프레임은, 라인 버퍼(380)에 단계적으로 축적되며 복호화가

진행될 수 있으며, 하나의 프레임이 복호화 완료되는 경우, 상기 라인 버퍼(380)의 내용은 상기 참조 화상 버퍼(385)로 이전(383)되고, 새로운 라인 버퍼(380)가 새로운 프레임의 복호화를 위하여 할당될 수 있다.

- [87] 상기 비디오 복호화기(305)는, 다양한 국제 표준 규격 또는 상용 규격에 의해 문서화될 수 있는 미리 결정된 비디오 압축 기술에 따라 복호화 동작을 수행하도록 구성될 수 있다. 상기 규격이란 예를 들어, 국제전기통신연합 표준화분과(ITU-T)가 규정한 국제표준권고안(recommendation)인 H.264, H.265, H.266 등을 포함할 수 있다. 통상의 기술자는 상기 각각의 권고안이 국제표준화기구(ISO) 및 국제전기기술회의(IEC)에 의하여 공동으로 규정된 국제표준과 등가임을 이해할 것이다. 부호화된 비디오 데이터는, 비디오 압축 규격 문서 및 표준 문서에서, 그리고 구체적으로는 그러한 문서 내부에서 지정하는 프로파일(profile) 및 레벨(level)에 의하여 정의되고 또한 요구되는 바에 따라서, 해당 규격이 정의하고 있는 특정한 비트열 구문(bitstream syntax)을 준수할 수 있다. 상기 프로파일과 레벨의 준수를 위해서는 그 밖에도 부호화된 비디오 데이터의 복잡성이 일정 수준으로 제한될 수 있다. 예를 들어, 어떠한 프로파일 또는 레벨은 최대 화상 크기, 최대 복호화 속도, 및 최대 참조 화상 규모를 제한하도록 구성될 수 있다. 상기 제한 사항들은 또한, 일부 실시예들에 있어서는, 가상적 기준 복호화기(hypothetical reference decoder; HRD) 및 부호화된 비디오 데이터에 포함되어 있는 상기 HRD 버퍼 관리에 대한 메타데이터 신호를 통하여 추가적으로 제한될 수도 있다.
- [88] 본 발명의 일 실시예에 따르면, 상기 수신부(310)는 상기 부호화된 비디오와 함께 추가적인 중복 데이터를 수신할 수 있다. 상기 추가적인 데이터는 상기 부호화된 비디오 데이터의 일부로서 간주될 수 있다. 상기 추가적인 데이터는 데이터를 적절히 복호화하기 위해서, 또는 부호화 전 영상에 근접하는 영상을 보다 정확하게 재구성하기 위해서, 상기 복호화기(305)에 의하여 사용될 수 있는 정보를 포함할 수 있다. 상기 추가적인 데이터는 예를 들어, 시간, 공간, 또는 신호 대 잡음 비(SNR) 향상을 위한 계층들, 중복 슬라이스들, 중복 화상들, 및 순방향 오류 정정 코드들과 같은 형태로 제공될 수 있다.
- [89] 도 4 본 발명의 일 실시예에 따른 비디오 부호화기의 기능부 단위 개념도이다. 상기 부호화기(405)는 비디오 소스(401)로부터 원본 비디오 정보(402)를 수신하여 부호화를 실시하도록 구성될 수 있다.
- [90] 상기 원본 비디오 정보(402)는 임의의 적합한 비트 심도(bit depth)를 가질 수 있으며, 예를 들어 8비트, 10비트, 12비트 등을 가질 수 있다. 또한, 상기 원본 비디오 정보(402)는 임의의 적합한 색공간을 가질 수 있으며, 예를 들어, R/G/B, Y/U/V, Y/Cb/Cr 등을 가질 수 있다. 또한, 상기 원본 비디오 소스는 상기 색공간에 대응하는 임의의 적합한 샘플링 구조를 가질 수 있으며, 예를 들어 Y/Cb/Cr 4:2:0, Y/Cb/Cr 4:4:4와 같은 형태를 가질 수 있다. 이러한 소정의 형식을 가진 원본 비디오 소스는 디지털 비디오 스트림의 형태로 상기 부호화기에 제공될 수 있다.

- [91] 단방향 비디오 통신 네트워크에 있어서, 상기 원본 비디오 정보(402)는, 사전에 준비되어 있는 비디오 원본을 저장해 둔 기록매체로부터 획득될 수 있다. 양방향 비디오 통신 네트워크에 있어서, 상기 원본 비디오 정보(402)는 상기 양방향 비디오 통신에 포함되는 적어도 하나의 비디오 송출 스트림을 생성하는 영상 취득 장치, 예를 들어 카메라와 같은 장치로부터 획득될 수 있다.
- [92] 상기 원본 비디오 정보(402)를 포함하는 비디오 데이터는, 시간 순서에 따라 재생함으로써 움직임을 모사하도록 구성되는 복수의 부분 화상으로서 구성될 수 있다. 상기 부분 화상이란 예를 들어, 픽처(picture)나 프레임(frame)과 같은 개념으로 표현될 수 있다. 상기 부분 화상은 사용 중인 샘플링 구조, 색공간 등의 유형에 따라 하나 이상의 샘플(sample)을 포함할 수 있다. 통상의 기술자는 상기 샘플과 디지털 영상에서의 픽셀(pixel)이 밀접한 관련을 가지는 용어임을 이해할 수 있을 것이다. 이하 이 같은 샘플을 중심으로 하여 부호화기의 동작을 설명한다.
- [93] 본 발명의 일 실시예에 따르면, 부호화기(405)는 상기 원본 비디오 정보(402)를 구성하는 (부분) 화상들을 실시간으로 (또는 실시간에 따라 필요로 되는 다른 시간적 요구조건에 의하여) 부호화된 비디오 정보의 형태로 부호화 및 압축하도록 구성될 수 있다.
- [94] 상기 부호화기(405)에 있어, 제어부(450)는 적절한 부호화 속도를 제어하도록 구성되는 기능부일 수 있다. 상기 제어부(450)는 이하 설명되는 바와 같이 다른 기능부들을 제어하고 하기 기능부들에 기능적으로 결합되도록 구성될 수 있다. 상기 제어부(450)에 의해 설정되는 파라미터들은 비트 전송율(bitrate) 제어에 관련된 파라미터, 예를 들면 화상의 스킵(skip), 양자화기(quantizer), 화질 최적화 기법의 적용을 위한 변수값 등을 포함할 수 있으며, 또한 화상의 크기, 화상 그룹(group of pictures; GOP)의 구조, 움직임 벡터의 최대 검색 범위와 같은 값을 포함할 수 있다. 통상의 기술자는 상기 제어부(450)가 가질 수 있는 다양한 다른 기능들에 대하여 이해할 수 있을 것이며, 그러한 다른 기능들은 개별적 시스템 설계에 최적화된 비디오 부호화기의 설계에 따라 부가 또는 제거될 수 있는 것들이다.
- [95] 본 발명의 실시예에 따라서, 상기 부호화기(405)는 통상의 기술자에게 잘 알려진 "코딩 루프(coding loop)"와 같은 구조로 동작하도록 구성될 수 있다. 예시적으로 단순화하여 설명하면, 상기 코딩 루프는, 부호화될 화상을 입력받고 종래에 부호화한 적어도 하나의 참조 화상에 기반하여 심벌(symbol)들을 생성하는 것을 담당하는 내부 부호화기(이른바 "소스 코더(source coder)")(410), 및 상기 내부 부호화기에 접속되도록 구성되는 내부 복호화기(local decoder)(420)로 구성될 수 있다. 상기 내부 복호화기(420)는 상기 내부 부호화기(410)의 출력을 제공받음으로써, 상기 부호화기(405)로부터 부호화된 비디오 정보를 전달받게 될 실제 원격지에 있는 복호화기(490)가 생성하게 될 샘플 데이터를 재현하기 위한 동작을 수행하도록 구성될 수 있다.

- [96] 상기 내부 복호화기(420)에 의하여 재구성된 샘플 데이터로 구성된 비디오 데이터는 상기 부호화기(405)의 참조 화상 버퍼에 입력되도록 구성될 수 있다. 상술한 바와 같이 상기 내부 복호화기(420)는 상기 부호화기(405)가 출력하여 원격지의 복호화기에서 복호화될 결과물을 재현하도록 구현되었으므로, 상기 참조 화상 버퍼에 폭되는 비디오 데이터 또한 원격지의 복호화기가 가지는 참조 화상 버퍼의 정보와 비트 단위로 동일할 수 있다. 즉, 상기 부호화기(405)에 포함될 수 있는 예측 기능부는 추후 복호화기가 복호화 과정에서 참조하게 될 이전 프레임의 샘플 값들과 동일한 값들을 상기 부호화기(405)의 참조 화상 버퍼로부터 읽어들이 수 있다.
- [97] 상술하는 바와 같이 부호화기(405) 측의 내부 복호화기(420)에 의하여 부호화기(405)와 복호화기(490) 간 참조 화상 버퍼의 일치를 달성하는 원리는 통상의 기술자에게 널리 알려진 바에 따르며, 또한 그러한 환경이 보장되지 아니하는 환경(예를 들어, 통신 장애로 인한 정보 유실 등)에 대응하는 방법 또한 통상의 기술자에게 공지된 바를 따를 수 있다.
- [98] 상기 내부 복호화기(420)의 동작 방법의 일 실시예는 앞서 도 3을 참조하여 상세히 설명하였다. 상기 도 3의 복호화기는 상술한 "원격지"의 복호화기(490)로 간주될 수 있는 것이다. 상기 내부 복호화기(420)는 파서(330)나 엔트로피 복호화(335)와 같은 무손실 부호화 및 복호화 구간은 제외하고 구현될 수 있는데, 이는 상기 내부 부호화기(405)가 원격지에 있는 복호화기의 동작을 단순히 재현하기 위하여 구현되는 것이므로, 심볼을 압축 후 재복원하는 과정을 요하지 않고 심볼을 바로 복호화하여도 무방하기 때문이다. 따라서 도 3에 나타나는 것과 같은 파서 및 엔트로피 복호화기를 포함하여 이에 선행하는 기능부들은 구비되지 아니하거나 적어도 부분적으로만 구현되더라도 무방할 수 있다.
- [99] 상술하는 바와 같이, 본 발명의 바람직한 실시방법에 따르면, 복호화기에 존재하는 (파서 및 엔트로피 복호화기를 제외할 수 있는) 임의의 복호화기 기능부는 자연스럽게 대응하는 부호화기(405)에서 실질적으로 동일한 기능부로서 존재할 수 있다.
- [100] 상기 부호화기(405)에 포함될 수 있는 부호화 기능부의 동작은 상기 복호화기 기능부의 역으로 간주할 수 있다. 따라서 대체로는 상기 복호화기 기능부의 동작을 반대로 수행하는 것으로써 그 실시예를 해설할 수 있다. 예를 들어, 역양자화 및 역변환부에 대응하는 양자화(quantization) 및 변환(transform) 기능부가 제공될 수 있으며, 인터 예측부에 대응하는 인터 예측 부호화부가 제공될 수 있는 것과 같다. 이에 더하여, 일부 추가적으로 설명을 부가하기로 한다.
- [101] 상기 내부 부호화기(410)는 적어도 하나의 참조 화상 정보, 예를 들어 참조 프레임으로 지정된 비디오 데이터로부터 적어도 하나의 시간적으로 이전 순서에 부호화된 부분 화상, 가령 프레임들을 참조 화상 버퍼(430)로부터 참조하여 동작하는 예측 부호화부(440)에 의해 실행되는 예측 부호화 방법에 의해, 입력된 화상 정보, 가령 입력 프레임에 대한 부호화를 수행하도록 구성될 수 있다. 이러한 경

우, 상기 부호화기(405)는 상기 입력 화상을 구성하는 샘플들의 블록들과 상기 참조 화상을 구성하는 샘플들의 블록들 간에 차분(differential)을 부호화하도록 구성될 수 있다.

- [102] 상기 내부 복호화기(420)는 상기 내부 부호화기(410)에 의해 생성된 심볼들로부터 상기 참조 화상으로서 지정될 수 있는 비디오 데이터를 복호화할 수 있다. 상술한 바와 같이 이러한 비디오 데이터는 원격지의 복호화기가 수행하는 복호화 동작과 동일하므로, 상기 참조 화상으로 사용되는 비디오 데이터는 손실 압축을 경과하여 일부 손상이 발생한 형태로 상기 부호화기(405)에 제공될 수 있으며, 이러한 동작은 복호화기와 동일 동작 일치를 위하여 의도된 것일 수 있다.
- [103] 예측 부호화부(440)는 상기 부호화기(405) 내부에서 예측 검색 동작을 수행하도록 구성될 수 있다. 상기 예측 검색 동작은 상기 복호화기의 설명에서 설명하였던 인터 예측 또는 인트라 예측에 대응하는 동작을 의미할 수 있다. 입력되어 새로이 부호화가 예정된 화상 정보에 대하여, 상기 예측부는 새로운 화상 정보에 적합한 예측 참조 정보로 기능할 수 있는 참조 화상의 지점을 나타내는 정보인 움직임 벡터, 블록 형상, 및 이를 포함할 수 있는 메타데이터, 및 실제 참조될 샘플 블록의 획득하기 위하여 상기 참조 화상 버퍼(430)에 접속하여 정보를 인출할 수 있다. 상기 예측 부호화부(440)는 적절한 예측 참조 정보를 획득하기 위하여 이른바 "샘플 블록 대 픽셀 블록(sample block by pixel block)"의 기준에 의하여 동작할 수 있다. 본 발명의 일 실시예에 따라서, 상기 예측 부호화부(440)에 의하여 획득된 검색 결과들에 기반하여 결정되는 바와 같이, 상기 입력 화상에 대해서는 상기 참조 화상 버퍼(430)에 저장된 적어도 하나의 참조 화상 정보를 지목하는 적어도 하나의 예측 참조 정보가 지정될 수 있다.
- [104] 본 발명의 일 실시예에 있어, 상기 제어부(450)는, 비디오 데이터를 부호화하기 위하여 사용되는 파라미터들의 설정을 포함하여, 내부 부호화기(410)의 부호화 동작 전반을 관리하도록 구성될 수 있다.
- [105] 상술한 모든 기능부의 출력들은 최종적으로 출력되기 위하여 엔트로피 부호화(460)의 대상이 될 수 있다. 상기 엔트로피 부호화(460)는 상기 다양한 기능부에 의하여 생성된 심볼들을 앞서 서술한 것과 같은 다양한 엔트로피 코딩 기법, 예를 들어 가변 길이 부호화(variable length coding), 허프만 부호화(huffman coding), 산술 부호화(arithmetic coding)를 포함할 수 있으며, 상기 각각의 부호화 방법은 규격에 따라서 맥락 적응적(context-adaptive) 또는 맥락 민감성(context-sensitive) 방법일 수 있으며, 그 밖에 통상의 기술자에게 널리 알려진 원리들에 의한 것일 수 있다. 이러한 엔트로피 부호화(460)는 통상적으로 무손실 압축을 달성할 수 있으며, 이에 따라 상기 기능부들이 생성한 적어도 하나의 심볼을 부호화된 비디오 데이터로 변환하도록 구성될 수 있다.
- [106] 상기 제어부(450)는 상기 부호화기(405)의 동작을 제어함에 있어, 부호화 구간 동안 특정 부분 화상이 부호화되는 유형을 각각의 부분 화상, 가령 픽처 또는 프레임에 적용할 수 있다. 상기 유형에 따라서 상기 부분 화상이 부호화되는 방식

에 영향이 있을 수 있다. 상기 유형은, 실시예에 따라서는, 다음과 같은 "프레임 유형"으로 구분되는 것을 포함할 수 있다.

- [107] 도 5는 본 발명의 일 실시예에 의한 프레임 유형의 개념도이다. 이하 도 5를 함께 참조하여 설명한다.
- [108] 인트라(intra, "I") 화상(510)은, 예측 부호화로 비디오 데이터 내의 다른 화상 정보를 참조하지 않고 스스로의 정보만으로 부호화되고 또한 복호화될 수 있는 화상을 의미할 수 있다. 상기 "I" 화상은, 비디오 부호화 규격에 따라서 키 프레임(key frame), 독립/즉각적 복호화기 갱신(independent/instantaneous decoder refresh; IDR) 프레임, 청정 임의접속(clean random-access; CRA) 프레임과 같은 명칭으로 지목될 수 있으며, 상기와 같이 다양한 명칭으로 지목되는 "I" 화상은 각각의 규격이 허용하는 바에 따라 다양한 변형 및 응용 방법을 가지며 서로 부분적으로 상이할 수 있다. 상기 열거한 것 이외에 "I" 화상을 구현하는 다양한 응용 방법은 통상의 기술자에게 이미 알려져 있거나 또는 새로이 제공될 수 있는 다양한 방법에 의할 수 있다.
- [109] 예측(prediction, "P") 화상(520)은, 상기 화상을 구성하는 블록의 샘플 값들을 예측하기 위하여 적어도 하나의 참조 화상을 지목하는 적어도 하나의 예측 정보 및/또는 움직임 벡터에 기반하여 인트라 또는 인터 예측을 통해 부호화되고 또한 복호화될 수 있는 화상을 의미할 수 있다. 상기 "P" 화상은, 비디오 부호화 규격에 따라서 하나의 참조 프레임만을 참조하도록 구성되거나, 또는 하나 이상의 참조 프레임을 참조하도록 구성될 수 있다. 하나 이상의 참조 프레임을 참조하는 경우, 단일 블록의 재구성을 위해 복수의 참조 화상으로부터 유래하는 샘플 정보 및/또는 연관된 메타데이터를 사용할 수 있다. 그러나 공통적인 경우에 있어, "P" 화상으로 지정된 화상은 시간적으로 선행하는 화상에 한정하여 참조를 실행하는 화상으로 이해될 수 있다.
- [110] 양방향 예측(bidirectional prediction, "B") 화상(530)은 상기 화상을 구성하는 블록의 샘플 값들을 예측하기 위하여 적어도 둘 이상의 참조 화상을 지목하는 적어도 하나의 예측 정보 및/또는 움직임 벡터에 기반하여 인트라 또는 인터 예측을 통해 부호화되고 또한 복호화될 수 있는 화상을 의미할 수 있다. 공통적인 경우에 있어, 상기 "B" 화상으로 지정된 화상은, 상기 "P" 화상으로 지정된 화상과 구별되며, 시간적으로 선행하는 화상에 한정하지 아니하고 참조를 실행하는 화상으로 이해될 수 있다.
- [111] 비디오 데이터는 부호화 및 복호화의 과정에 있어서 복수의 샘플 블록에 의하여 공간적으로 구분되고, 상기 블록 단위로 부호화가 진행될 수 있다. 상기 블록 단위는 예를 들어, 널리 알려진 것과 같이, 가로/세로 픽셀의 단위로 4x4, 8x8, 4x8, 또는 16x16과 같은 크기를 포함하지만, 이에 한정되지 않는다. 상기 블록은 상기 블록이 포함되는 각각의 부분 화상에 대하여 지정되는 유형이 허용 및/또는 제한하는 바에 따라 임의의 다른 (이미 부호화가 완료된) 블록들을 참조하여 예측 부호화 방법에 의하여 부호화될 수 있다. 예를 들어, "I" 화상(510)의 블록들은

예측 부호화 방법을 사용하지 않거나, 또는 같은 부분 화상 내부에서 이미 부호화가 완료된 블록들을 참조하여 부호화될 수 있다. 즉, 이른바 인트라 예측 방법만이 사용될 수 있다. 그에 비하여, "P" 화상(520)의 경우 적어도 하나의 이전 시간 단위에 부호화된 참조 화상을 더 참조할 수 있으며, 따라서 인트라 예측과 함께 인터 예측 또한 부호화에 사용될 수 있다. "B" 화상(530)의 경우 부호화 순서에 있어서 이전에 부호화되었을 뿐 시간 단위로서는 후행하는 참조 화상 가운데에서도 참조를 실행할 수 있다. 단, "P" 화상 또는 "B" 화상의 내부에서도 예측 부호화에 의존하지 않고 부호화되는 블록들이 존재할 수 있음은 널리 알려져 있다.

[112] 상기 비디오 부호화기(405)는, 다양한 국제 표준 규격 또는 상용 규격에 의해 문서화될 수 있는 미리 결정된 비디오 압축 기술에 따라 부호화 동작을 수행하도록 구성될 수 있다. 상기 규격의 예는 상기 복호화기에서 서술한 것을 모두 포함할 수 있다.

[113] 본 발명의 일 실시예에 따르면, 송신부(470)는, 상기 부호화된 비디오 데이터를 저장하는 장치에 대하여 하드웨어적 또는 소프트웨어적 연결(495)을 통해 상기 비디오 데이터를 (궁극적으로 원격지의 복호화기(490)에) 제공/송신하기 위하여 상기 엔트로피 부호화에 의하여 생성된 부호화된 비디오 데이터를 버퍼링할 수 있다. 실시예에 따라서, 상기 송신부(470)는 비디오 부호화기(405)로부터 부호화된 비디오 데이터를 제공/송신함에 있어서, 상기 부호화된 비디오 데이터에 동반되는 다른 데이터, 예를 들면 부호화된 오디오 데이터나 그 밖의 보조 데이터들을 별도의 공급원(480)으로부터 제공받아 병합할 수 있다.

[114] 본 발명의 일 실시예에 따르면, 상기 송신부(470)는 상기 부호화된 비디오와 함께 추가적인 데이터를 더 송신하도록 구성될 수 있다. 상기 추가적인 데이터는 상기 부호화된 비디오 데이터의 일부로서 간주될 수 있다. 상기 추가적인 데이터는 데이터를 적절히 복호화하기 위해서, 또는 부호화 전 영상에 근접하는 영상을 보다 정확하게 재구성하기 위해서, 복호화기에 의하여 사용될 수 있는 정보를 포함할 수 있다. 상기 추가적인 데이터의 예는 앞서 복호화기의 수신부(310)와 관련하여 나타낸 예시를 모두 포함할 수 있다.

[115] 본 발명은 상술한 바와 같이 통상의 기술자에게 이해되어 널리 사용되는 디지털 동영상 압축 규격에 의하여 구현될 수 있다. 상기 디지털 동영상 압축 규격에는 MPEG-2, MPEG-4 Video, H.263, H.264/AVC, H.265/HEVC, H.266/VVC, VC-1, AV1, QuickTime, VP-9, VP-10, Motion JPEG과 같은 규격명으로 알려진 압축 규격 중 적어도 하나가 포함될 수 있다.

[116] 도 6은 H.266/VVC 규격에 의한 비디오 부호화기의 구조를 나타내는 개념도이다. 도 6에 도시되어 있는 것은 ITU-T H.266 및 ISO/IEC 23090-3과 같은 표준부호로, 그리고 MPEG-I Part 3이라는 호칭이나 다용도 비디오 부호화(versatile video coding; VVC)라는 통칭으로 널리 알려져 있는 비디오 부호화기의 대략적 구조에 해당한다.

- [117] 도 6에 따르면, 비디오 부호화기(605)는 압축 및 부호화가 되지 않은 원본 비디오 데이터(601)를 입력으로 받아 부호화된 비트열(602)을 출력하도록 구성될 수 있다. 상기 비디오 데이터(601)는 인트라 부호화되는 경우 직접 조도신호 매핑부(luma mapping)(610a)에 공급되거나, 또는 움직임 벡터 추출을 포함하는 인터 예측부(620)를 경유하여 조도신호 매핑부(610b)에 공급될 수 있다. 상기 인트라 부호화되는 경우, 상기 매핑된 조도신호는 단독으로, 또는 인트라 예측부(625)를 경유한 인트라 예측 부호화 신호 또는 상기 인터 예측부(620)를 경유하여 조도신호 매핑부(610b)에서 출력된 인터 예측 부호화 신호 중 적어도 하나를 선택(608)하여, 출력 병합기(606)에 공급될 수 있다. 상기 출력 병합기의 결과물은 색차신호 축소부(chroma scaling)(615)에 인가될 수 있다. (상기 조도신호 매핑부(610)의 동작과 상기 색차신호 축소(615)의 동작을 통칭하여 luma mapping/chroma scaling(LMCS) 과정으로 통칭하기도 한다.) 축소된 색차신호는 변환부(transform)(630)에 제공될 수 있으며, 상기 변환부(630)에서는 특히 색차 신호에 대하여 적응적 변환을 실시(adaptive color transform)할 수 있다. 상기 변환의 결과도출되는 계수는 양자화부(640)에 인가되어 양자화된다. 이로서 손실압축이 이루어지고, 상기 손실압축의 결과물은 무손실 압축 방법인 복수가설기반 맥락적응적 산술부호화부(multi-hypothesis CABAC)(650)를 거쳐 비트열(602)로 출력될 수 있다.
- [118] 한편, 상기 손실압축의 결과물은 코딩 루프를 생성하기 위하여 역양자화(inverse quantization)(645), 역변환(inverse transform)(635), 및 조도신호 확대(617) 과정을 거쳐 실질적으로 복호화 절차에 진입할 수 있다. 상기 조도신호 확대의 결과물은 앞서 생성된 인트라 예측 부호화 신호 또는 인터 예측 부호화 신호 중 적어도 하나를 선택(608)한 결과와 함께 내부 병합기(607)에 공급될 수 있다. 상기 내부 병합기의 결과물은 조도신호 역 매핑(inverse luma mapping)(617)을 거친 후, 복호화기에서의 화질 개선 과정을 재현하기 위한 디블로킹 필터(deblocking filter)(660), 샘플 적응적 오프셋(sample adaptive offset, SAO)(670), 적응적 루프 필터(adaptive loop filter; ALF)와 같은 처리를 거칠 수 있다. 상기와 같이 복호화기에서의 동작을 재현한 결과물은 참조 화상 버퍼(690)로 인가되어 상기 인터 예측부(620)에 의한 예측 부호화에 재활용될 수 있게 된다.
- [119] 본 발명은 또한, H.266/VVC를 개량하기 위하여 국제 표준화 전문가단체인 연합표준화전문가그룹(joint video experts team; JVET)에서 개발하고 있는 차세대 비디오 코덱의 구현인 개량압축모델(enhanced compression model; ECM)에 의하여 또는 그에 병합되어 이용될 수 있다. 상기 JVET의 표준화 경과 문서인 문서번호 ISO/IEC JTC 1/SC 29/WG 5 N 190(동시에 문서번호 JVET AC2025-v1인 것)에 따르면, 상기 개량압축모델은 개량된 인트라 예측 부호화 방법, 개량된 인터 예측 부호화 방법, 개량된 변환 및 변환 계수 부호화 방법, 개량된 적응적 루프 필터링 방법, 양측성(bilateral) 필터링 방법, 화질 개선을 위한 새로운 샘플 적응적 오프셋(SAO) 방법, 확장된 엔트로피 코딩 방법, 및 개선된 순차적 복호화기 갱신

(gradual decoding refresh; GDR) 기술을 포함할 수 있으며, 상기와 같은 기술들은 본 발명의 실시 구현을 위한 배경기술로서 본 발명에 포함될 수 있다.

[120]

[121] **LIC 적용 방법의 일반**

[122] 본 발명은 상술한 실시예를 포함하는 비디오 부호화 및 복호화 영역에 사용될 수 있는 개선된 국소적 조도 보상(local illuminance compensation; LIC) 기술의 적용 방법 및 그러한 방법이 적용된 장치를 제공한다.

[123] 도 7은 본 발명의 일 실시예에 의한 LIC 적용 방법의 일반을 나타내는 개념도이다. 프레임 간의 조명 차이로 인해 압축 효율이 낮아지는 것을 해결하기 위하여 전통적인 비디오 코딩 표준에서는 가중치 기반 예측(Weighted Prediction; WP)이 적용되고 있다. 상기 WP는 프레임 단위로 적용이 되며, 현재 프레임 부호화 시 예측 값을 정확하게 획득하기 위하여 참조블록에 밝기 변화를 보상하는 기술이다. 상기 WP는 H.264/AVC, H.265/HEVC에 모두 적용되었고, 슬라이스마다 밝기 보상 파라미터 전송 유무에 따라, 명시적(explicit) 모드와 암시적(implicit) 모드로 나누어 사용될 수 있다.

[124] 상기 WP 기반의 기술은 프레임 간의 밝기 변화에 잘 대응하여 영상 전체 이미지에 대한 참조 프레임(reference frame)의 예측 값을 잘 보정할 수 있는 반면에, 프레임 단위로 적용되는 기술적 한계로 인하여 지역적인 밝기의 변화에 대한 밝기 보상은 적절히 수행하지 못한다. 이를 극복하기 위해서 지역적 예측 밝기의 변화에 대해서 적절한 밝기 보상을 유도하는 기술이 상기 LIC 기술이다.

[125] 상기 LIC는 현재 블록(710)에 인접하는 템플릿(template)(715)과 참조 블록(720)에 인접하는 템플릿(725) 사이에 현재 블록(710)에 기반한 값(730)과 참조 샘플(720)에 기반한 값(740) 간의 근사(approximation)하는 함수(750)에 의하여 현재 블록(710)에 대한 최종적인 예측 블록(770) 사이의 국부적인 밝기 변화를 모델링(760)하기 위한 기술이다. 상기 함수의 파라미터는 선형 방정식을 형성하는 스케일 α 및 오프셋 β 에 의해 나타낼 수 있으며, 이는 밝기 변화를 보상하기 위한 선형 방정식으로써 $\alpha * p[x] + \beta$ 의 형태로 표현될 수 있으며, 여기서 $p[x]$ 는, 화면 간 예측(inter prediction) 방법에 있어서, 참조 픽처 상의 위치 x 에서 MV(motion vector)(717)가 가리키는 참조 샘플을 의미할 수 있다. 상기 LIC의 한 구현예에서, 순환적 움직임 보상(wrap around motion compensation)이 활성화된 경우, MV는 순환적 화소(pixel) 공간 구조를 고려한 오프셋을 고려하여 클리핑(clipping)될 수 있다. α 및 β 는 현재 블록 템플릿 및 참조 블록 템플릿에 기초하여 도출될 수 있으므로, 상기 LIC의 사용을 나타내기 위해 비트열 내에서 LIC 사용 지시 플래그가 (바람직하게는, Advanced Motion Vector Prediction(AMVP) 모드에 대하여) 시그널링되는 경우를 제외하고는 이들에 대한 시그널링 오버헤드가 필요하지 않다.

[126] 단, 본 발명에서 나타내는 상기 LIC 기술은 동일하게 화면 내 예측(intra prediction)에도 활용될 수 있으며, 예를 들어, 상기 MV(717) 대신 BV(block vector)를 사용하거나, 상기 MV 또는 상기 BV를 복호화기에서 도출하도록 하는 경우

에, 상기 LIC 기술에 기반한 방법이 동일하게 적용될 가능성을 본 발명은 배제하지 아니한다.

- [127] 본 발명의 응용된 일 실시방법 가운데 JVET 기술기고문 JVET-O0066에서 제안된 방법을 인용하는 실시방법은 다음과 같이 수정되어 화면 간 부호화되는 블록, 예를 들어 인터 부호화 유닛(inter-coded CU)에 사용될 수 있다.
- [128] 본 발명의 일 실시예에 따르면, 인트라 측면에서의 이웃 샘플들이 상기 LIC 매개변수의 파생에 사용될 수 있다. 이를 통해, 인트라 부호화된 주변 블록의 정보를 활용하여 LIC의 정확도를 향상시킬 수 있다.
- [129] 본 발명의 일 실시예에 따르면, 조도 샘플이 32개 미만인 블록의 경우 LIC가 비활성화될 수 있다. 이를 통해, 작은 크기의 블록에 대해 불필요한 연산을 줄이고 코딩 효율을 높일 수 있다.
- [130] 본 발명의 일 실시예에 따르면, 비-서브블록 및 아핀(affine) 모드에 있어서, LIC 매개변수 파생은 왼쪽 위 첫 번째 16x16 단위에 해당하는 부분 템플릿 블록 샘플 대신 현재 CU에 해당하는 템플릿 블록 샘플을 기반으로 수행될 수 있다. 이를 통해, 더 많은 정보를 활용하여 LIC의 정확도를 높일 수 있다.
- [131] 본 발명의 일 실시예에 따르면, 참조 블록 템플릿의 샘플은 정수 픽셀 정밀도로 반올림하지 않고 해당 블록의 MV와 함께 MC(motion compensation)를 사용하여 생성될 수 있다. 이를 통해, 보다 정밀한 예측을 가능하게 하여 코딩 효율을 향상시킬 수 있다.
- [132] 본 발명의 일 실시예에 따르면, 양방향 예측 화면 간 부호화(bi-directional inter prediction) CU의 경우, L0 및 L1 예측 샘플에 대해 두 세트의 LIC 매개변수가 별도로 파생될 수 있다. 상기 L0 및 L1 예측 샘플은, 양방향 예측에서 사용되는 두 가지 예측 방향에서 획득되는 각각의 샘플을 의미할 수 있다. 예를 들어, 일 실시예에 따르면, L0 예측 샘플은 일반적으로 시간상 현재 픽처보다 앞서는 참조 픽처로부터 도출된 예측 샘플을 의미할 수 있다. 즉, 과거의 프레임으로부터 얻은 예측 정보를 나타낼 수 있다. 또한, 일 실시예에 따르면, L1 예측 샘플은 일반적으로 시간상 현재 픽처보다 나중에 오는 참조 픽처로부터 도출된 예측 샘플을 의미할 수 있다. 즉, 미래의 프레임으로부터 얻은 예측 정보를 나타낼 수 있다.
- [133] 본 발명의 일 실시예에 따르면, 상기 L0와 L1 예측 샘플은 각각 다른 참조 픽처로부터 얻어질 수 있으며, 이들은 서로 다른 시간적 위치에 있을 수 있다. 상술한 바와 같이 상기 L0와 L1 예측 샘플을 활용하여 LIC 매개변수를 별도로 파생함으로써, 시간적 방향성을 고려한 더욱 정확한 밝기 보상을 제공할 수 있다.
- [134] 본 발명의 일 실시예에 따르면, 상기 L0 및 L1 LIC 매개변수를 도출하기 위해서는 반복적으로 동일한 방법이 적용될 수 있다. 구체적으로, L0 LIC 매개변수는 먼저 L0 템플릿 예측 T0과 템플릿 T 사이의 차이를 최소화하여 도출되고, T의 샘플은 T0의 해당 샘플을 빼서 업데이트될 수 있다. 다음으로, L1 템플릿 예측 T1과 업데이트된 템플릿 간의 차이를 최소화하는 L1 매개변수가 계산될 수 있다. 마지막으로 L0 매개변수도 같은 방식으로 다시 정제될 수 있다.

- [135] 본 발명의 다른 일 실시예에 따르면, 상기 L0와 L1 예측 샘플에 대한 LIC 매개변수를 별도로 파생하는 과정에서, 각 방향의 시간적 특성을 고려한 가중치를 적용할 수 있다. 예를 들어, 상기 L0 예측 샘플이 현재 픽처와 시간적으로 더 가까운 경우, 상기 L0 LIC 매개변수에 더 높은 가중치를 부여할 수 있다. 반대로, 상기 L1 예측 샘플이 더 가까운 경우에는 상기 L1 LIC 매개변수에 더 높은 가중치를 부여할 수 있다. 이를 통해 시간적 상관관계를 더욱 효과적으로 활용할 수 있다. 본 발명에서는 LIC의 밝기 보상을 적절히 수행하여 압축 성능을 높일 수 있는 방법 및 장치를 제시하고자 한다.
- [136]
- [137] **LIC의 선형모델 파라미터 도출 방법**
- [138] 상술된 상기 LIC 기반의 방법은, 설정된 템플릿을 활용하여 참조 블록을 찾고 현재 블록(예를 들어, CU)과 참조 블록 간의 밝기의 변화량을 L자형(L-shape) 템플릿을 활용하여 선형 모델로서 생성하도록 구성될 수 있다. 상기 선형 모델은 $\alpha * p[x] + \beta$ 의 1차 함수 형태로 구성될 수 있다. 상기 $p[x]$ 는 예측 화소 값(prediction pixel)로서 참조(reference) 값으로 정의될 수 있으며, 상기 α 및 β 는 도출된 상기 선형모델의 기울기와 편향도(bias)를 나타낼 수 있다. 종래에 JVET의 표준화 활동에서 연구된 바에 따르면, 상기 선형모델은 동시에 2개 이상이 사용될 수 있다. 본 발명의 일 실시예에 따르면, 상기 선형 모델 파라미터의 도출 방법은 1차 선형 모델에만 제한되지 않고, 2차 이상의 곡선 부합화(line fitting) 모델로 설정할 수 있다. 이는 더 복잡한 밝기 변화를 보다 정확하게 모델링하는 데에 도움이 될 수 있다.
- [139] 본 발명의 일 실시예에 따르면, 하나의 1차 선형 모델을 사용하는 LIC 방식이 제공될 수 있다. 본 발명의 다른 실시예에 따르면, 두 개의 1차원 선형 모델을 사용하는 LIC 방식을 제공할 수 있다.
- [140] 본 발명의 또 다른 실시예에 따르면, 하나의 1차 선형 모델과 하나의 2차 모델을 사용하는 LIC 방식을 제공할 수 있다. 이 방식은 1차 모델로 표현하기 어려운 복잡한 밝기 변화를 2차 모델로 보완하여 더 정확한 밝기 보상을 가능하도록 지원하는 데 도움이 될 수 있다.
- [141] 본 발명의 또 다른 실시예에 따르면, 두 개의 1차 선형 모델과 하나의 2차 모델을 사용하는 LIC 방식을 제공할 수 있다. 이 방식은 두 개의 1차 모델로 대부분의 밝기 변화를 표현하고, 2차 모델로 남은 복잡한 변화를 보완하여 더욱 정교한 밝기 보상을 제공하는 데 도움이 될 수 있다.
- [142] 본 발명의 또 다른 실시예에 따르면, 두 개의 1차 선형 모델과 두 개의 2차 모델을 사용하는 LIC 방식을 제공할 수 있다. 이 방식은 가장 복잡한 형태의 밝기 변화에 대응할 수 있으며, 각 모델의 적용 영역을 적응적으로 선택하여 더욱 정교한 밝기 보상을 제공하는 데 도움이 될 수 있다.
- [143] 본 발명의 또 다른 일 실시예에 따르면, 적어도 하나의 1차 선형 모델과 적어도 하나의 2차 모델을 사용하는 LIC 방식이 응용되어 제공될 수 있음을 알 수 있다.

상기 1차 선형 모델과 상기 2차 모델의 수는 압축 효율과 복잡도가 허용하는 범위 내에서 적응적으로 결정되거나, 또는 비트열에 의하여 가변하는 개수가 시그널링될 수 있다.

[144] 본 발명의 일 실시예에 따르면, 사용할 1차 및 2차 모델의 개수를 고수준 비트열 구문(High-level bitstream syntax)에서 결정하고, 그에 따라 상기 LIC 방법에서 사용할 1차 및 2차 모델을 결정한 후, 결정된 정보를 비트열을 통해 복호화기에 전송하는 방식을 사용할 수 있다. 이 방식을 통해 영상의 특성에 따라 적응적으로 모델의 복잡도를 조절할 수 있어, 압축 효율과 연산 복잡도 사이의 최적 균형을 달성할 수 있다.

[145] 본 발명의 또 다른 실시예에 따르면, 각 모델의 파라미터를 적응적으로 양자화(quantize)하여 전송할 수 있다. 예를 들어, 1차 모델의 기울기와 편향, 2차 모델의 계수들을 각각 다른 정밀도로 양자화하여, 중요한 파라미터는 더 정확하게 전송하고 덜 중요한 파라미터는 간략하게 전송함으로써 비트율과 성능 사이의 균형을 맞출 수 있다.

[146] 본 발명의 일 실시예에 따르면, 상기 LIC 모델의 선택 과정에서 비트율-왜곡 최적화(Rate-Distortion Optimization; RDO)를 적용할 수 있다. 적어도 하나의 함수 모델 조합에 대하여 비트율과 왜곡을 계산하고, 그에 따른 최적의 모델 조합을 선택함으로써 전체적인 압축 효율을 향상시킬 수 있다.

[147] 본 발명은 상기한 실시예들에 한정되지 않으며, 다양한 변형과 응용이 가능하다. 예를 들어, 3차 이상의 고차 모델을 도입하거나, 다른 유형의 비선형 함수 모델을 사용하더라도 본 발명의 사상 범위 내에 포함되는 것을 이해할 수 있을 것이다.

[148]

[149] **1차 함수 기반 선형모델 파라미터 도출 방법**

[150] 본 발명의 일 실시예에 따르면, 1차 함수 기반의 선형 모델 파라미터를 도출하기 위하여 실제 적용되는 선형 모델 수식은 하기 수학식 1과 같다.

[151] [수식1]

$$Pred = \{(Scale \times Ref) \gg Shift\} + Offset$$

[152] 상기 수학식 1에서, 상기 "Ref"는 예측에 활용되는 참조 픽셀 값을 의미할 수 있다. 또한, 상기 "Scale"과 상기 "Shift"는 선형 모델 $\alpha * p[x] + \beta$ 에서 α 부분을 근사화한 값들이고, 상기 "Offset"은 β 를 근사화한 값을 의미할 수 있다. 상기 수학식 1에 나타나는 ">>" 연산자 기호는 우측 이진 비트 시프트(shift) 연산으로 이해될 수 있다.

[153] 본 발명의 일 실시예에 따르면, 상기 "Ref" 값은 움직임 추정(motion estimation; ME) 과정에서 획득된 예측값과 동일한 의미를 가질 수 있다.

- [154] 본 발명의 일 실시예에 따르면, 상기 "Ref" 값을 대신하여 상기 ME 과정에서 찾은 2개 이상의 예측 값으로부터 도출되는 가중 합(weighted sum) 형태의 값이 사용될 수 있다.
- [155] 본 발명의 일 실시예에 따르면, 상기 "Ref" 값을 대신하여 템플릿 매칭을 통하여 찾은 2개 이상의 예측 값으로부터 도출되는 가중 합 형태의 값이 사용될 수 있다.
- [156] 본 발명의 일 실시예에 따르면, 2개 이상의 예측 값으로부터 가중 합 형태의 값을 도출하도록 구성하는 경우, 각각의 예측 값에 곱해질 가중치는 테이블 형태로 저장될 수 있다. 일 실시예에서, 상기 가중치는 미리 정해져 있는 테이블에 대한 인덱스로 선택되어 사용될 수 있으며, 상기 선택된 인덱스의 정보는 비트열 등을 통하여 복호화기에 전송되도록 구성될 수 있다.
- [157] 본 발명의 일 실시예에 따르면, 2개 이상의 예측 값으로부터 가중 합 형태의 값을 도출하도록 구성하는 경우, 상기 ME 및/또는 상기 템플릿 매칭을 통해 찾은 예측 값 중 SAD(Sum of Absolute Differences), SATD(Sum of Absolute Transformed Differences), 또는 MR-SAD(Mean-removal SAD)를 포함하는 방법에 의하여 계산되는 정보 소요 비용이 작은 값에 더 큰 가중치가 할당되도록 구성될 수 있다.
- [158] 본 발명의 일 실시예에 따르면, 상기 선형모델을 구성하는 데 소요되는 적어도 하나의 파라미터 값을 세트로 정의하여 파라미터 세트를 구성할 수 있다. 본 발명의 일 실시예에 따르면, 상기 "Scale", "Shift", "Offset"을 사용하여 정의되는 선형모델을 사용하는 경우, 상기 "Scale", "Shift", "Offset"을 하나의 패키지로 만들어 파라미터 세트를 구성할 수 있으며, 상기 파라미터의 개수나 조성이 상이한 경우에도 상이한 파라미터가 세트로 취급될 수 있음은 자명하다.
- [159] 상기 파라미터 세트는 부호화기와 복호화기 간에 부호화 규격을 통하여 미리 공유되어 있거나, 비트열(특히, 고수준 비트열)에 의하여 제공될 수도 있다. 일 실시예에 따르면, 상기 파라미터 세트를 결정하기 위하여 주변 블록에서 LIC 모델이 사용되었을 때의 파라미터가 후보군으로 사용될 수 있다. 또한, 일 실시예에 따르면, 이전에 사용되었던 LIC 파라미터를 저장한 저장소의 파라미터 세트를 후보군으로 구성할 수 있다. 본 발명의 일 실시예에 따르면, 상기 후보군을 구성함에 있어서는, 주변 블록에서 LIC를 사용하지 않았더라도 화면 내 또는 화면 간 예측에 사용된 다른 정보를 참조하여 상기 후보군을 구성할 수도 있다. 본 발명의 일 실시예에 따르면, 상기 후보군의 구성 시 특정 개수의 후보군 값이 선택될 수 없는 경우, 미리 정해진 순서나 정보에 따라서 임의로 상기 후보군의 값 및/또는 파라미터 세트를 추가하도록 구성될 수 있다. 본 발명의 일 실시예에 따르면, 상기 후보군이 구성되면 템플릿을 활용하여 후보군의 순서에 대한 재정렬을 수행할 수 있다. 본 발명의 일 실시예에 따르면, 최종적으로 상기 후보군이 구성되면, RDO 등을 통하여 최적의 파라미터 세트를 선정하고, 이에 대한 인덱스를 비트열에 포함하여 복호화기에 전송하도록 구성될 수 있다. 상기 복호화기에서는 부호화기와 동일한 방법으로 상기 후보군을 구성하고, 상기 비트열을 통해 전송

된 정보를 활용하여 부호화기에서 사용한 LIC 파라미터 세트를 재구성하도록 구성될 수 있다.

- [160] 본 발명의 일 실시예에 따르면, 상기 파라미터 세트 방법을 LIC에 적용할 시, 템플릿 매칭을 통해서 찾은 후보군을 LIC 사용 파라미터 세트로 활용할 수 있다.

[161]

[162] **1차 함수 기반 비선형 모델 파라미터 도출 방법**

- [163] 본 발명의 일 실시예에 따르면, 상술된 선형 모델을 비선형 모델로 변형하여 예측 정확도를 향상시킬 수 있다. 일례를 들어, 상기 수학식 1로 설명된 선형 모델에 비선형성을 부여하기 위한 추가적인 항을 도입하여, 하기 수학식 2와 같은 식을 도출하여 사용할 수 있다.

[164] [수식2]

$$Pred = \{(Scale \times Ref + Ext) \gg Shift\} + Offset$$

- [165] 본 발명의 다양한 실시예에 따르면, 상기 수학식 2에 있어서, 상기 "Ext"는 상기 추가되는 항에 해당할 수 있으며, 상기 "Ref"의 평균값, 평균값의 제곱, 비트 심도값(bitDepth)의 평균값, 상기 bitDepth의 평균값의 제곱, 또는 "Shift"에 따른 비트 시프트 연산을 고려한 2의 지수승의 값 중 어느 하나로 결정될 수 있다. 또한, 본 발명의 다양한 실시예에 따르면, 상기 "Ext"는 템플릿의 평균값, 템플릿의 평균값의 제곱, 템플릿의 상기 bitDepth의 평균값, 템플릿의 상기 bitDepth의 평균값의 제곱, 또는 템플릿으로부터 계산된 "Shift"에 따른 비트 시프트 연산을 고려한 2의 지수승의 값이 될 수 있다.

- [166] 본 발명의 일 실시예에 따르면, 상기 비선형 모델은 단독으로 사용되거나 선형 모델과 조합하여 사용될 수 있다. 예를 들어, 비선형 모델은 선형 모델을 완전히 대체하여 사용될 수 있으며, 이 경우 기존의 선형 모델 대신 비선형 모델만을 사용하여 예측을 수행할 수 있다. 본 발명의 다른 실시예에 따르면, 비선형 모델과 선형 모델을 함께 사용할 수 있다. 이 경우, 어떤 모델을 사용할지 결정하는 방식은 명시적(explicit) 방식과 암시적(implicit) 방식으로 나눌 수 있다. 일 실시예에 있어서, 명시적 방식을 사용할 경우, 사용할 모델에 대한 정보를 비트열에 포함시켜 복호화기로 전송할 수 있다. 다른 일 실시예에 따르면, 암시적 방식을 사용하여 선형 모델 또는 비선형 모델의 사용 여부를 결정할 수 있다. 이 경우, 이미 복원된 현재 블록(예를 들어, CU)의 상측 및 좌측에 인접한 블록의 정보를 활용하여 별도의 시그널링 없이 부호화기와 복호화기에서 동일한 방식으로 사용할 모델을 도출할 수 있다. 예를 들어, 상측 및 좌측 블록의 예측 모드, 크기, 또는 잔차 신호의 특성 등을 분석하여 현재 블록에 적합한 모델을 선택할 수 있다. 상기 복호화기에서의 모델 도출을 위한 방법에는 종래에 알려진 또는 새로이 제공될 수 있는 다양한 복호화기측 예측 모드 도출(decoder-side mode derivation) 방법이 공용되거나 또는 응용되어 사용될 수 있음은 자명하다.

[167] 본 발명의 명세서에 있어서, 선형 모델에 대하여 상술 또는 후술하는 모든 기술적 사상 및 구현 방법은 상기 비선형 모델을 포함하거나 및/또는 상기 비선형 모델을 이용하는 방법과 호환될 수 있다. 예를 들어, 본 발명의 명세서나 청구범위에서 "선형모델"이라 지칭하는 대상은 모두 상술한 비선형 모델을 그 파생된 실시방법의 하나로서 포함하는 개념에 해당하는 것으로 이해되어야 한다.

[168]

[169] **2차 함수 기반 선형모델 파라미터 도출 방법**

[170] 상술한 바와 같이, 상기 LIC 기반의 방법은, 설정된 템플릿을 활용하여 참조 블록을 찾고 현재 블록(예를 들어, CU)과 참조 블록 간의 밝기의 변화량을 L자형(L-shape) 템플릿을 활용하여 선형 모델로서 생성하도록 구성될 수 있다. 이때, 본 발명의 일 실시예에 따르면, 상기 선형 모델은 $\alpha \cdot (p[x]^2) + \beta \cdot p[x] + \gamma$ 의 2차 함수 형태로 구성될 수 있다. 상기 $p[x]$ 는 예측 화소 값(prediction pixel)로서 참조(reference) 값으로 정의될 수 있으며, α , β , 및 γ 는 도출된 상기 선형모델의 계수 및 상수를 나타낼 수 있다. 본 발명의 일 실시예에 따르면, 상기 $p[x]$ 는 참조 픽처상의 위치 x 에서 MV가 가리키는 참조 샘플의 값을 의미할 수 있다. 상기 α , β , 및 γ 는 현재 블록 템플릿 및 참조 블록 템플릿에 기초하여 도출될 수 있으므로, 상기 LIC의 사용을 나타내기 위해 비트열 내에서 LIC 사용 지시 플래그가 (바람직하게는, AMVP 모드에 대하여) 시그널링되는 경우를 제외하고는 이들에 대한 시그널링 오버헤드가 필요하지 않다.

[171] 본 발명의 일 실시예에 따르면, 2차 함수 기반의 선형 모델 파라미터를 도출하기 위하여 실제 적용되는 선형 모델 수식은 하기 수학식 3 내지 6으로 나타내는 예시적 수식들 중 적어도 하나를 포함할 수 있다.

[172] [수식3]

$$Pred = [\{ (Scale \times Ref^2) + (Scale \times Ref) \} \gg Shift] + Offset$$

[173] [수식4]

$$Pred = [\{ (Scale \times Ref)(Ref + 1) \} \gg Shift] + Offset$$

[174] [수식5]

$$Pred = [\{ (Scale \times Ref^2) + (Scale' \times Ref) \} \gg Shift] + Offset$$

[175] [수식6]

$$Pred = [\{ (Scale \times Ref^2) + (Ref \ll Shift') \} \gg Shift] + Offset$$

[176] 상기 수학식 3 내지 6에 있어서, 상기 "Ref" 값은 ME를 통해서 획득된 예측 화소 값을 의미할 수 있다. 상기 수학식 6에 나타나는 "<<" 연산자 기호는 좌측 이진 비트 시프트(shift) 연산으로 이해될 수 있다.

[177] 본 발명의 일 실시예에 따르면, 상기 "Ref" 값을 대신하여 상기 ME 과정에서 찾은 2개 이상의 예측 값으로부터 도출되는 가중 합(weighted sum) 형태의 값이 사용될 수 있다.

- [178] 본 발명의 일 실시예에 따르면, 상기 "Ref" 값을 대신하여 템플릿 매칭을 통하여 찾은 2개 이상의 예측 값으로부터 도출되는 가중 합 형태의 값이 사용될 수 있다.
- [179] 본 발명의 일 실시예에 따르면, 2개 이상의 예측 값으로부터 가중 합 형태의 값을 도출하도록 구성하는 경우, 각각의 예측 값에 곱해질 가중치는 테이블 형태로 저장될 수 있다. 일 실시예에서, 상기 가중치는 미리 정해져 있는 테이블에 대한 인덱스로 선택되어 사용될 수 있으며, 상기 선택된 인덱스의 정보는 비트열 등을 통하여 복호화기에 전송되도록 구성될 수 있다.
- [180] 본 발명의 일 실시예에 따르면, 2개 이상의 예측 값으로부터 가중 합 형태의 값을 도출하도록 구성하는 경우, 상기 ME 및/또는 상기 템플릿 매칭을 통해 찾은 예측 값 중 SAD, SATD 등을 통하여 계산되는 비용이 작은 값에 더 큰 가중치가 할당되도록 구성될 수 있다.
- [181] 본 발명의 일 실시예에 따르면, 상기 "Scale", "Shift", "Offset"을 하나의 패키지로 만들어 파라미터 세트를 구성할 수 있다. 상기 파라미터 세트는 부호화기와 복호화기 간에 부호화 규격을 통하여 미리 공유되어 있거나, 비트열(특히, 고수준 비트열)에 의하여 제공될 수도 있다. 일 실시예에 따르면, 상기 파라미터 세트를 결정하기 위하여 주변 블록에서 LIC 모델이 사용되었을 때의 파라미터가 후보군(candidate set)으로 사용될 수 있다. 또한, 일 실시예에 따르면, 이전에 사용되었던 LIC 파라미터를 저장한 저장소의 파라미터 세트를 상기 후보군에 포함할 수 있다. 본 발명의 일 실시예에 따르면, 상기 후보군을 구성함에 있어서는, 주변 블록에서 LIC를 사용하지 않았더라도 화면 내 또는 화면 간 예측에 사용된 다른 정보를 참조하여 결정된 파라미터 세트를 상기 후보군에 포함할 수도 있다. 본 발명의 일 실시예에 따르면, 상기 후보군의 구성 시 특정 개수의 후보군 값이 선택될 수 없는 경우, 미리 정해진 순서나 정보에 따라서 임의로 상기 후보군의 값 및/또는 파라미터 세트를 추가하도록 구성될 수 있다. 본 발명의 일 실시예에 따르면, 상기 후보군이 구성되면 템플릿을 활용하여 후보군의 순서에 대한 재정렬(re-ordering)을 수행할 수 있다. 본 발명의 일 실시예에 따르면, 상기 재정렬은 상기 템플릿에 기반하여 계산되는 부호화 정보 소요 비용에 기반하여 이루어질 수 있으며, 일 실시예에 따르면 낮은 비용 순으로 재정렬될 수 있다. 일 실시예에 따르면, 상기 정보 소요 비용은 SAD, SATD, 또는 MR-SAD에 의하여 계산될 수 있으며, 재정렬 또한 이러한 비용에 기반하여 이루어질 수 있다.
- [182] 본 발명의 일 실시예에 따르면, 최종적으로 상기 후보군이 구성되면, RDO 등을 통하여 최적의 파라미터 세트를 선정하고, 이에 대한 인덱스(index)를 비트열에 포함하여 복호화기에 전송하도록 구성될 수 있다. 상기 복호화기에서는 부호화기와 동일한 방법으로 상기 후보군을 구성하고, 상기 비트열을 통해 전송된 정보를 활용하여 부호화기에서 사용한 LIC 파라미터 세트를 재구성하도록 구성될 수 있다.

- [183] 본 발명의 일 실시예에 따르면, 상기 파라미터 세트 방법을 LIC에 적용할 시, 템플릿 매칭을 통해서 찾은 후보군을 LIC 사용 파라미터 세트로 활용할 수 있다.
- [184]
- [185] 경계 조건에 따른 실시방법
- [186] 본 발명의 일 실시예에 따르면, 경계 조건(boundary condition)이란, 현재 부호화 또는 복호화 중인 블록에 대하여 인접한 블록의 복원된 픽셀 값을 현재 블록에서 활용할 수 없는 상황을 의미할 수 있다. 이러한 경우는 특히 부호화 단위의 경계면에서 주로 발생하므로 경계 조건으로 통칭되지만, 반드시 그러한 경우에 한정되는 것은 아니다. 실시예에 따라서, 상기 경계 조건은 예를 들어 픽처 단위, 슬라이스 단위, 타일 단위, CTU(coding tree unit) 단위, 및/또는 MER(motion estimation region) 단위를 포함하는 다양한 부호화/복호화 단위의 경계면에서 발생할 수 있다.
- [187] 본 발명의 다른 실시예에 따르면, 상기 경계 조건은 하드웨어 구현을 고려하여 프로세싱 유닛의 단위로 지정될 수 있다. 이는 하드웨어에 기반한 효율적인 처리(예를 들어, 멀티-프로세서 처리)를 위해 특정 크기나 구조의 프로세싱 유닛을 기준으로 경계 조건을 정의할 수 있음을 의미한다. 본 발명의 또 다른 실시예에 따르면, 상기 경계 조건은 고수준 비트열 구문(High-level bitstream syntax)를 통해 지정될 수 있다. 예를 들어, 픽처 단위, 슬라이스 단위, 타일 단위, CTU 단위, 및/또는 MER 단위로 경계 조건을 지정할 수 있으며, 더 나아가 경계 조건의 발생을 유도할 수 있는 특정 경계 지점을 구체적으로 지정하는 것도 가능할 수 있다.
- [188] 본 발명의 일 실시예에 따르면, 예측 샘플("Pred")을 도출하기 위한 참조 샘플("Ref")에 기반한 선형 모델의 계산에서(예를 들어, 수학식 1 내지 6 중 어느 하나에 기반한 것을 의미할 수 있다), "Ref" 또는 "Pred"에 해당하는 블록이 상기 경계 조건에 해당하여, 상단 혹은 좌측의 값 및/또는 템플릿을 활용할 수 없는 경우, 활용할 수 있는 상단 또는 좌측의 값 및/또는 템플릿만을 활용하여 "Scale", "Shift", "Offset" 값을 결정하도록 구성될 수 있다. 예를 들어, "Ref" 또는 "Pred"가 속한 블록 중 하나가 상단 경계에 위치하는 블록이어서 상단 블록 및/또는 템플릿의 값이 활용이 불가할 경우, 좌측 블록의 값 및/또는 템플릿만을 활용하여 "Scale", "Shift", "Offset" 값을 결정할 수 있다. 마찬가지로, "Ref" 또는 "Pred"가 속한 블록 중 하나가 좌측 경계에 위치하는 블록이어서 좌측 블록 및/또는 템플릿의 값이 활용이 불가할 경우, 상단 블록의 값 및/또는 템플릿만을 활용하여 "Scale", "Shift", "Offset" 값을 결정할 수 있다.
- [189] 본 발명의 일 실시예에 따르면, 경계 조건에 따라 템플릿의 크기나 형태를 동적으로 조정할 수 있다. 또한 본 발명의 일 실시예에 따르면, 경계 조건에서의 템플릿 부재로 인한 성능 저하를 보완하기 위해, 시간적 상관성을 활용한 대체 템플릿을 사용할 수 있다. 즉, 공간적으로 인접한 블록의 템플릿을 사용할 수 없는 경우, 이전 프레임의 동일 위치 또는 움직임 벡터로 보정된 위치의 픽셀들을 템플릿으로 활용할 수 있다.

- [190] 본 발명의 일 실시예에 따르면, 경계 조건에서의 처리 방식을 블록 단위로, 예를 들어, 블록의 특성(텍스처의 복잡도, 움직임의 정도 등)에 따라서, 적응적으로 선택할 수 있다.
- [191]
- [192] 부호화기 및 복호화기
- [193] 본 발명에 따른 부호화 방법은 부호화기와 복호화기에서 동일하게 적용될 수 있는 것임이 자명하다. 본 발명에 따른 부호화 방법은 먼저, 부호화기에서 화면 내 및/또는 화면 간 예측을 실시하기 위한 예측 블록의 샘플 값을 생성하는 방법 중 하나로 이용될 수 있다. 이러한 예측 블록과의 차분 값에 의하여 잔차 신호 정보가 부호화된 경우, 복호화기에서는 상응하는 및/또는 대칭적인 방법을 이용하여 동일한 예측 블록의 샘플 값을 생성하고, 이러한 예측 블록에 차분 값을 결합함으로써 복호화된 샘플들을 획득할 수 있게 된다. 추가적으로, 도 4에서 내부 복호화기(420) 및 이를 포함하는 코딩 루프를 통해 예시한 바와 같이, 이러한 복호화 과정은 부호화기 내부에서도 복호화기의 상태를 예측하기 위하여 동일하게 구현될 수 있는 것에 해당한다.
- [194] 상술된 본 발명에 의한 부호화 방법은 장치로서의 부호화기를 통해 구현될 수 있다. 상기 장치로서의 부호화기는 앞서 도 1 내지 6을 통해 예시한 종래의 부호화기 구조를 유지하거나 그로부터 소정의 변화를 적용한 형태로서 구현될 수 있으나, 그 구현의 형태가 반드시 예시된 바에 한정되지는 아니하고, 비디오 부호화기로서 기능할 수 있는 어떠한 형태의 부호화기 구조를 취하더라도 본 발명의 기술적 사상을 구현하는 한 본 발명에 의하여 성립한 부호화기라고 보아야 할 것이다.
- [195] 또한, 상술된 본 발명에 의한 부호화 결과물의 복호화 방법은 장치로서의 복호화기를 통해 구현될 수 있다. 상기 장치로서의 복호화기는 앞서 도 1 내지 6을 통해 예시한 종래의 복호화기 구조를 유지하거나 그로부터 소정의 변화를 적용한 형태로서 구현될 수 있으나, 그 구현의 형태가 반드시 예시된 바에 한정되지는 아니하고, 비디오 복호화기로서 기능할 수 있는 어떠한 형태의 복호화기 구조를 취하더라도 본 발명의 기술적 사상을 구현하는 한 본 발명에 의하여 성립한 복호화기라고 보아야 할 것이다.
- [196] 통상의 기술자는 상술한 방법 및 장치에 의하여 부호화된 비트열을 상기 부호화의 방법과 대칭적인 및/또는 역순의 방법을 적용함으로써 복호화할 수 있음을 쉽게 이해할 수 있을 것이다. 일 실시예에 있어서, 상기 부호화된 비트열로부터 복호화를 위한 정보를 읽어들이는에 있어서는, 상기 부호화된 비트열에 포함된 적어도 하나의 가변장 부호화(variable length coding)된 구문이 해석될 수 있으며, 또한 일 실시예에 있어서, 상기 가변장 부호화는 엔트로피 부호화(entropy coding) 방법에 의하여 이루어질 수 있다. 이러한 복호화 절차 구현의 기술적 상세 및 응용 방법은 상술한 부호화 절차로부터 용이하게 이해할 수 있을 것이다.

- [197] 본 명세서에 기재된 상기 부호화기 및/또는 복호화기는, 각각 프로세서와 메모리를 포함하는 장치로서, 바람직하게는 컴퓨팅(연산) 장치로서 구현될 수 있는 것에 해당할 수 있다. 본 명세서에 기재된, 상기 부호화기 및/또는 복호화기에 포함될 수 있는 상기 프로세서는, 프로세서, 컨트롤러, ALU(arithmetic logic unit), 디지털 신호 프로세서(digital signal processor), 마이크로컴퓨터, FPA(field programmable array), PLU(programmable logic unit), 마이크로프로세서, 또는 명령(instruction)을 실행하고 응답할 수 있는 다른 어떠한 장치와 같이, 하나 이상의 범용 컴퓨터 또는 특수 목적 컴퓨터를 의미할 수 있다.
- [198] 이해의 편의를 위하여 상기 프로세서가 단수로 표현되는 경우라 할지라도, 해당 기술분야에서 통상의 지식을 가진 자는, 상기 프로세서가 복수 개의 처리요소(processing element) 및/또는 복수 유형의 처리 요소를 포함할 수 있음을 알 수 있다. 예를 들어, 본 발명의 일 실시예에 따른 장치는 상기 프로세서로서 복수 개의 프로세서 또는 하나의 프로세서 및 하나의 컨트롤러를 포함할 수 있다. 또한, 상기 프로세서는 병렬 프로세서(parallel processor)나 멀티-코어 프로세서(multi-core processor)와 같이, 다양한 처리 구성(processing configuration)에 의하여 구현될 수 있다.
- [199] 상기 프로세서는, 운영 체제(OS) 및 상기 운영 체제 상에서 수행되는 하나 이상의 소프트웨어(software)를 수행하도록 구성될 수 있다. 또한, 상기 프로세서는 상기 소프트웨어의 실행에 응답하여, 데이터를 접근, 저장, 조작, 처리 및 생성할 수도 있다.
- [200] 상기 소프트웨어는, 컴퓨터 프로그램(computer program), 코드(code), 명령(instruction), 또는 이들 중 하나 이상의 조합을 포함할 수 있으며, 원하는 대로 동작하도록 상기 프로세서를 제어할 수 있으며, 독립적으로 또는 결합적으로(collectively) 상기 프로세서에 명령을 내리도록 구성될 수 있다. 상기 소프트웨어는, 상기 프로세서에 의하여 해석되거나 상기 프로세서에 명령 또는 데이터를 제공하기 위하여, 어떤 유형의 기계, 구성요소(component), 물리적 장치, 가상 장치(virtual equipment), 컴퓨터 저장 매체 또는 장치, 또는 전송되는 신호 파(signal wave)에 영구적으로, 또는 일시적으로 구체화(embody)될 수 있다. 상기 소프트웨어는 네트워크로 연결된 컴퓨터 시스템 상에 분산되어서, 분산된 방법으로 저장되거나 실행될 수도 있다.
- [201] 상기 소프트웨어는 또한, 다양한 컴퓨터 수단을 통하여 수행될 수 있는 프로그램 명령 형태로 구현되어 상기 메모리에 기록되거나 저장될 수 있다. 상기 메모리는 컴퓨터 판독 가능 기록 매체일 수 있으며, 상기 컴퓨터 판독 가능 기록 매체에는 프로그램 명령, 데이터 파일, 데이터 구조 등이 단독으로 또는 조합되어 기록될 수도 있다. 상기 메모리에 저장되는 프로그램 명령은 본 발명의 실시예를 위하여 특별히 설계되고 구성된 명령 체계에 기반하거나, 또는 컴퓨터 소프트웨어 당업자에게 공지되어 사용 가능한 명령 체계, 예를 들어 어셈블리어(Assembly), C, C++, Java, Python 언어 등으로 예시되는 명령 체계를 따를 수도 있다.

다. 상기 명령 체계 및 그에 의한 프로그램 명령은 컴파일러에 의해 만들어지는 것과 같은 기계어 코드뿐만 아니라 인터프리터 등을 사용하여 본 발명의 일 실시예에 따른 장치 및/또는 상기 프로세서에 의해서 실행될 수 있는 고급 언어 코드를 포함하는 것으로 이해되어야 한다.

[202] 본 명세서에 기재된 상기 메모리를 포함하여 본 발명의 일 실시예에 따른 장치를 구성하는 컴퓨터 판독 가능 기록 매체는, 프로세서 캐시(Cache), 램(RAM), 플래시 메모리와 같이 상기 프로세서가 동작하는 동안만 유지되는 일시적 또는 휘발성 기록 매체를 포함할 수 있고, 또는 하드 디스크, 플로피 디스크, 및 자기 테이프와 같은 자기체(magnetic media), CD-ROM, DVD와 같은 광기록 매체(optical media), 플롭티컬 디스크(floptical disk)와 같은 자기-광 매체(magneto-optical media), 또는 정적 상태 메모리(solid state memory)와 같이 상대적으로 비휘발성적이거나 장기 기록이 가능한 기록 매체를 포함할 수 있고, 또는 하드웨어 상에 배치된 롬(ROM)과 같은 읽기 전용의 기록 매체를 포함할 수 있으며, 나아가 회로배선에 의한 하드-와이어드(hard-wired) 구조에 의하여 일련의 프로그램 명령과 등가의 동작을 수행하도록 구성된 하드웨어 그 자체 또한, 본 발명의 실시예를 구현하는 상기 동작을 수행하기 위한 각 단계가 상기 하드웨어 부품의 연결과 배치에 의하여 기록되어 있다고 볼 수 있으므로, 그 연결 및 배치방법이 곧 상기 메모리와 등가인 것으로 볼 수 있음은 통상의 기술자에게 자명하다.

[203] 상기 프로세서 및 상기 메모리에 대하여 상술한 실시예는 상호 배타적이지 않으며, 필요에 따라 선택되거나 결합되어 실시될 수 있다. 예를 들어, 하나의 하드웨어 장치는 본 발명 실시예의 동작을 수행하기 위해 하나 이상의 상기 소프트웨어로 구성된 모듈로서 작동하도록 구성될 수 있으며, 그 역도 마찬가지이다. 또 다른 예를 들어, 본 명세서에 있어서, 어떠한 기능부에 할당된 동작의 전부 또는 일부는 본 발명의 일 실시예에 따른 장치에(바람직하게는, 상기 메모리의 범주에 속하는 어느 하나의 기록 매체에) 저장된 하나 이상의 상기 소프트웨어에 의하여 구현되어, 상기 프로세서에 의하여 실행되도록 구성될 수 있으며, 이러한 경우, 상기와 같은 기능부는 상기 프로세서에 "포함되는" 기능부로서 칭해질 수 있다.

[204]

[205] 이상 본 발명에 대하여 도면 및 실시예를 참조하여 설명하였으나, 이미 상술한 바와 같이 본 발명의 보호범위가 상기 제시된 도면 또는 실시예에 의해 한정되는 것을 의미하지는 않으며, 해당 기술 분야의 숙련된 당업자는 본 발명 특허의 청구범위에 기재된 본 발명의 사상 및 영역으로부터 벗어나지 않는 범위 내에서 본 발명을 다양하게 수정 및 변경시킬 수 있음을 이해할 수 있을 것이다.

청구범위

- [청구항 1] 부호화된 비디오 비트열을 복호화하는 방법에 있어서,
 상기 비트열로부터 현재 복호화 중인 현재 블록에 대한 국소적 조도 보상
 (Local Illumination Compensation; LIC)에 관련된 정보를 추출하고, 상기 추
 출된 정보로부터 LIC 정보를 획득하는 단계;
 상기 LIC 정보에 기초하여 적어도 하나의 선형 모델을 결정하는 단계;
 상기 선형 모델을 이용하는 LIC 방법에 의하여 상기 현재 블록에 대한 예
 측 샘플을 생성하는 단계; 및
 상기 예측 샘플을 이용하여 상기 현재 블록을 복원하는 단계;를 포함하고,
 상기 선형 모델은, 적어도 하나의 1차 함수 또는 2차 함수로 정의되는 것
 을 특징으로 하는, 복호화 방법.
- [청구항 2] 제 1 항에 있어서,
 상기 LIC 정보는,
 참조 샘플 값(Ref), 스케일 계수(Scale), 시프트 계수(Shift), 및 오프셋 계수
 (Offset)를 포함하는 모델 파라미터를 포함하고,
 상기 선형 모델은,
 상기 모델 파라미터에 기반하여 예측 샘플 값(Pred)을 도출하는 산술식에
 의하여 정의되는 것을 특징으로 하는, 복호화 방법.
- [청구항 3] 제 2 항에 있어서,
 상기 참조 샘플 값은,
 화면 내 및/또는 화면 간 예측을 통해 도출된 적어도 하나의 예측 값의 가
 중 합에 의하여 결정되는 것을 특징으로 하는, 복호화 방법.
- [청구항 4] 제 3 항에 있어서,
 상기 예측 값은,
 움직임 추정(Motion Estimation) 또는 템플릿 매칭 중 적어도 하나의 방법
 에 의하여 도출되는 것을 특징으로 하는, 복호화 방법.
- [청구항 5] 제 3 항에 있어서,
 상기 가중 합을 도출하기 위한 적어도 하나의 가중치는, 미리 정해진 테이
 블(table)로부터 인덱스에 의해 선택되는 것을 특징으로 하는, 복호화 방
 법.
- [청구항 6] 제 3 항에 있어서,
 상기 가중 합을 도출하기 위한 적어도 하나의 가중치는, 각각의 상기
 예측 값 중 SAD(Sum of Absolute Differences), SATD(Sum of Absolute
 Transformed Differences), 또는 MR-SAD(Mean-removal SAD)를 포함하는
 방법에 의하여 계산되는 정보 소요 비용이 작은 값에 더 큰 가중치를 부여
 하도록 결정되는 것을 특징으로 하는, 복호화 방법.
- [청구항 7] 제 2 항에 있어서,

상기 LIC 정보는, 적어도 하나의 모델 파라미터의 계수를 포함하는 파라미터 세트(set)를 포함하고,
 상기 각각의 계수는, 적어도 하나의 미리 정해진 파라미터 세트의 목록으로부터 선택되는 것을 특징으로 하는, 복호화 방법.

- [청구항 8] 제 7 항에 있어서,
 상기 파라미터 세트의 목록은,
 미리 정해진 테이블(table)로부터 인덱스에 의해 선택되는 것을 특징으로 하는, 복호화 방법.
- [청구항 9] 제 7 항에 있어서,
 상기 파라미터 세트의 목록은,
 상기 현재 블록의 주변 블록에서 사용된 LIC의 파라미터 세트를 포함하는 후보군 목록으로부터 구성되는 것을 특징으로 하는, 복호화 방법.
- [청구항 10] 제 9 항에 있어서,
 상기 파라미터 세트의 목록은,
 상기 후보군 목록을 템플릿 매칭에 기반하여 재정렬(re-ordering)한 결과에 기반하여 구성되는 것을 특징으로 하는, 복호화 방법.
- [청구항 11] 제 7 항에 있어서,
 상기 파라미터 세트의 목록은,
 선행하여 복호화된 비트열로부터 획득되는 정보에 기반하여, 부호화기에서 채택한 것과 동일한 형태로 예측되는, 적어도 하나의 파라미터 세트를 포함하는 것을 특징으로 하는, 복호화 방법.
- [청구항 12] 제 1 항에 있어서,
 상기 LIC 정보를 획득하는 단계는,
 상기 현재 블록의 상단 또는 좌측의 블록을 사용할 수 없는 경계 조건(boundary condition)인 경우, 사용 가능한 주변 블록의 정보를 추출하고,
 상기 추출된 정보로부터 상기 LIC 정보를 획득하는 단계;를 포함하는, 복호화 방법.
- [청구항 13] 제 12 항에 있어서,
 상기 경계 조건은,
 고수준 비트열 구문(High-level bitstream syntax)에 의해 지정되는 것을 특징으로 하는, 복호화 방법.
- [청구항 14] 제 1 항에 있어서,
 상기 선형 모델은,
 적어도 하나의 1차 함수 및 적어도 하나의 2차 함수의 결합에 의하여 정의되는 것을 특징으로 하는, 복호화 방법.
- [청구항 15] 제 1 항에 있어서,
 상기 선형 모델은,

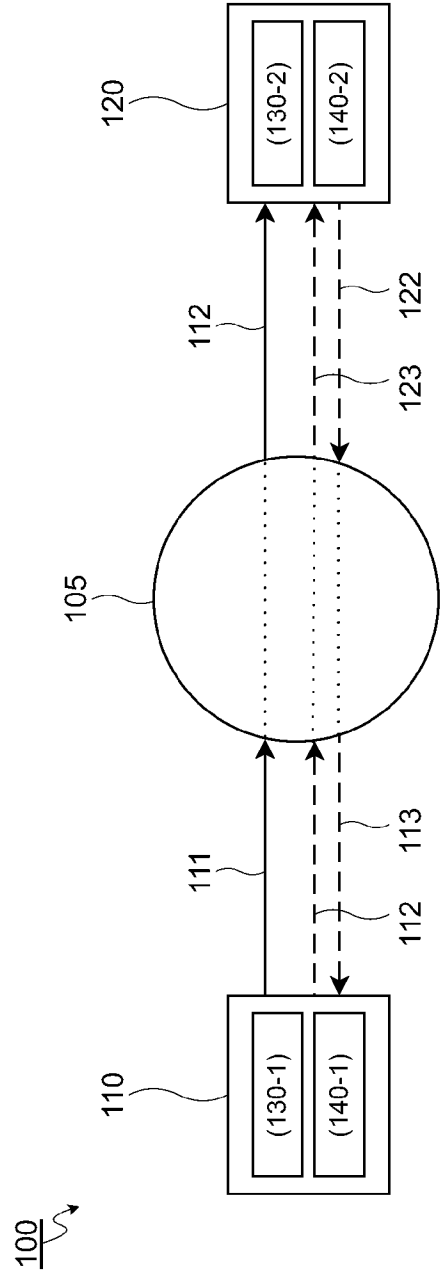
- 예측 값을 $p[x]$ 로 할 때, $\alpha * p[x] + \beta$ 의 형태로 표현되는 적어도 하나의 1차 함수를 포함하는 것을 특징으로 하는, 복호화 방법.
- [청구항 16] 제 1 항에 있어서,
상기 선형 모델은,
예측 값을 $p[x]$ 로 할 때, $\alpha * (p[x]^2) + \beta * p[x] + \gamma$ 의 형태로 표현되는 적어도 하나의 2차 함수를 포함하는 것을 특징으로 하는, 복호화 방법.
- [청구항 17] 비디오 신호를 비트열로 부호화하는 방법에 있어서,
앞서 부호화된 비디오 신호에 기반하여, 현재 블록에 대한 국소적 조도 보상(Local Illumination Compensation; LIC)에 관련된 정보를 추출하고, 상기 추출된 정보로부터 LIC 정보를 획득하는 단계;
상기 LIC 정보에 기초하여 적어도 하나의 선형 모델을 결정하는 단계;
상기 선형 모델을 이용하여 상기 현재 블록에 대한 예측 샘플을 생성하는 단계;
상기 예측 샘플을 이용하여 상기 현재 블록을 부호화하는 단계; 및
상기 부호화 결과를 상기 비트열에 기록하는 단계;를 포함하고,
상기 선형 모델은, 적어도 하나의 1차 함수 또는 2차 함수로 정의되는 것을 특징으로 하는, 복호화 방법.
- [청구항 18] 제 17 항에 있어서,
상기 LIC 정보는,
참조 샘플 값(Ref), 스케일 계수(Scale), 시프트 계수(Shift), 및 오프셋 계수(Offset)를 포함하는 모델 파라미터를 포함하고,
상기 선형 모델은,
상기 모델 파라미터에 기반하여 예측 샘플 값(Pred)을 도출하는 산술식에 의하여 정의되는 것을 특징으로 하는, 부호화 방법.
- [청구항 19] 제 17 항에 있어서,
상기 LIC 정보를 획득하는 단계는,
상기 현재 블록의 상단 또는 좌측의 블록을 사용할 수 없는 경계 조건(boundary condition)인 경우, 사용 가능한 주변 블록의 정보를 추출하고,
상기 추출된 정보로부터 상기 LIC 정보를 획득하는 단계;를 포함하는, 부호화 방법.
- [청구항 20] 컴퓨팅 장치에 의하여 부호화된 비디오 비트열을 복호화하도록 구성되는 복호화기 장치에 있어서,
비트열을 수신하는 수신부;
복호화된 비디오를 출력하는 출력부;
적어도 하나의 복호화된 픽처(picture)의 정보를 저장하는 참조 버퍼(reference buffer);
프로세서; 및

상기 프로세서에 의하여 실행 가능한 명령어들을 저장하는 메모리;를 포함하고,

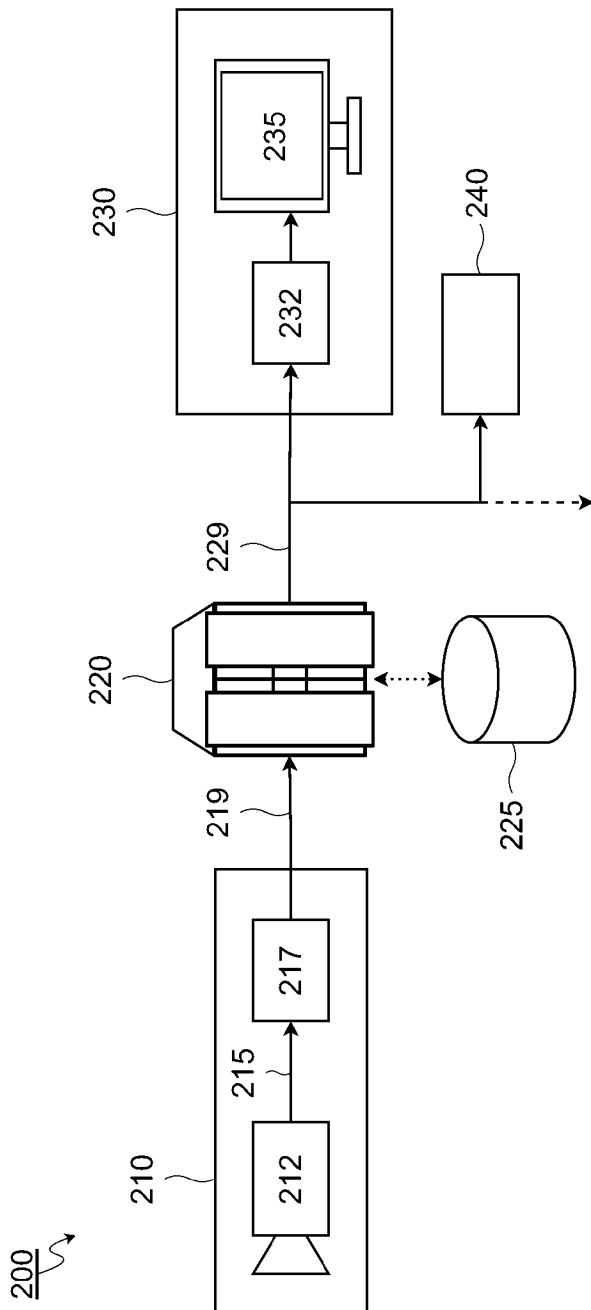
상기 명령어들은, 상기 비트열로부터 현재 블록에 대한 국소적 조도 보상 (Local Illumination Compensation; LIC)에 관련된 정보를 추출하고; 상기 추출된 정보로부터 LIC 정보를 획득하고; 상기 LIC 정보에 기초하여 적어도 하나의 선형 모델을 결정하고; 상기 선형 모델을 이용하는 LIC 방법에 의하여 상기 현재 블록에 대한 예측 샘플을 생성하고; 그리고 상기 예측 샘플을 이용하여 상기 현재 블록을 복원하는; 명령어들을 포함하도록 구성되고,

상기 선형 모델은, 적어도 하나의 1차 함수 또는 2차 함수로 정의되는 것을 특징으로 하는, 복호화기 장치.

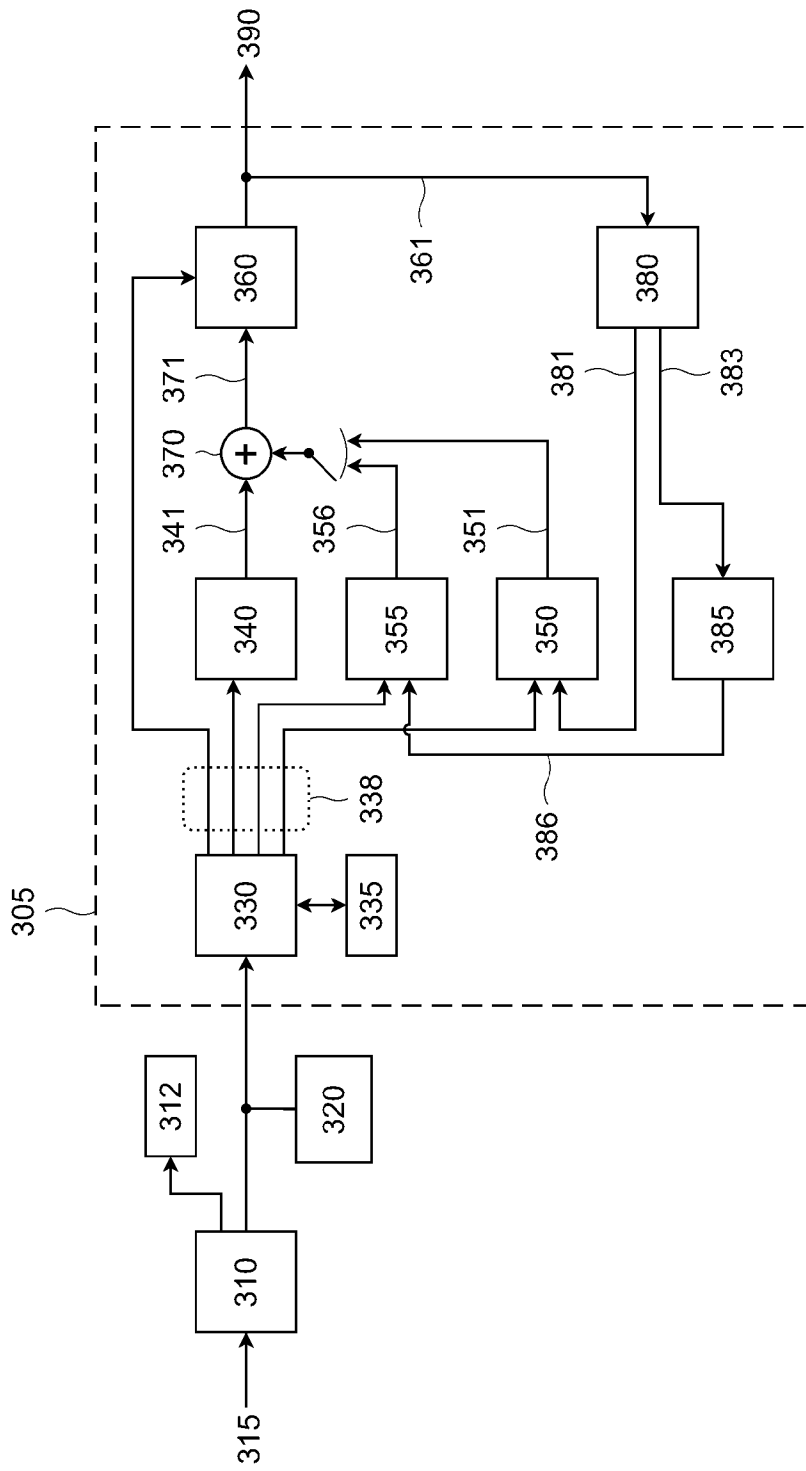
[도 1]



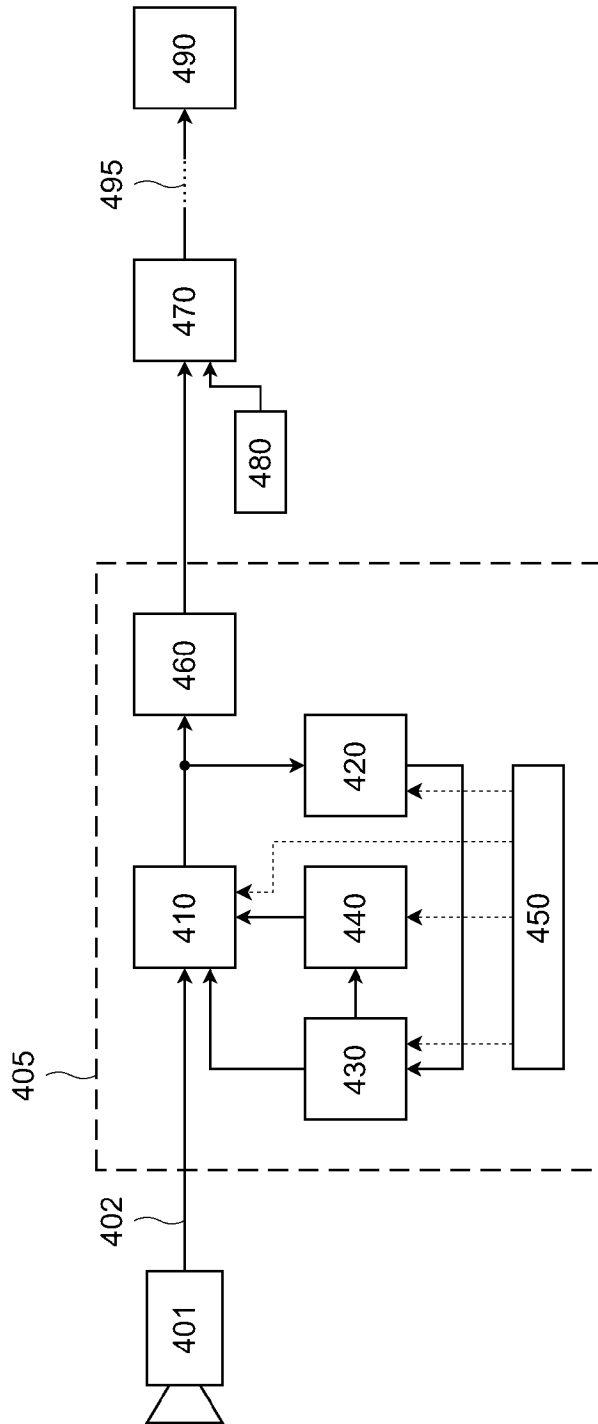
[도2]



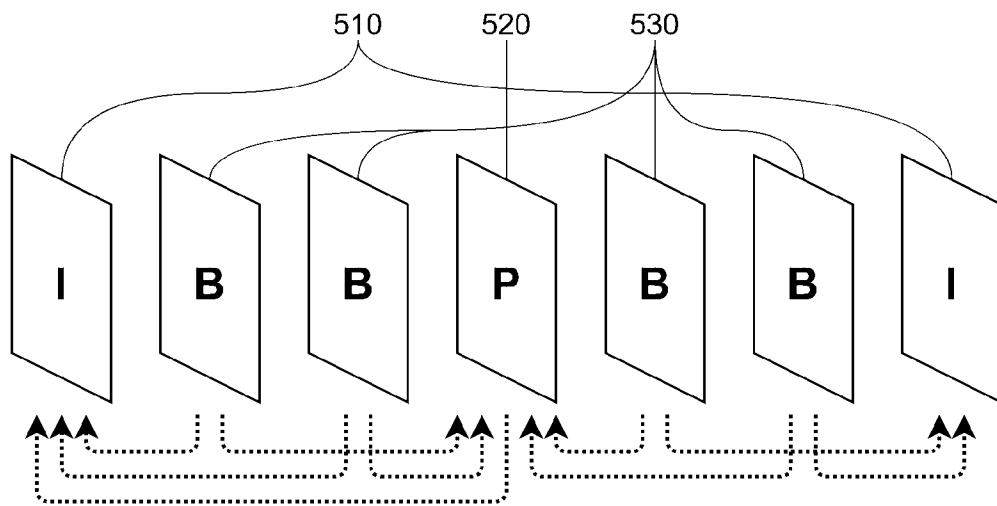
[도3]



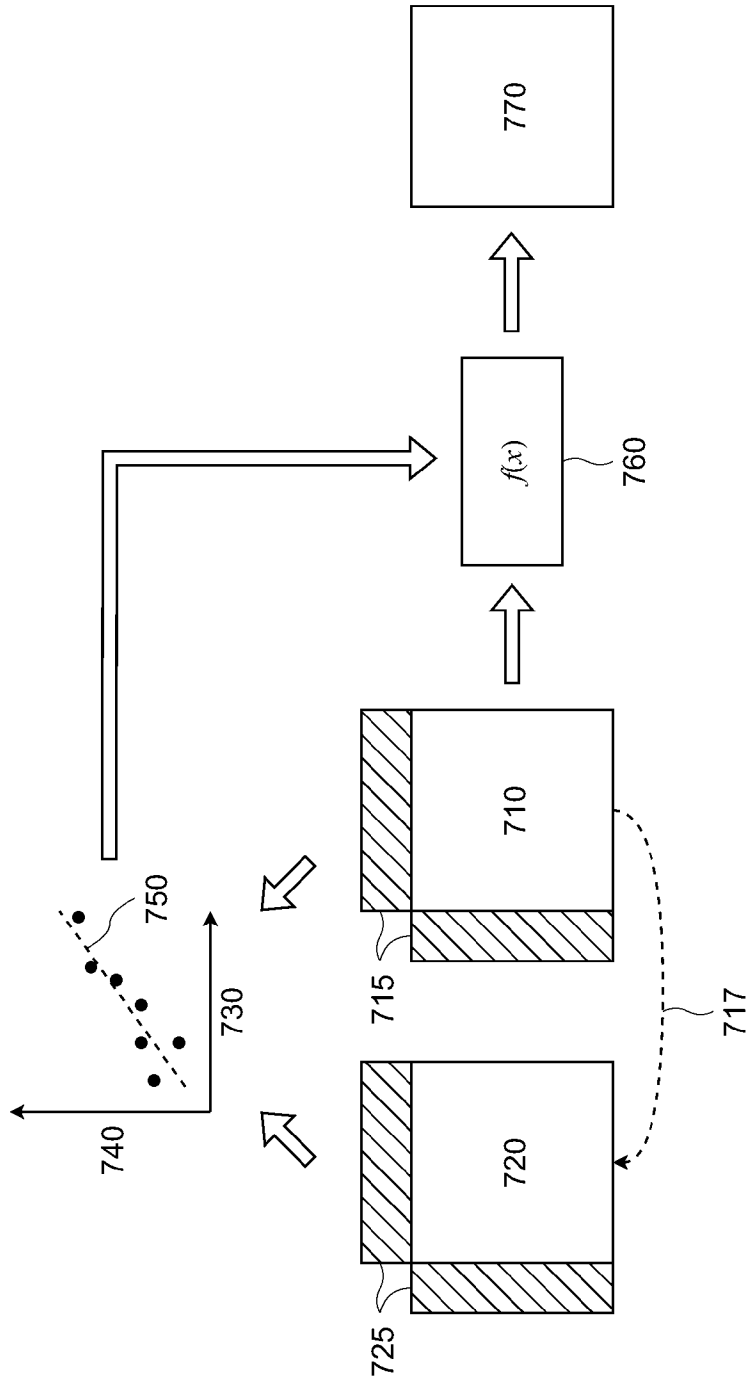
[도4]



[도5]



[도7]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/KR2024/014632

A. CLASSIFICATION OF SUBJECT MATTER H04N 19/513(2014.01)i; H04N 19/105(2014.01)i; H04N 19/70(2014.01)i; H04N 19/132(2014.01)i; H04N 19/176(2014.01)i According to International Patent Classification (IPC) or to both national classification and IPC		
B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) H04N 19/513(2014.01); H04N 19/105(2014.01); H04N 19/109(2014.01); H04N 19/117(2014.01); H04N 19/122(2014.01); H04N 19/196(2014.01); H04N 19/51(2014.01); H04N 19/577(2014.01); H04N 19/583(2014.01) Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Korean utility models and applications for utility models: IPC as above Japanese utility models and applications for utility models: IPC as above Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) eKOMPASS (KIPO internal) & keywords: 복호화(decoding), 국소적 조도 보상(Local Illumination Compensation, LIC), 선형(linear), 함수(function), 예측(predict), 복원(reconstruct)		
C. DOCUMENTS CONSIDERED TO BE RELEVANT		
Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y	KR 10-2019-0055819 A (QUALCOMM INCORPORATED) 23 May 2019 (2019-05-23) See paragraphs [0027]-[0033], [0085]-[0086], [0094], [0096], [0111], [0116], [0139]-[0146], [0177]-[0178], [0203], [0230] and [0237]; claims 1, 13 and 15; and figures 1 and 20.	1-20
Y	KR 10-2021-0138760 A (GUANGDONG OPPO MOBILE TELECOMMUNICATIONS CORP., LTD.) 19 November 2021 (2021-11-19) See paragraphs [0003] and [0129].	1-20
Y	KR 10-2018-0016390 A (QUALCOMM INCORPORATED) 14 February 2018 (2018-02-14) See paragraph [0192]; and claims 3 and 5.	9,11-13,19
A	KR 10-2021-0134034 A (INTERDIGITAL VC HOLDINGS, INC.) 08 November 2021 (2021-11-08) See claims 4-15.	1-20
☒ Further documents are listed in the continuation of Box C. ☒ See patent family annex.		
* Special categories of cited documents: “A” document defining the general state of the art which is not considered to be of particular relevance “D” document cited by the applicant in the international application “E” earlier application or patent but published on or after the international filing date “L” document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) “O” document referring to an oral disclosure, use, exhibition or other means “P” document published prior to the international filing date but later than the priority date claimed “T” later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention “X” document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone “Y” document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art “&” document member of the same patent family		
Date of the actual completion of the international search 03 January 2025		Date of mailing of the international search report 06 January 2025
Name and mailing address of the ISA/KR Korean Intellectual Property Office Government Complex-Daejeon Building 4, 189 Cheongsaro, Seo-gu, Daejeon 35208 Facsimile No. +82-42-481-8578		Authorized officer Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/KR2024/014632

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	KR 10-2018-0134764 A (ELECTRONICS AND TELECOMMUNICATIONS RESEARCH INSTITUTE) 19 December 2018 (2018-12-19) See claims 1-18.	1-20

INTERNATIONAL SEARCH REPORT
Information on patent family members

International application No.

PCT/KR2024/014632

Patent document cited in search report			Publication date (day/month/year)	Patent family member(s)			Publication date (day/month/year)
KR	10-2019-0055819	A	23 May 2019	CN	109792518	A	21 May 2019
				EP	3523962	A1	14 August 2019
				JP	2019-531029	A	24 October 2019
				US	10951912	B2	16 March 2021
				US	2018-0098086	A1	05 April 2018
				WO	2018-067733	A1	12 April 2018
KR	10-2021-0138760	A	19 November 2021	CN	113992916	A	28 January 2022
				EP	3930324	A1	29 December 2021
				JP	2024-138498	A	08 October 2024
				US	12137204	B2	05 November 2024
				US	2024-0380883	A1	14 November 2024
				WO	2020-192109	A1	01 October 2020
KR	10-2018-0016390	A	14 February 2018	CN	107690810	A	13 February 2018
				CN	107690810	B	28 August 2020
				EP	3308543	A1	18 April 2018
				EP	3308543	B1	22 September 2021
				JP	2018-522464	A	09 August 2018
				US	10356416	B2	16 July 2019
				US	2016-0366416	A1	15 December 2016
				WO	2016-200779	A1	15 December 2016
KR	10-2021-0134034	A	08 November 2021	CN	113557730	A	26 October 2021
				EP	3709648	A1	16 September 2020
				EP	3939291	A1	19 January 2022
				US	2022-0159277	A1	19 May 2022
				WO	2020-185496	A1	17 September 2020
KR	10-2018-0134764	A	19 December 2018	CN	110771169	A	07 February 2020
				EP	4351139	A2	10 April 2024
				EP	4351139	A3	15 May 2024
				JP	2023-009280	A	19 January 2023
				KR	10-2023-0070198	A	22 May 2023
				KR	10-2661541	B1	29 April 2024
				US	12075087	B2	27 August 2024
				US	2024-0323431	A1	26 September 2024
				WO	2018-226015	A1	13 December 2018

A. 발명이 속하는 기술분류(국제특허분류(IPC))

H04N 19/513(2014.01)i; H04N 19/105(2014.01)i; H04N 19/70(2014.01)i; H04N 19/132(2014.01)i; H04N 19/176(2014.01)i

B. 조사된 분야

조사된 최소문헌(국제특허분류를 기재)

H04N 19/513(2014.01); H04N 19/105(2014.01); H04N 19/109(2014.01); H04N 19/117(2014.01); H04N 19/122(2014.01);
H04N 19/196(2014.01); H04N 19/51(2014.01); H04N 19/577(2014.01); H04N 19/583(2014.01)

조사된 기술분야에 속하는 최소문헌 이외의 문헌

한국등록실용신안공보 및 한국공개실용신안공보: 조사된 최소문헌란에 기재된 IPC
일본등록실용신안공보 및 일본공개실용신안공보: 조사된 최소문헌란에 기재된 IPC

국제조사에 이용된 전산 데이터베이스(데이터베이스의 명칭 및 검색어(해당하는 경우))

eKOMPASS(특허청 내부 검색시스템) & 키워드: 복호화(decoding), 국소적 조도 보상(Local Illumination Compensation, LIC), 선형(linear), 함수(function), 예측(predict), 복원(reconstruct)

C. 관련 문헌

카테고리*	인용문헌명 및 관련 구절(해당하는 경우)의 기재	관련 청구항
Y	KR 10-2019-0055819 A (웹캠 인코포레이티드) 2019.05.23 단락 [0027]-[0033], [0085]-[0086], [0094], [0096], [0111], [0116], [0139]-[0146], [0177]-[0178], [0203], [0230], [0237]; 청구항 1, 13, 15; 및 도면 1, 20	1-20
Y	KR 10-2021-0138760 A (광동 오포 모바일 텔레커뮤니케이션즈 코퍼레이션 리미티드) 2021.11.19 단락 [0003], [0129]	1-20
Y	KR 10-2018-0016390 A (웹캠 인코포레이티드) 2018.02.14 단락 [0192]; 및 청구항 3, 5	9,11-13,19
A	KR 10-2021-0134034 A (인터디지털 브이씨 홀딩스 인코포레이티드) 2021.11.08 청구항 4-15	1-20
A	KR 10-2018-0134764 A (한국전자통신연구원) 2018.12.19 청구항 1-18	1-20

☐ 추가 문헌이 C(계속)에 기재되어 있습니다.☒ 대응특허에 관한 별지를 참조하십시오.

* 인용된 문헌의 특별 카테고리:

“A” 특별히 관련이 없는 것으로 보이는 일반적인 기술수준을 정의한 문헌

“D” 본 국제출원에서 출원인이 인용한 문헌

“E” 국제출원일보다 빠른 출원일 또는 우선일을 가지나 국제출원일 이후에 공개된 선출원 또는 특허 문헌

“L” 우선권 주장에 의문을 제기하는 문헌 또는 다른 인용문헌의 공개일 또는 다른 특별한 이유(이유를 명시)를 밝히기 위하여 인용된 문헌

“O” 구두 개시, 사용, 전시 또는 기타 수단을 언급하고 있는 문헌

“P” 우선일 이후에 공개되었으나 국제출원일 이전에 공개된 문헌

“T” 국제출원일 또는 우선일 후에 공개된 문헌으로, 출원과 상충하지 않으며 발명의 기초가 되는 원리나 이론을 이해하기 위해 인용된 문헌

“X” 특별한 관련이 있는 문헌. 해당 문헌 하나만으로 청구된 발명의 신규성 또는 진보성이 없는 것으로 본다.

“Y” 특별한 관련이 있는 문헌. 해당 문헌이 하나 이상의 다른 문헌과 조합하는 경우로 그 조합이 당업자에게 자명한 경우 청구된 발명은 진보성이 없는 것으로 본다.

“&” 동일한 대응특허문헌에 속하는 문헌

국제조사의 실제 완료일

2025년01월03일(03.01.2025)

국제조사보고서 발송일

2025년01월06일(06.01.2025)

ISA/KR의 명칭 및 우편주소

대한민국 특허청
(35208) 대전광역시 서구 청사로 189, 4동 (둔산동,
정부대전청사)

팩스 번호 +82-42-481-8578

심사관

양정록

전화번호 +82-42-481-5709

국제조사보고서에서 인용된 특허문헌	공개일	대응특허문헌	공개일
KR 10-2019-0055819 A	2019/05/23	CN 109792518 A	2019/05/21
		EP 3523962 A1	2019/08/14
		JP 2019-531029 A	2019/10/24
		US 10951912 B2	2021/03/16
		US 2018-0098086 A1	2018/04/05
		WO 2018-067733 A1	2018/04/12
KR 10-2021-0138760 A	2021/11/19	CN 113992916 A	2022/01/28
		EP 3930324 A1	2021/12/29
		JP 2024-138498 A	2024/10/08
		US 12137204 B2	2024/11/05
		US 2024-0380883 A1	2024/11/14
		WO 2020-192109 A1	2020/10/01
KR 10-2018-0016390 A	2018/02/14	CN 107690810 A	2018/02/13
		CN 107690810 B	2020/08/28
		EP 3308543 A1	2018/04/18
		EP 3308543 B1	2021/09/22
		JP 2018-522464 A	2018/08/09
		US 10356416 B2	2019/07/16
		US 2016-0366416 A1	2016/12/15
		WO 2016-200779 A1	2016/12/15
KR 10-2021-0134034 A	2021/11/08	CN 113557730 A	2021/10/26
		EP 3709648 A1	2020/09/16
		EP 3939291 A1	2022/01/19
		US 2022-0159277 A1	2022/05/19
		WO 2020-185496 A1	2020/09/17
KR 10-2018-0134764 A	2018/12/19	CN 110771169 A	2020/02/07
		EP 4351139 A2	2024/04/10
		EP 4351139 A3	2024/05/15
		JP 2023-009280 A	2023/01/19
		KR 10-2023-0070198 A	2023/05/22
		KR 10-2661541 B1	2024/04/29
		US 12075087 B2	2024/08/27
		US 2024-0323431 A1	2024/09/26
		WO 2018-226015 A1	2018/12/13