

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 2 部門第 4 区分

【発行日】平成 16 年 11 月 18 日 (2004.11.18)

【公表番号】特表 2001-500441(P2001-500441A)

【公表日】平成 13 年 1 月 16 日 (2001.1.16)

【出願番号】特願平 10-513691

【国際特許分類第 7 版】

B 4 1 J 5/30

B 4 1 J 2/01

B 4 1 J 29/38

G 0 6 F 3/12

【F I】

B 4 1 J 5/30 Z

B 4 1 J 29/38 Z

G 0 6 F 3/12 B

B 4 1 J 3/04 1 0 1 Z

【手続補正書】

【提出日】平成 16 年 1 月 13 日 (2004.1.13)

【手続補正 1】

【補正対象書類名】明細書

【補正対象項目名】特許請求の範囲

【補正方法】変更

【補正の内容】

手続補正書

平成16年1月13日

特許庁長官殿

1. 事件の表示 平成10年特許願第513691号
国際出願番号 PCT/US97/15350

2. 補正をする者

事件との関係 特許出願人
氏名又は名称 ムーア ノース アメリカ
インコーポレイテッド

3. 代理人

住 所 〒105-0001
東京都港区虎ノ門1丁目2番3号
虎ノ門第1ビル9階
氏 名 電話 東京(3504)3075(代)
弁理士 (8380)三好 秀和



4. 補正の対象 請求の範囲

5. 補正の内容 請求の範囲を別紙のとおり補正する



請求の範囲

1. ジョブ記述ファイルを受信し、前記ジョブ記述ファイルに反応してディスプレイリストを作成して、フロントイメージメモリに記憶するために転送する第1の制御回路と、

前記ディスプレイリストと前記記憶済みフォントに従って動作し、イメージのデジタル表現データを表現する画素データを発生する小型制御回路と、

前記小型制御回路と結合したビットイメージメモリーであり、前記ビットイメージメモリーが、前記小型コントローラが発生した前記デジタル表現データを記憶する、ビットイメージメモリーと、

前記ビットイメージメモリーからラスターデータを要求して読み取り、前記ラスターデータをプリントエンジンに提供して、前記プリントエンジンを操作し、これによってイメージを発生するための、選択された前記プリントエンジンのパーソナリティモジュールと、

を具備することを特徴とする小型ラスターイメージプロセッサ。

2. 前記パーソナリティモジュールが前記小型制御回路から画素データを受信して前記画素データをステージングメモリーに出力することを特徴とする請求項1に記載の小型ラスターイメージプロセッサ。

3. 前記パーソナリティモジュールが、移動中のウェブ上に印刷するプリントエンジンに接続されており、前記パーソナリティモジュールが前記移動中のウェブの移動を感知するように接続されていて、これによって、前記ステージングメモリーからの前記プリントエンジンへの画素データの出力を前記ウェブの移動に同期させることを特徴とする請求項2に記載の小型ラスタライメージプロセッサ。

4. 前記プリントエンジンが、配列となるように配置された複数のプリントメカニズムを有し、これによって、それに応じた複数のプリントバーを印刷し、前記プリントメカニズムの内の少なくとも2つがウェブ移動方向に互いに変位しており、さらに、前記パーソナリティモジュールが前記個別のプリントバーのデータを同じベースアドレスで前記ステージングメモリー中にロードすることを特徴とする請求項3に記載の小型ラスタライメージプロセッサ。

5. 前記パーソナリティモジュールが前記個別のプリントバーのオフセット値を受信し、前記パーソナリティモジュールが、画素データを前記ステージングメモリーから前記プリントエンジンに出力するに先立って、前記オフセット値を前記個別のバープリントデータに対する前記ステージングメモリーアドレスに加算することを特徴とする請求項4に記載の小型ラスタライメージプロセッサ。

6. 前記プリントエンジンが、1連の隣り合った取り付けブラケット上に配置された複数のインクジェットカートリッジを含むことを特徴とする請求項5に記載の小型ラスタライメージプロセッサ。

7. 前記オフセット値が、前記パーソナリティモジュールとインタフェースするデータターミナルからオペレータによって調整することが可能であることを特徴とする請求項5に記載の小型ラスタライメージプロセッサ。

8. 前記第1の制御回路がフォントデータを入力先入れ先出しメモリーに書き込み、前記小型コントローラが、前記フォントデータを前記先入れ先出しメモリーから前記フォントイメージメモリーに転送する第1の特定用途向けメモリー（ASIC）を含むことを特徴とする請求項1に記載の小型ラスタライメージプロセッサ。

9. 前記小型コントローラが、前記ディスプレイリストに反応して前記デジタルイメージ表現データを発生して前記ビットイメージメモリー内に記憶する第2のASICをさらに含むことを特徴とする請求項8に記載の小型ラスタライメージプロセッサ。

10. 前記ビットイメージメモリーが第1のメモリー領域と第2のメモリー領域を含み、前記第2ASICがイメージを一方のメモリー領域に記憶する間に前記パーソナリティモジュールが他方のメモリー領域

からデータを読み取ることの特徴とする請求項 9 に記載の小型ラスタライメージプロセッサ。

1 1 . 前記小型コントローラの前記第 2 の A S I C が、前記ビットイメージメモリー中に記憶されたキャラクタの絶対幅に対するクロップマスクを編成するクロップセクションを含むことの特徴とする請求項 9 に記載の小型ラスタライメージプロセッサ。

1 2 . 前記小型コントローラの前記第 2 の A S I C が、前記ディスプレイリストからの座標情報に従って前記ビットイメージメモリー中にキャラクタを位置付けするシフターセクションをさらに含むことの特徴とする請求項 1 1 に記載の小型ラスタライメージプロセッサ。

1 3 . 前記小型コントローラの前記第 2 の A S I C が、前記ビットイメージメモリー中に記憶されているディスプレイリストデータに対して前記クロップセクションからの情報と前記シフターからの情報をマージするマージロジックセクションを含むことの特徴とする請求項 1 2 に記載の小型ラスタライメージプロセッサ。

1 4 . 前記マージロジックセクションが前記ディスプレイリスト中の情報に反応して、選択されたプリントモードを発生する結合ロジックを含むことの特徴とする請求項 1 3 に記載の小型ラスタライメージプロセッサ。

15. 前記選択されたプリントモードがノーマルモード、オーバプリントモード、リバースモードおよびパターンモードの内の1つであることを特徴とする請求項14に記載の小型ラスタイメージプロセッサ。

16. 前記小型コントローラの前記第1のASICが前記第1の制御回路からのアドレス信号をデコードし、前記デコードされた信号に反応して、前記第1のASIC、前記第2のASICおよび前記パーソナリティモジュールの内の1つに対するイネーブル信号を提供することを特徴とする請求項9に記載の小型コントローラ。

17. 移動中のウェブ上に印刷し、複数の隣接プリントバーを印刷するプリンタメカニズムを有するプリントエンジンにプリント情報を提供する方法であり、前記プリンタメカニズムの内の少なくとも2つがウェブの移動方向に互いに対して変位している方法において、前記方法が、

イメージを指定するディスプレイリストを形成するステップと、

フォント情報を前記イメージメモリー内の記憶するステップと、

前記ディスプレイリストおよび前記記憶済みフォントデータに基づいてイメージのデジタル表現データを発生して、前記デジタルイメージ表現データをビットイメージメモリー内に記憶するステップと、

前記ビットイメージメモリーからラスターデータを読み取って画素データをステージングメモリーに出力するステップであり、各プリントバーに対するデータが同じベースアドレスを有しているステップと、
各プリントバーに対して、オフセット値を前記プリントバーデータの前記ベースアドレスに加算するステップと、

ウェブの移動と同期して前記プリントエンジンにオフセットプリントバーデータを提供するステップと、

を含むことを特徴とする方法。

18. 前記オフセット値をオペレータ制御のデータターミナルからセットする追加の予備ステップを含むことを特徴とする請求項17に記載の方法。

19. 粗と密双方のオフセット値が調整されることを特徴とする請求項18に記載の方法。