

【公報種別】特許法第 17 条の 2 の規定による補正の掲載

【部門区分】第 7 部門第 3 区分

【発行日】平成 29 年 1 月 12 日 (2017.1.12)

【公表番号】特表 2015-534403 (P2015-534403A)

【公表日】平成 27 年 11 月 26 日 (2015.11.26)

【年通号数】公開・登録公報 2015-074

【出願番号】特願 2015-538070 (P2015-538070)

【国際特許分類】

H 0 4 W 24/04 (2009.01)

H 0 4 W 4/04 (2009.01)

【F I】

H 0 4 W 24/04

H 0 4 W 4/04 1 9 0

【手続補正書】

【提出日】平成 28 年 11 月 25 日 (2016.11.25)

【手続補正 1】

【補正対象書類名】特許請求の範囲

【補正対象項目名】全文

【補正方法】変更

【補正の内容】

【特許請求の範囲】

【請求項 1】

センサー・ノードによって第 1 センサー・データーを処理して処理済みセンサー・データーを生成するステップと、

前記処理済みセンサー・データーを前記センサー・ノードから処理サブシステムへ通信チャンネルを介して送信するステップと、

前記センサー・ノードのエネルギー管理条件を検出するステップと、

前記検出されたエネルギー管理条件に基づいて、第 2 センサー・データーを処理するための前記センサー・ノードから前記処理サブシステムへの割り当てを調節するステップと、

前記検出されたエネルギー管理条件に基づく前記調節に応答して、前記第 2 センサー・データーを前記センサー・ノードから処理サブシステムへ前記通信チャンネルを介して送信するステップと、

を含む方法。

【請求項 2】

前記第 1 センサー・データーと前記第 2 センサー・データーは生のデーターを含み、前記処理済みセンサー・データーは圧縮データーを含む、請求項 1 に記載の方法。

【請求項 3】

前記調節する動作は、

前記処理サブシステムのプリプロセッサ・ブロックを有効にするステップと、

前記センサー・ノードの対応するプリプロセッサ・ブロックを無効にするステップと、

、

を含む、請求項 1 に記載の方法。

【請求項 4】

コンピューター・システム上でコンピューター・プロセスを実行するためのコンピューター実行可能命令をエンコードした 1 または複数のコンピューター読み取り可能記憶媒体であって、前記コンピューター・プロセスは、

通信チャンネルによって結合されたセンサー・ノードまたは処理サブシステムのうちの少

なくとも一方のエネルギー管理条件を検出するステップであって、前記通信チャネルはセンサー・データー・ストリームを搬送する、ステップと、

前記センサー・ノードまたは前記処理サブシステムのうちの前記少なくとも一方のプリプロセッサ・ブロックを有効にし前記センサー・ノードまたは前記処理サブシステムのうちの他方の対応するプリプロセッサ・ブロックを無効にすることによって、前記検出されたエネルギー管理条件に基づいて前記センサー・ノードと前記処理サブシステムとの間において機能の割り当てを調節するステップであって、前記調節された機能の割り当ては、前記センサー・データー・ストリームにおいて伝達されるデーターの特性を変化させる、ステップと、

を含む、１または複数のコンピューター読み取り可能記憶媒体。

【請求項５】

通信チャネルによって結合されたセンサー・ノードまたは処理サブシステムのうちの少なくとも一方のエネルギー管理条件を検出するように構成されたモニターであって、前記通信チャネルはセンサー・データー・ストリームを搬送する、モニターと、

前記センサー・ノードまたは前記処理サブシステムのうちの前記少なくとも一方のプリプロセッサ・ブロックを有効にし前記センサー・ノードまたは前記処理サブシステムのうちの他方の対応するプリプロセッサ・ブロックを無効にすることによって、前記検出されたエネルギー管理条件に基づいて前記センサー・ノードと前記処理サブシステムとの間において機能の割り当てを調節するように構成された分割コントローラーであって、前記調節された機能の割り当ては、前記センサー・データー・ストリームにおいて伝達されるデーターの特性を変化させる、分割コントローラーと、

を備えるシステム。

【請求項６】

前記処理サブシステムおよび前記センサー・ノードは各々、重複プリプロセッサ機能を実施することが可能な１または複数のプリプロセッサ・ブロックを含む、請求項５に記載のシステム。

【請求項７】

前記プリプロセッサ・ブロックと前記対応するプリプロセッサ・ブロックは同じプリプロセッサ機能を実施する、請求項５に記載のシステム。

【請求項８】

前記処理サブシステムおよび前記センサー・ノードのうちの少なくとも一方は、更に、前記処理サブシステムおよび前記センサー・ノードのうちの前記少なくとも一方に一意のプリプロセッサ機能を提供する追加のプリプロセッサ・ブロックを含む、請求項７に記載のシステム。

【請求項９】

前記センサー・ノードまたは前記処理サブシステムのうちの前記少なくとも一方の前記プリプロセッサ・ブロックの有効化は、前記センサー・ノードまたは前記処理サブシステムのうちの前記少なくとも一方のエネルギー管理条件における変化に対処する、請求項５に記載のシステム。

【請求項１０】

前記センサー・ノードまたは前記処理サブシステムのうちの他方の前記対応するプリプロセッサ・ブロックの無効化は、前記検出されたエネルギー管理条件における変化に対処する、請求項５に記載のシステム。