



ÚŘAD PRO VYNÁLEZY
A OBJEVY

POPIS VYNÁLEZU K AUTORSKÉMU OSVĚDČENÍ

[22] Přihlášeno 22 03 82
[21] (PV 1961-82)

[40] Zveřejněno 31 12 82

[45] Vydáno 15 03 86

223330

(11)

(B1)

(51) Int. Cl.³
G 11 C 29/00

(75)

Autor vynálezu

ROMAN ZDENĚK ing., VALAŠSKÉ MEZÍŘÍČÍ

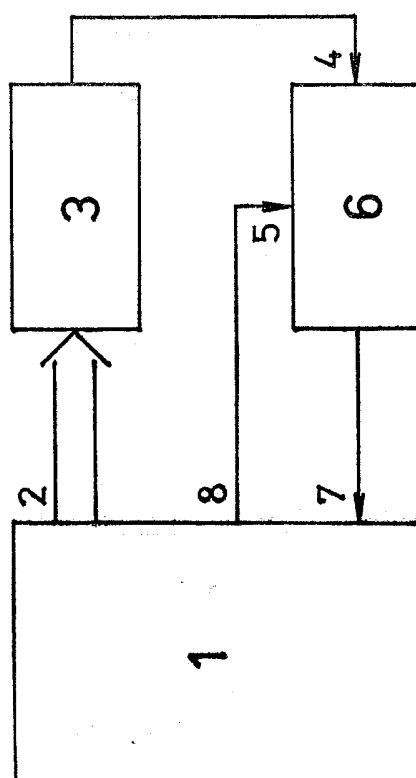
(54) Zapojení pro indikaci překročení dynamického rozsahu elektronické paměti paměťového osciloskopu

1

2

Vynález řeší zapojení, u kterého je vstup detektoru mezních úrovní připojen k číselcovému výstupu elektronické paměti paměťového osciloskopu. Výstup detektoru mezních úrovní je připojen k uvolňovacímu vstupu modulátoru jasu a synchronizační vstup modulátoru jasu je připojen k výstupu časové základny paměťového osciloskopu. Výstup modulátoru jasu je propojen se vstupem modulace jasu paměťového osciloskopu.

Vynález je vhodný zejména pro paměťové osciloskopy pomalých dějů.



Vynález se týká zapojení pro indikaci překročení dynamického rozsahu elektronické paměti paměťového osciloskopu.

Dosud známá zapojení paměťových osciloskopů nemají řešení indikaci překročení dynamického rozsahu elektronické paměti. Zvláště výrazně se tento nedostatek projeví při použití stejnosměrných vstupů, kdy prakticky nelze odlišit překročení dynamického rozsahu elektronické paměti od limity vstupního signálu.

Uvedenou nevýhodu odstraňuje zapojení podle vynálezu, jehož podstatou je, že vstup detektoru mezních úrovní je připojen k číslicovému výstupu elektronické paměti paměťového osciloskopu. Výstup detektoru mezních úrovní je připojen k uvolňovacímu vstupu modulátoru jasu a synchronizační vstup modulátoru jasu je připojen k výstupu časové základny paměťového osciloskopu. Výstup modulátoru jasu je propojen se vstupem modulace jasu paměťového osciloskopu.

Zapojení podle vynálezu je znázorněno na

přiloženém nákresu formou blokového schématu.

Vstup detektoru 3 mezních úrovní je připojen k číslicovému výstupu 2 elektronické paměti paměťového osciloskopu 1. Detektor 3 mezních úrovní vyhodnotí překročení dynamického rozsahu a svým výstupem odblokuje přes uvolňovací vstup 4 modulátor 6 jasu. Výstup modulátoru 6 jasu je připojen ke vstupu modulace jasu 7 paměťového osciloskopu 1. Synchronizační vstup 5 modulátoru jasu 6 je propojen s výstupem časové základny 8 paměťového osciloskopu 1. Tímto propojením je zajištěna synchronní činnost modulátoru jasu 6 s časovou základnou paměťového osciloskopu 1.

Funkce zapojení podle vynálezu je založena na periodické modulaci jasu těch částí zobrazeného signálu, které jsou limitovány z důvodu překročení dynamického rozsahu elektronické paměti.

Zapojení podle vynálezu je určeno zejména pro paměťové osciloskopy pomalých dějů.

PŘEDMĚT VYNÁLEZU

Zapojení pro indikaci překročení dynamického rozsahu elektronické paměti paměťového osciloskopu, vyznačené tím, že vstup detektoru (3) mezních úrovní je připojen na číslicový výstup (2) elektronické paměti paměťového osciloskopu (1) a výstup detektoru (3) mezních úrovní je spo-

jen s uvolňovacím vstupem (4) modulátoru (6) jasu, zatímco synchronizační vstup (5) modulátoru (6) jasu je připojen k výstupu (8) časové základny paměťového osciloskopu (1), přičemž výstup modulátoru (6) jasu je spojen se vstupem (7) modulace jasu paměťového osciloskopu (1).

1. list výkresů

223330

