

【公報種別】特許法第17条の2の規定による補正の掲載

【部門区分】第7部門第3区分

【発行日】平成17年9月8日(2005.9.8)

【公開番号】特開2003-87100(P2003-87100A)

【公開日】平成15年3月20日(2003.3.20)

【出願番号】特願2002-120264(P2002-120264)

【国際特許分類第7版】

H 03K 5/08

H 03M 1/36

【F I】

H 03K 5/08 E

H 03M 1/36

【手続補正書】

【提出日】平成17年3月10日(2005.3.10)

【手続補正1】

【補正対象書類名】明細書

【補正対象項目名】0029

【補正方法】変更

【補正の内容】

【0029】

比較段4は比較器として機能する第1の差動增幅回路10により構成され、ラッチ段6は第1の差動增幅回路10が出力する差動信号12を入力信号として取り込むと共に同信号に対応するレベルの差動信号ZP、ZNを出力する。帰還回路8は、このラッチ段6が出力する差動信号ZP、ZNを第1の差動增幅回路10に負帰還させる。